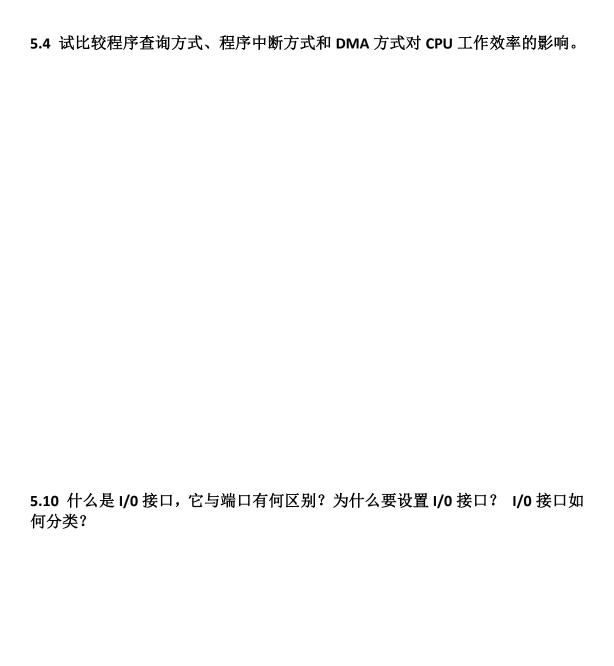
计算机组成原理 作业(5)

姓名:		学号:
3.6 试比较同步通信和异	步通信。	
	J 8MHz , 一个总线周期等于- 位数据,试问总线的带宽是多	
	系统中,总线的时钟频率为 66 试计算总线的最大数据传输率	



5.31 假设某设备向 CPU 传送信息的最高频率是 40 000 次 / 秒,而相应的中断处理程序执行时间为 40 μ s,试问该外设是否可用程序中断方式与主机交换信息,为什么?

5.32 设磁盘存储器转速为 3000 r/min ,分 8 个扇区,每扇区存储 1KB ,主存与磁盘存储器数据传送的宽度为 16 位(即每次传送 16 位)。假设一条指令最长执行时间是 25 μs ,是否可采用一条指令执行结束时响应 DMA 请求的方案,为什么?若不行,应采取什么方案?

5.33 试从下面 7 个方面比较程序查询、 (1) 数据传送依赖软件还是硬件	程序中断和 DMA 三种方式的综合性能。
(2) 传送数据的基本单位	
(4) 代及效加切至不干压	
(a) 26 4-14.	
(3) 并行性	
(4) 主动性	
(5) 传输速度	
(6) 经济性	
(7) 应用对象	