

Chương 2

SỐ HỌC VÀ LOGIC

Nội dung chương 2

- Các hệ thống số đếm
- Các phép toán số học
- Các phép toán logic

Các hệ thống số

Hệ thống số đếm	Cơ số	Các ký tự
Nhị phân	2	0,1
Bát phân	8	0, 1, 2, 3, 4, 5, 6, 7
Thập phân	10	0, 1, 2, 3, 4, 5, 6, 7, 8, 9
Thập lục phân	16	0, 1, 2, 3, 4, 5, 6, 7, 8, 9, A, B, C, D, E, F

- Số N trong hệ cơ số X:

$$N_X = a_n a_{n-1} \dots a_1 a_0 . b_1 b_2 \dots b_{m-1} b_m$$

- Phân bố trọng số:

...	X^3	X^2	X^1	X^0	.	X^{-1}	X^{-2}	X^{-3}	...
-----	-------	-------	-------	-------	---	----------	----------	----------	-----

Chuyển đổi giữa các hệ cơ số

- **Cơ số X sang cơ số 10:**

- Số N trong hệ cơ số X:

$$N_X = a_n a_{n-1} \dots a_1 a_0 . b_1 b_2 \dots b_{m-1} b_m$$

- N_X có giá trị là:

$$N_X = a_n X^n + a_{n-1} X^{n-1} + \dots + a_1 X^1 + a_0 X^0 + b_1 X^{-1} + \dots b_m X^{-m}$$

- Ví dụ:

$$1001_2 = 1 * 2^3 + 0 * 2^2 + 0 * 2^1 + 1 * 2^0 = 9$$

$$35_8 = 3 * 8^1 + 5 * 8^0 = 29$$

$$A2F_{16} = 10 * 16^2 + 2 * 16^1 + 15 * 16^0 = 2607$$

Chuyển đổi giữa các hệ cơ số (tt)

- **Cơ số 10 sang cơ số X:**

- **Phần nguyên:**

- Chia phần nguyên của N cho X được thương và số dư a_0
- Tiếp tục chia phần thương cho X được thương mới và số dư a_1
- Tiếp tục cho đến khi thương bằng 0 và số dư a_n
- Phần nguyên biểu diễn trong hệ cơ số X là $a_n \dots a_1 a_0$

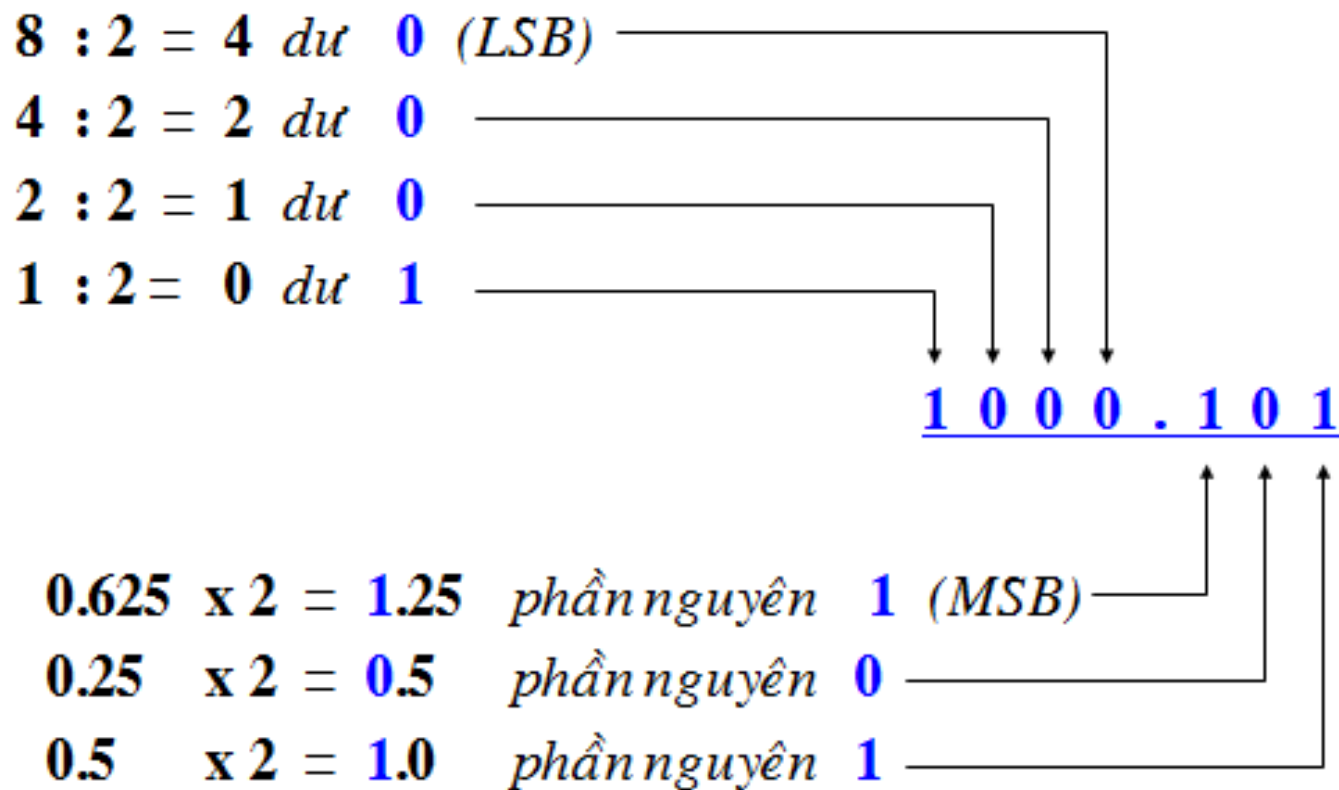
- **Phần thập phân**

- Nhân phần thập phân của N với X được tích có phần nguyên là b_1
- Tiếp tục nhân phần thập phân của tích với X được tích mới có phần nguyên là b_2
- Tiếp tục cho đến khi phần thập phân của tích nhận được bằng 0 hoặc sau một số bước nhất định tùy theo độ chính xác yêu cầu
- Phần thập phân biểu diễn trong hệ cơ số X là $b_1 b_2 \dots b_m$

Chuyển đổi giữa các hệ cơ số (tt)

- **Cơ số 10 sang cơ số X:**

- Ví dụ 1: biến đổi 8.625_{10} sang nhị phân



Chuyển đổi giữa các hệ cơ số (tt)

- **Cơ số 10 sang cơ số X:**

- Ví dụ 2: biến đổi 1480.4296875_{10} sang thập lục phân

$$1480 : 16 = 92 \text{ dư } 8 \text{ (LSD)}$$

$$92 : 16 = 5 \text{ dư } 12$$

$$5 : 16 = 0 \text{ dư } 5$$

5 C 8 . 6 E

$$0.4296875 \times 16 = 6.875 \text{ phần nguyên } 6 \text{ (MSD)}$$

$$0.875 \times 16 = 14.0 \text{ phần nguyên } 14$$

Chuyển đổi giữa các hệ cơ số (tt)

- **Cơ số 8 sang cơ số 2:**

- Biến mỗi ký tự trong hệ bát phân thành 3 bit nhị phân tương ứng

Octal	0	1	2	3	4	5	6	7
	↓	↓	↓	↓	↓	↓	↓	↓
Binary	000	001	010	011	100	101	110	111

- Ví dụ: biến đổi 472_8 sang nhị phân

4 7 2
↓ ↓ ↓
100 111 010

100111010₂

Chuyển đổi giữa các hệ cơ số (tt)

- **Cơ số 16 sang cơ số 2:**

- Biến mỗi ký tự trong hệ thập lục phân thành 4 bit nhị phân tương ứng
- Ví dụ: biến đổi $10AF_{16}$ sang nhị phân

1	0	A	F	
↓	↓	↓	↓	
0001	0000	1010	1111	1000010101111₂

Hexa	Decimal	Binary
0	0	0000
1	1	0001
2	2	0010
3	3	0011
4	4	0100
5	5	0101
6	6	0110
7	7	0111
8	8	1000
9	9	1001
A	10	1010
B	11	1011
C	12	1100
D	13	1101
E	14	1110
F	15	1111

Chuyển đổi giữa các hệ cơ số (tt)

- **Cơ số 2 sang cơ số 8:**

- Bắt đầu từ phải sang trái, nhóm các bit nhị phân thành các nhóm 3 bit
- Biến đổi mỗi nhóm 3 bit thành một Octal
- Ví dụ: biến đổi 1011010111_2 sang bát phân

1 3 2 7
┌───┴───┬───┴───┬───┴───┬───┴───┐
1 011 010 111

$$1011010111_2 = 1327_8$$

Chuyển đổi giữa các hệ cơ số (tt)

- **Cơ số 2 sang cơ số 16:**

- Bắt đầu từ phải sang trái, nhóm các bit nhị phân thành các nhóm 4 bit
- Biến đổi mỗi nhóm 4 bit thành một Hexa
- Ví dụ: biến đổi $10101101010111001101010_2$ sang thập lục phân

5 6 A E 6 A

┌────────┴────────┬────────┴────────┬────────┴────────┬────────┴────────┬────────┴────────┬────────┴────────┐

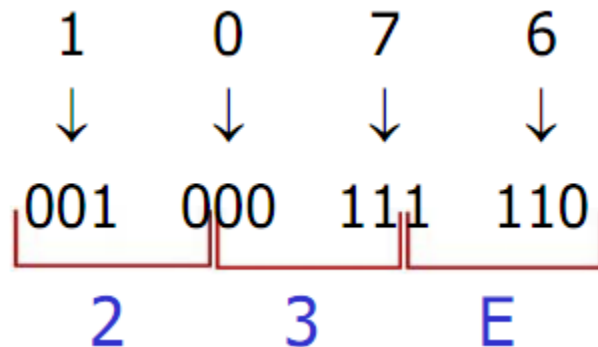
101 0110 1010 1110 0110 1010

$$10101101010111001101010_2 = 56AE6A_{16}$$

Chuyển đổi giữa các hệ cơ số (tt)

- **Cơ số 8 sang cơ số 16:**

- Biến đổi số bát phân thành số nhị phân
- Biến đổi số nhị phân thành số thập lục phân
- Ví dụ: biến đổi 1076_8 sang thập lục phân

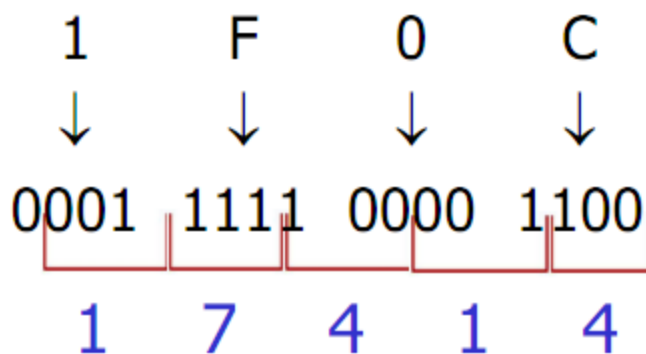


$$1076_8 = 23E_{16}$$

Chuyển đổi giữa các hệ cơ số (tt)

- **Cơ số 16 sang cơ số 8:**

- Biến đổi số thập lục phân thành số nhị phân
- Biến đổi số nhị phân thành số bát phân
- Ví dụ: biến đổi $1F0C_{16}$ sang bát phân



$$1F0C_{16} = 17414_8$$

Nội dung chương 2

- Các hệ thống số đếm
- Các phép toán số học
- Các phép toán logic

Phép cộng nhị phân

- Cộng hai bit nhị phân

A	B	$A + B$
0	0	0
0	1	1
1	0	1
1	1	0 (nhớ 1)

Phép cộng nhị phân (tt)

- Cộng hai số nhị phân không dấu

$$\begin{array}{r} \\ \\ + \\ \\ \\ \hline 1 1 1 0 \end{array}$$

Phép trừ nhị phân

- Trừ hai bit nhị phân

A	B	A - B
0	0	0
0	1	1 (mượn 1)
1	0	1
1	1	0

Phép trừ nhị phân (tt)

- Trừ hai số nhị phân không dấu

[illegible]

Phép nhân nhị phân

- Nhân hai bit nhị phân

A	B	$A \times B$
0	0	0
0	1	0
1	0	0
1	1	1

Phép nhân nhị phân (tt)

- Nhân hai số nhị phân

$$\begin{array}{r} \begin{array}{r} \times \\ 1011 \\ 1001 \end{array} \\ \hline \begin{array}{r} 1011 \\ 0000 \\ 0000 \\ 1011 \end{array} \\ \hline 1100011 \end{array}$$

Phép chia nhị phân

- Chia hai số nhị phân

$$\begin{array}{r} 10010001 \\ - 1011 \\ \hline 1110 \\ - 1011 \\ \hline 1101 \\ - 1101 \\ \hline 101 \\ - 1011 \\ \hline 10 \end{array} \quad \begin{array}{r} 1011 \\ \hline 1101 \end{array}$$

Số nhị phân có dấu – Bù hai

- **Số bù hai:** đảo bit cộng 1

- Ví dụ: số bù hai (8 bit) của 5

$$5 = 00000101_2$$

$$\text{Đảo bit của } 5 = 11111010_2$$

$$\text{Cộng } 1 = 11111011_2$$

$$-5 = 11111011_2$$

- Bit có trọng số lớn nhất quy ước dấu

- Bit dấu bằng 0 xác định số dương
- Bit dấu bằng 1 xác định số âm

- Tìm giá trị của số âm:

- Cách 1: Khai triển như số dương nhưng bit có trọng số lớn nhất được nhân thêm với (-1)
- Cách 2: Lấy bù hai của nó được số dương có cùng biên độ

- Phạm vi biểu diễn của số nhị phân có dấu n bit: -2^{n-1} đến $2^{n-1} - 1$

Cộng trừ số bù hai

- Thực hiện như số không dấu
- Thực hiện trên toán hạng có cùng chiều dài và kết quả cũng có cùng số bit
- Kết quả đúng nếu nằm trong phạm vi biểu diễn số dấu, nếu kết quả sai thì cần mở rộng chiều dài bit

Cộng trừ số nhị phân có dấu – Bù hai (tt)

- Ví dụ:

$$\begin{array}{rcl} + & -6 & : \quad 1010 \\ + & +3 & : \quad 0011 \\ \hline & -3 & : \quad 1101 \end{array}$$

$$\begin{array}{rcl} & -6 & : \quad 1010 \\ - & -2 & : \quad 1110 \\ \hline & -4 & : \quad 1100 \end{array}$$

$$\begin{array}{rcl} + & -2 & : \quad 1110 \\ + & -5 & : \quad 1011 \\ \hline & -7 & : \quad 1001 \end{array}$$

$$\begin{array}{rcl} & +2 & : \quad 0010 \\ - & -5 & : \quad 1011 \\ \hline & +7 & : \quad 0111 \end{array}$$

Cộng trừ số bù hai (tt)

- Ví dụ:

$$\begin{array}{rcl}
 + & +4 & : 0100 \longrightarrow 00100 \\
 + & +5 & : 0101 \longrightarrow 00101 \\
 \hline
 & -7 & : 1001 (Kq\ sai) \qquad 01001 : +9 (Kq\ đúng)
 \end{array}$$

$$\begin{array}{rcl}
 & -7 & : 1001 \longrightarrow 11001 \\
 - & +5 & : 0101 \longrightarrow 00101 \\
 \hline
 & +4 & : 0100 (Kq\ sai) \qquad 10100 : -12 (Kq\ đúng)
 \end{array}$$

Số nhị phân có dấu – Dấu lượng

- **Dấu lượng** (sign-and-magnitude)

- Bit có trọng số lớn nhất quy ước dấu
 - Bit dấu bằng 0 xác định số dương
 - Bit dấu bằng 1 xác định số âm
- Các bit còn lại biểu diễn giá trị độ lớn của số
- Ví dụ: biểu diễn 8 bit của 5 và -5

$$5 = 00000101_2$$

$$-5 = 10000101_2$$

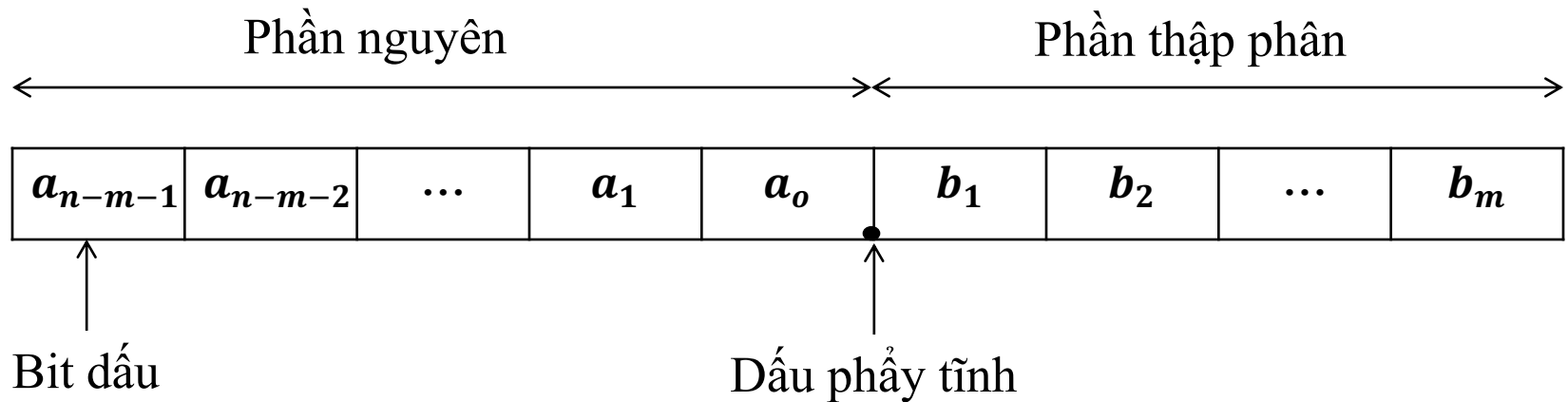
- Phạm vi biểu diễn của số nhị phân có dấu n bit: $-2^{n-1} + 1$ đến $2^{n-1} - 1$

Cộng trừ số dấu lượng

- Cộng hai số nhị phân có dấu:
 - Nếu hai số cùng dấu thì thực hiện phép cộng phần biểu diễn giá trị và sử dụng bit dấu cùng dấu với hai số đó
 - Nếu hai số khác dấu thì kết quả sẽ nhận dấu của toán tử lớn hơn, và thực hiện phép trừ giữa toán tử có giá trị lớn hơn với toán tử bé hơn
- Trừ hai số nhị phân có dấu:
 - Đổi dấu số trừ và thực hiện phép cộng hai số nhị phân có dấu giữa số bị trừ và số trừ sau khi đổi dấu

Số dấu phẩy tĩnh (Fixed-point number)

- Sử dụng dấu chấm ảo để biểu diễn một số thực, phân biệt giữa phần biểu diễn giá trị nguyên và phần lẻ thập phân
- Định dạng số dấu phẩy tĩnh n bit với m bit dùng cho phần lẻ thập phân:



Số dấu phẩy động (Floating-point number)

- Số thực N thường được biểu diễn dưới dạng số dấu phẩy động :

$$N = \pm M * X^E \quad (1 \leq M < X)$$

Trong đó, M là phần định trị (Mantissa)

X là cơ số (Radix)

E là phần lũy thừa (Exponent)

Số dấu phẩy động (tt)

- Chuẩn IEEE 754:

Kiểu	Dấu	Phần mũ	Phần định trị	Tổng số bit	Phân cực mũ
Nửa	1	5	10	16	15
Đơn	1	8	23	32	127
Kép	1	11	52	64	1023
Bậc bốn	1	15	112	128	16383

- Ví dụ số dấu phẩy động kiểu đơn (32 bit):

1 bit	8 bit	23 bit
S	e	m

Trong đó, S là bit dấu

$$e = E + 127$$

m là phần lẻ của phần định trị M ($M = 1.m$)

Công thức xác định giá trị số thực như sau:

$$X = (-1)^S * 1.m * 2^{e-127}$$

Nội dung chương 2

- Các hệ thống số đếm
- Các phép toán số học
- Các phép toán logic

Đại số Boole

- Các hằng và biến trong đại số Boole chỉ có hai giá trị 0 và 1
- Trong đại số Boole không có phân số, số âm, lũy thừa, căn số, ...
- Đại số Boole chỉ có 3 toán tử: nhân logic (AND), cộng logic (OR) và bù logic (NOT)

x	y	$x \cdot y$
0	0	0
0	1	0
1	0	0
1	1	1

x	y	$x + y$
0	0	0
0	1	1
1	0	1
1	1	1

x	\bar{x}
0	1
1	0

Các tiên đề

- **Tính giao hoán:**

$$\begin{aligned}x + y &= y + x \\x \cdot y &= y \cdot x\end{aligned}$$

- **Tính kết hợp:**

$$\begin{aligned}(x + y) + z &= x + (y + z) \\(x \cdot y) \cdot z &= x \cdot (y \cdot z)\end{aligned}$$

- **Tính phân phối:**

$$\begin{aligned}x \cdot (y + z) &= x \cdot y + x \cdot z \\x + (y \cdot z) &= (x + y) \cdot (x + z)\end{aligned}$$

- **Phần tử đồng nhất:**

$$\begin{aligned}x + 1 &= 1 \\x + 0 &= x \\x \cdot 1 &= x \\x \cdot 0 &= 0\end{aligned}$$

- **Phần tử bù:**

$$\begin{aligned}x + \bar{x} &= 1 \\x \cdot \bar{x} &= 0\end{aligned}$$

Các định lý cơ bản

- $\overline{\overline{x}} = x$
- $x + x = x$
- $x . x = x$
- Định lý hấp thu:

(1) $x + x . y = x$

Chứng minh: $x + x . y = x (1 + y) = x . 1 = x$

(2) $x . (x + y) = x$

Chứng minh: $x . (x + y) = x . x + x . y = x + x . y = x$

(3) $x + (\overline{x} . y) = x + y$

Chứng minh: $x + (\overline{x} . y) = (x + \overline{x}) . (x + y) = 1 . (x + y) = x + y$

(4) $x . (\overline{x} + y) = x . y$

Chứng minh: $x . (\overline{x} + y) = x . \overline{x} + x . y = 0 + x . y = x . y$

(5) $x . y + \overline{x} . z + y . z = x . y + \overline{x} . z$

Chứng minh: $x . y + \overline{x} . z + y . z = x . y + \overline{x} . z + y . z(x + \overline{x})$
 $= x . y + \overline{x} . z + x . y . z + \overline{x} . y . z$
 $= (x . y + x . y . z) + (\overline{x} . z + \overline{x} . y . z)$
 $= x . y + \overline{x} . z$

Các định lý cơ bản (tt)

- Định lý De Morgan:

$$\overline{x + y} = \bar{x} \cdot \bar{y} \quad (1)$$

$$\overline{x \cdot y} = \bar{x} + \bar{y} \quad (2)$$

Chứng minh (1):

x	y	$x + y$	$\overline{x + y}$	\bar{x}	\bar{y}	$\bar{x} \cdot \bar{y}$
0	0	0	1	1	1	1
0	1	1	0	1	0	0
1	0	1	0	0	1	0
1	1	1	0	0	0	0

Mở rộng cho n biến:

$$\overline{x_1 + x_2 + \cdots + x_n} = \bar{x}_1 \cdot \bar{x}_2 \cdots \bar{x}_n$$

$$\overline{x_1 x_2 \cdots x_n} = \bar{x}_1 + \bar{x}_2 + \cdots + \bar{x}_n$$

Các định lý cơ bản (tt)

- Áp dụng các tiên đề, định lý của đại số Boole rút gọn các biểu thức sau:

1. $AB\bar{C} + \overline{AB\bar{C}} = 1$

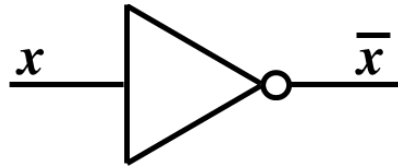
2. $A + \bar{B}C + \bar{D}(A + \bar{B}C) = A + \bar{B}C$

3. $(A + \bar{B})(\bar{A}B + BCD) = (A + \bar{B})BCD = ABCD$

4. $\bar{A}(B + \bar{C})(A + \bar{B}C) = 0$

Cổng logic (tt)

- Cổng đảo (NOT)
 - Ký hiệu (ANSI):



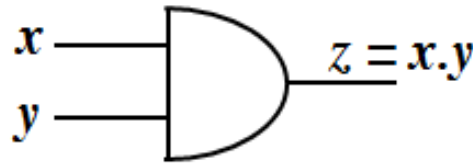
- Phương trình logic: $y = \bar{x}$
 - Bảng trạng thái:

x	$y = \bar{x}$
0	1
1	0

Cổng logic

- Cổng AND

- Ký hiệu (ANSI):



- Phương trình logic: $z = x.y$
- Bảng trạng thái:

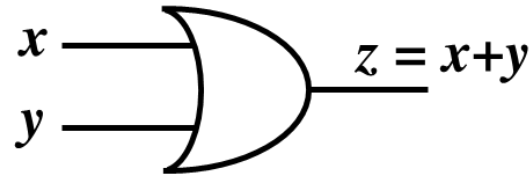
x	y	z
0	0	0
0	1	0
1	0	0
1	1	1

$$y = x_1 x_2 \dots x_n = \begin{cases} 1 & \text{nếu } x_1 = x_2 = \dots = x_n = 1 \\ 0 & \text{nếu } \exists x_i = 0 \ (i = 1, \dots, n) \end{cases}$$

Cổng logic (tt)

- Cổng OR

- Ký hiệu (ANSI):



- Phương trình logic: $z = x + y$
 - Bảng trạng thái:

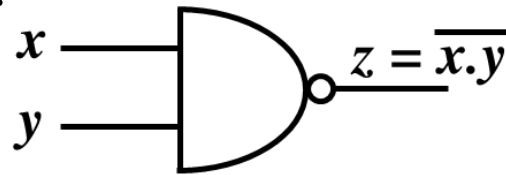
x	y	z
0	0	0
0	1	1
1	0	1
1	1	1

$$y = x_1 + x_2 + \dots + x_n = \begin{cases} 0 & \text{nếu } x_1 = x_2 = \dots = x_n = 0 \\ 1 & \text{nếu } \exists x_i = 1 \ (i = 1, \dots, n) \end{cases}$$

Cổng logic (tt)

- Cổng NAND

- Ký hiệu (ANSI):



- Phương trình logic: $z = \overline{x.y}$
- Bảng trạng thái:

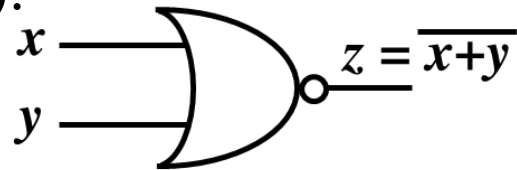
x	y	z
0	0	1
0	1	1
1	0	1
1	1	0

$$y = \overline{x_1 x_2 \dots x_n} = \begin{cases} 0 & \text{nếu } x_1 = x_2 = \dots = x_n = 1 \\ 1 & \text{nếu } \exists x_i = 0 \ (i = 1, \dots, n) \end{cases}$$

Cổng logic (tt)

- Cổng NOR

- Ký hiệu (ANSI):



- Phương trình logic: $z = \overline{x + y}$
- Bảng trạng thái:

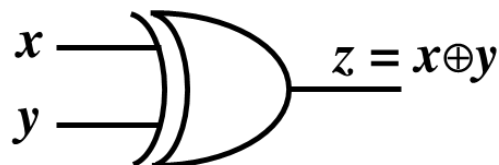
x	y	z
0	0	1
0	1	0
1	0	0
1	1	0

$$y = \overline{x_1 + x_2 + \dots + x_n} = \begin{cases} 1 & \text{nếu } x_1 = x_2 = \dots = x_n = 0 \\ 0 & \text{nếu } \exists x_i = 1 \ (i = 1, \dots, n) \end{cases}$$

Cổng logic (tt)

- Cổng XOR (Exclusive_OR)

- Ký hiệu:



- Phương trình logic: $z = x \oplus y = \bar{x}y + x\bar{y}$
- Bảng trạng thái:

x	y	z
0	0	0
0	1	1
1	0	1
1	1	0

$$y = x_1 \oplus x_2 \oplus \dots \oplus x_n = \begin{cases} 1 & \text{nếu số đầu vào bằng 1 là số lẻ} \\ 0 & \text{nếu số đầu vào bằng 1 là số chẵn} \end{cases}$$

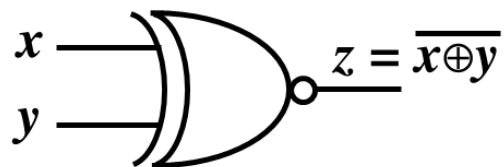
Cổng logic (tt)

- Các tính chất của phép XOR
 - $x \oplus y = y \oplus x$
 - $x \cdot (y \oplus z) = (x \cdot y) \oplus (x \cdot z)$
 - $x \oplus 0 = x$
 - $x \oplus 1 = \bar{x}$
 - $x \oplus x = 0$
 - $x \oplus \bar{x} = 1$

Cổng logic (tt)

- Cổng XNOR (Exclusive_NOR)

- Ký hiệu:

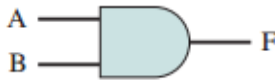
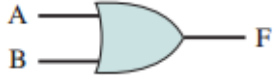
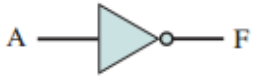
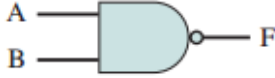




- Phương trình logic: $z = \overline{x \oplus y} = (\bar{x} + y)(x + \bar{y}) = \bar{x}\bar{y} + xy$
- Bảng trạng thái:

x	y	z
0	0	1
0	1	0
1	0	0
1	1	1

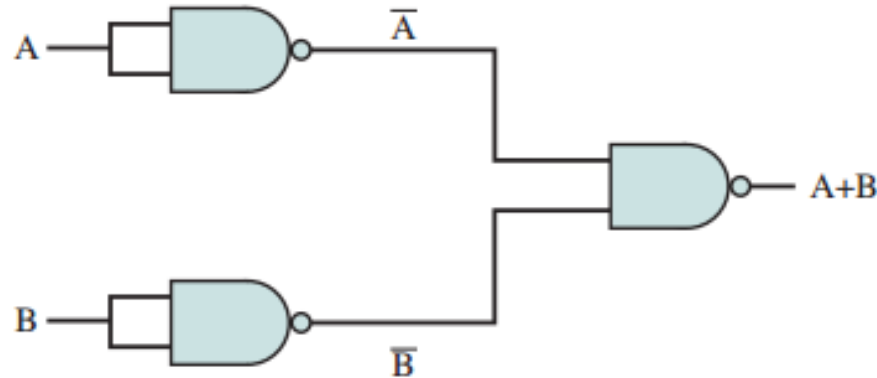
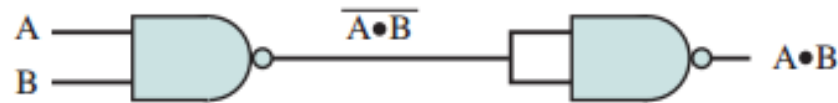
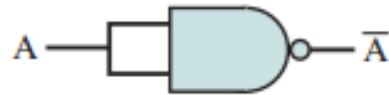
$$y = \overline{x_1 \oplus x_2 \oplus \dots \oplus x_n} = \begin{cases} 0 & \text{nếu số đầu vào bằng 1 là số lẻ} \\ 1 & \text{nếu số đầu vào bằng 1 là số chẵn} \end{cases}$$

Cổng logic (tt)

Name	Graphical Symbol	Algebraic Function	Truth Table															
AND		$F = A \bullet B$ or $F = AB$	<table><tr><th>A</th><th>B</th><th>F</th></tr><tr><td>0</td><td>0</td><td>0</td></tr><tr><td>0</td><td>1</td><td>0</td></tr><tr><td>1</td><td>0</td><td>0</td></tr><tr><td>1</td><td>1</td><td>1</td></tr></table>	A	B	F	0	0	0	0	1	0	1	0	0	1	1	1
A	B	F																
0	0	0																
0	1	0																
1	0	0																
1	1	1																
OR		$F = A + B$	<table><tr><th>A</th><th>B</th><th>F</th></tr><tr><td>0</td><td>0</td><td>0</td></tr><tr><td>0</td><td>1</td><td>1</td></tr><tr><td>1</td><td>0</td><td>1</td></tr><tr><td>1</td><td>1</td><td>1</td></tr></table>	A	B	F	0	0	0	0	1	1	1	0	1	1	1	1
A	B	F																
0	0	0																
0	1	1																
1	0	1																
1	1	1																
NOT		$F = \bar{A}$ or $F = A'$	<table><tr><th>A</th><th>F</th></tr><tr><td>0</td><td>1</td></tr><tr><td>1</td><td>0</td></tr></table>	A	F	0	1	1	0									
A	F																	
0	1																	
1	0																	
NAND		$F = \overline{AB}$	<table><tr><th>A</th><th>B</th><th>F</th></tr><tr><td>0</td><td>0</td><td>1</td></tr><tr><td>0</td><td>1</td><td>1</td></tr><tr><td>1</td><td>0</td><td>1</td></tr><tr><td>1</td><td>1</td><td>0</td></tr></table>	A	B	F	0	0	1	0	1	1	1	0	1	1	1	0
A	B	F																
0	0	1																
0	1	1																
1	0	1																
1	1	0																
NOR		$F = \overline{A + B}$	<table><tr><th>A</th><th>B</th><th>F</th></tr><tr><td>0</td><td>0</td><td>1</td></tr><tr><td>0</td><td>1</td><td>0</td></tr><tr><td>1</td><td>0</td><td>0</td></tr><tr><td>1</td><td>1</td><td>0</td></tr></table>	A	B	F	0	0	1	0	1	0	1	0	0	1	1	0
A	B	F																
0	0	1																
0	1	0																
1	0	0																
1	1	0																
XOR		$F = A \oplus B$	<table><tr><th>A</th><th>B</th><th>F</th></tr><tr><td>0</td><td>0</td><td>0</td></tr><tr><td>0</td><td>1</td><td>1</td></tr><tr><td>1</td><td>0</td><td>1</td></tr><tr><td>1</td><td>1</td><td>0</td></tr></table>	A	B	F	0	0	0	0	1	1	1	0	1	1	1	0
A	B	F																
0	0	0																
0	1	1																
1	0	1																
1	1	0																

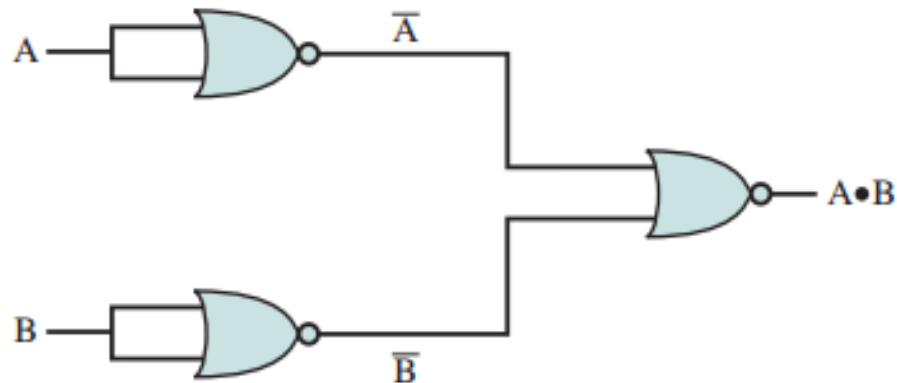
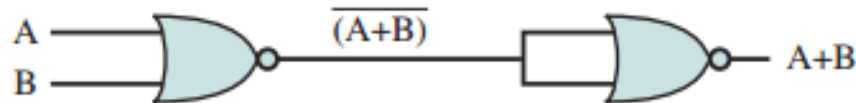
Cổng logic (tt)

- Dùng cổng NAND thực hiện các cổng khác:



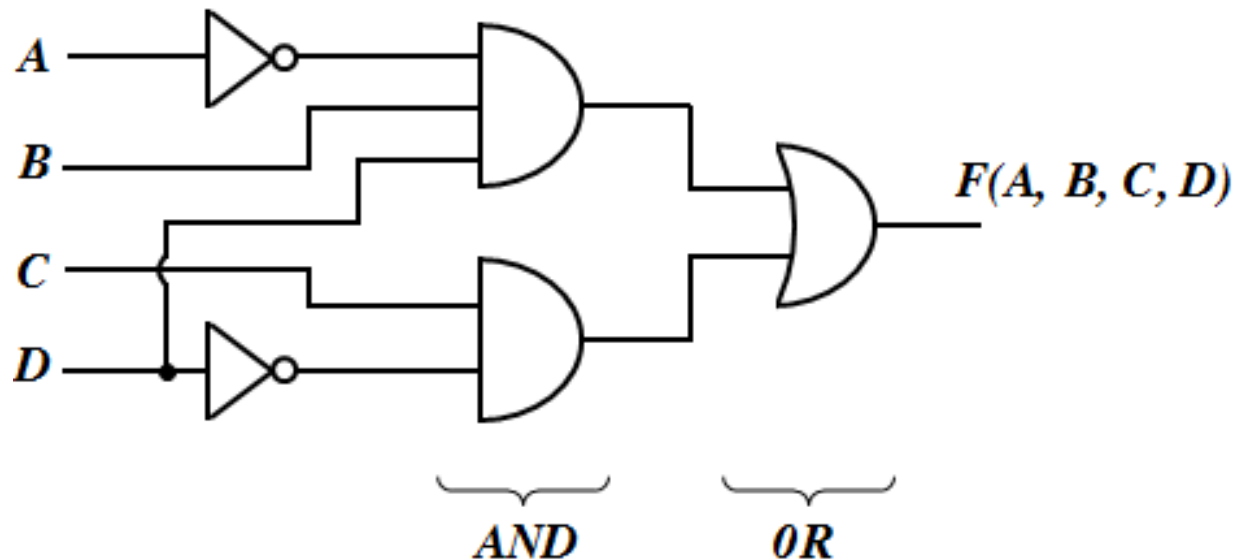
Cổng logic (tt)

- Dùng cổng NOR thực hiện các cổng khác:



Thực hiện hàm Boole bằng cổng logic

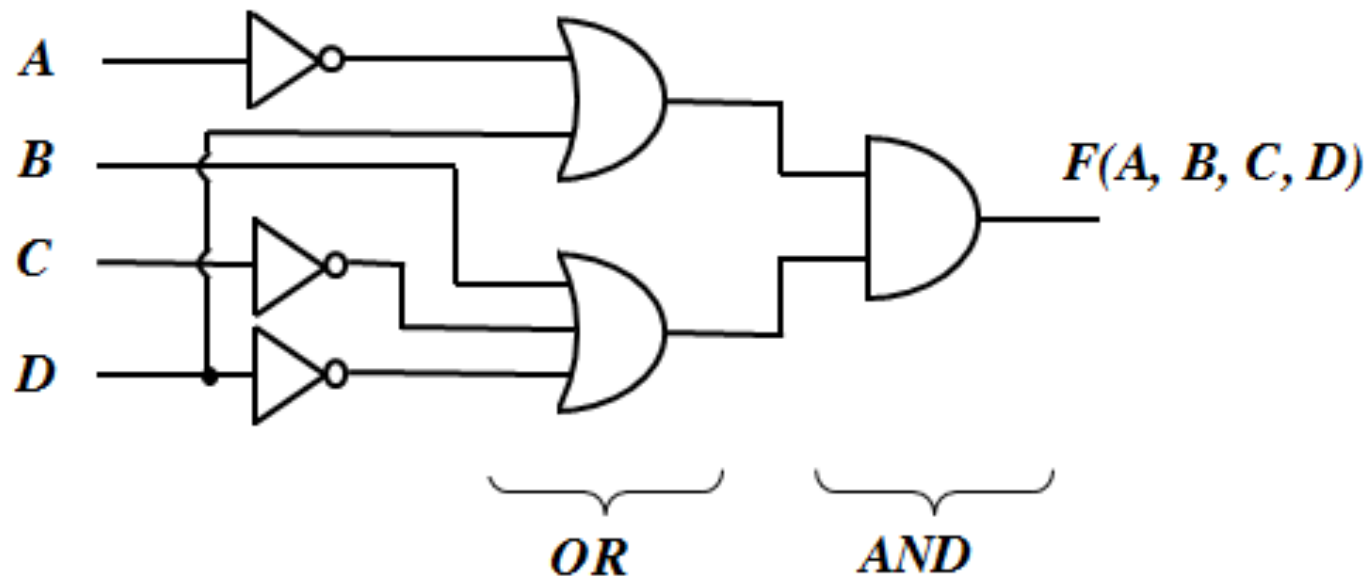
- Cấu trúc cổng AND – OR:
 - Thực hiện hàm Boole biểu diễn theo dạng chính tắc 1 (tổng các tích)
 - Ví dụ:



$$F(A, B, C, D) = \bar{A}BD + C\bar{D}$$

Thực hiện hàm Boole bằng cổng logic (tt)

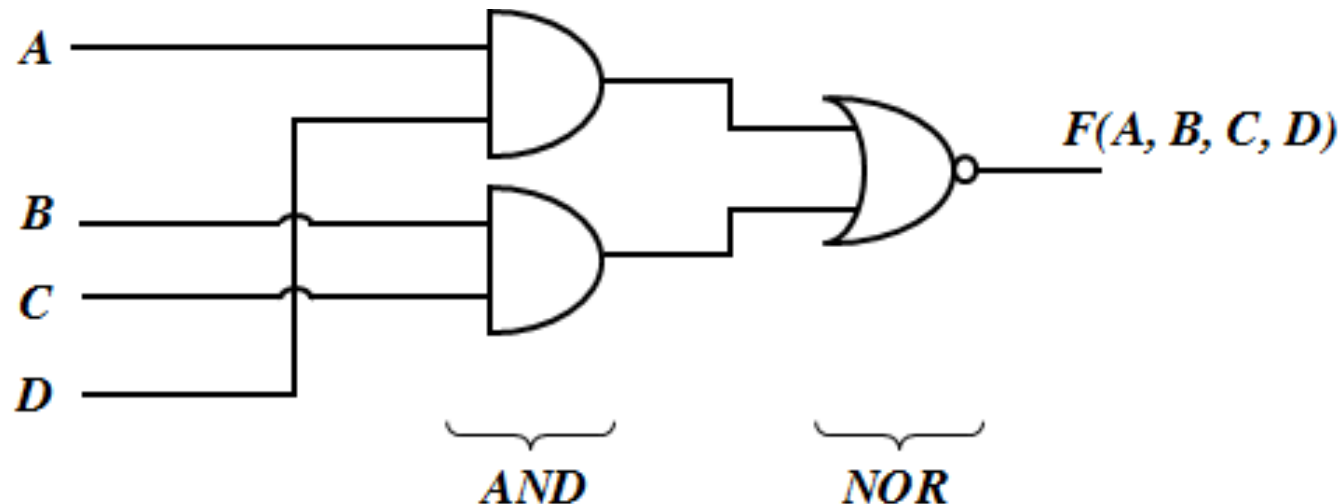
- Cấu trúc cổng OR – AND:
 - Thực hiện hàm Boole biểu diễn theo dạng chính tắc 2 (tích các tổng)
 - Ví dụ:



$$F(A, B, C, D) = (\bar{A} + D)(B + \bar{C} + \bar{D})$$

Thực hiện hàm Boole bằng cổng logic (tt)

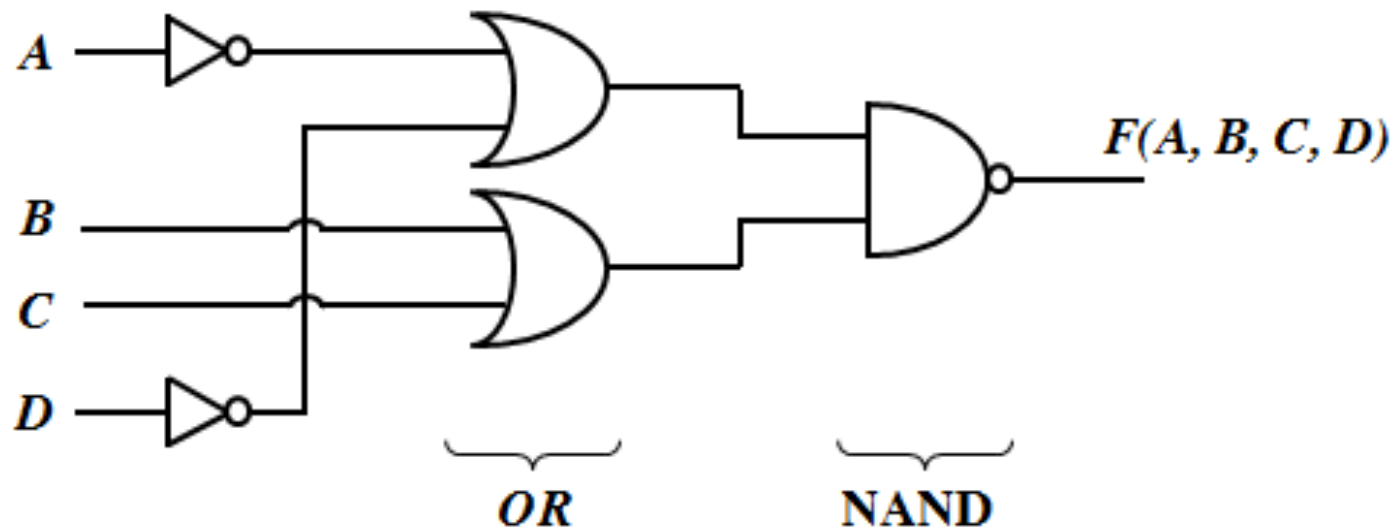
- Cấu trúc cổng AND – OR – INVERTER (AOI):
 - Thực hiện hàm Boole biểu diễn theo dạng bù của tổng các tích
 - Ví dụ:



$$F(A, B, C, D) = \overline{AD + BC}$$

Thực hiện hàm Boole bằng cổng logic (tt)

- Cấu trúc cổng OR – AND – INVERTER (OAI):
 - Thực hiện hàm Boole biểu diễn theo dạng bù của tích các tổng
 - Ví dụ:



$$F(A, B, C, D) = \overline{(\bar{A} + \bar{D})(B + C)}$$

Bài tập

- 9.5-9.8, 9.10-9.16, 10.1, 10.2, 10.10, 10.11, 10.23, 10.24, 10.27, 11.1-11.6