

判断题

- 1、P0 口的第一功能是准双向 I/O 口，第二功能是分时复用的低 8 位地址线和 8 位数据线。
- 2、CPU 响应中断时，硬件自动进行断点地址保护，自动转去执行中断服务程序。
- 3、中断服务程序的保护现场也是单片机硬件自动完成的。
- 4、中断服务程序的最后一条指令是 RET。
- 5、MOVC A,@A+DPTR 是一条查表指令，寻址空间是 ROM。
- 6、MUL AB 的执行结果是高 8 位在 A 中，低 8 位在 B 中。
- 7、DPTR 是由 DPH 和 DPL 两个 8 位特殊寄存器组成的。
- 8、由于 MCS-51 串行口的数据发送和接收缓冲器都是 SBUF，所以其串行口不能同时发送和接收数据，即不是全双工的串行口。
- 9、ADC0809 是 8 位逐次逼近式模/数转换器。
- 10、51 单片机复位后，堆栈指针 SP 中的内容为 07H。
- 11、51 单片机的串行口有四种工作方式。
- 12、51 单片机串行口的工作方式 0 是 I/O 扩展方式。
- 13、定时器/计数器 T0、T1 工作在计数方式时，能够计数任意频率的外部脉冲。
- 14、MCS-51 单片机的各中断源发出中断请求时，都会在 TCON 中建立相应的标志。
- 15、只有十进制加法和减法运算，才能进行十进制调整。
- 16、执行返回指令时，返回的断点是此时堆栈顶部的内容。
- 17、CPU 和外设进行数据传送时主要采用查询方式和中断方式，两者相比后者能节省 CPU 资源。
- 18、MCS-51 单片机的五个中断源中，优先级最高的是外部中断 0，优先级最低的是串行口中断。
- 19、MCS-51 单片机的五个中断源有五个优先级。
- 20、0 区工作寄存器的 R2 所对应的内部存储器的地址是 03H。
- 21、8051 单片机的 P2 口只能用作通用 I/O 口。
- 22、程序存储器和数据存储器的作用不同，程序存储器一般用来存放数据表格和程序，而数据存储器用来存放数据。
- 23、DA A 指令只能用在 BCD 运算的加法指令后，才能起到十进制调整的作用。
- 24、MCS-51 单片机中的特殊功能寄存器，可采用寄存器间接寻址方式。

- 25、MCS-51 系列单片机中，高级中断能够打断低级和同级中断。
- 26、若 A 中的内容为 23H，那么，PSW 中的 P 标志位为 1。
- 27、执行指令 MOV SBUF, A 能够启动 MCS-51 系列单片机的串行发送。
- 28、MOV SP, #5FH 开辟的堆栈空间为内部 RAM 的 60H 单元开始。
- 29、MCS-51 单片机是 8 位机，但可以进行 16 位运算。
- 30、NOP 不会使计算机产生任何操作，因此属于伪指令。
- 31、在 MCS-51 中，为使准双向的 I/O 口工作在输入方式，必须先预置为 1。
- 32、MOVX A, @DPTR 是向外部 RAM 写一个字节数据。
- 33、汇编语言源程序中的伪指令汇编成目标程序时不产生机器码。
- 34、访问片内 RAM 用 MOV 指令，访问片外 RAM 用 MOVX 指令。
- 35、位地址 98H，位于 8031 的 20H~2FH 的位寻址区中。
- 36、MCS-51 单片机启动串行发送的指令是 MOV SBUF, A，启动串行接收的指令是 MOV A, SBUF。
- 37、END 表示指令执行到此结束。
- 38、定时器与计数器的工作原理均是对输入脉冲进行计数。
- 39、TMOD 中 GATE=1 时，表示 INT0 或 INT1 参与控制定时器的启停。
- 40、相对寻址方式中，“相对”两字是相对于当前指令的首地址。
- 41、要进行多机通信，MCS-51 串行接口的工作方式应为方式 1。
- 42、MCS-51 系统对串行口接收中断标志 RI 只能用软件进行清零。
- 43、共阴极数码管能够显示数码的必要条件是其共同端接高电平。
- 44、JBC P1.0, rel 和 JB P1.0, rel 均为转移指令，但它们的转移条件不同。
- 45、MCS-51 系列芯片特殊功能寄存器区按字节寻址时可以采用间接寻址。
- 46、8051 单片机的算术逻辑部件能完成带借位和不带借位的减法运算。
- 47、串行通讯接收到的第 9 位数据送 SCON 寄存器的 RB8 中保存。
- 48、MCS-51 的定时器/计数器对外部脉冲进行计数时，要求输入的计数脉冲的高电平和低电平的持续时间均不小于 1 个机器周期。
- 49、MCS-51 中工作寄存器 R7 的实际物理地址与 PSW 中内容有关。
- 50、MCS-51 在串行方式 0 时 TXD 是时钟发送端，RXD 是数据接收端。