# Операционные Системы Системные вызовы

May 11, 2017

► Системные вызовы - интерфейс между userspace и ядром ОС

- ► Системные вызовы интерфейс между userspace и ядром ОС
  - пользовательский код не имеет достаточно привилегий, чтобы вызывать код ядра как обычные функции;

- ▶ Системные вызовы интерфейс между userspace и ядром ОС
  - пользовательский код не имеет достаточно привилегий, чтобы вызывать код ядра как обычные функции;
  - системный вызов сопровождается повышением привилегий;

- ▶ Системные вызовы интерфейс между userspace и ядром ОС
  - пользовательский код не имеет достаточно привилегий, чтобы вызывать код ядра как обычные функции;
  - системный вызов сопровождается повышением привилегий;
  - возврат из системного вызова сопровождается понижением привилегий.

► Как реализовать интерфейс системных вызовов?

- ▶ Как реализовать интерфейс системных вызовов?
  - способ, как обычно, зависит от архитектуры;

- Как реализовать интерфейс системных вызовов?
  - способ, как обычно, зависит от архитектуры;
  - например, в x86 существуют инструкции syscall и sysenter;

- Как реализовать интерфейс системных вызовов?
  - способ, как обычно, зависит от архитектуры;
  - например, в x86 существуют инструкции syscall и sysenter;
  - но мы посмотрим на другой вариант (более старый).

#### И сново о прерываниях...

 Что происходит, если обработчик прерывания прерывает пользовательский код?

#### И сново о прерываниях...

- Что происходит, если обработчик прерывания прерывает пользовательский код?
  - вызывается обработчик прерывания код ядра;

### И сново о прерываниях...

- Что происходит, если обработчик прерывания прерывает пользовательский код?
  - вызывается обработчик прерывания код ядра;
  - обработчик прерывания выполняется уже в привилегированном режиме.

 Прерывания можно вызывать программно (и не только сделав ошибку)

- Прерывания можно вызывать программно (и не только сделав ошибку)
  - например, в x86 для этого существует специальная инструкция int, номер прерывания - параметр инструкции;

- Прерывания можно вызывать программно (и не только сделав ошибку)
  - например, в x86 для этого существует специальная инструкция int, номер прерывания - параметр инструкции;
  - выберем запись в IDT и будем использовать ее для системных вызовов.

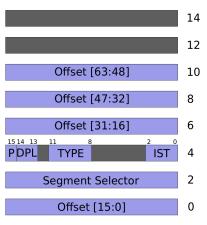
 С помощью инструкции int в x86 можно генерировать прерывание с любым номером

- С помощью инструкции int в x86 можно генерировать прерывание с любым номером
  - в том числе и соответствующие исключениям;

- С помощью инструкции int в x86 можно генерировать прерывание с любым номером
  - в том числе и соответствующие исключениям;
  - в том числе и соответствующие аппаратным прерываниям;

- С помощью инструкции int в x86 можно генерировать прерывание с любым номером
  - в том числе и соответствующие исключениям;
  - в том числе и соответствующие аппаратным прерываниям;
  - приложения могут натворить бед, если разрешить им генерировать прерывания как попало.

#### Дескриптор IDT, поле DPL



# Дескриптор IDT, поле DPL

▶ DPL дескриптора системного вызова выставляем в 3

# Дескриптор IDT, поле DPL

- ▶ DPL дескриптора системного вызова выставляем в 3
  - ▶ благодаря чему непривилегированный код может генерировать это прерывание.
- ▶ DPL всех остальных дескрипторов выставляем в 0.

 При вызове обработчика на стек сохраняются адрес возврата и прочее

- При вызове обработчика на стек сохраняются адрес возврата и прочее
  - на какой стек все это будет сохранено?

- При вызове обработчика на стек сохраняются адрес возврата и прочее
  - на какой стек все это будет сохранено?
  - не хочется использовать стек непривилегированного кода

- При вызове обработчика на стек сохраняются адрес возврата и прочее
  - на какой стек все это будет сохранено?
  - не хочется использовать стек непривилегированного кода
    - там может быть не достаточно места;

- При вызове обработчика на стек сохраняются адрес возврата и прочее
  - на какой стек все это будет сохранено?
  - не хочется использовать стек непривилегированного кода
    - там может быть не достаточно места;
    - пользовательский код может делать со своим стеком все что угодно.

# Отдельный стек для ядра

▶ Мы хотим использовать отдельный стек для ядра и отдельный для userspace

## Отдельный стек для ядра

- ▶ Мы хотим использовать отдельный стек для ядра и отдельный для userspace
  - например, в Linux для каждого потока создается стек ядра, т. е. у каждого потока есть 2 стека;

# Отдельный стек для ядра

- Мы хотим использовать отдельный стек для ядра и отдельный для userspace
  - например, в Linux для каждого потока создается стек ядра, т. е. у каждого потока есть 2 стека;
  - при прерываниях и системных вызовах происходит переключение на стек ядра потока.

 TSS (Task State Segment) - структура, которая хранит указатель стека, который будет загружен в RSP

- TSS (Task State Segment) структура, которая хранит указатель стека, который будет загружен в RSP
  - ранее (в 32-битном режиме) могла быть использована для хранения состояния потока.

# "Прыжок" в userspace

/O Map Base	
IST7 [63:32]	
IST7 [31:0]	
ISTi [63:32]	
ISTi [3	1:0]
IST1 [63	3:32]
IST1 [3	1:0]
RSP0 [6	3:32]
RSP0 [3	31:0]
RSP1 [6	3:32]
RSP1 [3	31:0]
RSP0 [6	3:32]
RSP0 [3	31:0]

▶ "Указание" на TSS хранится в специальном регистре TR

- ▶ "Указание" на TSS хранится в специальном регистре TR
  - инструкция LTR записывает значение в TR, а инструкция STR читает;

- ▶ "Указание" на TSS хранится в специальном регистре TR
  - инструкция LTR записывает значение в TR, а инструкция STR читает;
  - для использования TSS необходимо завести специальный дескриптор в GDT
    - Base и Limit хранят логический адрес и размер TSS;

- ▶ "Указание" на TSS хранится в специальном регистре TR
  - инструкция LTR записывает значение в TR, а инструкция STR читает;
  - для использования TSS необходимо завести специальный дескриптор в GDT
    - Base и Limit хранят логический адрес и размер TSS;
  - ▶ селектор дескриптора сохраняется в TR.

▶ Простой вариант использования TSS:

- ▶ Простой вариант использования TSS:
  - создаем по TSS на каждое ядро процессора - один раз, при инициализации ядра ОС

- ▶ Простой вариант использования TSS:
  - создаем по TSS на каждое ядро процессора - один раз, при инициализации ядра ОС
  - при переключении потоков подменяем указатель стека в TSS.

 Подготовить дескриптор IDT, который будет использоваться для системных вызовов.

- Подготовить дескриптор IDT, который будет использоваться для системных вызовов.
- ▶ Создать TSS:

- Подготовить дескриптор IDT, который будет использоваться для системных вызовов.
- ▶ Создать TSS:
  - ▶ создать дескриптор, описывающий TSS, в GDT;

- Подготовить дескриптор IDT, который будет использоваться для системных вызовов.
- ▶ Создать TSS:
  - ▶ создать дескриптор, описывающий TSS, в GDT;
  - загрузить селектор, ссылающийся на дескриптор, в TR.

- Подготовить дескриптор IDT, который будет использоваться для системных вызовов.
- ▶ Создать TSS:
  - создать дескриптор, описывающий TSS, в GDT;
  - загрузить селектор, ссылающийся на дескриптор, в TR.
- Не забывать подменять указатель стека в TSS при переключении потоков.

# "Прыжок" в userspace

► Как передать управление в userspace в первый раз?

# "Прыжок" в userspace

- ► Как передать управление в userspace в первый раз?
  - инструкция iretq завершает обработчик прерывания и передает управление, возможно, понизив уровень привилегий;

# "Прыжок" в userspace

- Как передать управление в userspace в первый раз?
  - инструкция iretq завершает обработчик прерывания и передает управление, возможно, понизив уровень привилегий;
  - инструкция iretq берет свои параметры со стека - подготовим стек и вызовем iretq.

### "Прыжок" в userspace SS RSP + 32RSP RSP + 24**RFLAGS** RSP + 16CS RSP + 8

RIP

RSP + 0