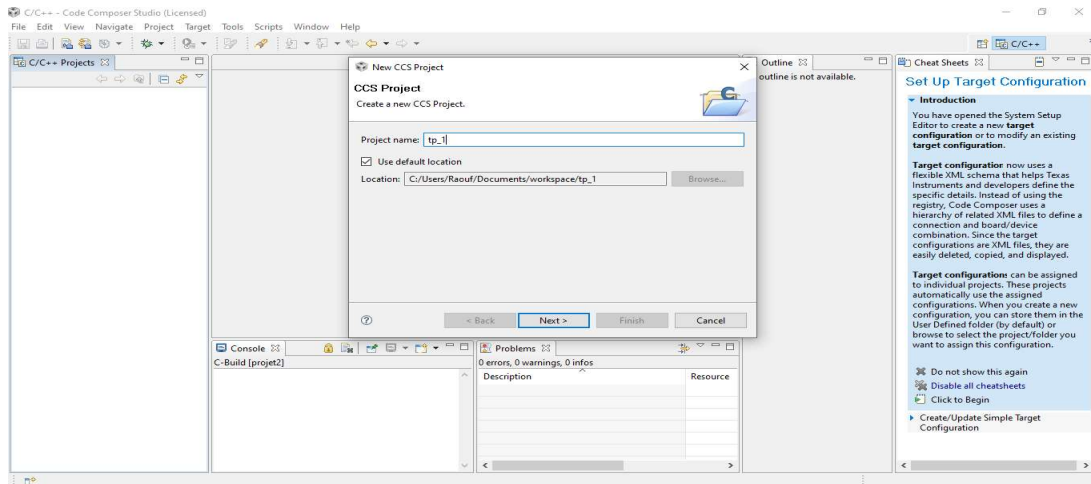
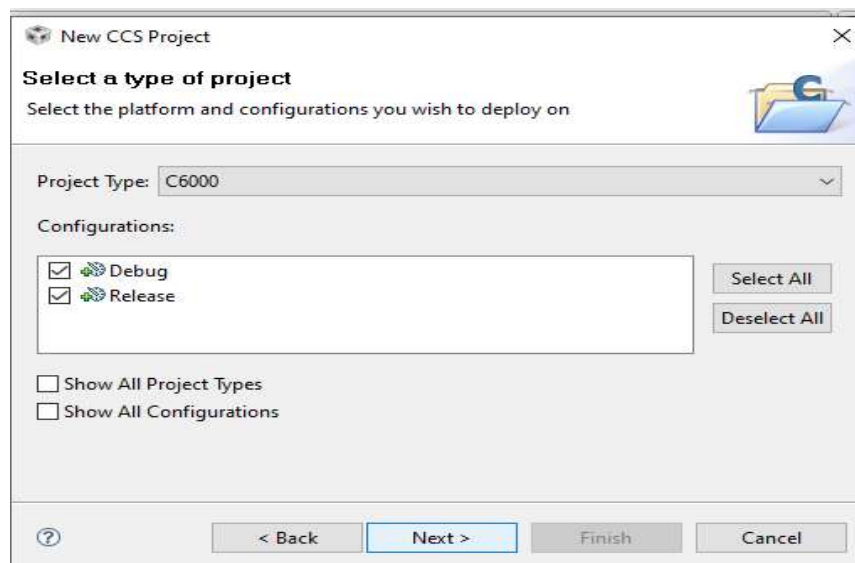


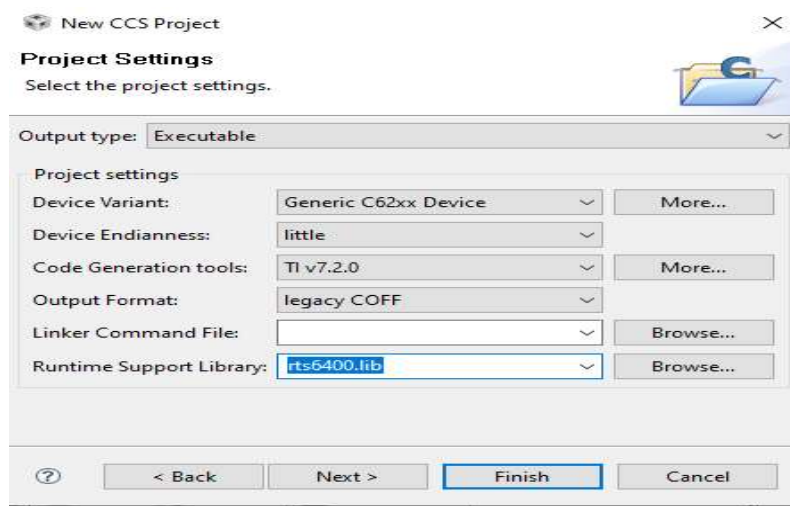
1) Création d'un nouveau projet tp_1 :



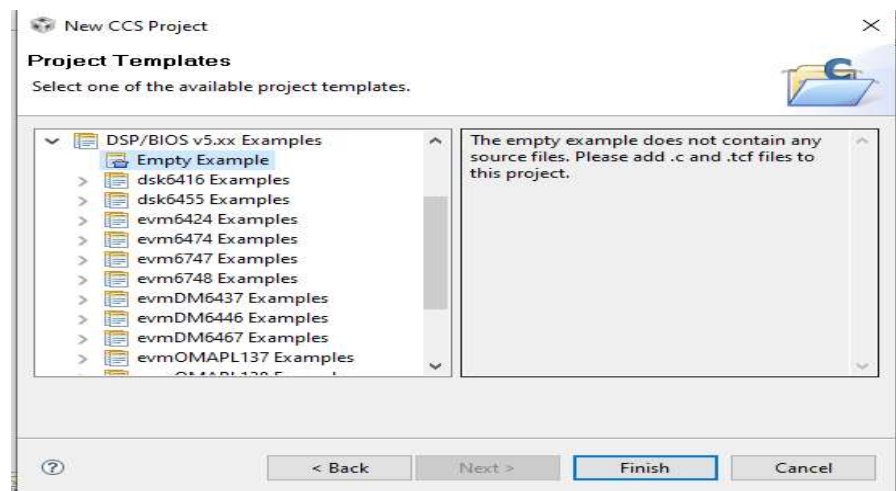
- Choisir le type de DSP à utiliser : (C6000).
- Activer les deux modes de compilation : Debug et Release.



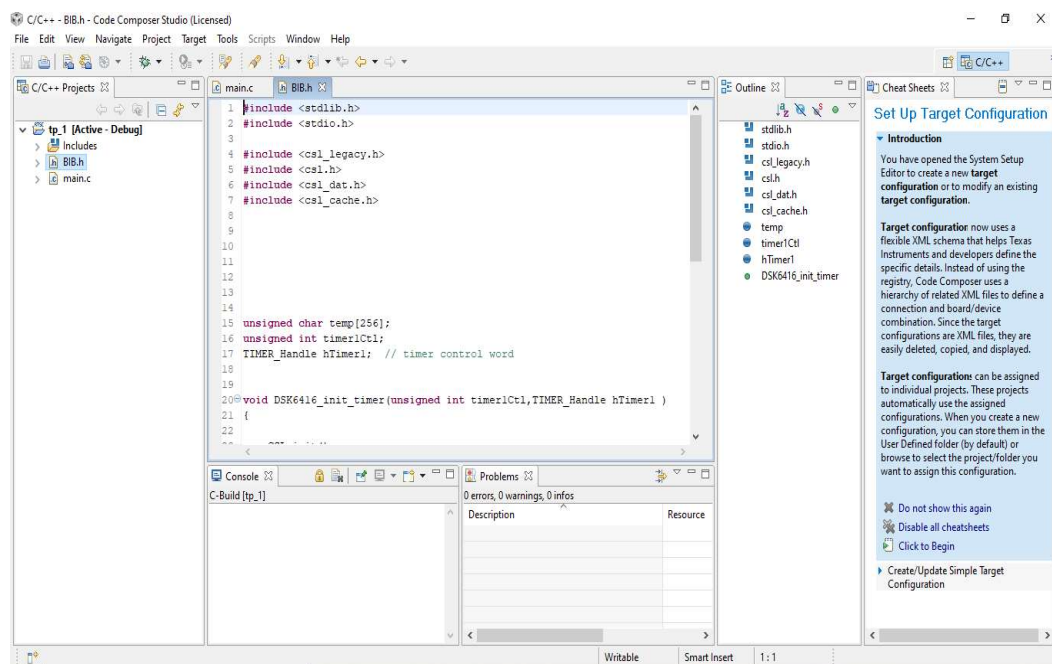
- Choisir les paramètres du projet :
 - Output type : Executable
 - Device Variant : Generic C64xx Device
 - Device Endianness : little
 - Run Time Support Library : rts6400.lib



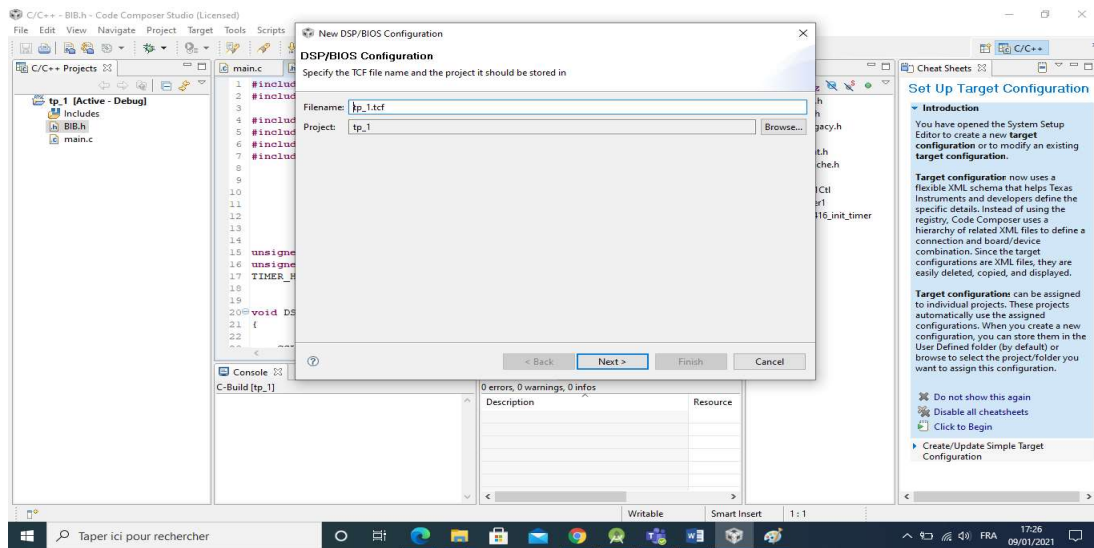
- Choisir « DSP/BIOS v5.xx Examples » le champ « Empty Exemple ».



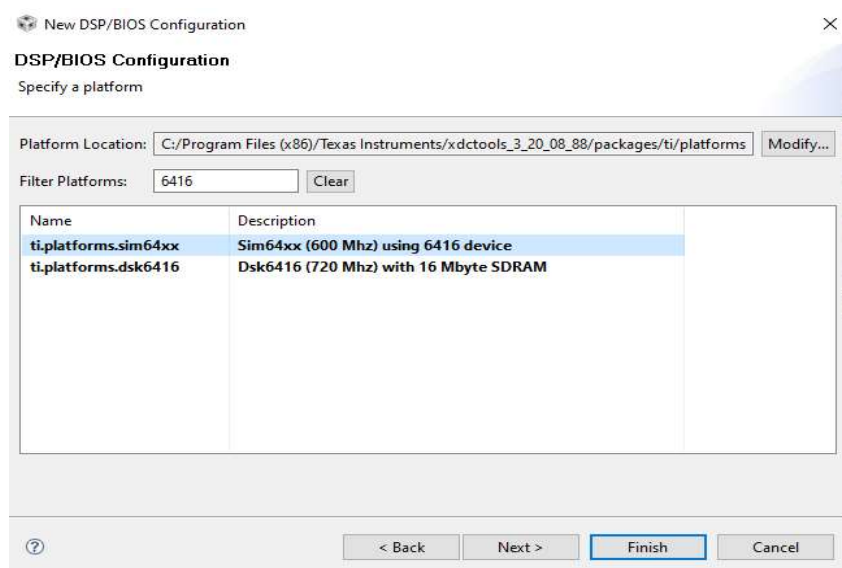
2) Importation des deux fichiers BIB.h et main.c :



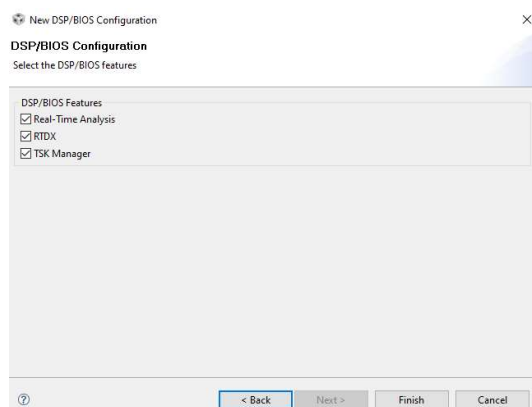
3) Ajouter le fichier de configuration de DSP/BIOS :



- Spécifier la plateforme DSP à utiliser. Pour notre cas, choisir la plateforme simulateur 6416.

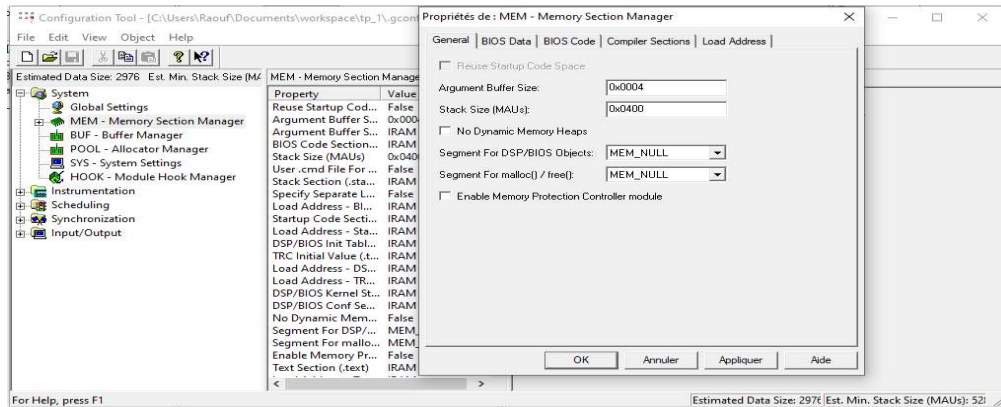


- Vérifier que les paramètres de configuration sont tous cochés et cliquer sur Finish.

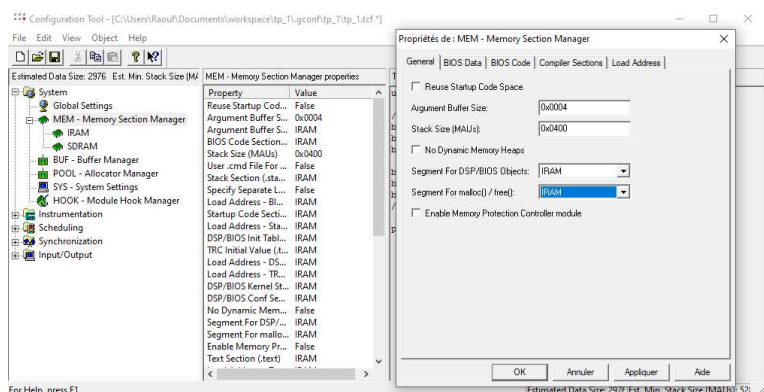
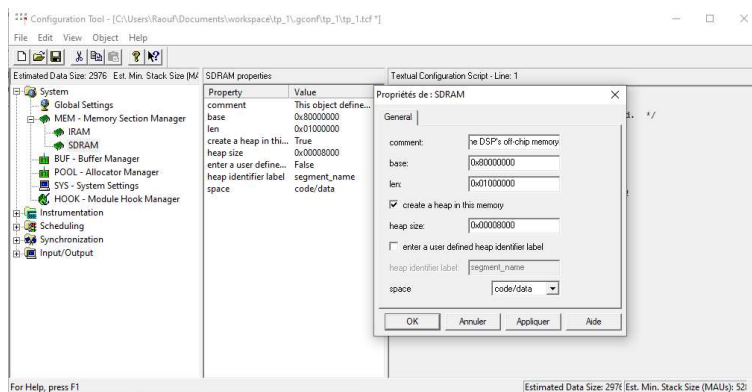
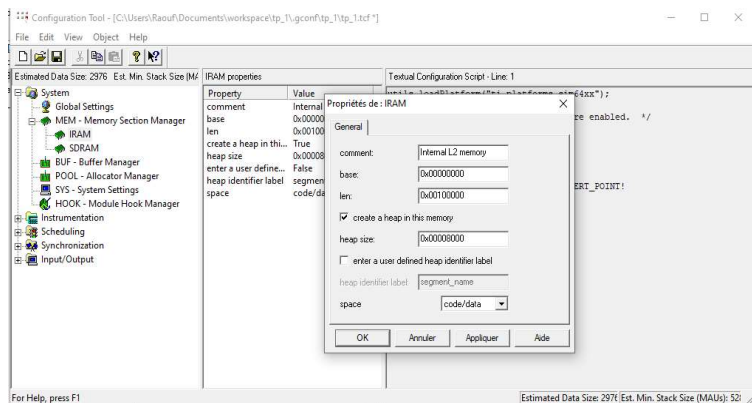


4) Configuration des différentes sections mémoires.

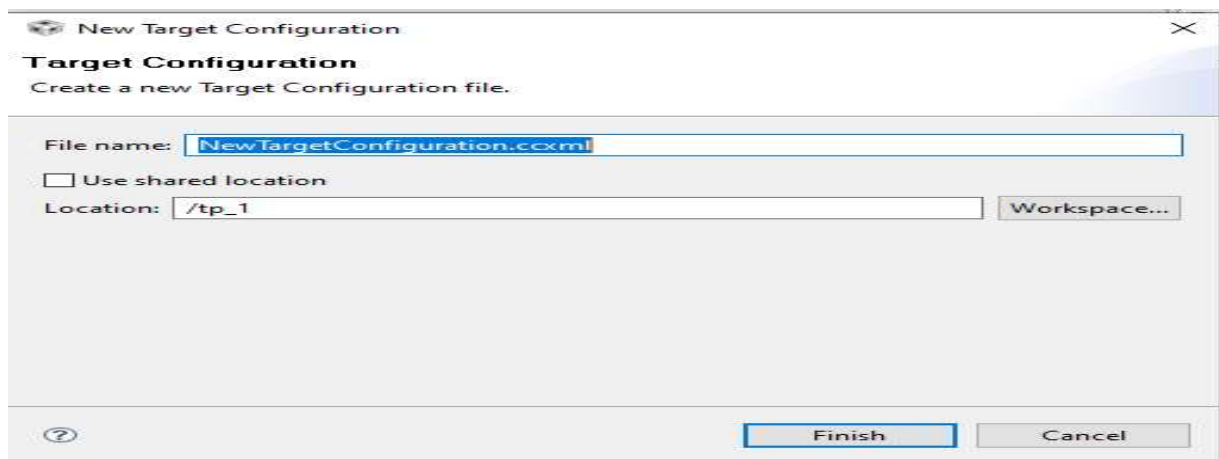
- Décocher la case “No Dynamic Memory Heaps” et cliquer sur OK.



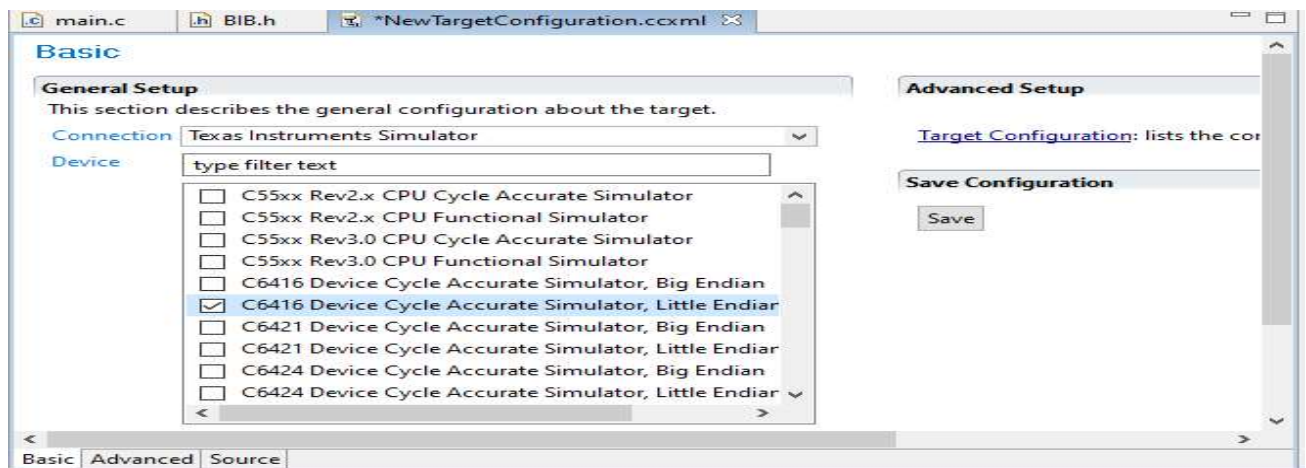
- Création d'un heap mémoire.



5) Ajouter un "Target Configuration File".



- Connection : Texas Instruments Simulator
- Device : C6416 Device Cycle Accurate Simulator, Little Endian.



6) Compilation du projet :

