

Ein Prozessadressraum sei in 8 gleich große Segmente geteilt und das System erstelle für jedes Segment eine aus 16 Einträgen bestehende Seitentabelle. Das System arbeite somit mit einer Kombination aus Segmentierung und Paging. Darüber hinaus betrage die Seitengröße 2 KiB. Die Wortbreite beträgt 8 Bit (jedes Byte soll also adressierbar sein). Skizzieren Sie die Aufteilung des Adressraums! 4 Punkte Wie groß können die Segmente aus Teilaufgabe a maximal sein? 3 Punkte Wie groß kann der logische Adressraum aus Teilaufgabe a für den Prozess maximal sein? 3 Punkte Welches Format hat eine **logische** Adresse aus Teilaufgabe a? 3 Punkte Wie groß kann der physikalische Adressraum für das System aus Teilaufgabe a maximal sein? Ceider wede- Ansakz 4004 Cosung vorhanley Aufgabe 3 – Virtueller Speicher 8 Punkte Die virtuellen Adressen eines Rechners sind 32 Bit lang. Eine Seite ist 2048 Byte groß und jedes zweite Byte ist adressierbar (Wortbreite und Datenbus 16 Bit). a) Wie groß ist der Adressraum? 2 Punkte **b)** Wie viele Einträge würde die Seitentabelle im Extremfall umfassen? 3 Punkte Wie viel Speicher würde die Seitentabelle im Extremfall benötigen, wenn ein Eintrag 4 Byte belegt? Loi der veder Ansatz noch lösung vorhanden Aufgabe 4 – FAT 10 Punkte Stellen Sie die ersten 20 Einträge einer FAT dar, nachdem hintereinander folgende Operationen durchgeführt wurden: Anlegen von Datei A mit Größe 8 Blöcke Anlegen von Datei B mit Größe 4 Blöcke Die ersten vier Blöcke von Datei A werden freigegeben Anlegen von Datei C mit Größe 6 Blöcke 5. Datei B wächst um 2 Blöcke Markieren Sie auch die Anfangspunkte der jeweiligen Dateien! 10 1 11 NIL markiert das Ende einer Datei 14 11 2 FREE markiert einen freien Block 3 2 12 13 3 12 13 NIL 5 15 14 NIL 15 7 16 FREE FREE 17 B-18 18 FREE

16 Punkte

Aufgabe 2 – Paging und Segmentierung

FREE

19

zu abstrahieren.

Neben Paging ist Segmentierung eine weitere Möglichkeit vom physisch vorhandenen Hauptspeicher