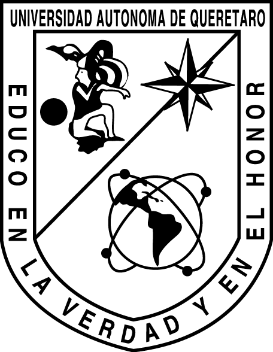
****

**UNIVERSIDAD AUTÓNOMA DE QUERÉTARO**

**FACULTAD DE INGENIERÍA**



COMUNICACIÓN SERIAL SPI. PROGRMACIÓN DE BLOQUEO Y DESBLOQUEO

DE UNA PUERTA DE AUTOMÓVIL REPRESENTADO CON LEDS

INTEGRANTES

Fuentes Flores Lorena

Martínez Olvera Judith

Espinoza Bernal Giovanni

Santiago de Querétaro, Qro., 26 de Octubre de 2019.

ÍNDICE

[**I.** **INTRODUCCIÓN.** 4](#_Toc22945543)

[**I.** **OBJETIVOS.** 4](#_Toc22945544)

[**Objetivo general** 4](#_Toc22945545)

[**Objetivos específicos** 4](#_Toc22945546)

[**II.** **REQUERIMIETOS.** 4](#_Toc22945547)

[Tabla 1. Desglose de requerimientos funcionales. 4](#_Toc22945548)

[Tabla 2, Desglose de requerimientos no funcionales. 4](#_Toc22945549)

[**III.** **DISEÑO.** 5](#_Toc22945550)

[**IV.** **MEMORIA.** 5](#_Toc22945551)

[**V.** **RESULTADOS DEL PROYECTO.** 5](#_Toc22945552)

1. **INTRODUCCIÓN.**

Se busca simular el bloqueo y desbloqueo de una puerta de automóvil con dos leds distintos y dos botones para cada opción, esto con el protocolo de comunicación Serial SPI entre dos controladores que pueden ejecutar distintas tareas, no se emplearán actuadores. Las características del proyecto son definidas y clasificadas primeramente y con base en estas, se elabora un diagrama de bloques para relacionar las distintas partes que lo componen.

1. **OBJETIVOS.**

.

**Objetivo general**

Encender ya sea un led verde (estado de puerta bloqueada) o un led rojo (estado de puerta desbloqueada) a través de un botón para cada estado. Para esto se usan dos tarjetas NXP que se comunican entre sí con el protocolo de comunicación serial SPI para asignar tareas diferentes para cada una.

**Objetivos específicos**

Definir y clasificar los requerimientos.

Elaborar un diagrama de bloques que ayuden al entendimiento de nuestro sistema

Configurar las tarjetas NXP

Realizar pruebas para verificar la funcionalidad.

1. **REQUERIMIETOS.**

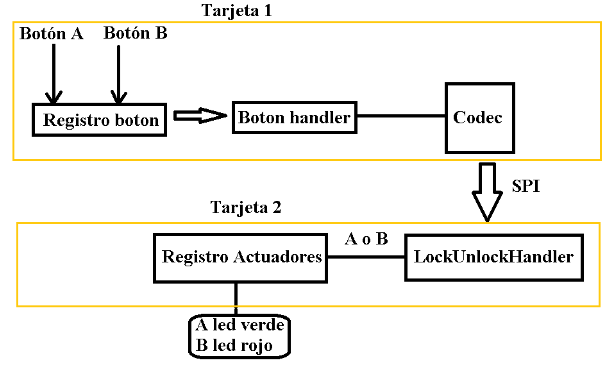
|  |  |
| --- | --- |
| **REQUERIMIENTOS FUNCIONALES** | |
| Descripción del requerimiento | Test Case |
| ***Subtítulo*** |  |
| Tener 2 push button A y B. | Deberán ser visibles y serán representados por botones a y b |
| Tener 2 leds, verde y rojo. | Deberán ser visibles y de colores acordados |
| Se deberá presionar el botón A durante al menos 100 ms para activar el seguro que será mostrado a través del led verde. | Se deberá ver un cambio de estado de la señal proveniente del botón A con una duración de más de 100ms y la señal del led cambiará de estado, de bajo a alto.  Deberá ser visible que el led verde se encienda. |
| Se deberá presionar el botón B durante al menos 100 ms para activar el seguro que será mostrado a través del led rojo. | Se deberá ver un cambio de estado de la señal proveniente del botón B con una duración de más de 100ms y la señal del led cambiará de estado, de bajo a alto.  Deberá ser visible que el led rojo se encienda. |
| Si el usuario presiona los dos botones al mismo tiempo el sistema no responde y el sistema se queda en el estado en que está. | Esta acción no tiene efecto en ninguna de las señales que controlan los leds.  Los leds deben permanecer en el estado en el que se encontraban antes de esta acción |
| Si alguno de los dos botones es presionado másde 4 veces continuas en un lapso de 5 segundos con las condiciones de los requerimientos 3 o 4 según corresponda, el sistema se deshabilitará durante 30 segundos. | Se deberá ver un cambio de estado más de 4 veces de alguna de las dos señales provenientes del botón A o B con una duración de más de 100ms y la señal del led correspondiente cambiará de estado.  Deberá ser visible que ya sea el led rojo o verde se enciendan según corresponda. |
| Si alguno de los botones, tanto A como B, es presionado por más de 3 segundos ±10 ms el sistema permanecerá es su último estado. | Pasados tres segundos de haber sido presionado uno de los dos botones, l sistema esperará a que sea soltado. |

Tabla 1. Desglose de requerimientos funcionales.

|  |  |
| --- | --- |
| **REQUERIMIENTOS NO FUNCIONALES** | |
| Descripción del requerimiento | Test Case |
| ***Comunicación*** |  |
| Establecer comunicación mediante protocolo de SPI | Verificación de la configuración del código principal. |
| Velocidad del reloj de comunicación ( pin SCK) a 10 MHz con tolerancia ±5% | Revisar pin 67 con el analizador lógico de señales. |
| Número de bits: 8 | Revisar pin 66 con el analizador lógico de señales . |
| Paridad: Ninguna | Revisar pin 66 con el analizador lógico de señales. |
| Fase: 1 | Revisar pin 66 con el analizador lógico de señales. |
| Polaridad: 1 | Revisar pin 66 con el analizador lógico de señales. |
|  |  |

Tabla 2, Desglose de requerimientos no funcionales.

1. **DISEÑO.**

*Figura 1.*Esquema del proceso

1. **MEMORIA.**
2. **RESULTADOS DEL PROYECTO.**