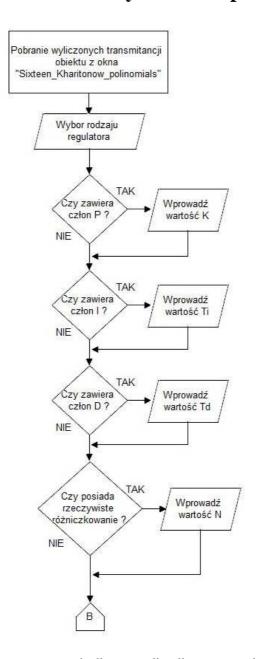
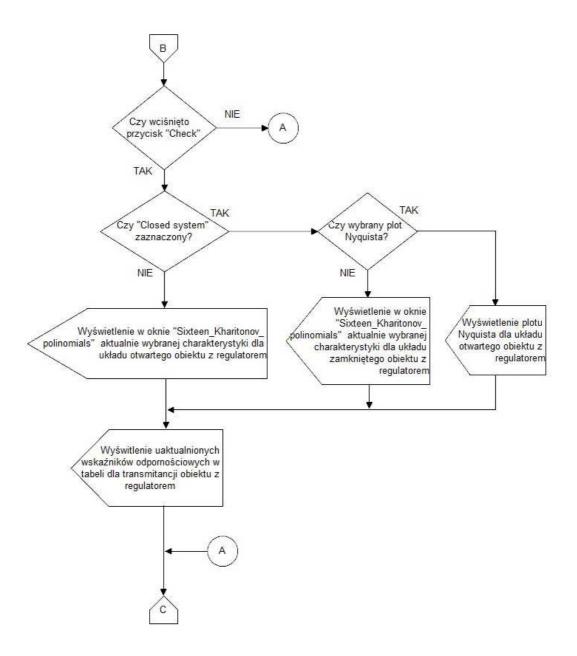
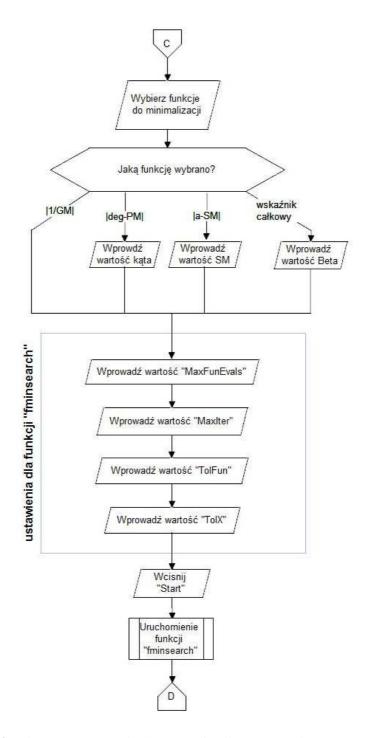
## Schemat blokowy działania programu



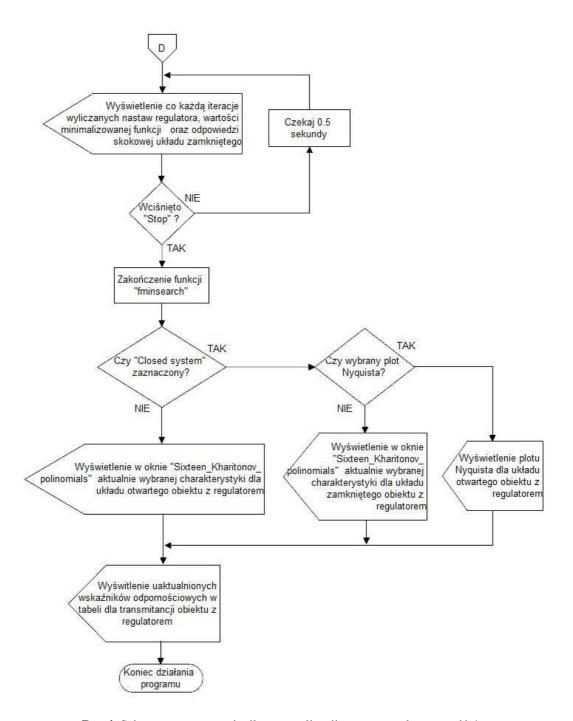
Rys. 1 Schemat postępowania dla optymalizacji nastaw regulatora część.1



Rys. 2 Schemat postępowania dla optymalizacji nastaw regulatora część.2



Rys. 3 Schemat postępowania dla optymalizacji nastaw regulatora część.3



Rys.4 Schemat postępowania dla optymalizacji nastaw regulatora część.4