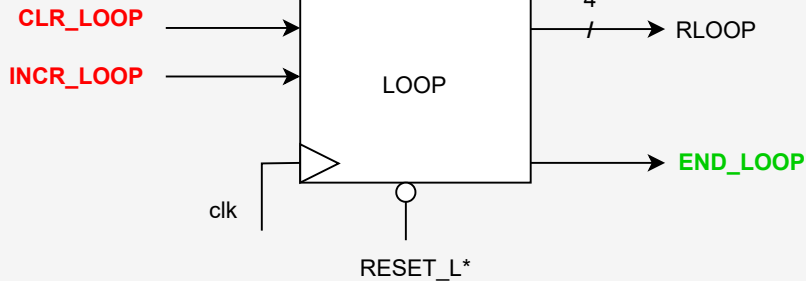
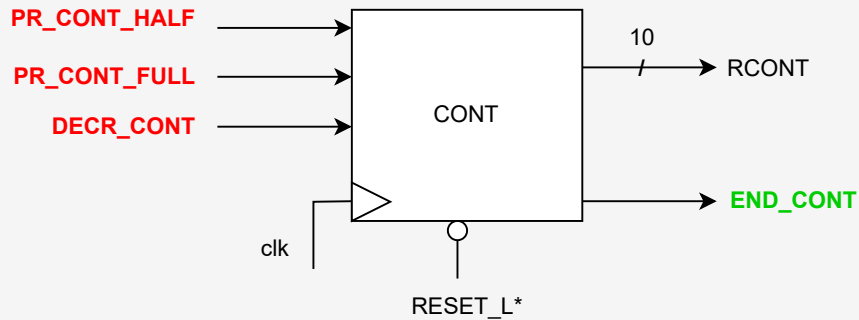


4 bit cont



Conocer el bit que esta leyendo

10 bit cont

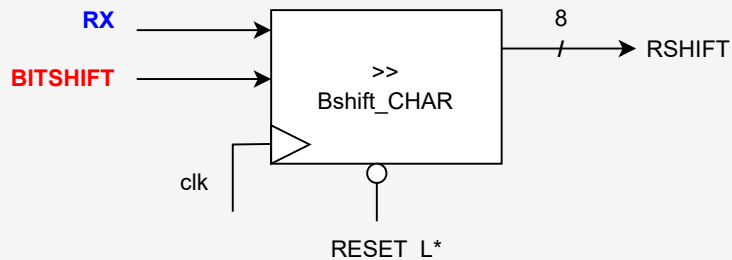


Para colocarse en la mitad  
del ciclo o avanzar un ciclo entero

76800 bd, 651.04 -1 ciclos para 1 bit

76800 bd, 325 ciclos para colocarse en la mitad

8 bitshift register



Bitshift register

RSHIFT se conecta directamente a la salida