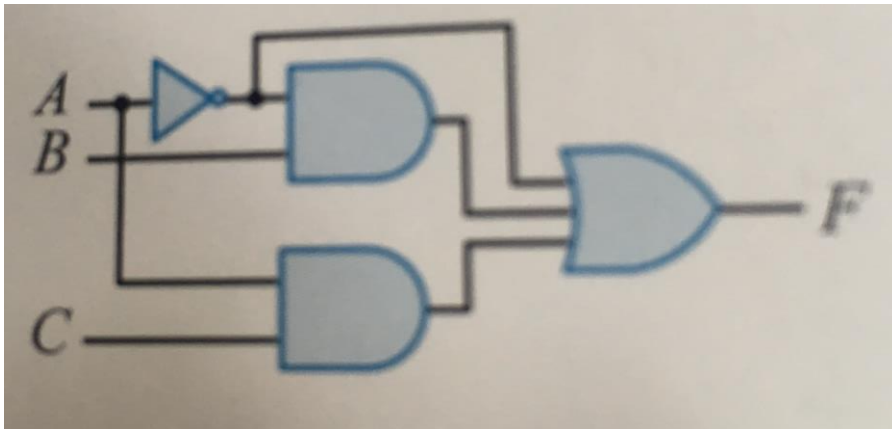


Quiz 0920

1. 각 회로에 대한 논리식을 구하고, 진리표를 이용하여 출력이 1(=high)이 되는 입력 조건을 구하여라.



2. Bool algebra 법칙을 이용하여 논리식을 간소화하여라 (literal 3개).

$$F = \overline{\overline{CD} + A} + A + CD + AB$$