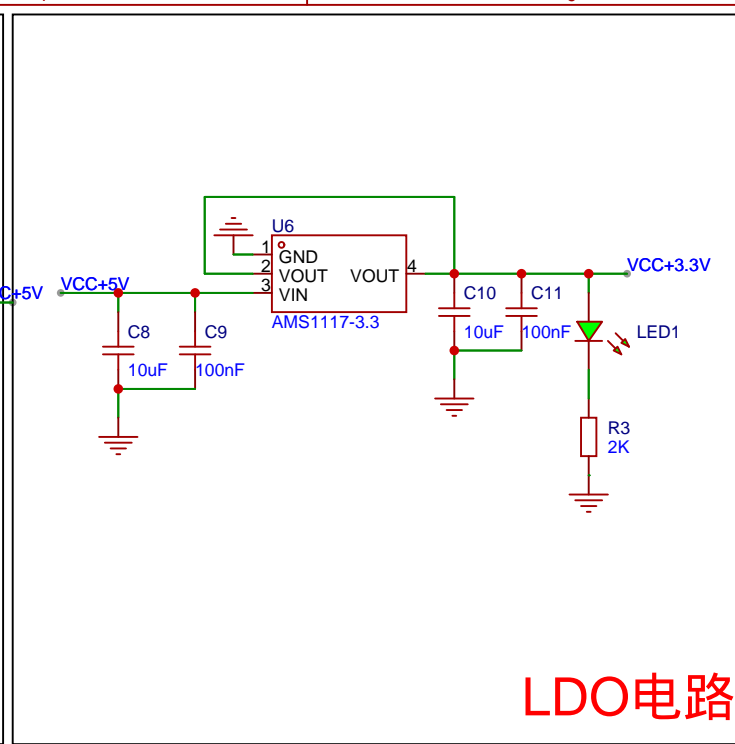
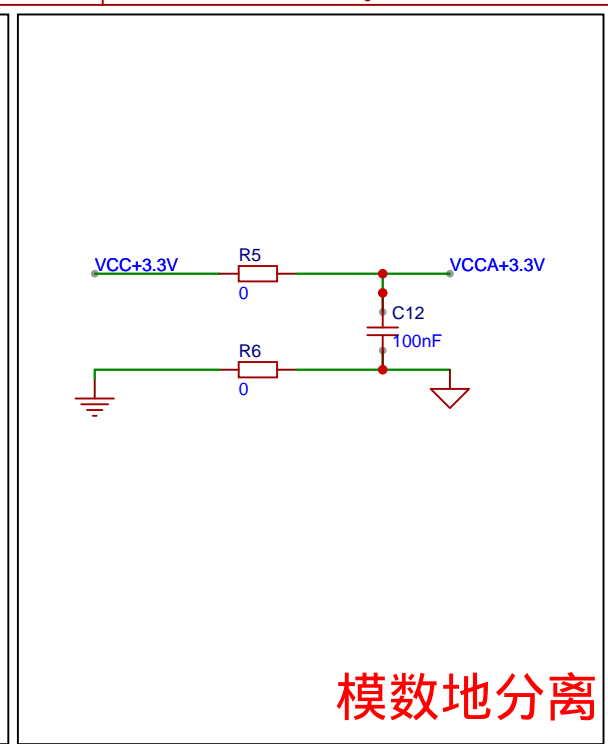


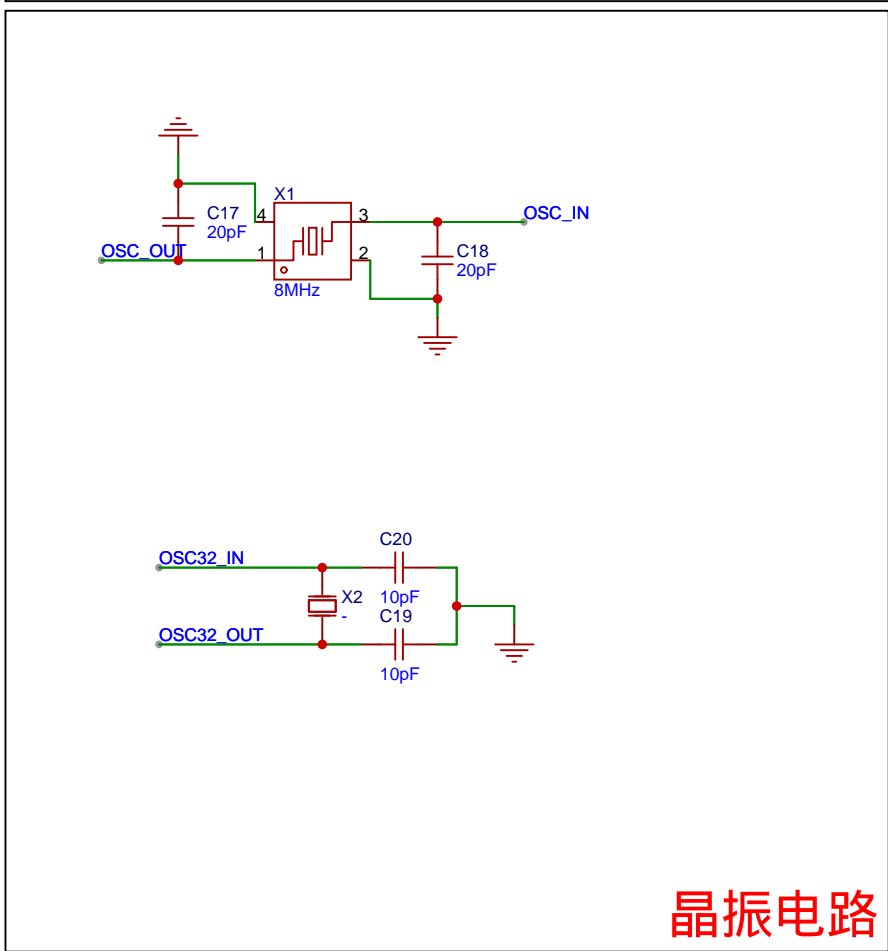
DCDC电路



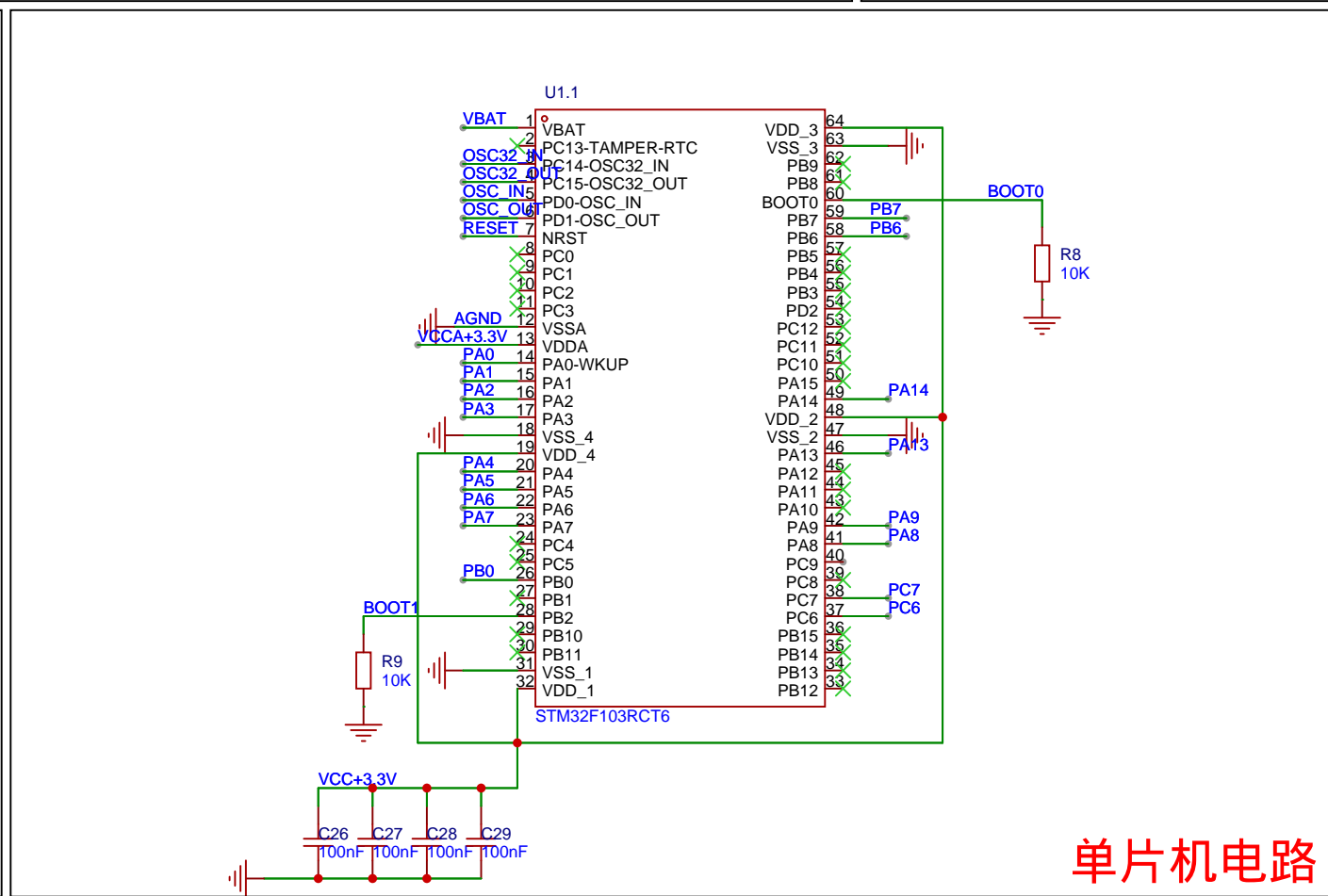
LDO电路



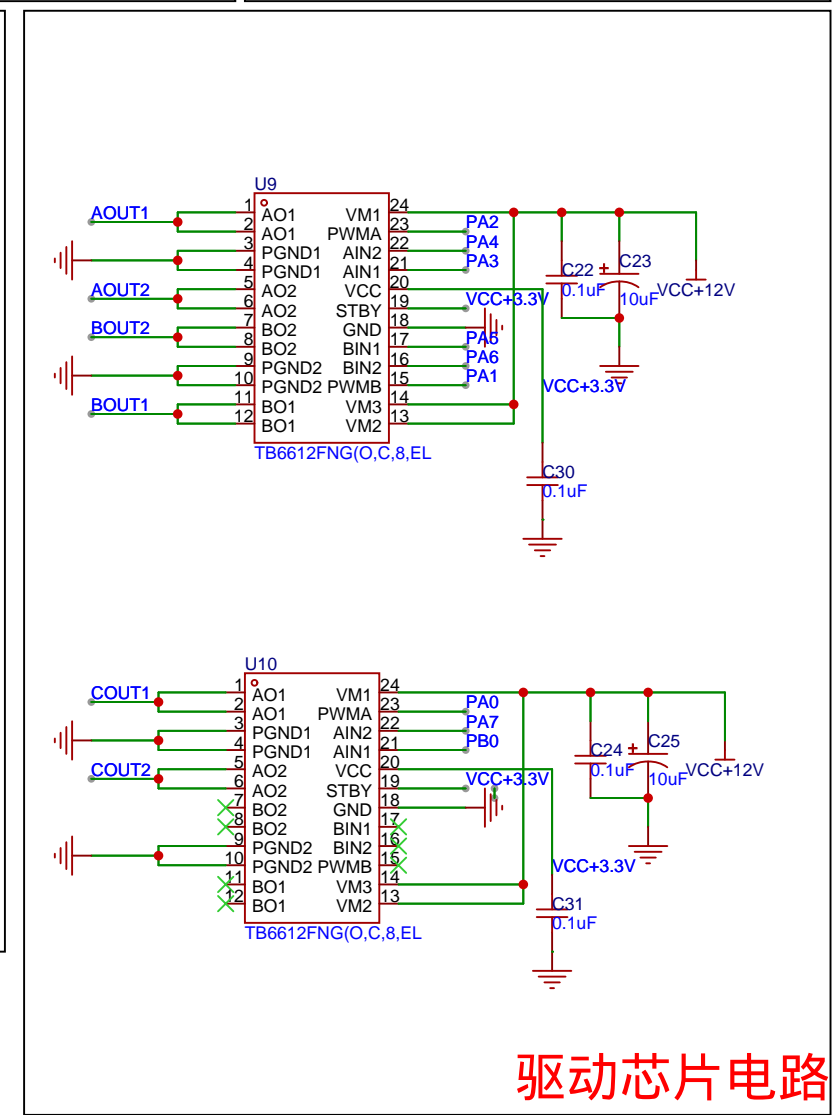
模数地分离



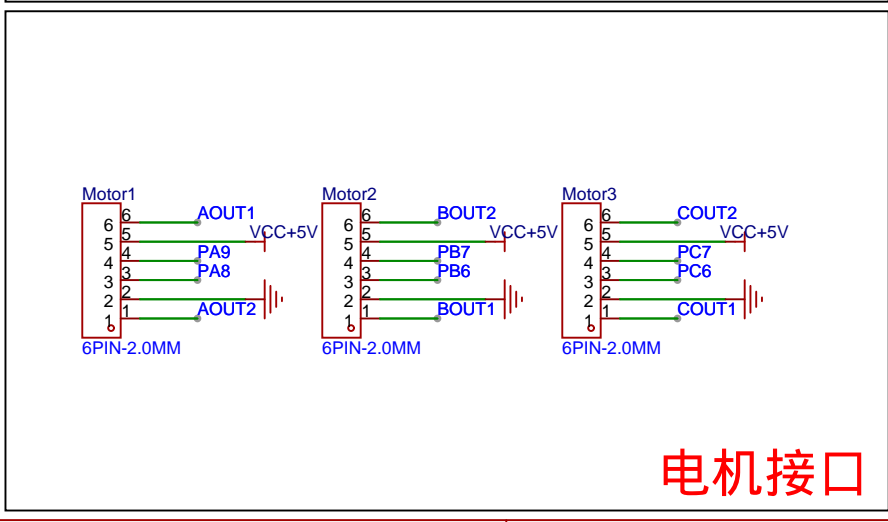
晶振电路



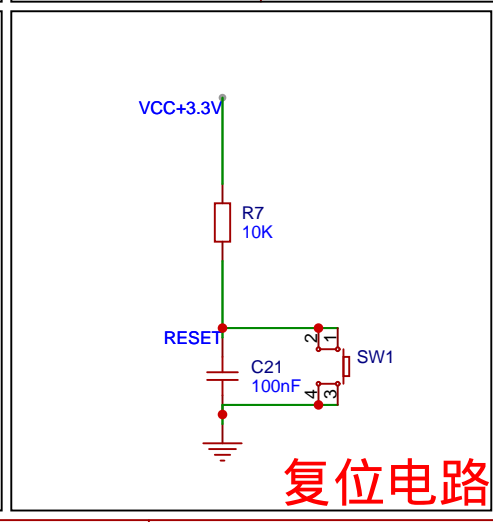
单片机电路



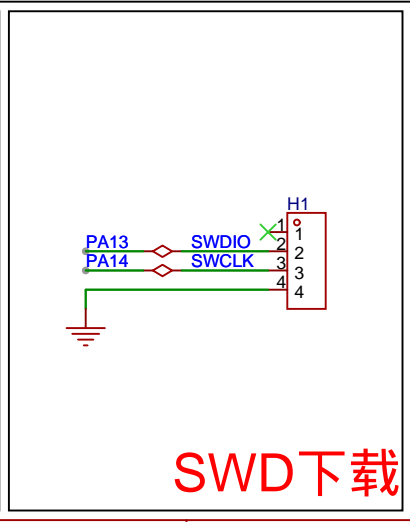
驱动芯片电路



电机接口



复位电路



SWD下载

原理图	Schematic1		创建日期	2025-04-23
板子	Board1		更新日期	2025-04-28
绘制	丁腾飞	quanxianglun		
审阅				
		版本	尺寸	页 1 共 1
嘉立创EDA		V1.0	A4	嘉立创EDA