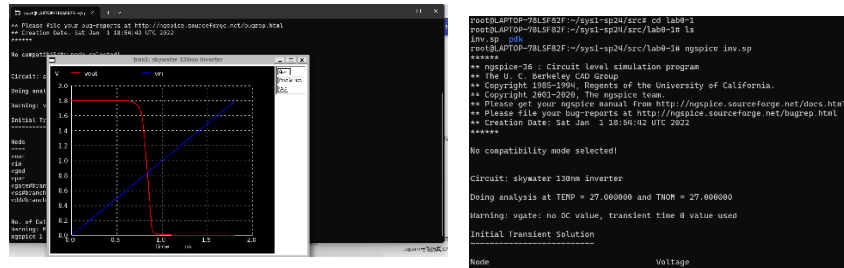


Lab0-1 report

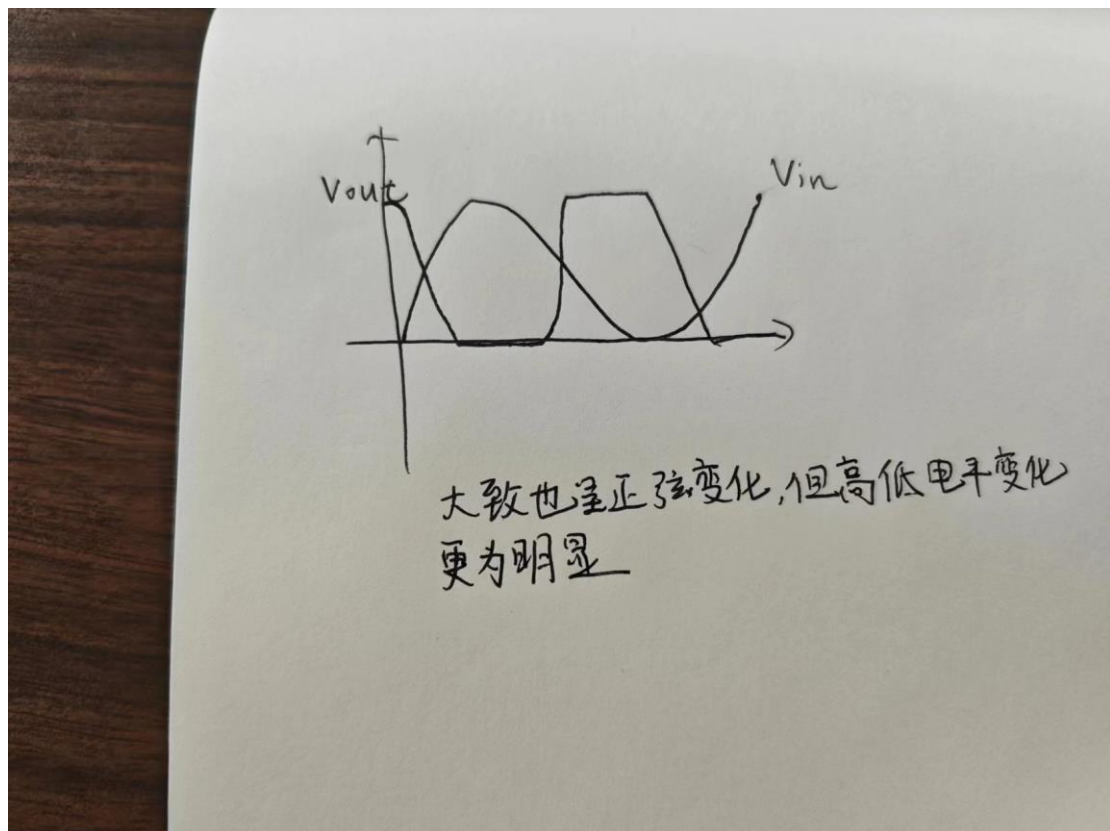
5.1



(1)

(2) Vin 从 0 开始均匀增长, 但 vout 却在前半段稳定为高, 中间迅速降低至 0

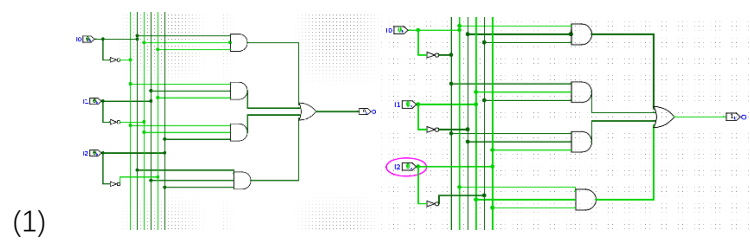
(3)



(4) vin 输入在 0-0.7V 时可认为输入的是 0, 在 0.9-2V 时可认输入的是 1

Vout 在 1.0V 可认为输出的是 1, 0V 时输出的是 0

5.2



(2) 当 I_0, I_1, I_2 都为 0 时输出 0，当 I_0, I_1, I_2 中有且仅有一个 1 时输出 1，当有两个时输出 0，当三个均为 1 时输出 1

Input			output	
I_0	I_1	I_2	O	
	0	0	0	0
	0	0	1	1
	0	1	0	1
	0	1	1	0
	1	0	0	1
	1	0	1	0
	1	1	0	0
	1	1	1	1