**sgmii\_pcs\_share修改说明**

针对sgmii\_pcs核的修改，是基于quartus软件在生成4端口IP核时，自身就存在问题，这里为配合用户方便使用，提供了以下一个修改方案仅供参考使用：

1. 路径\...\sgmii\_pcs\_share\synth下的 sgmii\_pcs\_share.v文件替换与修改

按照参数配置生成好IP核文件后，打开\...\sgmii\_pcs\_share\synth路径：

1. 直接用sgmii\_substitute.v替换掉路径下的sgmii\_pcs\_share.v文件；
2. 替换完成后将sgmii\_substitute.v文件名改为“sgmii\_pcs\_share.v”；
3. 打开修改名称后的文件“sgmii\_pcs\_share.v”，第10行对应修改为“module sgmii\_pcs\_share (”；
4. 第124行修改为“sgmii\_pcs\_share\_altera\_eth\_tse\_191\_3sjnh4y eth\_tse\_0 (”
5. 路径\...\sgmii\_pcs\_share\altera\_eth\_tse\_191\synth下文件替换与修改

打开\...\sgmii\_pcs\_share\altera\_eth\_tse\_191\synth路径：

1. 用sgmii\_eth\_substitute.v文件替换掉路径下的sgmii\_pcs\_share\_altera\_eth\_tse \_191\_3sjnh4y.v文件；
2. 将替换的文件名称修改sgmii\_pcs\_share\_altera\_eth\_tse\_191\_3sjnh4y.v，
3. 打开名称修改后的sgmii\_pcs\_share\_altera\_eth\_tse\_191\_3sjnh4y.v文本，将第10行修改为“module sgmii\_pcs\_share\_altera\_eth\_tse\_191\_3sjnh4y (”；
4. 确认文本第437行实例化指向路径\...\sgmii\_pcs\_share\altera\_lvds\_191\synth的sgmii\_pcs\_share\_altera\_lvds\_191\_xvdv7pi.v文件，如指向错误，请修改；
5. 确认文本第449行实例化指向路径\...\sgmii\_pcs\_share\altera\_lvds\_191\synth的sgmii\_pcs\_share\_altera\_lvds\_191\_id6gcay.v文件，如指向错误，请修改；

修改完成后进行保存就完成了。