

## Mini-Proyecto de Electrónica Digital - Ciclo 2, 2010 -

Carlos Esquit

Programar un Analizador de Tiempo para circuitos combinacionales

Cantidad máxima de compuertas: 12

Máxima cantidad de Entradas: 6

Compuertas con 2 entradas (excepto NOT)

Modelo de 4 delays por compuerta lógica de 2 entradas

Librería de compuertas: AND, NAND, OR, NOR, NOT

Una única salida

El analizador debe brindar:

- la ruta crítica, brindar el valor del delay y especificar la ruta.
- La ruta más corta, brindar el valor del delay y especificar la ruta.
- Las parejas de vectores que producen la propagación a través de ambas rutas.

NOTA: LA FECHA DE ENTREGA ES EL 30 DE AGOSTO

LOS PROYECTOS SE PUEDEN TRABAJAR EN PAREJAS

NO SE ACEPTAN TAREAS/PROYECTOS TARDE