

整体放大电路

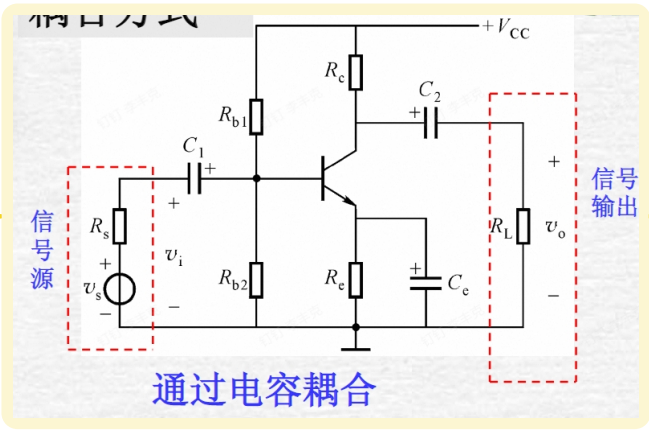
要求

对于BJT组成的放大电路，输入信号源应该接入到b或e，即b-e之间的电压中必须包含输入信号，从而导致iB的变化，转化为iC iE的变化，输出信号可从c或e取出，因为它们都能反映变化

同样，对于FET组成的放大电路，输入信号必须加到g或s，即g-s之间的电压中必须包含输入信号，从而导致vGS的变化，转化为iD的变化。输出信号可从d或s取出，因为它们都能反映iD变化。

耦合方式

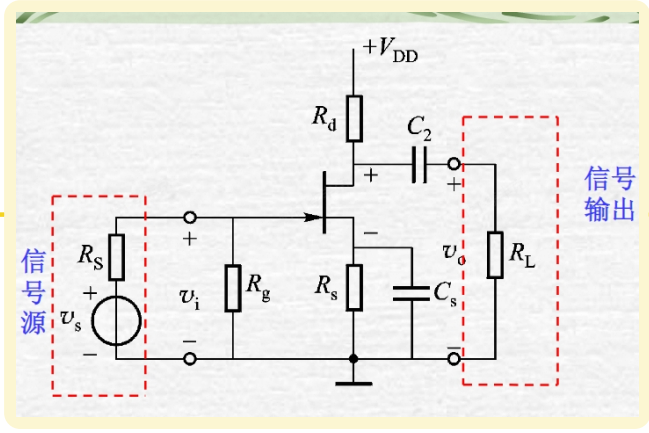
电容耦合



电路简单，静态工作点不受影响，在分立元件电路中应用广泛。

不能放大频率较低的信号和直流信号，低频响应较差，且不利于集成化。

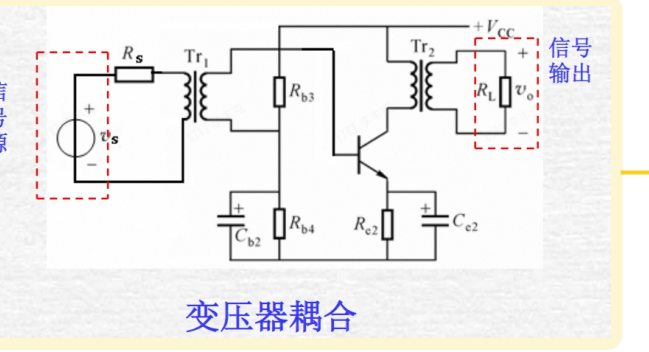
直接耦合



低频特性好，可以放大变化缓慢的信号，易于集成化。

多级放大电路各级静态工作点相互影响，分析和调试较困难,并且还存在零点漂移问题。

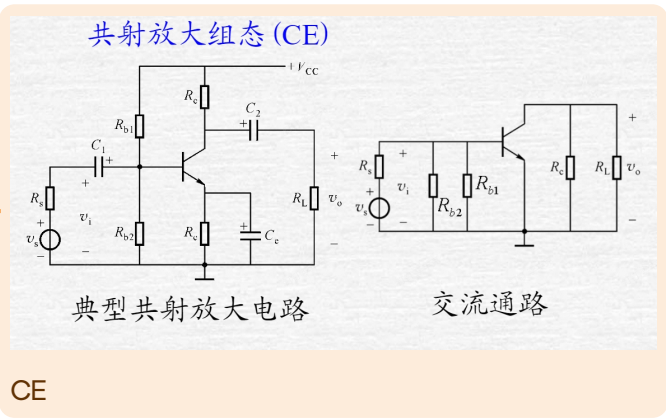
变压器耦合



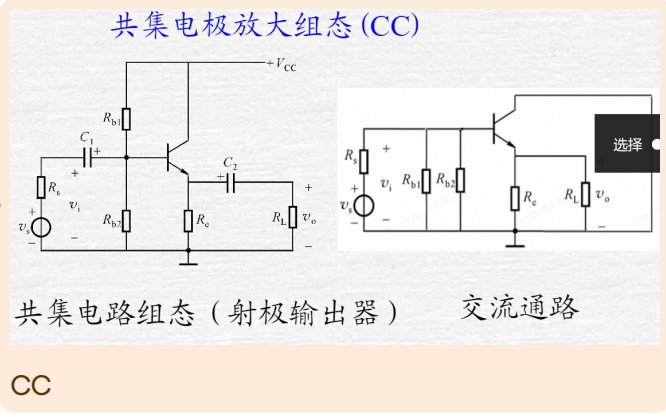
静态工作点互不影响，能实现阻抗变换。

频率特性不好，且非常笨重

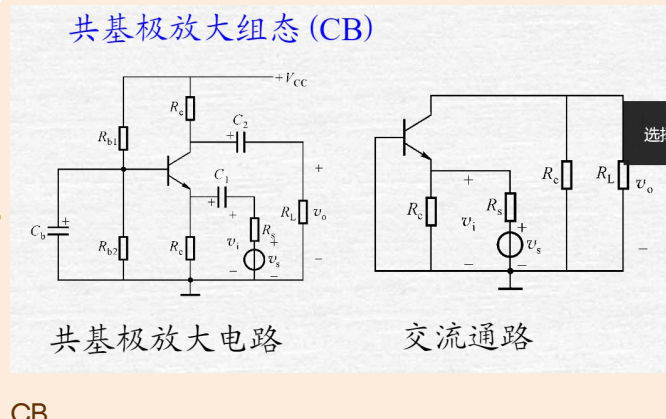
BJT管



CE

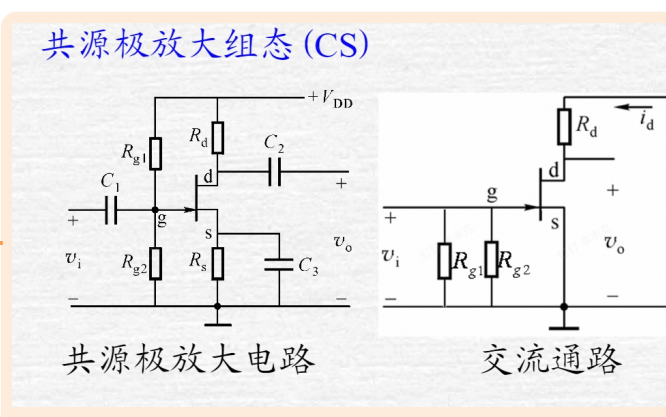


CC

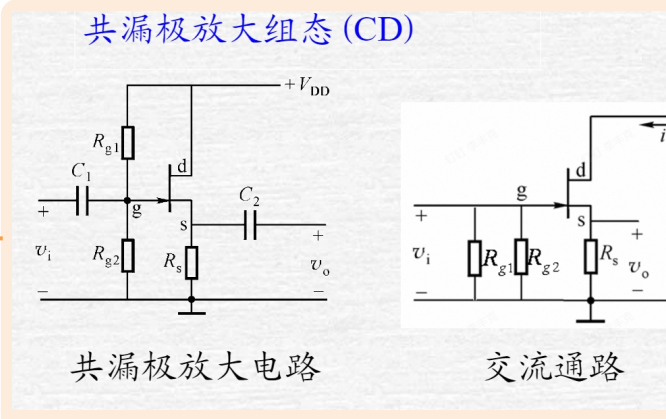


CB

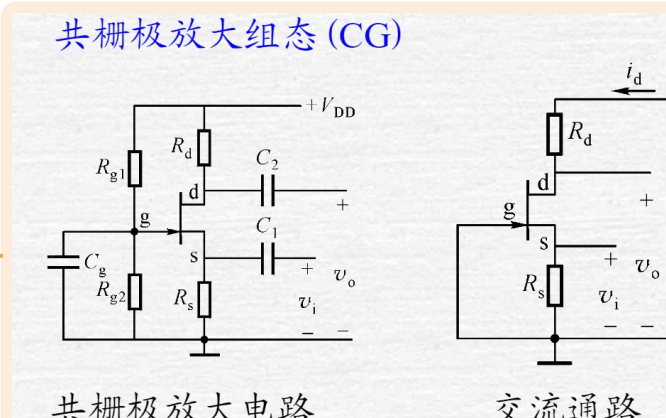
FET管



CS



CD



CG