

Лабораторная работа №2

«Логическое кодирование»

Введение

При цифровом кодировании дискретной информации применяют потенциальные и импульсные коды. В потенциальных кодах для представления логических единиц и нулей используется только значение потенциала сигнала, а его перепады во внимание не принимаются. Импульсные коды позволяют представить двоичные данные либо импульсами определённой полярности, либо частью импульса – перепадом потенциала определённого направления [1].

Для того чтобы приёмник точно знал, в какой момент времени считывать новую порцию информации с линии связи нужна синхронизация передатчика и приёмника. При передаче дискретной информации время всегда разбивается на такты одинаковой длительности и приёмник старается считать новый сигнал в середине каждого такта, то есть синхронизировать свои действия с передатчиком [2].

Проблема синхронизации в сетях решается сложнее, чем при обмене данными между близко расположенными устройствами, например между блоками внутри компьютера. На больших расстояниях неравномерность скорости распространения сигнала может привести к тому, что тактовый импульс придёт настолько позже или раньше соответствующего сигнала данных, что бит данных будет пропущен или считан повторно [2].

Распознавание и коррекцию искажённых данных сложно осуществить средствами физического уровня, поэтому чаще всего эту работу берут на себя вышележащие протоколы: канальный, сетевой, транспортный или прикладной. В то же время распознавание ошибок на физическом уровне экономит время, так как приёмник не ждёт полного помещения кадра в буфер, а отбраковывает его сразу при распознавании ошибочных битов внутри кадра [2].

Избыточные коды

При избыточном кодировании исходный двоичный код представляется в виде последовательностей нескольких битов – символами (порциями), каждая из которых заменяется новой последовательностью, содержащей большее количество бит, чем исходная [2,3].

К методам избыточного кодирования относятся: 4В/5В, 5В/6В, 8В/10В, 64В/66В [3].

Буква В в названии данных методов означает, что элементарный сигнал имеет два состояния (от английского binary – двоичный). Например, метод 4В/5В означает, что каждые 4 бита в исходном коде заменяются 5ю битами в результирующем коде. Имеются также коды и с тремя состояниями сигнала, например, в коде 8В/6Т для кодирования 8 бит исходной информации используется код из 6 сигналов, каждый из которых имеет три

состояния. Избыточность кода 8В/6Т выше, чем кода 4В/5В, так как на 256 исходных кодов приходится $3^6 = 729$ результирующих символов [2,3].

Логический код 4В/5В

Код 4В/5В, используется в технологии Fast Ethernet. Исходные символы длиной 4 бита заменяются символами длиной 5 бит. Поскольку результирующие символы содержат избыточные биты, общее количество битовых комбинаций в них больше, чем в исходных. В коде 4В/5В результирующие символы могут содержать 32 битовые комбинации ($2^5=32$), в то время как исходные символы – только 16 ($2^4=16$) (таблица 1). Таким образом, количество избыточных (запрещённых) кодов: $32-16=16$. Появление запрещённых символов означает ошибку в передаваемых данных. Помимо устранения постоянной составляющей и придания коду свойства самосинхронизации, избыточные коды позволяют приёмнику распознавать искажённые биты. Если приёмник принимает запрещённый код, то это означает, что на линии произошло искажение сигнала [2,3].

После разбиения, получившийся код 4В/5В передаётся по линии путём преобразования с помощью какого-либо из методов потенциального кодирования, чувствительного только к длинным последовательностям нулей, например, NRZI. Символы кода 4В/5В длиной 5 бит гарантируют, что при любом их сочетании на линии не встретятся более трёх нулей подряд [2].

Таблица 1 – Соответствие исходных и результирующих кодов 4В/5В

Исходные символы	Результирующий код	Исходные символы	Результирующий код
0000	11110	1000	10010
0001	01001	1001	10011
0010	10100	1010	10110
0011	10101	1011	10111
0100	01010	1100	11010
0101	01011	1101	11011
0110	01110	1110	11100
0111	01111	1111	11101

В скоростных версиях 10G Ethernet и 100G Ethernet применяется избыточный код 64В/66В [2].

Можно отметить следующие достоинства избыточного кодирования:

- появляется свойство самосинхронизации, поскольку исчезают длинные последовательности нулей и единиц;
- сужается спектр сигнала в связи с отсутствием постоянной составляющей;
- появляется возможность обнаружения ошибок за счёт наличия запрещённых символов;
- простая реализация в виде таблицы перекодировки [3].

Недостатки избыточного кодирования:

- уменьшается полезная пропускная способность канала связи, так как часть пропускной способности тратится на передачу избыточных бит;
- возникают дополнительные временные затраты в узлах сети на реализацию логического кодирования [3].

Основным недостатком избыточного кодирования является появление «лишнего» бита, приходящегося на 4 информационных бита, т.е. избыточность кода 4В/5В составляет 25% ($\frac{1}{4} = 0,25$). Это означает, что реальная пропускная способность канала будет меньше номинальной на 20%. Для сохранения заданной пропускной способности необходимо увеличить тактовую частоту передатчика на 25%, что, в свою очередь, приведёт к увеличению спектра сигнала. Так, для передачи кодов 4В/5В со скоростью 100 Мбит/с требуется тактовая частота 125 МГц. При этом спектр сигнала на линии расширяется по сравнению со случаем, когда по линии передаётся не избыточный код. Тем не менее спектр избыточного потенциального кода оказывается уже спектра манчестерского кода, что оправдывает дополнительный этап логического кодирования, а также работу приёмника и передатчика на повышенной тактовой частоте [2,3].

В методе логического кодирования 8В/6Т для кодирования 8 бит (В) исходного сообщения используется код из 6 троичных (Т) символов с тремя состояниями сигнала. Количество избыточных (запрещённых) кодов: $3^6 - 2^8 = 729 - 256 = 473$. Таким образом, в 8В/6Т доля запрещённых кодов больше, чем в 4В/5В (65% против 50%), что повышает эффективность обнаружения ошибок [3].

Потенциальный код NRZ обладает хорошим спектром с одним недостатком – у него имеется постоянная составляющая. Коды, полученные из потенциального путём логического кодирования, обладают более узким спектром, чем манчестерский, даже при повышенной тактовой частоте. Этим объясняется применение потенциальных избыточных и скремблированных кодов в современных технологиях, подобных FDDI, Fast Ethernet, Gigabit Ethernet, ISDN и т. п. вместо манчестерского и биполярного импульсного кодирования [3].

Избавиться от длинных последовательностей нулей в коде помогает такой приём, как скремблирование – «перемешивание» битов кода в соответствии с определенным алгоритмом, позволяющим приёмнику выполнить обратное преобразование [3].

Скремблирование

Скремблирование – преобразование исходных и полученных в предыдущих тактах битов по заданному алгоритму, позволяющему исключить или, по крайней мере уменьшить длинные последовательности нулей или единиц [3,4].

Например, скремблер может реализовывать следующее соотношение (1) [4].

$$B_i = A_i \oplus B_{i-3} \oplus B_{i-5} \quad (1)$$

Здесь B_i – двоичная цифра результирующего кода, полученная на i -м такте работы скремблера, A_i – двоичная цифра исходного кода, поступающая на i -м такте на вход скремблера, B_{i-3} и B_{i-5} — двоичные цифры результирующего кода, полученные на предыдущих тактах работы скремблера (соответственно на 3 и на 5 тактов ранее текущего такта) и объединённые операцией исключающего ИЛИ (сложение по модулю 2) [4].

Например, для исходной последовательности 110110000001 скремблер даст следующий результирующий код (первые три цифры результирующего кода будут совпадать с исходным кодом, так как ещё нет нужных предыдущих цифр):

$$B_1 = A_1 = 1$$

$$B_2 = A_2 = 1$$

$$B_3 = A_3 = 0$$

$$B_4 = A_4 \oplus B_1 = 1 \oplus 1 = 0$$

$$B_5 = A_5 \oplus B_2 = 1 \oplus 1 = 0$$

$$B_6 = A_6 \oplus B_3 \oplus B_1 = 0 \oplus 0 \oplus 1 = 1$$

$$B_7 = A_7 \oplus B_4 \oplus B_2 = 0 \oplus 0 \oplus 1 = 1$$

$$B_8 = A_8 \oplus B_5 \oplus B_3 = 0 \oplus 0 \oplus 0 = 0$$

$$B_9 = A_9 \oplus B_6 \oplus B_4 = 0 \oplus 1 \oplus 0 = 1$$

$$B_{10} = A_{10} \oplus B_7 \oplus B_5 = 0 \oplus 1 \oplus 0 = 1$$

$$B_{11} = A_{11} \oplus B_8 \oplus B_6 = 0 \oplus 0 \oplus 1 = 1$$

$$B_{12} = A_{12} \oplus B_9 \oplus B_7 = 1 \oplus 1 \oplus 1 = 1$$

Таким образом, на выходе скремблера появится код 110001101111, в котором нет последовательности из шести нулей, присутствовавшей в исходном коде [4].

После получения результирующей последовательности приёмник передаёт её дескремблеру, который восстанавливает исходную последовательность на основании обратного соотношения (2) [4].

$$C_i = B_i \oplus B_{i-3} \oplus B_{i-5} = A_i \quad (2)$$

Различные алгоритмы скремблирования отличаются количеством слагаемых, дающих цифру результирующего кода, и сдвигом между слагаемыми. Так, в сетях ISDN при передаче данных от сети к абоненту используется преобразование со сдвигами на 5 и 23 позиции, а при передаче данных от абонента в сеть – со сдвигами на 18 и 23 позиции.

Основным достоинством скремблирования по сравнению с избыточным кодированием является сохранение полезной пропускной способности канала связи, поскольку отсутствуют избыточные биты [3].

Недостатками скремблирования следует считать:

- наличие дополнительных затрат (накладных расходов) в узлах сети на реализацию алгоритма скремблирования-дескремблирования;
- отсутствие 100% гарантии исключения длинных последовательности нулей и единиц, а также возможность появления других (новых) последовательности нулей и единиц в результирующем коде [3].

Лабораторная работа

Цель: изучение методов логического кодирования информации.

Задачи лабораторной работы:

- аналитический обзор методов логического кодирования информации;
- практическое изучение логического кодирования двоичной информации методом 4В/5В и скремблированием;
- закрепление полученных в ходе выполнения лабораторной работы знаний, умений и навыков.

Варианты индивидуальных заданий

Для закрепления материала по теме лабораторной работы, каждому обучающемуся необходимо применить к исходному сообщению метод 4В/5В и скремблирование. Затем, рассчитать контрольную сумму полученных данных методом контроля чётности (паритет).

В качестве исходного сообщения, подлежащего передаче, используется фамилия обучающегося выполняющего задание. Для перевода фамилии в численное представление используется таблица ASCII (с учётом регистра, таблицы 4 и 5).

Получившееся для передачи сообщение необходимо представить в шестнадцатеричном и двоичном кодах, например (таблица 2):

Таблица 2 – Пример создания исходного сообщения

Фамилия в виде текста:	Иванов
Фамилия в виде шестнадцатеричного кода:	88 A2 A0 AD AE A2
Фамилия в виде двоичного кода:	10001000 10100010 10100000 10101101 10101110 10100010

Далее, над полученным сообщением выполняются логическое кодирование по методу 4В/5В (раздел «Логический код 4В/5В», таблица 1). Полученное сообщение необходимо записать в двоичном коде.

Следующим этапом, является скремблирование исходного сообщения полиномом, представленным в таблице 3 (при нехватке вариантов, начинать счёт сначала). В ответ необходимо записать полученное скремблированное сообщения в двоичном кодае.

Последним этапом выполнения лабораторной работы, является расчёт контрольной суммы методом контроля чётности (паритет) для каждого символа, полученного кодированием 4В/5В (для каждых 10 бит) и скремблированием (для каждых 8 бит).

Таблица 3 – Варианты заданий

Номер варианта	Полиномы
1	$B_i = A_i \oplus B_{i-3} \oplus B_{i-5}$
2	$B_i = A_i \oplus B_{i-5} \oplus B_{i-7}$
3	$B_i = A_i \oplus B_{i-2} \oplus B_{i-5}$
4	$B_i = A_i \oplus B_{i-3} \oplus B_{i-7}$
5	$B_i = A_i \oplus B_{i-5} \oplus B_{i-13}$
6	$B_i = A_i \oplus B_{i-9} \oplus B_{i-15}$
7	$B_i = A_i \oplus B_{i-3} \oplus B_{i-9}$
8	$B_i = A_i \oplus B_{i-3} \oplus B_{i-7}$
9	$B_i = A_i \oplus B_{i-7} \oplus B_{i-15}$
10	$B_i = A_i \oplus B_{i-9} \oplus B_{i-13}$

Состав отчёта по лабораторной работе

В отчёт по лабораторной работе должно обязательно входить следующее:

1. титульный лист (название министерства и ВУЗа, направление и направленности подготовки, номер курса, номер группы, название дисциплины, номер лабораторной работы, ФИО обучающегося и преподавателя, город и год);
2. цели и задачи лабораторной работы;
3. ход выполнения лабораторной работы;
4. выводы по лабораторной работе (отразить достижение целей и задач лабораторной работы, в выводах необходимо использовать ключевые слова: изучено, проанализировано, пришли к заключению и т.д.).

Использованная литература

- 1 Ситанов, С.В. Компьютерные сети : учебное пособие / С. В. Ситанов, С. С. Алаева; Минобрнауки России, Ивановский государственный химико-технологический университет, Кафедра информационных технологий. – Иваново : ИГХТУ, 2010. – 134 с. – URL: <http://dit.isuct.ru/IVT/sitanov/Literatura/KompSeti.html>.
- 2 Олифер, В. Компьютерные сети. Принципы, технологии, протоколы : Юбилейное издание / В. Олифер, Н. Олифер. – 6-е изд. – Санкт-Петербург : Питер, 2020. – 1008 с. – ISBN 978-5-4461-1426-9.
- 3 Алиев, Т.И. Компьютерные сети и телекоммуникации: задания и тесты : учебно-методическое пособие / Т. И. Алиев, В. В. Соснин, Д. Н. Шинкарук ; Минобрнауки России, федеральное государственное автономное образовательное учреждение высшего образования «Национальный исследовательский университет ИТМО» : Санкт-Петербург : Университет ИТМО, 2018. – 112 с.
- 4 Дополнительные материалы к 6-ому юбилейному изданию учебника «Компьютерные сети» В. Олифер и Н. Олифер : сайт. – Лондон, 2020 – . – URL: http://www.olifer.co.uk/new_rus/dop-comp-seti-6.html (дата обращения 21.09.2020).

Таблица ASCII

Таблица 4 – Символы ASCII с кодами от 80h до FFh

Hex	Char	Cmd	Hex	Char	Cmd	Hex	Char	Cmd	Hex	Char	Cmd
00		NUL	20		(sp)	40	@		60	`	
01	☉	SOH	21	!		41	A		61	a	
02	☼	STX	22	"		42	B		62	b	
03	♥	ETX	23	#		43	C		63	c	
04	♦	EOT	24	\$		44	D		64	d	
05	♣	ENQ	25	%		45	E		65	e	
06	♠	ACK	26	&		46	F		66	f	
07	•	BEL	27	'		47	G		67	g	
08	▣	BS	28	(48	H		68	h	
09	○	TAB	29)		49	I		69	i	
0A	◻	LF	2A	*		4A	J		6A	j	
0B	♂	VT	2B	+		4B	K		6B	k	
0C	♀	FF	2C	,		4C	L		6C	l	
0D	♪	CR	2D	-		4D	M		6D	m	
0E	🎵	SO	2E	.		4E	N		6E	n	
0F	☀	SI	2F	/		4F	O		6F	o	
10	▶	DLE	30	0		50	P		70	p	
11	◀	DC1	31	1		51	Q		71	q	
12	↕	DC2	32	2		52	R		72	r	
13	!!	DC3	33	3		53	S		73	s	
14	¶	DC4	34	4		54	T		74	t	
15	§	NAK	35	5		55	U		75	u	
16	—	SYN	36	6		56	V		76	v	
17	↕	ETB	37	7		57	W		77	w	
18	↑	CAN	38	8		58	X		78	x	
19	↓	EM	39	9		59	Y		79	y	
1A	→	SUB	3A	:		5A	Z		7A	z	
1B	←	ESC	3B	;		5B	[7B	{	
1C	└	FS	3C	<		5C	\		7C		
1D	↔	GS	3D	=		5D]		7D	}	
1E	▲	RS	3E	>		5E	^		7E	~	
1F	▼	US	3F	?		5F	_		7F	△	DEL

Таблица 5 – Символы ASCII с кодами от 80h до FFh (кодировка IBM CP866)

Hex	Char	Hex	Char	Hex	Char	Hex	Char
80	А	A0	а	C0	Ѕ	E0	р
81	Б	A1	б	C1	┐	E1	с
82	В	A2	в	C2	└	E2	т
83	Г	A3	г	C3	┌	E3	у
84	Д	A4	д	C4	—	E4	ф
85	Е	A5	е	C5	┘	E5	х
86	Ж	A6	ж	C6	┐	E6	ц
87	З	A7	з	C7	┌	E7	ч
88	И	A8	и	C8	└	E8	ш
89	Й	A9	й	C9	┐	E9	щ
8A	К	AA	к	CA	┘	EA	ъ
8B	Л	AB	л	CB	┐	EB	ы
8C	М	AC	м	CC	┌	EC	ь
8D	Н	AD	н	CD	=	ED	э
8E	О	AE	о	CE	┘	EE	ю
8F	П	AF	п	CF	┐	EF	я
90	Р	B0	░	D0	┘	F0	Ё
91	С	B1	▒	D1	┐	F1	ё
92	Т	B2	▓	D2	└	F2	Є
93	У	B3	│	D3	└	F3	є
94	Ф	B4	└	D4	┐	F4	İ
95	Х	B5	┐	D5	┐	F5	ï
96	Ц	B6	┌	D6	└	F6	Ÿ
97	Ч	B7	└	D7	┘	F7	ÿ
98	Ш	B8	┐	D8	┐	F8	°
99	Щ	B9	┘	D9	┐	F9	·
9A	Ъ	BA	┘	DA	┐	FA	·
9B	Ы	BB	┐	DB	▀	FB	√
9C	Ь	BC	┘	DC	▀	FC	№
9D	Э	BD	┘	DD	▀	FD	☒
9E	Ю	BE	┐	DE	▀	FE	■
9F	Я	BF	┐	DF	▀	FF	