TFG:GUÍA PRÁCTICA PARA EL DISEÑO DE SoCs

COMPONENTES:

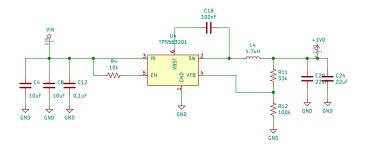
- XC7Z010-CLG400 (SoC)
- TPS563201 x4
- MT41K256M16 (MEMORIA RAM) x2
- FT2232H (JTAG)
- SD CONNECTOR
- S25FL128S
- ASE 33.333MHz

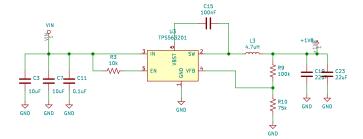
neet: alimentaciones	Sneet: memoria RAM	Sneet: entradas y salidas	Sneet: reterencias y MiU
ile: alimentaciones.sch	File: memoria_RAM.sch	File: entradas_salidas.sch	File: referencias_MIO.sch

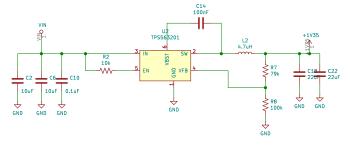
UAH						
Sheet: /						
File: esquematico_Zynq_7000.sch						
Title: TFG: G	UÍA PRÁCTICA	A PARA EL	DISEÑO	DE SoCs:	Zynq-7000	
Size: A4	Date:				Rev:	
KiCad E.D.A. kid	ad (5.1.9)-1				ld: 1/5	
4			5		•	

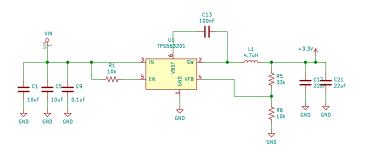
TPS563201

$Vout=0.768 \times (1 + R1/R2)$

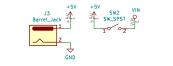








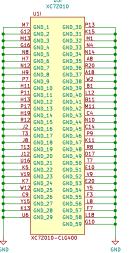
Voltage Input

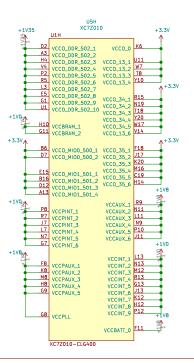


led ON

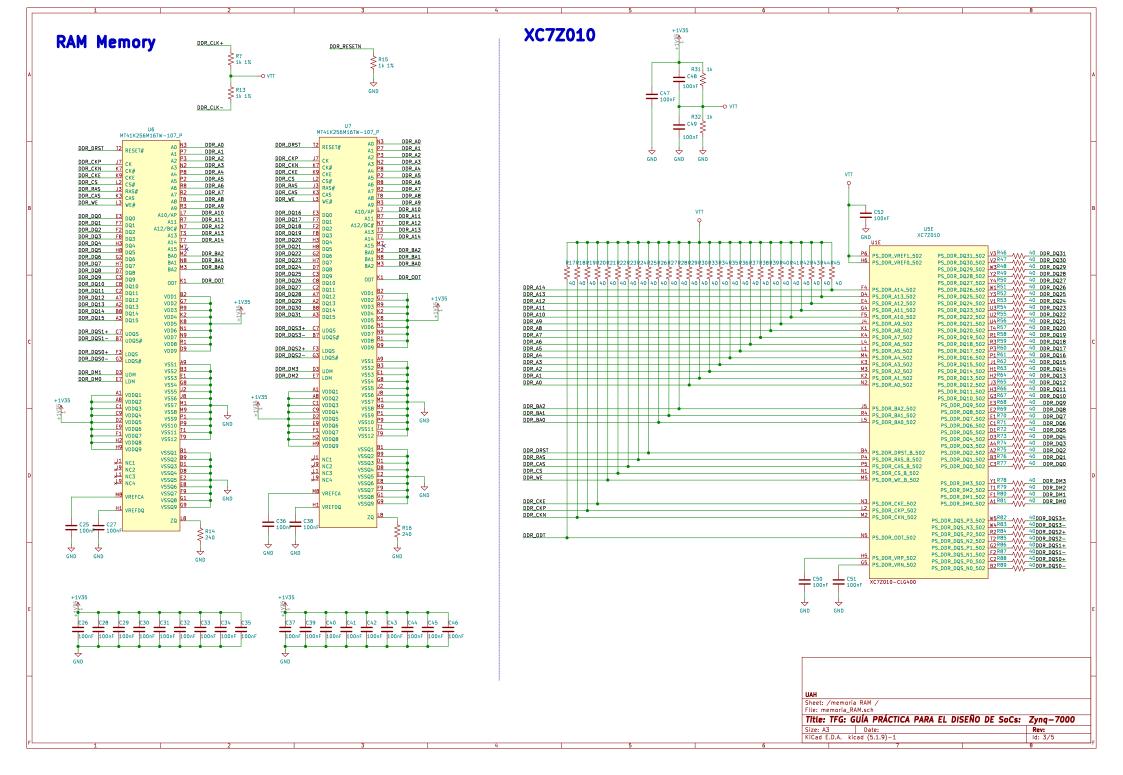


XC7Z010









XC7Z010

U1C

| 10.0.36 | R19, | 10.14 | 10.14 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15 | 10.15

U5D XC7Z010 10.119.70 ADDP.35 513.

10.119.70 ADDP.35 523.

10.119.70 ADDP.35 523.

10.129.70 ADDP.35 323.

10.129.70 ADDP.35 323.

10.129.70 ADDP.35 323.

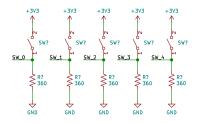
10.129.70 ADDP.35 323.

10.129.70 ADDP.35 513.

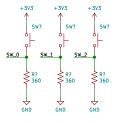
10.129.71 ADDP.35 513. U1D LED_1 LED_2 LED_3 IO_L19P_T3_35 IO_L19N_T3_VREF_35 IO_L20P_T3_AD6P_35 LED_4 LED_5 IO_L20P_T3_AD6N_35 IO_L20N_T3_AD6N_35 IO_L21P_T3_DQS_AD14P_35 IO_L21N_T3_DQS_AD14N_35 IO_L22P_T3_AD7P_35 LED_6 LED_7 SW_0 SW_1 SW_2 SW_3 IO_L22N_T3_AD7N_35 L15 IO_L23P_T3_35 M14 IO_L23N_T3_35 M15 SW_4 IO_L24P_T3_AD15P_35 IO_L24N_T3_AD15N_35 BT_1 BT_2 10_25_35 J15 XC7Z010-CLG400

LEDS +3V3 +373 +3V3 +3V3 +3V3 +3V3 3 3 ≥ 360 P2 360 LED_0 1 NDS331NED_1 1 NDS331N Q? LED_2 1 NDS331<u>NED_5_1</u> Q? NDS331<u>NED_6 1</u> NDS331<u>NED_7 1</u> Q? NDS331 Q? GND GND GND GND GND GND GND GND

SWITCHES



BUTTON



UAH					
Sheet: /entradas y salidas/					
File: entradas_salidas.sch					
Title: TFG: GUÍA PRÁCTICA PARA EL DISEÑO DE SoCs:	Zynq-7000				
Size: A3 Date:	Rev:				
KiCad E.D.A. kicad (5.1.9)-1	ld: 4/5				

