¿Cuál es la frecuencia real de los baudios de la Acia real UART?

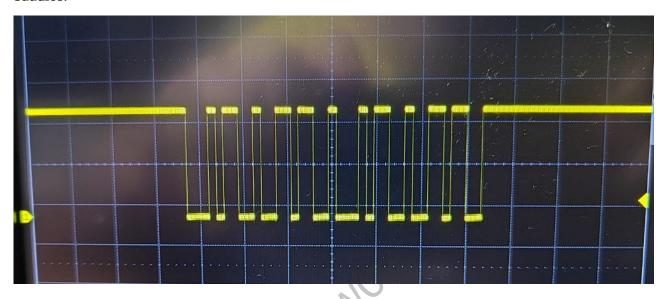
Entrada: https://soceame.wordpress.com/2023/10/27/cual-es-la-frecuencia-real-de-los-baudios-dela-uart/

Blog: https://soceame.wordpress.com/

GitHub: https://github.com/DRubioG

Fecha última modificación: 22/02/2025

Si has trabajado con el protocolo de comunicación serie por excelencia, sabrás lo que son los baudios. Para los que no, los baudios son el número de bits que se pueden mandar por segundo en el protocolo UART(universal asynchronous receiver-transmitter). Para que dos dispositivos se puedan comunicar por el protocolo UART, ambos deben comunicarse utilizando el mismo número de baudios.



Los baudios están estandarizados a diferentes valores:

- 300 baud
- 600 baud
- 1200 baud
- 2400 baud
- 4800 baud
- 9600 baud
- 19200 baud
- 31250 baud
- 38400 baud
- 57600 baud
- 74880 baud
- 115200 baud
- 230400 baud
- 250000 baud
- 460800 baud
- 500000 baud
- 921600 baud
- 1000000 baud
- 2000000 baud

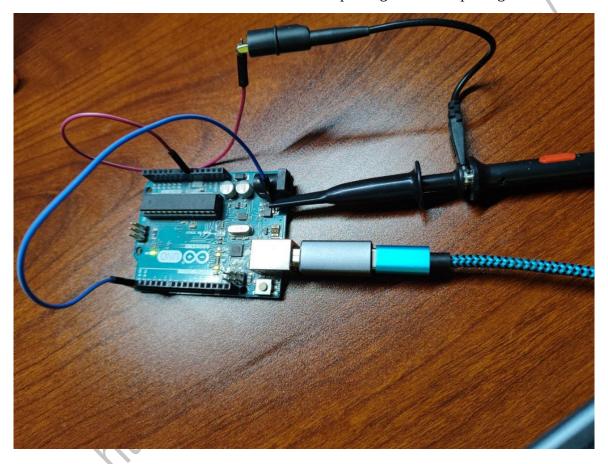
Estos valores son los típicos que te suelen ofrecer los lectores de puerto serie.

Bien, pues si ahora revisas la información que hay en internet para conocer a que valores de frecuencia se corresponden los valores anteriores, seguramente no encuentres nada en claro. Para eso está esta entrada en este blog.

Cómo conocer el valor de la frecuencia

Para poder conocer el valor de frecuencia real de los baudios se va a hacer un experimento. En este experimento se va a realizar el muestreo en un osciloscopio de la señal Tx de un dispositivo comunicándose por UART.

Este sistema va a ser una Arduino con un osciloscopio enganchado al pin digital 1.

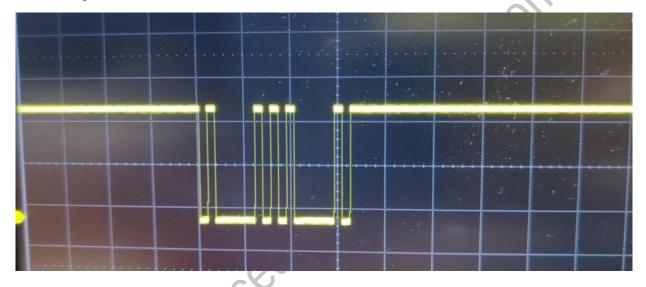


Para hacer las pruebas con el dispositivo se le va a cargar un programa de ejemplo que se ejecute de forma cíclica a 115200 baudios, el de la imagen.

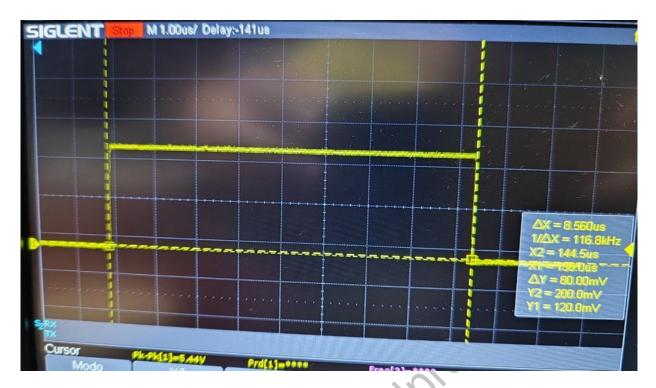
```
void setup() {
  // put your setup code here, to run once:
  Serial.begin(115200);
}

void loop() {
  // put your main code here, to run repeatedly:
  Serial.print("AA");
  delay(100);
}
```

Al ejecutarlo se puede comprobar en el osciloscopio que tiene pulsos de subida y de bajada con diferentes periodos.



Entonces para poder comprobar la duración de un bit de la UART se hace zoom a uno de los pulsos más pequeños que hay, y se le colocan los cursores para medir la duración de cada bit.



Entonces, analizando el periodo se puede comprobar que cada bit tiene un periodo de **8,560 us**, que en frecuencia (1/Tbit) son **116822,43 Hz**. Este valor es para **115200** baudios. *Por lo que se puede ver el valor de los baudios se aproxima bastante a la frecuencia real de cada bit*.

Para corroborar esto se realiza la misma prueba pero a 9600 baudios.



Ahora el periodo de cada bit es de **104,4 us**, que equivale a **9,579kHz**, para **9600** baudios.

Por lo que se puede corroborar que el el valor de los baudios son el valor de la frecuencia de cada bit de comunicación.

Este conocimiento tiene grandes implicaciones a la hora de diseñar sistemas hardware con comunicación UART estándar.

Y para terminar dejo una pequeña relación para que quién lo necesite tenga los valores del periodo de cada bit para cada valor de baudios.

Baudios (bauds)	Periodo de bit (s)	Periodo de paquete UART (s) [Periodo de bit x 10*]
300	0,003333333 (3,333 ms)	0,03333333 (33,33 ms)
600	0,001666667 (1,666 ms)	0,01666667 (16,66 ms)
1200	0,000833333 (833 us)	0,00833333 (8,33 ms)
2400	0,000416667 (416,66 us)	0,00416667 (4,1666 ms)
4800	0,000208333 (208,333 us)	0,00208333 (2,0833 ms)
9600	0,000104167 (104 us)	0,00104167 (1,04 ms)
19200	0,000052083 (52 us)	0,00052083 (520 us)
31250	0,000032 (32 us)	0,00032 (320 us)
38400	0,000026042 (26 us)	0,00026042 (260 us)
57600	0,000017361 (17,61 us)	0,00017361 (176,1 us)
74880	0,000013355 (13,355 us)	0,00013355 (133,55 us)
115200	0,000008681 (8,681 us)	0,00008681 (86,81 us)
230400	0,00000434 (4,34 us)	0,0000434 (43,4 us)
250000	0,000004 (4 us)	0,00004 (40 us)
460800	0,00000217 (2,17 us)	0,0000217 (21,7 us)
500000	0,000002 (2 us)	0,00002 (20 us)
921600	0,000001085 (1,085 us)	0,00001085 (10,85 us)
1000000	0,000001 (1 us)	0,00001 (10 us)
2000000	0,0000005 (500 ns)	0,000005 (5 us)

^{*} Si se incluye bit de paridad se multiplica por 11

Y por último, para conocer el periodo real de cada trama por UART, se tiene que multiplicar por el número de bits que tiene cada paquete de UART.

Cada paquete tiene 8 bits de información + 1 bit de Start + 1 bit de Stop = lo que hace que se necesiten 10 bits por cada UART, lo que multiplica el periodo de cada bit x10 para conseguir el periodo del paquete.

Nota: si se incluye un bit de paridad dentro de la comunicación UART este periodo se multiplica por 11.

Recomendación

Si quieres utilizar esta información para programar una FPGA en VHDL, tienes este repositorio para simular una señal UART en un testbench, con todos los periodos de bit de la UART ya metidos:

https://github.com/DRubioG/UART_pkg

