

Cómo manejar un FT4232 como cable depurador + UART para Xilinx

Creador: David Rubio G.

Entrada: <https://soceame.wordpress.com/2025/02/16/como-manejar-un-ft4232-como-cable-depurador-uart-para-xilinx/>

Blog: <https://soceame.wordpress.com/>

GitHub: <https://github.com/DRubioG>

Fecha última modificación: 16/02/2025

En esta entrada se comenta lo que ya se ha comentado en entradas anteriores pero aplicado un FT4232.

<https://soceame.wordpress.com/2025/02/01/como-utilizar-un-chip-de-ftdi-como-cable-depurador-de-xilinx/>

<https://soceame.wordpress.com/2025/02/03/como-extraer-y-grabar-el-binario-de-los-ftdi-para-cualquier-fabricante-de-fpgas-socs/>

<https://soceame.wordpress.com/2025/02/02/como-anadir-la-uart-a-un-ft2232-con-jtag/>

Para ello aplicamos los pasos de siempre.

Cogemos de este repositorio el binario de FT4232 que permita la UART y el JTAG al mismo tiempo.

[https://github.com/DRubioG/FTDI flash binaries Xilinx](https://github.com/DRubioG/FTDI_flash_binaries_Xilinx)

Después, lo único que tenemos que hacer es grabar el binario en el FT4232

```
sudo ftdi_eeprom --flash-eeprom ft4232h.conf
```

Y una vez grabado ya se tienen configurado el FT4232 como JTAG y como 3 UARTs.

Nota Final

Xilinx no permite dos JTAGs en un mismo FTDI, solo admite un JTAG. Bien pues para poder conseguir más JTAGs en un solo puerto USB lo que se tiene que hacer es utilizar un chip que haga de HUB para USB como el CH334 o el USB5734.

Si estos chips los utilizas con FT2232 o con FT4232 puedes tener todos los chips que quieras conectados todos mediante un puerto USB al ordenador.