Cómo instalar Libero (y el Softconsole)

Creador: David Rubio G.

Entrada: https://soceame.wordpress.com/2024/11/23/como-instalar-libero/

Blog: https://soceame.wordpress.com/

GitHub: https://github.com/DRubioG

Fecha última modificación: 23/02/2025

Este método de instalación es para Windows (pero también se puede aplicar en Linux).

Licencia

Para ejecutar Libero se requiere de tener Licencia, para ello hay varios tipos de licencias. Están las gratuitas (*licencia Silver*) y las de pago (las demás, la Gold en nodo flotante cuesta sobre los 1350 euros).

Learn More About Our Different License Types

Features	Silver	Gold	Platinum	Platinum Archival ²
Validity Period	One Year	1/3 Years	1/3 Years	20 Years (No Upgrades)
Device Support		Refer to the Device Licen	se Selection Table Below	
DirectCores	Refer to DirectCores IP Web Page			
Siemens ModelSim ME Pro		Mixed La	nguage ¹	
Synopsys Synplify Pro® ME	x	х	х	x
Programming	х	Х	×	х
Synopsys Identify ME	х	Х	Х	Х
Availability	Applicable starting with Libero® So	oC Design Suite v11.8 and later re	eleases	
Versions 11.8 and later of Lib only.	ero SoC Design Suite support mixed-la	nguage simulation. Versions 11.7 ai	nd earlier of Libero SoC Design Suit	e support single-language simula

La licencia gratuita tienes sus limitaciones, como los dispositivos que se pueden programar con ella (algunos de evaluación no están incluidos en la licencia Silver, otros sí). Otra limitación es la duración, la licencia dura 1 año, pero se puede ir renovando año a año de forma totalmente gratuita. Y también limita la capacidad de poder utilizar diferentes lenguajes en un proyecto, como VHDL y

Para solicitar la licencia gratuita solo hay que registrarse en MicroChip y solicitar la licencia. Para ello nos pedirá el número de serie del ordenador en Windows (en Linux es un poco más complejo, y aún no he conseguido hacer funcionar Libero en Linux).

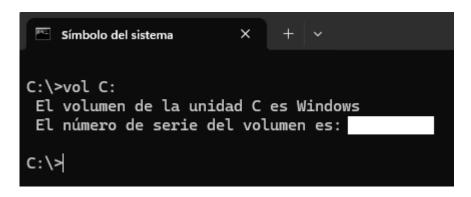
Para conseguir el número de serie tenemos que abrir el **Terminal de Windows/Símbolo del sistema** (que no el PowerShell de Windows), y ejecutar el comando:

vol C:

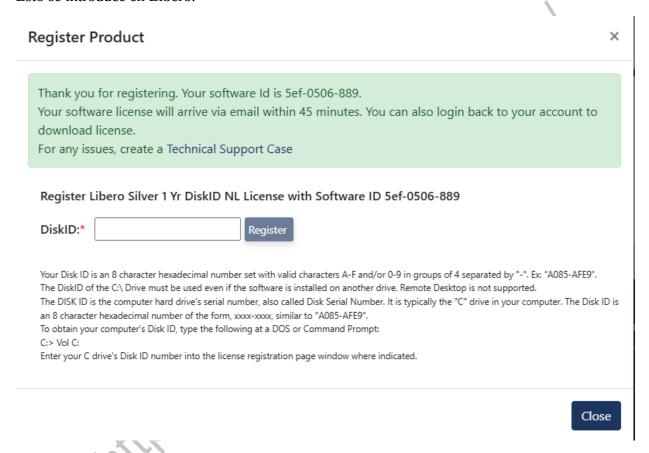
Esto nos devolverá el número de serie del volumen.

2. Archival license supports the latest version (released at the time of purchase) and earlier releases only.

Verilog en el mismo proyecto.



Esto se introduce en Libero.



Libero te mandará la licencia por email *(en unos 45 minutos)*, pero también la puedes conseguir desde la página web, es un *.dat*.



NOTA: la licencia queda asociada al ordenador que se ha solicitado por lo que no se puede utilizar esa licencia en otros ordenadores, pero se puede solicitar otra licencia asociada a ese nuevo ordenador. *No todos los softwares requieren de tener la licencia en el propio ordenador, solo la requieren para descargarselo*.

Instalación (primera parte)

Lo primero es bajarse el instalador, para ello en la página web de Libero, nos aparecen varias opciones, dependiendo si nos queremos instalar solo Libero (*Web Installer*), este ocupa poco espacio. Luego tenemos el instalador completo (*Full Installer*), que nos permite descargar casi todos los softwares de Libero (el único que no se instala es el SoftConsole, que se tiene que descargar manualmente). Y luego está el *Megavault*, que es el instalador para instalarse Libero de forma offline.

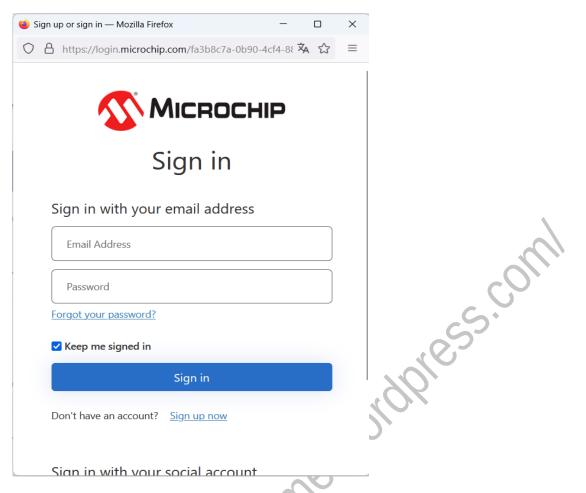
Nota: recomiendo instalarse el **Full Installer** de Libero, debido a que dentro contiene el *FlashPro Express* y entonces, no hace falta instalarselo a parte. A partir de ahora contaré cómo se descarga el Full Installer.

El FlashPro Express es el software que permite descargar el bitstream de la FPGA sin tener que abrir el IDE de desarrollo (Libero).

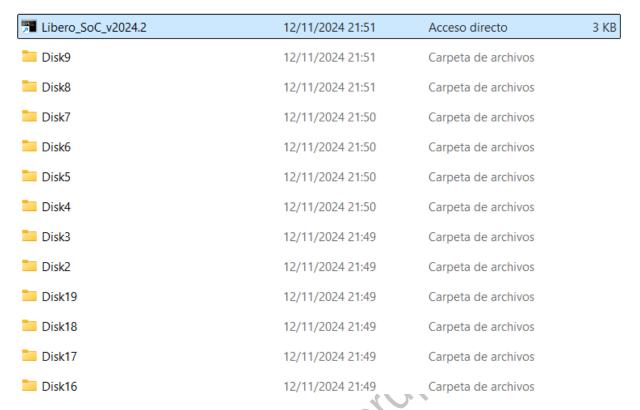
NOTA: el FlashPro no requiere de tener licencia para instalarselo, sí que lo necesita para descargarselo, pero no queda asociado a un ordenador como Libero, por lo que se puede instalar sin necesidad de tener una licencia en el ordenador.

Operating System	Download Software	Checksum
Windows [®]	Libero SoC Design Suite v2024.2 Web Installer	md5sum: 6c08cceec49e6a004f3d7d9a53923f89 ha256sum: 925cf3ab6bced64be5475b75efbccd542153435cdd9812bd8db18ab23eb87e14
	Libero SoC Design Suite v2024.2 Full Installer	md5sum: db0ce65da065bbce20f38b8c74105844 sha256sum: 2ab81a19f225b46c932b39a9ad8ef503a3bbc89c8a8bcd0f0367c9f28f8c1e11
	MegaVault v2024.2	md5sum: 829fe42818169ff9e69c9f8d545f07eb sha256sum: c15727392452c1e1f36e0f2434d910f4c15626adebb12773d1717c3bbd574429
Linux [®]	Libero SoC Design Suite v2024.2 Web Installer	md5sum: c50d3a087cca6b2e6f2c47af5fad81da sha256sum: 791660eca767a8d94151769df082c70c8835ef42daf2dabe1855c66571f50e77
	Libero SoC Design Suite v2024.2 Full Installer	md5sum: 37bb269167096f7891dae2d9ecab8af2 sha256sum: 4a198220b2534e79ad20e9d64ada084faf0a76dc1a39be4db3fd19f97290d156
	MegaVault v2024.2	md5sum: 829d923585cecf425e9f32b43fd337fe sha256sum: 9aa8f9a219ef24136ae20e489c4fd54d9acac2fa47911cdad6be8b199c08f863

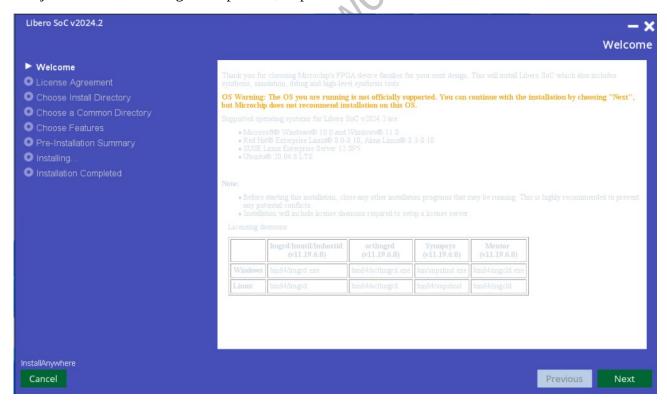
Para descargarlo hay que tener una cuenta de MicroChip que nos pedirá ahora.



La instalador queda de la siguiente forma.



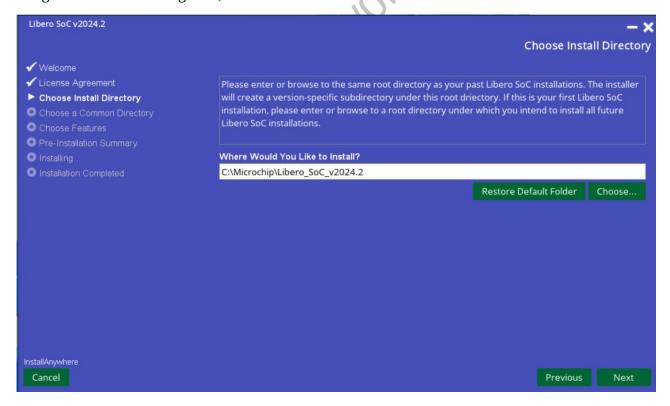
Al ejecutarlo se abre la siguiente pestaña, se pulsa Next.



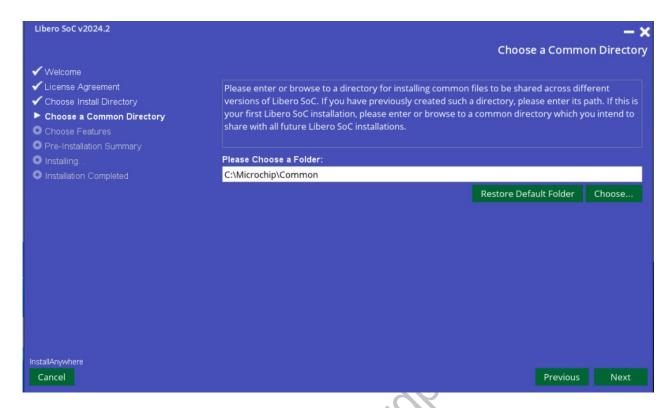
Luego vienen los términos de la licencia, marcar casilla y Next.



Luego dónde lo vamos a grabar, Next.



Luego directorio *Common*, lo metemos dentro de la carpeta anterior.

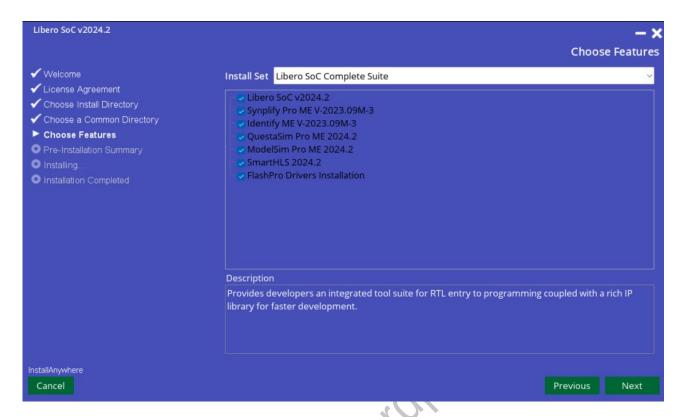


Luego los softwares que nos vamos a instalar.

- **Libero**, es el software que permite grabar las FPGAs de MicroChip
- **Synplify Pro**, herramienta de sintesis de Synopsis, que se puede utilizar para añadir analizadores lógicos al diseño en Libero.
- **Identify ME**, es el sistema de análisis de Synopsis para los analizadores lógicos anteriores.
- QuestaSim Pro, simulador FW de Siemens.
- **ModelSim**, simulador FW de Siemens (como el que lleva integrado Vivado, esto es debido a que Libero no tiene un simulador FW dentro, entonces utiliza uno externo)

Tanto QuestaSim como el ModelSim, tienen el mismo funcionamiento, y son del mismo fabricante.

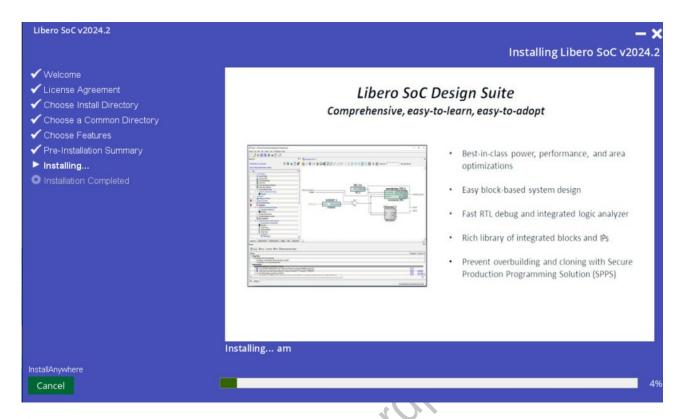
• **FlashPro**, este programa permite grabar las FPGAs sin necesidad de Libero, se puede instalar de manera independiente, es muy interesante utilizarlo en producción de FPGAs, también permite el uso de comandos TCL.



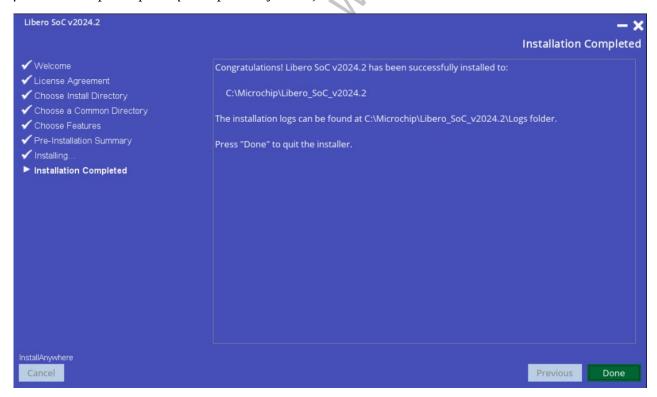
Luego te muestra cuanto va a ocupar la instalación, en mi caso 25Gb (menos que la instalación de Vivado completo, que iba por los 300Gb en la versión 2024.1), Install.



Siente paso: la instalación, es automática.



Última pestaña, cerrar el instalador (no nos ofrece la opción de abrirlo automáticamente porque faltan varios pasos para que se pueda ejecutar).



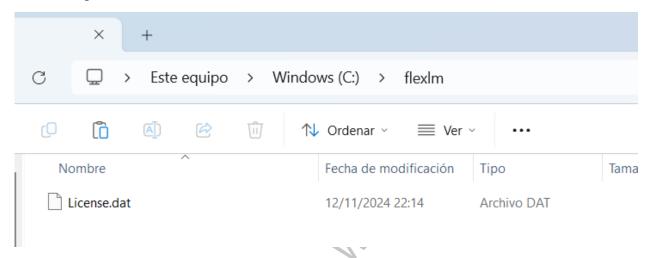
Instalación (segunda parte)

Para esta segunda parte necesitamos tener la licencia disponible.

Lo primero que vamos a hacer es crear una carpeta en el directorio base (C:) llamada *«flexlm«*, quedaría como *«C:\flexlm«*.



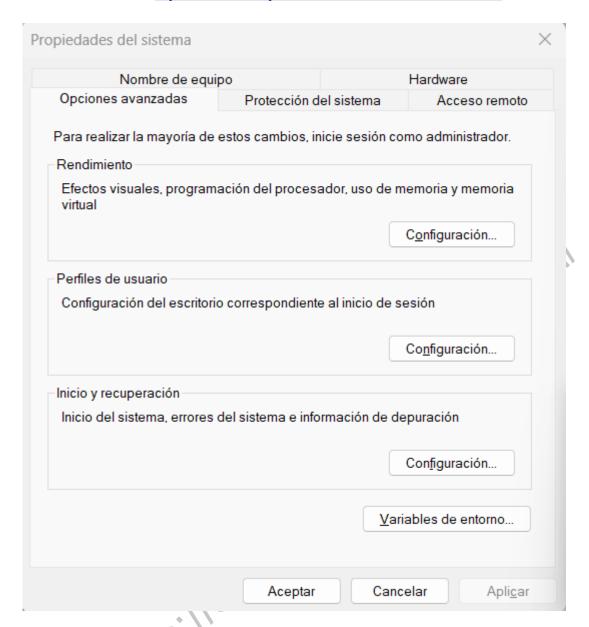
En esta carpeta metemos la licencia de Libero.



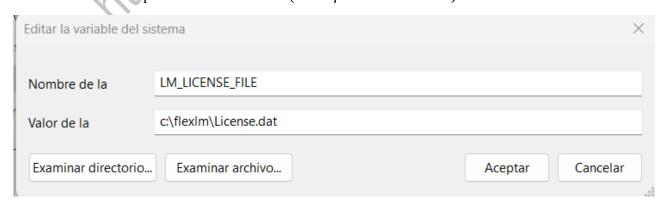
Una vez creada, tenemos que crear una variable del sistema, para ello abrimos el editor de variables del sistema.



Al abrirlo en «opciones avanzadas» hay una opción llamada «Variables de entorno...»



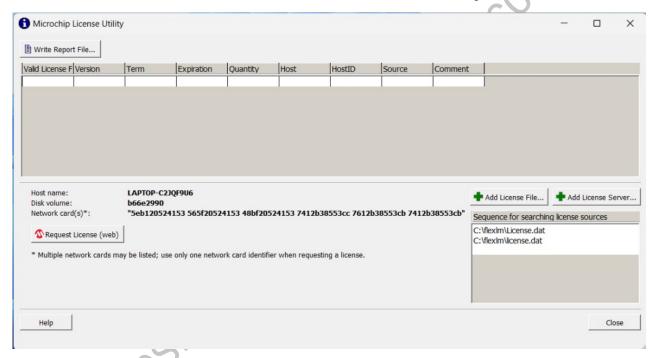
Al pulsarla se abre una pestaña donde están las variables, entonces, en **Variable del sistema** (*que no del usuario*), pinchamos en «Nueva…» y creamos una llamada **LM_LICENSE_FILE** con el valor de la licencia que tenemos de Libero (en *C:\flexlm\License.dat*)



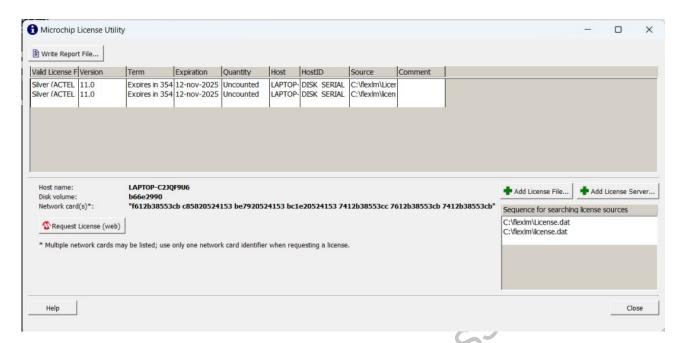
Una vez creada abrimos la herramienta Microsemi License Utility.



Y en esta herramienta introducimos la licencia desde el directorio en el que la tenemos.



Al introducir la licencia se queda de la siguiente forma.



Y con todo esto ya se puede abrir Libero y sus herramientas, menos el SoftConsole.

Instalación del SoftConsole

El SoftConsole es la herramienta que utiliza MicroChip para programar sus SoC, es como Vitis (o Vivado SDK).

Para instalarselo, solo hace falta ir a la página del SoftConsole y descargarselo.

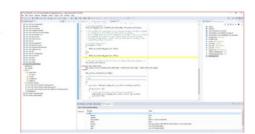
NOTA IMPORTANTE: desde la versión del **2022**, el SoftConsole sólo soporta procesadores de tipo **RISC-V** de la familia de los **PolarFire SoCs**. En versiones anteriores, como la **2021**, sí que se soporta la programación de los **Cortex-M3** de la familia de las **SmartFusion2**.

SoftConsole

Enable Faster Design and Easier Verification of Software Accelerators With SoftConsole

SoftConsole is a software development environment for the rapid development of bare metal- and RTOS-

- Development and debugging for all Microchip SoC FPGAs and 32-bit soft IP CPUs
- . GNU GCC/GDB/Binutils-based toolchains
- $\bullet\,$ RISC-V emulator using Antmicro Renode $^{\!\scriptscriptstyle{\mathsf{TM}}}$
- Static code analysis to detect bugs and undefined behavior
- Debugging and programming using GDB and FlashPro
- Resource-constrained embedded targets with Newlib C standard library



Download Software

Latest Software Previous Software Versions Supported Platforms

Please read the release notes for the relevant versions of SoftConsole to learn about relevant features, known issues, troubleshooting tips and more.

SoftConsole v2022.2 Release (10/18/2022)

SoftConsole v2022.2 supports only RISC-V[®]. Read the **SoftConsole v2022.2 installation** section before using SoftConsole. Refer to the following downloads and resources for more information:

- SoftConsole v2022.2 Online Documentation
- SoftConsole v2022.2 Download for Windows
 - 1. SHA 256 Checksum: 08520a7e648c4ebdf8b15f71de54651a1f143c1fc284935ef5e68ca6761685af
- SoftConsole v2022.2 Download for Linux
 - 1. SHA 256 Checksum: bb03c193d2d8f8528d50acd46fb13788a9e11efb82d0089c27ca92e5d7e6462d
- SoftConsole v2022.2 Release Notes

Una vez descargado, se hace una instalación normal del software.

71tiPsillsoceal



