

Cómo acceder al modelo de síntesis en Quartus

Creador: David Rubio G.

Entrada: <https://soceame.wordpress.com/2025/01/14/como-acceder-al-modelo-de-sintesis-en-quartus/>

Blog: <https://soceame.wordpress.com/>

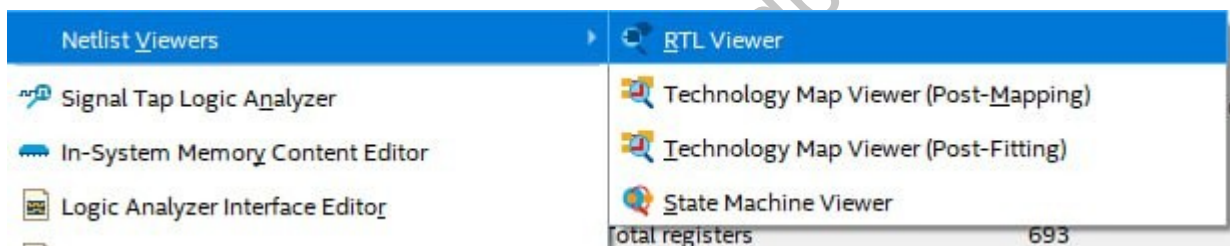
GitHub: <https://github.com/DRubioG>

Fecha última modificación: 24/02/2025

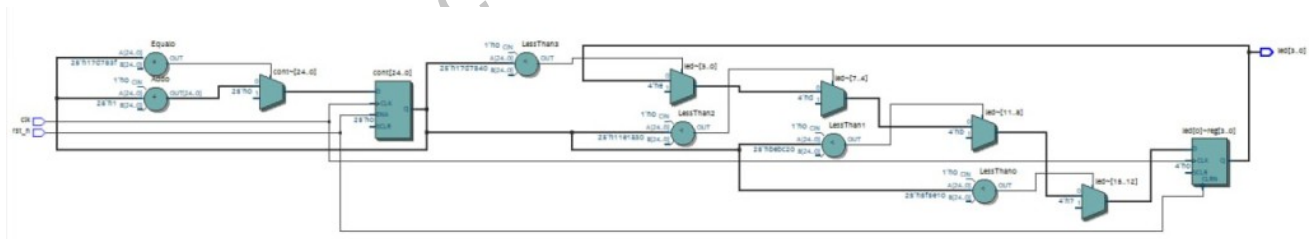
Para acceder al modelo de síntesis en Quartus, primero hay que tener la síntesis hecha.

	Task	Time
	▶ Compile Design	
✓	▶ Analysis & Synthesis	00:00:26
	▶ Fitter (Place & Route)	
	▶ Assembler (Generate programming files)	
	▶ Timing Analysis	
	▶ EDA Netlist Writer	
	■ Edit Settings	
	🔧 Program Device (Open Programmer)	

Después en *Tools*, le damos a la opción *Netlist Viewers*, y aquí aparecen las diferentes opciones de visualización.

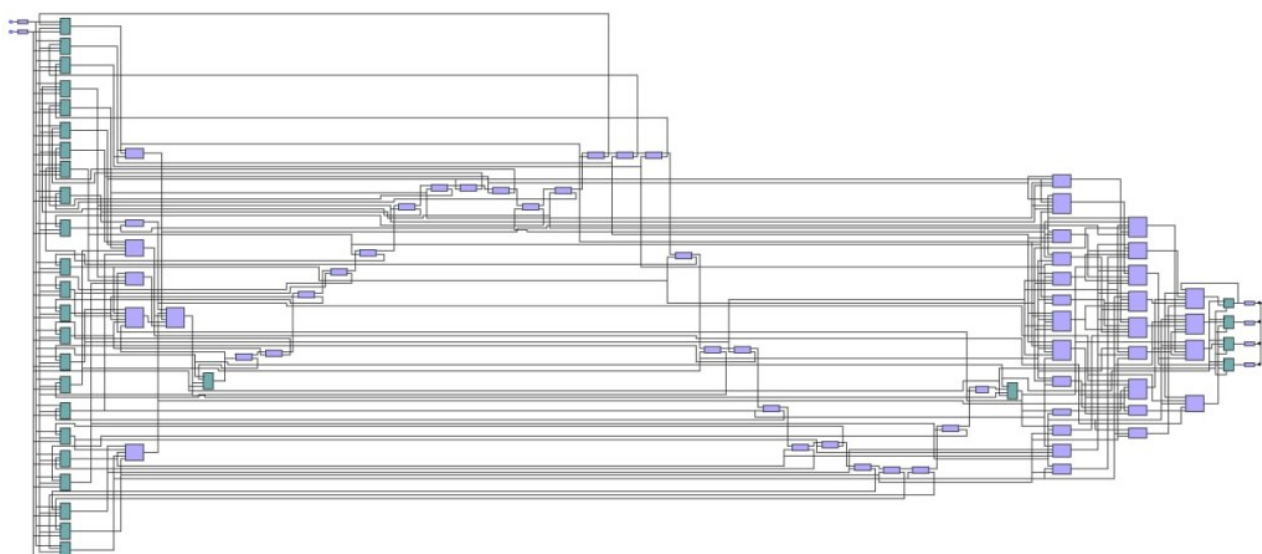


Si le damos a *RTL Viewer*, podemos ver el modelo de síntesis que genera Quartus.



Si le damos a *Technology Map Viewer* tanto *Post-Mapping* como *Post-Fitting*, podemos ver el modelo en puertas lógicas que utiliza Quartus.

NOTA: el post-fitting es el modelo post-implementación.



<https://soceame.wordpress.com/>