

# ¿Qué es un latch?

Creador: David Rubio G.

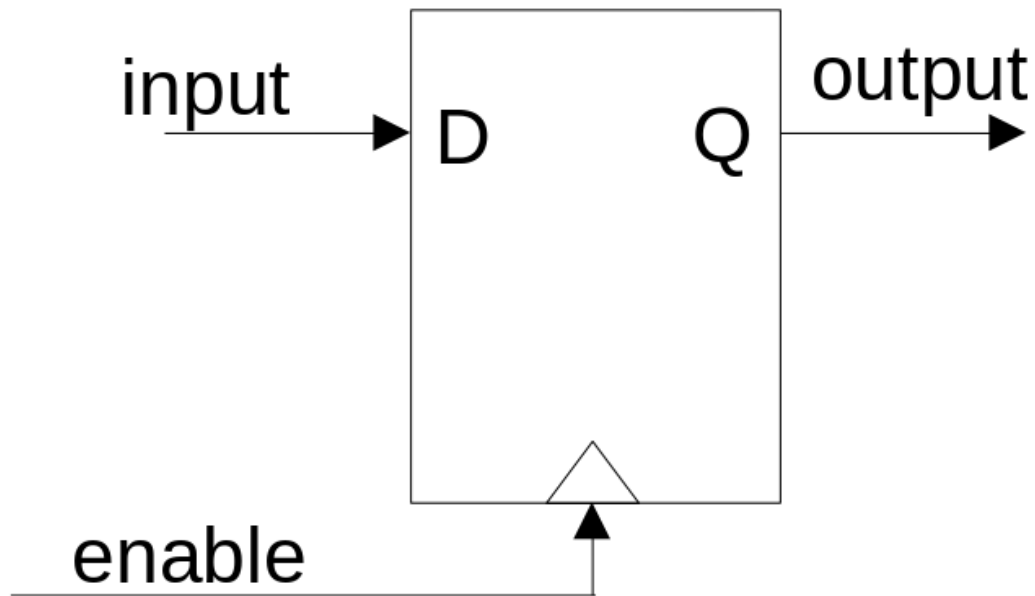
Entrada: <https://soceame.wordpress.com/2025/01/22/que-es-un-latch/>

Blog: <https://soceame.wordpress.com/>

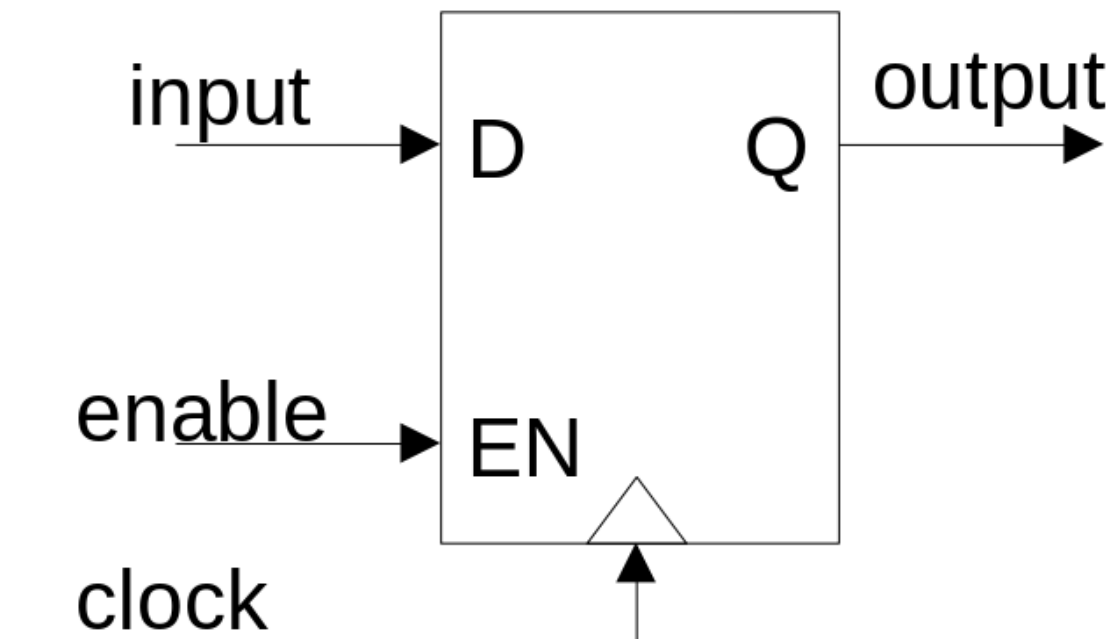
GitHub: <https://github.com/DRubioG>

Fecha última modificación: 24/02/2025

Básicamente **un latch es una memoria sin reloj**. Para que ocurra esto se tiene utilizar una señal de habilitación (*enable*) como señal de reloj.



Para evitar los latches lo que hay que hacer es añadir una señal de reloj al biestable D.



## Nota final

En caso de latches en máquinas de estado se pueden evitar utilizando máquinas de estados de 1 solo *process/always* o máquinas basadas en ifs, pero siempre con el reloj dentro.

<https://soceame.wordpress.com/>