

# **Cómo exportar un fichero de pines desde Libero**

Creador: David Rubio G.

Entrada: <https://soceame.wordpress.com/2025/02/16/como-exportar-un-fichero-de-pines-desde-libero/>

Blog: <https://soceame.wordpress.com/>

GitHub: <https://github.com/DRubioG>

Fecha última modificación: 16/02/2025

Para exportar un fichero de pines desde Libero (.pdc) primero tienes que tener la síntesis hecha.



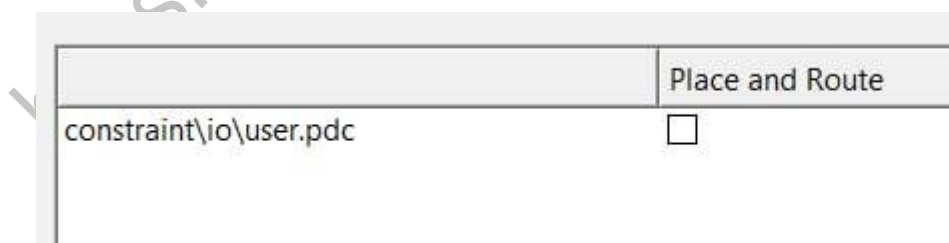
Después en Constraints le decimos que nos cree un nuevo fichero de pines con el editor.

Port Name	Direction	I/O Standard	Pin Number	Locked	Macro Cell	Bank Name	Used I/O Reg
1 clk	INPUT	LVC MOS33		<input type="checkbox"/>	INBUF	--	None
2 ▼ led				<input type="checkbox"/>			
3 led[0]	OUTPUT	LVC MOS33		<input type="checkbox"/>	OUTBUF	--	None
4 led[1]	OUTPUT	LVC MOS33		<input type="checkbox"/>	OUTBUF	--	None
5 led[2]	OUTPUT	LVC MOS33		<input type="checkbox"/>	OUTBUF	--	None
6 led[3]	OUTPUT	LVC MOS33		<input type="checkbox"/>	OUTBUF	--	None
7 rst_n	INPUT	LVC MOS33		<input type="checkbox"/>	INBUF	--	None

Una vez tengamos los pines configurados, le damos a guardar.

Port Name	Direction	I/O Standard	Pin Number	Locked	Macro Cell	Bank Name	Used I/O Reg
1 clk	INPUT	LVC MOS18	R18	<input checked="" type="checkbox"/>	INBUF	Bank0	None
2 ▼ led				<input type="checkbox"/>			
3 led[0]	OUTPUT	LVC MOS18	T18	<input checked="" type="checkbox"/>	OUTBUF	Bank0	None
4 led[1]	OUTPUT	LVC MOS18	V17	<input checked="" type="checkbox"/>	OUTBUF	Bank0	None
5 led[2]	OUTPUT	LVC MOS18	U20	<input checked="" type="checkbox"/>	OUTBUF	Bank0	None
6 led[3]	OUTPUT	LVC MOS18	U21	<input checked="" type="checkbox"/>	OUTBUF	Bank0	None
7 rst_n	INPUT	LVC MOS18	T19	<input checked="" type="checkbox"/>	INBUF	Bank0	None

Y automáticamente nos habrá creado un fichero PDC con los pines de nuestro proyecto.



Ahora si buscamos el fichero en la carpeta de nuestro proyecto lo podremos encontrar.



Al abrirlo nos encontramos con fichero en texto plano con los pines.

<https://soceame.wordpress.com/>

```
# Microchip I/O Physical Design Constraints file

# User I/O Constraints file

# Version: 2024.2 2024.2.0.13

# Family: PolarFireSoC , Die: MPFS095T , Package: FCSG325

# Date generated: Sun Feb 16 19:16:29 2025

#

# User Locked I/O Bank Settings
#

#

# Unlocked I/O Bank Settings
# The I/O Bank Settings can be locked by directly editing this file
# or by making changes in the I/O Attribute Editor
#

#

# User Locked I/O settings
#

set_io -port_name clk \
    -pin_name R18 \
    -fixed true \
    -io_std LVCMOS18 \
    -DIRECTION INPUT

set_io -port_name {led[0]} \
    -pin_name T18 \
    -fixed true \
    -io_std LVCMOS18 \
    -DIRECTION OUTPUT

set_io -port_name {led[1]} \
    -pin_name V17 \
    -fixed true \
    -io_std LVCMOS18 \
    -DIRECTION OUTPUT

set_io -port_name {led[2]} \
    -pin_name U20 \
    -fixed true \
    -io_std LVCMOS18 \
    -DIRECTION OUTPUT

set_io -port_name {led[3]} \
    -pin_name U21 \
    -fixed true \
    -io_std LVCMOS18 \
    -DIRECTION OUTPUT

set_io -port_name rst_n \
    -pin_name T19 \
    -fixed true \
    -io_std LVCMOS18 \
    -DIRECTION INPUT
```

## Nota final

Para importar solo hay que darle a la opción de *Import* en Constraints de Libero y marcar la casilla para indicar que utilice es fichero de restricciones.