## Salseo, El Chisme Hecho Autómata

PROYECTO 1

## 1<sup>st</sup> Diego Sarceño Ramírez 201900109

Resumen—	VI. ANEXOS
Index Terms—	Referencias
I. Objetivos	[1] Mano, M., 2003. Diseño Digital. 3rd ed. México: PEARSON EDUCA-
I-A. General	CION. [2] 2021. Circuit Diagram. https://www.circuit-diagram.org/
1.	
I-B. Específicos	
1.	
2. 3.	
II. Marco Teórico	
III. DISEÑO EXPERIMENTAL	
III-A. Materiales a Utilizar	
<ul><li>2x Protoboard</li></ul>	
■ 3x Pulsadores	
<ul> <li>1x interruptor SPST (o pulsador de enclave)</li> <li>1x fuente de alimentación (ver apartado anterior con</li> </ul>	
todas las alternativas)	
<ul> <li>2x capacitores electrolíticos de 47 μF 16V</li> </ul>	
<ul> <li>2x capacitores cerámicos de 100nF 25V</li> </ul>	
<ul> <li>2x resistencias de 1 kΩ</li> <li>2x LEDs verdes</li> </ul>	
<ul><li>2x LEDs veides</li><li>2x LEDs rojos</li></ul>	
<ul><li>2x LEDs amarillos</li></ul>	
• 6x Resistencias $220\Omega \le R \le 1 \text{k}\Omega$	
■ 2x Resistencias para temporización de reloj	
<ul> <li>1x Capacitor para temporización de reloj</li> <li>1x Capacitor 10nF ≤ C ≤ 100nF</li> </ul>	
■ 1x Circuito integrado temporizador 555	
<ul> <li>Flip-flops de acuerdo a su diseño</li> </ul>	
<ul> <li>Las compuertas lógicas a utilizar dependen del diseño</li> </ul>	
final de cada grupo (AND, OR, NOT, XOR, NAND, XNOR)	
• 6x metros de alambre para protoboard calibre 22.	
III-B. Procedimientos	
1.	
2.	
3.	
IV. RESULTADOS	
V. Conclusiones	

1. 2.