(2º parcial) 15 de enero de 2019

1. Dado el siguiente programa C:

```
#include<stdio.h>
float f2(float, int );
int r;
int f1(int p11, int p12, int p13) {
  float r;
  r = p12;
  while (r < 6) {
     r = f2(r, p13); }
                              // <--- TDS
   return r ; }
float f2(float p1, int p2) {
   float r ;
  r = p1 + p2 ;
                                   // <--- PILA
  return r ; }
int main () {
  int i = 1;
 r = f1(i, i*2, i*3);
 printf( "%d\n", r); }
```

Suponiendo que la talla de enteros es 2 y la de los reales, enlaces de control y dirección de retorno es 4: parámetro - (estado Maquina + enlace de control + tamaño parámetro)

- a) (0,75 ptos.) Mostrad el contenido completo de la TDS en el punto de control TDS.
- b) (0,5 ptos.) Indicad el desplazamiento relativo de los parámetros p1 y p2 que aparecen en la instrucción del punto de control PILA.
- c) (0,75 ptos.) Mostrad el contenido de la pila de ejecución cada vez que se pasa por el punto de control PILA.
- 2. Contestad brevemente a las siguientes cuestiones:
 - a) (0,5 ptos.) Enumerad los tipos de transformaciones algebraicas que se usan para optimizar código y pon un ejemplo de cada una de ellas.
 - b) (0,5 ptos.) Definid grafo de interferencias e indicad su utilidad.
 - c) (0,5 ptos.) Indicad cuál de las siguientes afirmaciones es FALSA:

- 1) Para poder asignar memoria estática es necesario conocer el tamaño del objeto en tiempo de compilación.
- 2) Durante la carga de un registro de activación, el enlace de control lo apila el bloque llamado.
- 3) Una tabla de dispersión es una buena estructura de datos para implementar una tabla de símbolos.
- 4) El "frame pointer" apunta al primer parámetro apilado en un "frame" o registro de activación.
- 3. (3,5 ptos.) Diseñad un ETDS que genere código intermedio para una instrucción case similar a la del C:

Si alguna de las constantes (**cte**), en la lista de constantes de C, coincide con la expresión E se debe ejecutar la instrucción I correspondiente y terminar el **case**. Si no, se debe seguir explorando la lista de ítems L.

4. (1 pto.) Dado el siguiente fragmento de código intermedio de un bloque básico, aplicad las optimizaciones locales a partir de su GDA. A la salida del bloque solo estarán activas las variables: w, x, y.

(100) $t_1 = 0$	$(104) t_5 = b$	(108) y = x + 10
(101) $t_2 = a$	$(105) t_6 = a + t_5$	(109) x = a * b
$(102) t_3 = t_2 + t_1$	$(106) x = t_6$	(110) $y = b * 10$
$(103) t_4 = t_3 + b$	$(107) w = t_4 - x$	

5. Dado el siguiente fragmento de código intermedio, y sabiendo que a la salida del bucle solo estará activa la variable: a:

```
k = 0
(100)
                                   (106)
                                           t_4 = a[t_3]
                                                           (112)
                                                                   t_8 = t_7 * 4
                                                                   t_9 = a[t_8]
        L = 10
                                           t_5 = t_4 + 10
(101)
                                                           (113)
                                   (107)
        if k > 5 goto 110
                                           a[t_3] = t_5
                                                                   t_{10} = t_9 + 10
(102)
                                   (108)
                                                           (114)
        t_1 = k * 20
                                           goto 116
(103)
                                                                   a[t_8] = t_{10}
                                   (109)
                                                           (115)
(104)
        t_2 = t_1 + L
                                   (110)
                                           t_6 = L * 20
                                                           (116)
                                                                   k = k + 1
(105)
        t_3 = t_2 * 4
                                   (111)
                                           t_7 = t_6 + k
                                                           (117)
                                                                   if k < 10 goto 102
```

- a) (0,5 ptos.) Determinad los bloques básicos que forman el bucle. Extraed el código invariante e indicad las variables de inducción y sus ternas asociadas.
- b) (0,75 ptos.) Aplicad el algoritmo de reducción de intensidad
- c) (0,75 ptos.) Aplicad el algoritmo de eliminación de variables de inducción.

parámetro -(estado máquina + enlace de control + tamaño parámetro)

1. a)

TDS

Lexema	Categoría	Tipo	Nivel	desp
f2	función	treal	0	-
r	variable	tentero	0	0
p11	parámetro	tentero	1	-10
p12	parámetro	tentero	1	-12
p13	parámetro	tentero	1	-14
f1	función	tentero	0	-
r	variable	treal	1	0

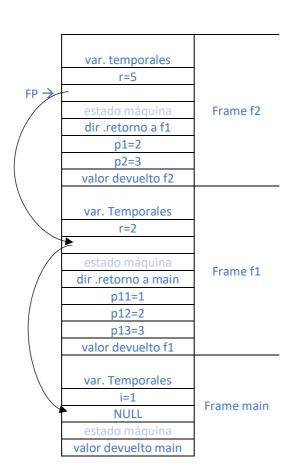
TdArgumento

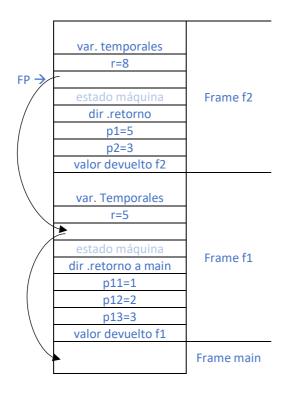
	treal	tentero
--	-------	---------

tentero	tentero	tentero
---------	---------	---------

b) desp_{p1}: -12 desp_{p2}: -14

c)





2.a.-

- Simplificaciones algebraicas:

Expresiones de identidad: $a * 1 \rightarrow a$ Propiedad conmutativa: $a+b \rightarrow b+a$ Propiedad asociativa: $a+(b+c) \rightarrow (a+b) + c$

Operador θ_1 distributivo respecto a θ_2 : $a^*(b+c) \rightarrow a^*b + a^*c$

Operador unario autoinverso: --a → a - Reducción de intensidad: 2*a → a+a

- Cálculo previo de constantes: PI= 3.14 ; a= 2*PI → a= 3.28

2.b.-

Llamamos grafo de interferencias a un grafo no dirigido donde:

- Cada nodo representa un valor (variable).
- Hay un arco entre los nodos t_1 y nodo t_2 (t_1 , t_2) si los valores que representan ambos nodos no pueden asignarse al mismo registro porque representan variables activas al mismo tiempo.
- Si el procesador no puede producir el resultado de a:= b+c en el registror r_i añadir el arco (a, r_i).

Se emplea en los algoritmos de asignación de registros, ya que dos nodos adyacentes representan a dos variables activas al mismo tiempo, y por lo tanto no se podrán asignar al mismo registro.

2.c.-

El "frame pointer" NO apunta al primer parámetro apilado en un "frame" o registro de activación. El "frame pointer" apunta a la base del área de datos locales.

I — case E of L encl	· L. pos \leftarrow E. pos Completa lans (L. pin, Ω);
L> C:	· C.pos & L.pos & L.pos · complete lans (C.v, a); I.line cree lans (A); emite (50 to II); completelen (C.f, a);
C - cte	L. fin & forione lans (I. fin, L'. fin); L. fin & nie C. v & creclans (a); emite (if cte. vel = E. pos so to II);
-r de	· C. f & creclans (sz); emite (50 to 1);
	oc. v = Por onalins (crackers (a), c'.v); emite (if che rel=c'val so to D); oc. p + Posione hus (cracker(a), c'f); emite (50 to D);

