

Bildverarbeitung auf FPGA Board

Christoph Paa
HTW Aalen
`c.paa@gmx.de`

3. September 2012

Inhaltsverzeichnis

1	Zielsetzung	1
---	-----------------------	---

0.1 Zielsetzung

Ziel des Projektes ist es, dem von Aleksej Wolf erstellten (M)JPEG decoder[1] Möglichkeiten der Bildverarbeitung hinzuzufügen.

Literaturverzeichnis

- [1] Aleksej Wolf *Implementation und Test eines (M)JPEG Decoders auf einem FPGA* Bachelor Thesis HTW-Aalen 20.10.2011