



Universidade Federal de São Paulo

Departamento de Ciência e Tecnologia

Circuitos Digitais

Laboratório: Somadores
Prof. Dr. Fábio Augusto Menocci Cappabianco

1. Implementação:

- (a) Implemente um somador com antecipação de transporte de 4 bits no Wired Panda.
- (b) Implemente suporte para soma e subtração no somador.
- (c) Compare a eficiência em termos de fan-in, portas em série e tamanho de circuito com o somador equivalente de transporte em onda.
- (d) Implemente um somador misto de 16 bits com base no somador de antecipação de transporte de 4 bits.
- (e) Limite o fan-in do somador de 4 bits a 4 entradas.
- (f) Para entregar dia 10 de junho: Implemente um somador hierarquico de 8 bits com base no somador com antecipação de transporte de 4 bits e limite de fan-in de 4 entradas. Deixe evidente a hierarquia por calcular os termos p , g , P e G com caixas do Wired Panda.