**ARCHITETTURA DEGLI ELABORATORI**

**OBIETTIVO**

Si occupa della **struttura** e del **funzionamento** dei **primi 2 livelli** del modello ISO-OSI:

* **Livello** **1** (**Fisico**) di **trasmissione dei dati** tramite i **canali** di **comunicazione**:
  + **Fisico**: Cavi e Fibra Ottica: **segnali** **elettrici** o **ottici**
  + **Etere**: **Wireless**: **onde** **elettromagnetiche**
* **Livello 2 (Collegamento): interfaccia** con i **canali**, **multiplazione**, **framing**, **controllo** e **correzione** degli **errori**.

Comprensione della **struttura** **fisica** **dell’Hardware** e del **Software** di **basso** **livello** che si interfaccia all’HW.

**ARGOMENTI DEL CORSO**

* Memorie, circuiti sequenziali e combinatori, macchine a stati
* Architettura delle CPU
* Programmazione Assembly
* Periferiche e Processi gestiti da CPU
* BUS e comunicazione logica e fisica tra le varie periferiche HW
* Organizzazione e Accesso in memoria
* Multiprocessi, Multithread e CPU con multicore paralleli.