



Universidad Nacional de Córdoba

Facultad de Ciencias Exactas, Físicas y Naturales

Síntesis de Redes Activas

Trabajo Práctico de Laboratorio N° 2:

AO Real: Errores.

${f Nombre}$	\mathbf{DNI}
Mangín, Matías Eduardo	35.596.112
Tardón, Damián David	36.733.088
Tito, Ricardo Clemente	35.308.739

Profesor Titular: Dr. Ing. Ferreyra Pablo

Profesor Adjunto: Ing. Reale César

Índice

1.	Inti	coducci	on.	2
2.	Circ	cuito I	: Circuito sumador.	3
	2.1.	Anális	is Teórico.	3
		2.1.1.	Cálculo de resistencias	3
			2.1.1.1. Caso A $(R_i = 50 \ \Omega)$	4
			2.1.1.2. Caso B $(R_i = 100 \text{ k}\Omega)$	4
		2.1.2.	Tensión de salida V_O en función de las entradas V_1 y V_2	5
		2.1.3.	Errores de CC	6
			2.1.3.1. Error de corriente de Offset $(\Delta V_{O(I_{OS})})$	6
			2.1.3.1.1. Caso A $(R_i = 50 \ \Omega)$	7
			2.1.3.1.2. Caso B $(R_i = 100 \ k\Omega)$	7
			2.1.3.2. Error de tensión de Offset $(\Delta V_{O(V_{OS})})$	8
			2.1.3.3. Error de Ganancia diferencial finita $(\Delta V_{O(A_D)})$	9
				11
				11
			2.1.3.5.1. Caso A $(R_i = 50 \ \Omega)$	11
			2.1.3.5.2. Caso B $(R_i = 100 \ k\Omega)$	11
		2.1.4.	Errores de CA	
			2.1.4.1. Ancho de Banda Pequeña Señal (f_H)	11
			2.1.4.2. Ancho de Banda de Plena Potencia f_{HP} (10 V_{pp})	12
			2.1.4.3. Error Vectorial	13
				13
				13
	2.2.	Simula		13
				13
			2.2.1.1. Caso A $(R_i = 50 \ \Omega)$	
			2.2.1.2. Caso B $(R_i = 100 \ k\Omega)$	
		2.2.2.	Errores CC	
			2.2.2.1. Caso A $(R_i = 50 \ \Omega)$	
			2.2.2.2. Caso B $(R_i = 100 k\Omega)$	
		2.2.3.	Errores CA	
				16
			2.2.3.1.1. Caso A $(R_i = 50 \Omega)$	
			2.2.3.1.2. Caso B $(R_i = 100 \ k\Omega)$	
			2.2.3.2. Diagrama Bode	
			2.2.3.2.1. Caso A $(R_i = 50 \Omega)$	
			2.2.3.2.2. Caso B $(R_i = 100 \ k\Omega)$	

1. Introducción.

En el presente informe de laboratorio se estudiarán un circuito sumador, para dos casos, con entradas de señal con distinta resistencia.

Para cada uno, se realiza un análisis teórico y se simula en LTspice XVII.

Todos los circuitos se analizan, teniendo como premisa las condiciones ideales de los amplificadores operacionales.

Condiciones Ideales:

- 1. Impedancia de entrada Z_I infinita. $(Z_I \to \infty)$
- 2. Impedancia de salida Z_O nula. $(Z_O \rightarrow 0)$
- 3. Ganancia en Modo Diferencial A_D infinita. $(A_D \to \infty)$
- 4. Ganancia en Modo Común A_C nula. $(A_C \to 0)$
- 5. Relación de Rechazo Modo Común RRMC infinita. $(RRMC \rightarrow \infty)$

Luego, se calculan los errores para aproximarse a la realidad de los componentes, ya que los resultados ideales difieren, en mayor o menor medida, de los reales.

Condiciones Reales:

- 1. Impedancia de entrada Z_I elevada. $(Z_I \neq \infty)$
- 2. Impedancia de salida Z_O baja. $(Z_O \neq 0)$
- 3. Ganancia en Modo Diferencial A_D elevada. $(A_D \neq \infty)$
- 4. Ganancia en Modo Común A_C baja. $(A_C \neq 0)$
- 5. Relación de Rechazo Modo Común RRMC elevada. $(RRMC \neq \infty)$

2. Circuito I: Circuito sumador.

El circuito suma las señales de las fuentes V_1 y V_2 en la entrada inversora del amplificador operacional, alimentado con una fuente de alimentación partida $\pm 10~V~(V_{CC},V_{SS})$.

El circuito debe ser diseñado para las siguientes condiciones de contorno:

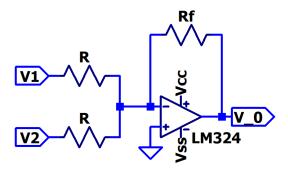


Figura 1: Circuito esquemático del sumador.

Datos de los elementos del circuito:

- Amplificador Operacional LM324.
- $V_{CC} = 10 \ V$.
- $V_{SS} = -10 \ V$.
- \blacksquare Ganancia en banda media $A=V_O/V_1$ y $A=V_O/V_2$ debe ser igual a 30 veces.
- Z_i del amplificador no puede cargar la fuente de señal, es decir, $R_i \ll Z_{i1}$ y Z_{i1} (al menos 10 veces).
- \bullet Usar resistencias $\leq 1~M\Omega$

Las fuentes V_1 y V_2 deben considerarse en las condiciones:

- **A)** $R_i = 50 \ \Omega$
- **B)** $R_i = 100 \ k\Omega$

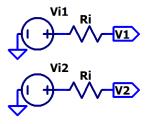


Figura 2: Fuente de señal de entrada del circuito.

2.1. Análisis Teórico.

Dado que se tiene una configuración inversora, la ganancia ideal del circuito es:

$$A_V = -\frac{R_f}{R} = -30 (1)$$

2.1.1. Cálculo de resistencias.

Para este cálculo, se considera que la resistencia de entrada del circuito sumador sea, por lo menos 10 veces mayor que la resistencia de salida de la fuente de señal.

2.1.1.1. Caso A $(R_i = 50 \Omega)$.

Se considera la resistencia de salida de las fuentes V_1 y V_2 . Como:

$$R_{i1} = R_{i2} = 50 \ \Omega \ll 1 \ k\Omega$$

Se define:

$$R = 1 k\Omega$$

Entonces, se despeja R_f y reemplaza R en la Ec. 1:

$$R_f = 30 \cdot R$$
$$R_f = 30 \cdot 1 \ k\Omega$$

Por lo tanto:

$$R_f = 30 \ k\Omega \tag{2}$$

2.1.1.2. Caso B $(R_i = 100 \ k\Omega)$.

Se considera la resistencia de salida de las fuentes V_1 y V_2 . Como:

$$R_{i1} = R_{i2} = 100 \ k\Omega \ll 1 \ M\Omega$$

Se define:

$$R=1~M\Omega$$

Entonces:

$$R_f = 30 \cdot R$$

$$R_f = 30 \cdot 1 \ M\Omega$$

Por lo tanto:

$$R_f = 30 \ M\Omega \tag{3}$$

Con lo cual no cumple con la condición de usar resistencias menor o igual a 1 $M\Omega$.

Por lo tanto, se opta por emplear una red T con resistencias de menor valor para obtener una resistencia equivalente R_{eq} .

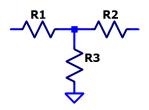


Figura 3: Red T

Donde la resistencia equivalente R_{eq} se calcula:

$$R_{eq} = \frac{R_1 \cdot R_2 + R_2 \cdot R_3 + R_1 \cdot R_3}{R_3}$$

Tomando:

$$R_1 = R_2 = 100 \ k\Omega \tag{4}$$

Se obtiene:

$$R_3 = 330 \ \Omega \tag{5}$$

Obteniendo lo que se busca:

$$R_f = R_{eq} = 30 \ M\Omega$$

2.1.2. Tensión de salida V_O en función de las entradas V_1 y V_2 .

Para determinar $V_O = f(V_1, V_2)$ se abre el lazo de realimentación del circuito, y se utiliza la fórmula de Black con el siguiente esquema:

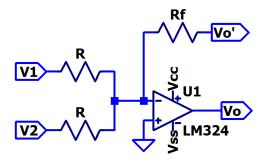


Figura 4: Circuito de lazo abierto

Para el análisis siguiente se va a considerar la resistencia equivalente del paralelo (R_P) de las resistencias de entrada, lo cuál simplifica los desarrollos sin perder exactitud.

$$R_P = R//R \tag{6}$$

$$R_{PA} = 500 \ \Omega \tag{7}$$

$$R_{PB} = 500 \ k\Omega \tag{8}$$

Ganancia de Lazo Cerrado Ideal:

Por la fórmula de Black es:

$$A_{V_f} = \frac{A_{V_{LA}}}{1 - T} \tag{9}$$

Ganancia de Lazo Abierto Ideal:

Para V_1 :

$$V_1 + V_2 \neq 0 \quad y \quad V_O' = 0$$

Se tiene:

$$\begin{split} A_{V_{LA}} &= \frac{V_O}{V_1 + V_2} \bigg|_{V_O' = 0} \\ A_{V_{LA}} &= \left(\frac{V_O}{V^-}\right) \cdot \left(\frac{V^-}{V_1 + V_2}\right) \\ A_{V_{LA}} &= -A_D \cdot \frac{R_f}{R_P + R_f} \end{split}$$

$$A_{V_{LA}} = \frac{V_O}{(V_1 + V_2)} \Big|_{V_O' = 0} = -A_D \cdot \frac{R_f}{R_P + R_f}$$
(10)

Luego:

$$V_O = -A_D \cdot \frac{R_f}{R_P + R_f} \cdot (V_1 + V_2)$$
(11)

Ganancia de Lazo T:

Para V_O' :

$$V_1 + V_2 = 0 \quad y \quad V_O' \neq 0$$

Se tiene:

$$T = \frac{V_O}{V_O'} \Big|_{V_1 + V_2 = 0}$$

$$T = \left(\frac{V_O}{V^-}\right) \cdot \left(\frac{V^-}{V_O'}\right)$$

$$T = -A_D \cdot \frac{R_P}{R_P + R_f}$$

Entonces:

$$\left| T = \frac{V_O}{V_O'} \right|_{V_1 + V_2 = 0} = -A_D \cdot \frac{R_P}{R_P + R_f}$$
 (12)

Luego, reemplazando las Ec. 12 y Ec. 10 en la Ec. 9:

$$\begin{split} \frac{V_O}{V_1 + V_2} &= \frac{A_{V_{LA}}}{1 + A_D \cdot \frac{R_P}{R_P + R_f}} \\ V_O &= \frac{-A_D \cdot \frac{R_f}{R + R_f}}{1 + A_D \cdot \frac{R}{R + R_f}} \cdot \left(V_1 + V_2\right) \end{split}$$

Considerando:

$$1 \ll A_D \cdot \frac{R}{R + R_f} \tag{13}$$

Entonces:

$$V_O \approx \frac{-A_D \cdot \frac{R_f}{R + R_f}}{A_D \cdot \frac{R}{R + R_f}} \cdot (V_1 + V_2)$$

Finalmente:

$$V_O \approx \left(-\frac{R_f}{R}\right) \cdot (V_1 + V_2) \tag{14}$$

Para ambos casos aplica la relación de la Ec. 1.

Por lo tanto:

$$V_O \approx (-30) \cdot (V_1 + V_2) \tag{15}$$

Los valores máximos de excursión de V_O quedan limitados por los valores de tensión de la alimentación V_{CC} y V_{SS} (±10 V).

Para el caso de $\hat{V}_O=10~V_{pp}$, la máxima excursión de entrada (suma de las tensiones de entrada) resulta:

$$(V_1 + V_2) \le \frac{\hat{V}_O}{30}$$
$$(V_1 + V_2) \le \frac{10 \ V}{30}$$
$$(V_1 + V_2) \le 0.33 \ V$$

2.1.3. Errores de CC.

2.1.3.1. Error de corriente de Offset $(\Delta V_{O(I_{OS})})$.

La corriente de offset es la diferencia entre las corrientes de polarización que ingresan a las dos terminales de entrada del amplificador.

Con el lazo de realimentación del circuito abierto, se analizan las corrientes de polarización de las entradas del amplificador.

Para calcular el error de corriente del amplificador se considera el siguiente esquema:

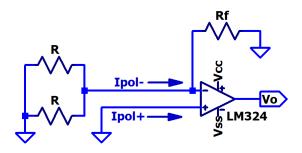


Figura 5: Circuito para cálculo de error de corriente de Offset.

Error de corriente de Offset se calcula:

$$\Delta V_{O(I_{OS})} = \frac{\frac{V_O}{I_{pol}^+} \left| I_{pol}^+ + \frac{V_O}{I_{pol}^-} \right|_{LA} I_{pol}^-}{1 - T}$$
(16)

Entrada no inversora:

$$\frac{V_O}{I_{pol}^+}\bigg|_{LA} = 0$$
(17)

Entrada inversora:

$$\begin{split} \frac{V_O}{I_{pol}^-}\bigg|_{LA} &= \frac{V_O}{0} \\ \frac{V_O}{I_{pol}^-}\bigg|_{LA} &= \left(\frac{V_O}{V^-}\right) \cdot \left(\frac{V^-}{0}\right) \\ \frac{V_O}{I_{pol}^-}\bigg|_{LA} &= (-A_D) \cdot (-R_P//R_f) \end{split}$$

Entonces:

$$\frac{V_O}{I_{pol}^-}\Big|_{LA} = A_D \cdot \frac{R_P \cdot R_f}{R_P + R_f} \tag{18}$$

Se reemplaza las Ec. 12, Ec. 17 y Ec. 18 en la Ec. 16:

$$\Delta V_{O(I_{OS})} = \frac{0 + A_D \cdot \frac{R_P \cdot R_f}{R_P + R_f} \cdot I_{pol}^-}{1 + A_D \cdot \frac{R_P}{R_P + R_f}}$$

Se considera la condición Ec. 13.

$$\Delta V_{O(I_{OS})} = \frac{A_D \cdot \frac{R_f \cdot R}{R + R_f} \cdot I_{pol}^-}{A_D \cdot \frac{R}{R + R_f}}$$

Entonces:

$$\Delta V_{O(I_{OS})} = R_f \cdot I_{pol}^- \tag{19}$$

De la hoja de datos del fabricante se obtiene el valor típico:

$$I^{-}_{pol} = 45 \ nA$$

2.1.3.1.1. Caso A $(R_i = 50 \ \Omega)$.

$$\Delta V_{O(I_{OS})} = 30 \ k\Omega \cdot 45 \ nA$$

$$\Delta V_{O(I_{OS})} = 1,35 \ mV$$
(20)

2.1.3.1.2. Caso B $(R_i = 100 \ k\Omega)$.

$$\Delta V_{O(I_{OS})} = 30 \ M\Omega \cdot 45 \ nA$$

$$\Delta V_{O(I_{OS})} = 1,35 \ V$$
(21)

2.1.3.2. Error de tensión de Offset $(\Delta V_{O(V_{OS})})$.

El error de tensión de offset se debe al desajuste de las tensiones de entrada. Para calcularlo se utiliza una fuente testigo V_{OS} , con el siguiente circuito.

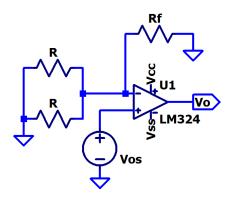


Figura 6: Circuito para cálculo de error de tensión de Offset.

Error de tensión de Offset se calcula:

$$\Delta V_{O(V_{OS})} = \frac{\frac{V_O}{V_{OS}} \Big|_{LA} V_{OS}}{1 - T} \tag{22}$$

Donde:

$$\frac{V_O}{V_{OS}}\Big|_{LA} = \left(\frac{V_O}{V^+}\right) \cdot \left(\frac{V^+}{V_{OS}}\right)$$

$$\frac{V_O}{V_{OS}}\Big|_{LA} = A_D \tag{23}$$

Entonces, se remplazan las Ec. 12 y Ec. 23 en la Ec. 22:

$$\Delta V_{O(V_{OS})} = \frac{A_D}{1 + A_D \cdot \frac{R_P}{R_D + R_s}} \cdot V_{OS} \tag{24}$$

Si se cumple la condición de la Ec. 13, resulta.

$$\Delta V_{O(V_{OS})} \approx \frac{A_D}{A_D \cdot \frac{R_P}{R_P + R_f}} \cdot V_{OS}$$

$$\Delta V_{O(V_{OS})} \approx \frac{R_P + R_f}{R_P} \cdot V_{OS}$$

Finalmente:

$$\Delta V_{O(V_{OS})} \approx \left(1 + \frac{R_f}{R_P}\right) \cdot V_{OS}$$
 (25)

Como se observa, la tensión de prueba tiene la ganancia de una configuración No Inversora ideal. Para ambos casos resulta la relación de la Ec. 1.

De la hoja de datos del fabricante se obtiene el valor típico:

$$V_{OS} = 2 \ mV$$

Por lo tanto, este error es igual para ambos casos.

$$\Delta V_{O(V_{OS})} = (1+30) \cdot 2 \ mV$$

$$\Delta V_{O(V_{OS})} = 62 \ mV$$
(26)

2.1.3.3. Error de Ganancia diferencial finita $(\Delta V_{O(A_D)})$.

El error de ganancia diferencial finita ocurre debido a que la ganancia de lazo abierto del amplificador no es infinita. Lo que provoca que la ganancia real de lazo cerrado sea ligeramente menor que la ganancia de lazo cerrado ideal calculada bajo el supuesto de que la ganancia de lazo abierto es infinita.

Para el cálculo se considera el siguiente circuito.

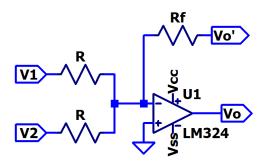


Figura 7: Circuito de lazo abierto

Ganancia de Lazo Cerrado Real:

Por la fórmula de Black es:

$$A_{V_f}(s) = \frac{A_{V_{LA}}(s)}{1 - T(s)} \tag{27}$$

Donde, si se considera la ganancia de modo diferencial finita y la de modo común nula, se deduce: Ganancia de Lazo Abierto Real:

$$A_{V_{LA}}(s) = \frac{V_O}{V_i} \Big|_{V_0'=0}$$
$$A_{V_{LA}}(s) = \frac{V_O}{V_D} \cdot \frac{V_D}{V_i}$$

Se hace un análisis análogo al de la Ec. 10, y se obtiene:

$$A_{V_{LA}}(s) = \frac{V_O}{(V_1 + V_2)} \Big|_{V_O' = 0} = -A_D(s) \cdot \frac{R_f}{R_P + R_f}$$
(28)

Ganancia de Lazo T Real:

$$T(s) = \frac{V_O}{V_O'}\Big|_{V_1 = 0; \ V_2 = 0}$$

$$T(s) = \left(\frac{V_O}{V_D}\right) \cdot \left(\frac{V_D}{V_O'}\right)$$

$$T(s) = -A_D(s) \cdot \frac{R_P}{R_P + R_f}$$
(29)

Se define:

$$K = \frac{R_P}{R_P + R_f} \tag{30}$$

Entonces:

$$\frac{1}{K} = \frac{R_P + R_f}{R_P} \tag{31}$$

$$(1 - K) = \frac{R_f}{R_P + R_f} \tag{32}$$

Luego, se reemplazan Ec. 30 en Ec. 29, y la Ec. 32 en Ec. 28:

$$T(s) = -A_D(s) \cdot K \tag{33}$$

$$A_{V_{LA}}(s) = -A_D(s) \cdot (1 - K) \tag{34}$$

Después, se reemplazan ambas en Ec. 27:

$$A_{V_f}(s) = \frac{-A_D(s) \cdot (1 - K)}{1 + A_D(s) \cdot K}$$

$$A_{V_f}(s) = \frac{-A_D(s) + A_D(s) \cdot K}{1 + A_D(s) \cdot K}$$

$$A_{V_f}(s) = \frac{A_D(s) \cdot K - A_D(s)}{1 + A_D(s) \cdot K} \cdot \left(\frac{\frac{1}{A_D(s) \cdot K}}{\frac{1}{A_D(s) \cdot K}}\right)$$

$$A_{V_f}(s) = \frac{1 - \frac{1}{K}}{\frac{1}{A_D(s) \cdot K} + 1}$$
(35)

Donde:

$$1 - \frac{1}{K} = 1 - \frac{R_P + R_f}{R_P}$$

$$1 - \frac{1}{K} = \frac{R_P - R_P - R_f}{R_P}$$

$$1 - \frac{1}{K} = -\frac{R_f}{R_P}$$

$$1 - \frac{1}{K} = A_{V_{fi}}(s)$$
(36)

Luego, para s = 0:

$$A_{V_f}(0) = \frac{A_{V_{fi}}(0)}{1 - \frac{1}{T(0)}} \tag{37}$$

Por lo que se deduce, que el error por ganancia diferencial finita en corriente continua $\varepsilon_{A_D(0)}$ es:

$$\varepsilon_{A_D(0)} = \frac{1}{|T(0)|} \tag{38}$$

$$\varepsilon_{A_D(0)} = \frac{1}{A_D(0) \cdot \frac{R_P}{R_P + R_f}}$$
(39)

Entonces:

$$A_{V_f}(0) = \frac{A_{V_{f_i}}(0)}{1 + \varepsilon_{A_D(0)}} \tag{40}$$

Que puede aproximarse:

$$A_{V_f}(0) \approx A_{V_{fi}}(0) \cdot (1 - \varepsilon_{A_D(0)})$$

$$A_{V_f}(0) \approx A_{V_{fi}}(0) - \varepsilon_{A_D(0)} \cdot A_{V_{fi}}(0)$$

$$\varepsilon_{A_D(0)} \approx \frac{A_{V_{fi}}(0) - A_{V_f}(0)}{A_{V_{fi}}(0)}$$

$$\varepsilon_{A_D(0)} \approx \frac{\Delta A_{V_f}(0)}{A_{V_{fi}}(0)}$$
(41)

Que puede expresarse de forma análoga con las tensiones de salida:

$$\varepsilon_{A_D(0)} \approx \frac{\Delta V_O}{V_{Oi}}$$
(42)

Por lo tanto:

$$\Delta V_{O(A_D)} \approx \varepsilon_{A_D(0)} \cdot V_{Oi} \tag{43}$$

Donde, V_{Oi} , V_O son las tensiones de salida ideal y real respectivamente.

A partir de esta ecuación se deduce el error absoluto por la ganancia de modo diferencial finita, para la máxima excursión de salida.

$$\Delta V_{O(A_D)} \approx \varepsilon_{A_D(0)} \cdot V_{Oimax} \tag{44}$$

De la hoja de datos del fabricante se obtiene el valor típico:

$$A_D(0) = 100,000$$

Se reemplaza este valor en la Ec. 39, junto con los valores correspondientes de R_P (Ec. 7 y Ec. 8) para cada caso.

$$\varepsilon_{A_D(0)} = \frac{1}{100000 \cdot \frac{500 \Omega}{500 \Omega + 30 k\Omega}} = \frac{1}{100000 \cdot \frac{500 k\Omega}{500 k\Omega + 30 M\Omega}}$$

$$\varepsilon_{A_D(0)} = 610 \mu V/V$$
(45)

Luego:

$$\Delta V_{O(A_D)} \approx 610 \ \mu V/V \cdot 10 \ V$$

$$\Delta V_{O(A_D)} \approx 6.1 \ mV$$
(46)

2.1.3.4. Error de Relación de Rechazo de Modo Común finita $(\Delta V_{O(RRMC)})$.

El efecto de una ganancia de modo común no nula en las configuraciones inversoras es despreciable, ya que el modo común aplicado a las entradas del amplificador operacional es prácticamente cero. Esto se debe a que el terminal no inversor está conectado a masa, lo que mantiene el potencial de ambas entradas virtualmente al mismo nivel que el de masa.

$$\Delta V_{O(RRMC)} = 0 \tag{47}$$

2.1.3.5. Error total de CC.

Se suman directamente todos los errores previamente calculados.

2.1.3.5.1. Caso A $(R_i = 50 \ \Omega)$.

$$\Delta V_{O(CC)} = \Delta V_{O(I_{OS})} + \Delta V_{O(V_{OS})} + \Delta V_{O(A_D)} + \Delta V_{O(RRMC)}$$

$$\Delta V_{O(CC)} = 1,35 \ mV + 62 \ mV + 6,1 \ mV + 0$$

$$\Delta V_{O(CC)} = 69,45 \ mV$$
(48)

2.1.3.5.2. Caso B $(R_i = 100 \ k\Omega)$.

$$\Delta V_{O(CC)} = \Delta V_{O(I_{OS})} + \Delta V_{O(V_{OS})} + \Delta V_{O(A_D)} + \Delta V_{O(RRMC)}$$

$$\Delta V_{O(CC)} = 1,35 \ V + 62 \ mV + 6,1 \ mV + 0$$

$$\Delta V_{O(CC)} = 1,4181 \ V$$
(49)

2.1.4. Errores de CA.

2.1.4.1. Ancho de Banda Pequeña Señal (f_H) .

El ancho de banda de pequeña señal es el rango de frecuencias dentro del cual el circuito amplifica las señales de pequeña amplitud sin una reducción significativa de la ganancia, concretamente hasta las frecuencias donde la ganancia cae al 70,7% (-3dB) de su valor máximo.

El ancho de banda de pequeña señal se calcula:

$$f_H = f_T \cdot K \tag{50}$$

$$\omega_H = \omega_T \cdot K \tag{51}$$

Donde:

$$\omega = 2 \cdot \pi \cdot f$$

De la hoja de datos del fabricante se obtiene el valor típico:

$$f_T = 1 MHz$$

Se considera la Ec. 30, y se calcula K para ambas configuraciones:

$$K = \frac{R_P}{R_P + R_f}$$

$$K = \frac{500 \Omega}{500 \Omega + 30 k\Omega} = \frac{500 k\Omega}{500 k\Omega + 30 M\Omega}$$

$$\boxed{K = 0,016393}$$
(52)

Como se observa el valor de K es igual para ambas configuraciones. Luego, se reemplazan los valores de K y f_T en Ec. 50, y se obtiene:

$$f_H = 1 \ MHz \cdot 0,016393$$

$$f_H = 16,393 \ kHz$$

$$\omega_H = 103 \ krad/s$$

2.1.4.2. Ancho de Banda de Plena Potencia f_{HP} (10 V_{pp}).

El ancho de banda de plena potencia es el rango de frecuencias dentro del cual el amplificador puede manejar señales de gran amplitud sin introducir distorsión significativa. Este ancho de banda está limitado por la velocidad de respuesta del amplificador (slew rate, SR), que determina la rapidez con la que puede cambiar su salida en respuesta a una señal de entrada de gran amplitud. Debido a esto, es menor que el ancho de banda de pequeña señal.

Para ambas configuraciones se calcula de igual manera:

$$\omega_{HP} = \frac{SR}{\hat{V}_O} \tag{53}$$

$$f_{HP} = \frac{SR}{2 \cdot \pi \cdot \hat{V}_O} \tag{54}$$

Para este análisis se considera:

$$\hat{V}_O = 10 \ V_{pp}$$

De la hoja de datos del fabricante se obtiene el valor típico:

$$SR = 0.4 \ V/\mu s$$

Luego, se reemplazan los valores de SR y \hat{V}_O :

$$\begin{split} \omega_{HP} &= \frac{0,4 \; V/\mu s}{10 \; V_{pp}} \\ f_{HP} &= \frac{0,4 \; V/\mu s}{2 \cdot \pi \cdot 10 \; V_{pp}} \end{split}$$

Por lo tanto:

$$\omega_{HP} = 40 \ krad/s$$

$$f_{HP} = 6,366 \ kHz$$

2.1.4.3. Error Vectorial.

2.1.4.3.1. Ganancia Normalizada.

Es una relación entre la ganancia del sistema a una frecuencia determinada y la ganancia del sistema en condiciones ideales.

$$a_{V_f}(\omega) = \frac{A_{V_f}(\omega)}{A_{V_{fi}}} = \frac{1}{1 + \frac{\omega}{\omega_H}}$$
(55)

Módulo de la Ganancia Normalizada:

$$|a_{V_f}(\omega)| = \frac{1}{\sqrt{1 + \frac{\omega^2}{\omega_H^2}}} \tag{56}$$

Fase de la Ganancia Normalizada:

$$\phi = -arctg\left(\frac{\omega}{\omega_H}\right) \tag{57}$$

2.1.4.3.2. Error Vectorial.

Es una medida de la diferencia entre la tensión de salida ideal y la real a una frecuencia determinada del amplificador realimentado.

$$\varepsilon_V(\omega) = \left| 1 - \frac{A_{V_f}(\omega)}{A_{V_{fi}}} \right| = \left| 1 - \frac{1}{1 + \frac{\omega}{\omega_H}} \right| \tag{58}$$

Módulo del Vectorial:

$$|\varepsilon_V(\omega)| = 1 - \frac{1}{\sqrt{1 + \frac{\omega^2}{\omega_H^2}}} \tag{59}$$

Fase del Vectorial:

$$\phi_V = \frac{\pi}{2} - arctg\left(\frac{\omega}{\omega_H}\right) \tag{60}$$

Con estas definiciones se realizan los cálculos para completar la siguiente tabla:

	Ganancia Normalizada		Error Vectorial	
f_H	Módulo	Fase	Módulo	Fase
10 %	0,995	-5,711	0,005	84,289
20%	0,981	-11,310	0,019	78,690
30 %	0,958	-16,699	0,042	73,301
40 %	0,928	-21,801	0,072	68,199
50 %	0,894	-26,565	0,106	63,435
60 %	0,857	-30,964	0,143	59,036
70 %	0,819	-34,992	0,181	55,008
80 %	0,781	-38,660	0,219	51,340
90 %	0,743	-41,987	0,257	48,013
100 %	0,707	-45,000	0,293	45,000

Tabla 1: Resultados analíticos de la Ganancia normalizada y el Error vectorial.

2.2. Simulación.

A continuación se muestran los resultados de las simulaciones realizadas en el software LTspice XVII.

2.2.1. Gráfico Entrada/Salida.

Se realiza un barrido de tensión en corriente continua desde $V_{SS}=-10V$ a $V_{CC}=10V$ para V_1 , que es representativo de V_2 y V_1+V_2 .

Se observa que la entrada para el Caso A, puede excursionar simétricamente para $V_i=\pm 300~mV$, que es similar a lo calculado teóricamente. Para V_2 y V_1+V_2 , se obtienen resultados idénticos.

Mientras que para el Caso B, permite excursionar simétricamente para $V_i = \pm 400 \ mV$.

2.2.1.1. Caso A $(R_i = 50 \Omega)$.

Polarizacion:

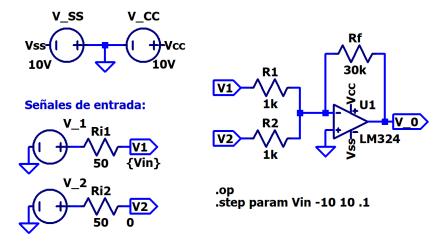


Figura 8: Esquema de $V_O = f(V_1)$

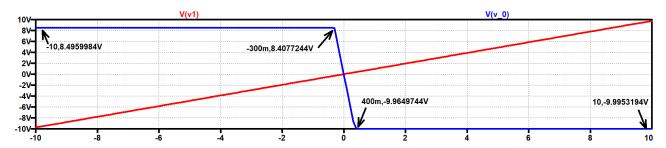


Figura 9: Forma de onda de $V_O = f(V_1)$

2.2.1.2. Caso B $(R_i = 100 \ k\Omega)$.

V_SS V_CC Vss V

Figura 10: Esquema de $V_O=f(V_1)$

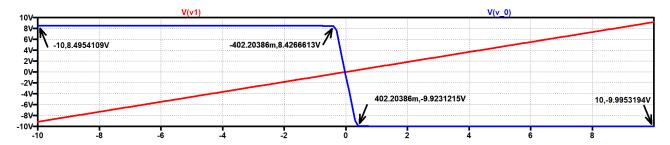


Figura 11: Forma de onda de $V_O = f(V_1)$

2.2.2. Errores CC.

Para el Caso A, el error medido es de 120,6 mV, que es considerablemente mayor que el calculado analíticamente de 69,45 mV. Puede deberse a que considera más parámetros que los calculados.

Para el Caso B, el error medido es de 1,48 V, que es similar al calculado analíticamente de 1,42 V.

2.2.2.1. Caso A $(R_i = 50 \ \Omega)$.

Polarizacion: R3 Rf1 **V_SS** V_CC 30k 1k **R4 V_0** 1k LM324 Vos **Ipol** 2mV 45n .tran .001

Figura 12: Esquema para medir el error de CC.

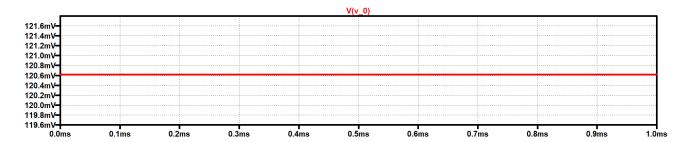


Figura 13: Forma de onda del error de CC.

2.2.2.2. Caso B $(R_i = 100 \ k\Omega)$.

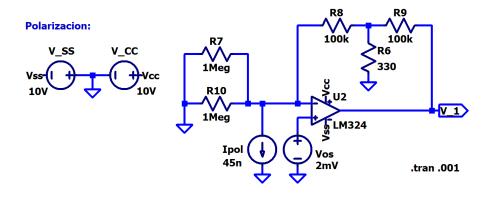


Figura 14: Esquema para medir el error de CC.

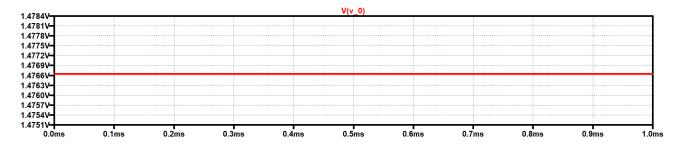


Figura 15: Forma de onda del error de CC.

2.2.3. Errores CA.

2.2.3.1. Slew Rate.

Para medir el Slew Rate se coloca una señal escalón en la entrada del circuito, con un período suficiente para permitir que la salida alcance el valor máximo, luego se analiza el tiempo que tarda y a qué tensión llega.

$$SR = \frac{V_2 - V_1}{t_2 - t_1}$$

Para el Caso A resulta $SR \approx 0,48 \ V/\mu s$.

Para el Caso B resulta $SR \approx 0,49 \ V/\mu s$.

Cabe destacar que según las Hojas de datos de distintos fabricantes, el Slew Rate típico varía entre $0, 3 y 0, 5 V/\mu s$, por lo que puede que el modelo empleado en la simulación puede ser de $0, 5 V/\mu s$.

2.2.3.1.1. Caso A $(R_i = 50 \ \Omega)$.

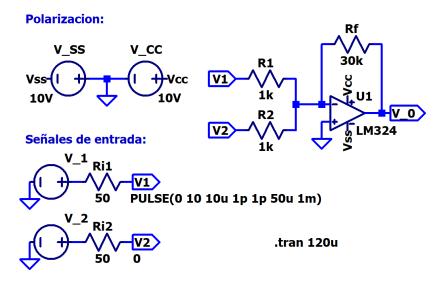


Figura 16: Esquema para medir el error de CC.

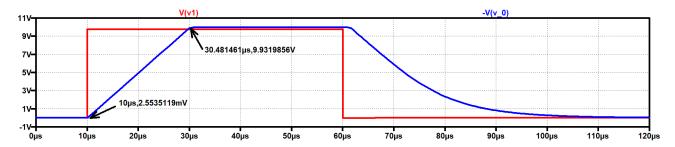


Figura 17: Forma de onda del error de CC.

2.2.3.1.2. Caso B $(R_i = 100 \ k\Omega)$.

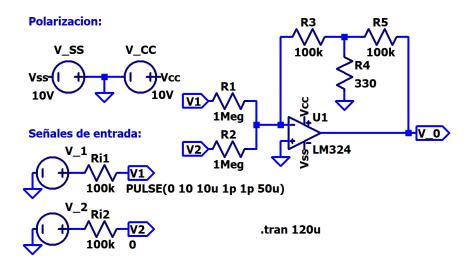


Figura 18: Esquema para medir el error de CC.

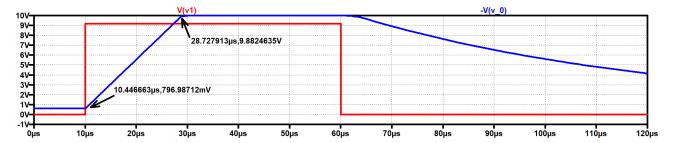


Figura 19: Forma de onda del error de CC.

2.2.3.2. Diagrama Bode.

Para obtener el diagrama de Bode del circuito se realiza un barrido en frecuencia utilizando una señal de entrada senoidal de 0,3 V, aprovechando la máxima excursión simétrica.

Para el caso A se observa un Ancho de banda de $17.3~\mathrm{kHz}$ aproximadamente, lo cual se acerca a los $16.393~\mathrm{kHz}$ calculados analíticamente.

Para el caso B se observa un Ancho de banda de 2,73 kHz aproximadamente lo cual dista mucho de lo calculado analíticamente.

2.2.3.2.1. Caso A $(R_i = 50 \ \Omega)$.

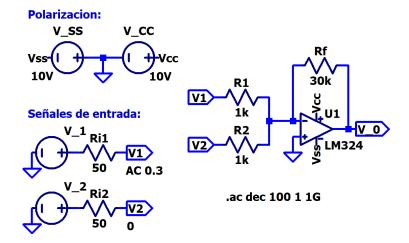


Figura 20: Esquema para medir la respuesta en frecuencia.

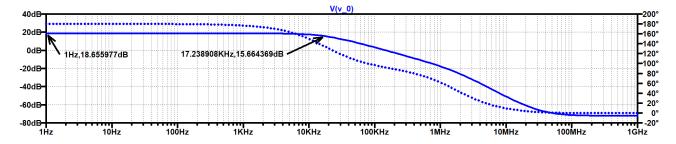


Figura 21: Respuesta en frecuencia en dB.

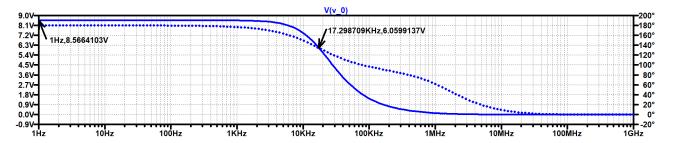


Figura 22: Respuesta en frecuencia en veces.

2.2.3.2.2. Caso B $(R_i = 100 \ k\Omega)$.

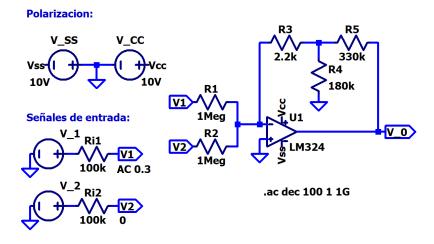


Figura 23: Esquema para medir la respuesta en frecuencia.

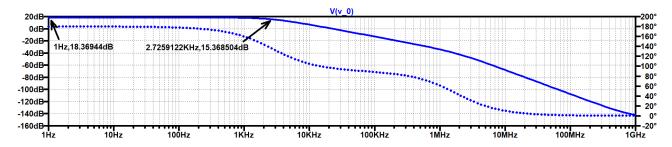


Figura 24: Respuesta en frecuencia en dB.

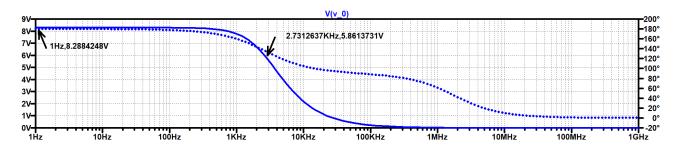


Figura 25: Respuesta en frecuencia en veces.