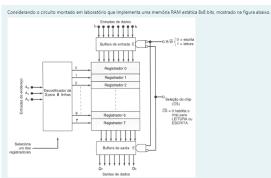
Questão 1 Completo Atingiu 1,00 de 1,00 P Marcar questão	A operação de Teitura em uma memória é caracterizada pela busca da palavra binária armazenada em um determinado endereço.									
Questão 2 Completo Atingliu 1,00 de 1,00 (° Marcar questão	O número que indica a posição de um grupamento de bits acessíveis simultaneamente na memória é chamado: Escolha uma apção: Endereço Byte Word Controle Palavra									
Questão 3 Completo Atingla 1,00 de 1,00 (° Marcar questão	Qual é o papel das entradas de endereço em um circuito integrado de memória? Escolha uma opção: Habilitar a memória para uma operação de escrita. Indicar a posição da palavra que será acessada na memória. Indicar o bit da palavra que será acessado na memória. Confirmar uma operação de leitura na memória. Indicar o conteúdo da palavra que será escrita na memória.									
Questão 4 Completo Atinglu 0.67 de 1,00 (* Marcar questão	Indique a ordem correta das ações que devem ser realizadas na operação de escrita de uma palavra em uma memória. Ativar o sinal de controle relativo a habilitação da memória (CS ou CE) Colocar o endereço binário da posição de memória na qual a palavra deve ser armazenada no barramento de endereços Desativar os sinais de controle previamente ativados Colocar a palavra a ser armazenada, em formato binário, no barramento de dados 3 o Ativar o sinal de controle relativo a operação de escrita (R/W ou WE) 2 o Aguardar o tempo determinado pelo fabricante para garantir a escrita									
Questão 5 Completo Aringlu 1,00 de 1,00 P: Marcar questão	A operação de escrita em uma mémória é caracterizada pelo armazenamento de uma palavra binária em um determinado endereço.									
Questão 6 Completo Aringiu 1,00 de 1,00 P [*] Marcar questão	Uma memória que tem 13 pinos de entrada no barramento de endereços pode endereçar quantas posições diferentes? a. 1594323 b. 8192 c. 130 d. 169 e. 4096									
Cuestão 7 Completo Anglu 0.07 de 1.00 I ^o Marcar questão	Associe a característica de acesso aos exemplos práticos de sistemas de memória: RAM dinámica Memória aleatória 9 Disco rigido Memória aleatória 9 Disco de DVD Memória aleatória 9 Fita magnética Memória sequencial 9 ROM Memória aleatória 9									
Questão 8 Completo Atingiu 1,00 de 1,00 (* Marcar questão	Qual característica especifica quanta informação pode ser armazenada em um sistema de memória? Escolha uma opção: Volatilidade Todas são sinónimos Velocidade Espansibilidade Capacidade Capacidade									
Questão 9 Completo Atingiu 1,00 de 1,00 [®] Marcar questão	O grupo de linhas que transportam a palavra que deve ser armazenada ou recuperada de uma memória é chamado? Escolha uma opção: Barramento de controle Barramento de endereços Barramento de distribuição Barramento de expansão Barramento de dados									
Questão 10 Completo Atingiu 1,00 de 1,00 T Marcar questão	As memórias em que o tempo de acesso às palavras armazenadas não é constante e depende do endereço do acesso são conhecidas como: Escolha uma opção: Memórias de leitura e escrita. Memórias de acesso sequencial. Memória de acesso aleatório. Memórias de massa. Memórias de massa.									





A memória já está armazenando os s

Endereço	Dado
0	A5 ₁₆
1	59 ₁₆
2	F3 ₁₆
3	18 ₁₆
4	0016
5	FF ₁₆
6	7216

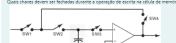
7 84₁₆

Complete o quadro com os níveis

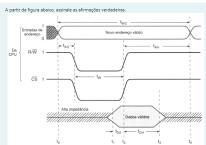
Controle Endereço			Dados – Entrada							Dados – Saída								Operação			
R/W	CS	A ₂	A ₁	A ₀	17	16	Is	14	- li	12	l ₁	l ₀	07	06	Os	04	01	O ₂	O ₁	Ο ₀	
	0	0	1			1		1			1	1		Z	Z	Z	Z	Z	Z		Gravar D7 ₁₆ no endereço 3
0				1	1		0		0	1			Z							Z	
1	0			_		_	X			_			_	_	_				1		Ler o conteúdo do endereço 6
		1	101	0	X	X		X	X	X	Х	X	0	10	1	1	0	0		0	

Obs.: No preenchimento da tabela, X é tanto faz e Z é alta impedância.

Questão 12 Completo Atinglu 1,00 de 1,00 l' Marcar questão



Questão 13 Completo Atingiu 1,00 de 1,00 P Marcar questão



- Escolha uma ou mais:

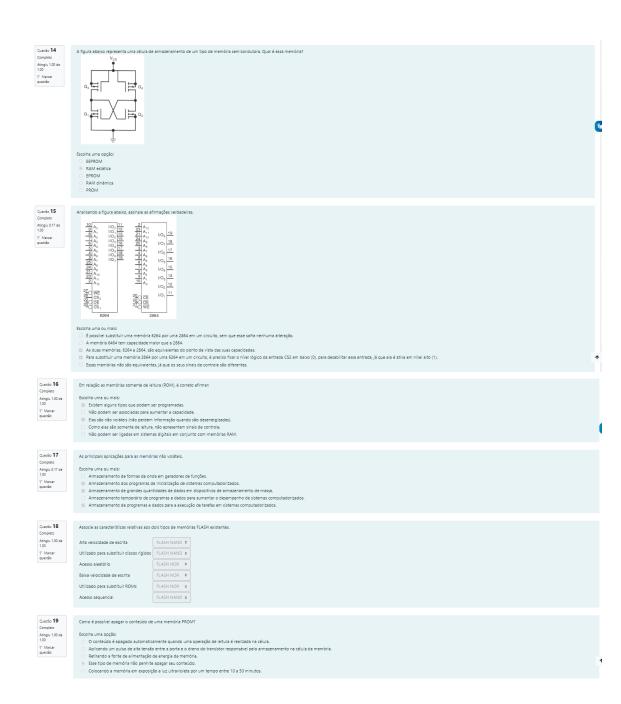
 Essa carta de tempo representa uma operação de escrita de dados em uma memória.

 Quando a saida de dados da memória está em alta impedância, a memória age como se não es

 Essa carta de tempo representa uma operação de leitura de dados em uma memória.

 Quanda de SG dessa memória é ativo em nivel lógico baixo.

 Essa memória é, com certeza absoluta, uma EEPROIM de 4k x 16 bits.



Questão 20 Completo Atingiu 1,00 de 1,00 F Marcar questão

Como se faz a programação de uma célula de armazenamento em uma PROM?

Escolha uma opção:

A célula deve ser programada pelo fabricante do circuito integrado com a colocação ou retirada de um condutor durante o processo de fabricação.

A circulação de uma corrente alta faz a queima de um fusível ou um diodo interno.

- A circulação de tima corrent de has sea e apentina sea nomentarios.

 Alterando o estado de um Bri-Prido.

 Pelo armazenamento de carga elétrica em um capacitor.

 Pelo injeção de elétrons com alta energia da região de uma porta em flutuação de um transistor MOS.

No circuito abaixo, associe qual PROM estará habilitada quando for solicitado o acesso aos endereços especificados. Obs.: toc AB₁₂ • Barramento de endereço [13] S PROM-0 2K×8 DS PROM-1 2K × 8 CS PROM-2 2K × 8 s PROM-3 2K×8 1368 PROM-2 ¢
1A00 PROM-3 ¢
00FF PROM-0 ¢ 1000 PROM-2 \$
09AB PROM-1 \$
04DF PROM-0 \$

Questão 22 Completo Atinglu 0,00 de 1,00 V Marcar questão

ssita uma memória com capacidade de armazenar 8k palavras de 8 bits. Entretanto, somente estão disponíveis para a implementação desse projeto circuitos de memórias com capacidade de armazenar 2k palavras Considere um sistema digital que necessita u de 8 bits. O que se deve fazer nesse projeto?

- oflas uma opção:

 Abandonar o projeto pois é impossível implementá-lo sem utilizar circuitos de memória com capacidade de armazenar 8k palavras de 8 bits.

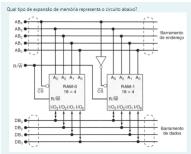
 Associar as memórias de forma que compartilhem os barramentos de dados, endereços e controle.

 Associar as memórias de forma que compartilhem os barramentos de endereços e de controle, mas cada memória armazena partes da palavra de 8 bits.

 Associar as memórias de forma que compartilhem o barramento de dados e parte dos barramentos de endereços e controle. Entretanto, algumas linhas do barram de memória.

 Associar as memórias de forma que compartilhem parte dos barramentos de endereços e controle. Entretanto, algumas linhas do barramentos de memória armazena partes da palavra de 8 bits.

Questão 23 Completo Atinglu 1,00 de 1,00 V Marcar questão



- Escolha uma opção:
 Expansão mista
 Expansão do tamanho da palavra
 Expansão da capacidade
 Expansão de prioridade
 Expansão associativa