

TIPOS DE DIRECCIONAMIENTO DE MEMORIA EN CPU

1. Almacenar el dato 1FDAH (Word) en la posición de memoria 3F85EH

Dirección Contenido

3F85E_h DA_h

3F85F_h 1F_h

2. Guardar el dato 3A2B5C7EH (Dword: 4 bytes) en la posición 9F09FH

Dirección Contenido

9F09F_h 7E_h

9F0A0_h 5C_h

9F0A1_h 2B_h

9F0A2_h 3A_h

3. Guardar el dato 3FF001D4H en la posición F9F9FH.

Dirección Contenido

F9F9F_h D4_h

F9FA0_h 01_h

F9FA1_h F0_h

F9FA2_h 3F_h

4. Sabiendo que en la posición [9F09C_h] está almacenado el valor C58DACB0012B5C7E_h. Guardar el dato almacenado en la longitud (Dword: 4 bytes) en la posición [9F09F_h] en el registro EDX.

EDX = 3A2B5C7E_h

5. Sabiendo que en la posición [2B5BB_h] está almacenado el valor 1C5338DA4CB06012B95C7EC5_h. Guardar el dato almacenado en la longitud (Dword: 4 bytes) en la posición [2F09F_h] con desplazamiento 3ADE_h en el registro EAX.

Dirección Contenido

32A7D_h DA_h

32A7E_h 01_h

32A7F_h 00_h

32A80_h FF_h