

# Arquitetura de 4 endereços

OP   E<sub>1</sub>   E<sub>2</sub>   E<sub>3</sub>   E<sub>4</sub>

Endereço	Instrução	Comentário
e1	ADD B C A e2	soma B com C, resultado em A ; vai e2
e2	MUL A D A e3	multiplica A por D, result em A ; vai e3
e3	ADD A E A e4	soma A com E, resultado em A ; vai e4
e4	SUB A F A e5	subtrai F de A, resultado em A ; vai e5
e5	DIV A G A e6	divide A por G, resultado em A ; vai e6
e6	DIV A H A e6	divide A por H, resultado em A ; vai e7
e7	HALT	fim do programa

# Arquitetura de 3 endereços

OP   E<sub>1</sub>   E<sub>2</sub>   E<sub>3</sub>

Endereço	Instrução	Comentário
e1	ADD B C A	soma B com C, result em A ; incre. PC
e1+1	MUL A D A	multiplica A por D, result em A ; incre. PC
e1+2	ADD A E A	soma A com E, resultado em A ; incre. PC
e1+3	SUB A F A	subtrai F de A, resultado em A ; incre. PC
e1+4	DIV A G A	divide A por G, resultado em A ; incre. PC
e1+5	DIV A H A	divide A por H, resultado em A ; incre. PC
e1+6	HALT	fim do programa

# Arquitetura de 2 endereços

OP   E<sub>1</sub>   E<sub>2</sub>

Endereço	Instrução	Comentário
e1	MOV A B	move B para A ; incre. PC
e1+1	ADD A C	soma A com C, result em A ; incre. PC
e1+2	MUL A D	multiplica A por D, result em A ; incre. PC
e1+3	ADD A E	soma A com E, resultado em A ; incre. PC
e1+4	SUB A F	subtrai F de A, resultado em A ; incre. PC
e1+5	DIV A G	divide A por G, resultado em A ; incre. PC
e1+6	DIV A H	divide A por H, resultado em A ; incre. PC
e1+7	HALT	fim do programa

# Arquitetura de 1 endereço

OP E<sub>1</sub>

Endereço	Instrução	Comentário
e1	LDA B	move B para Acumulador
e1+1	ADD C	soma Acum. com C, result em Acum.
e1+2	MUL D	multiplica Acum. por D, result em Acum.
e1+3	ADD E	soma Acum. com E, resultado em Acum.
e1+4	SUB F	subtrai F de Acum. , resultado em Acum.
e1+5	DIV G	divide Acum. por G, resultado em Acum.
e1+6	DIV H	divide Acum. por H, resultado em Acum.
e1+7	STA A	armazena Acumulador no endereço de A
e1+8	HALT	fim do programa

# Arquitetura de zero endereços

OP

Endereço	Instrução	Comentário
e1	PUSH H	coloca H no topo (atual) da pilha ;
e1+1	PUSH G	coloca G no topo da pilha ;
e1+2	PUSH F	coloca F no topo da pilha ;
e1+3	PUSH E	coloca E no topo da pilha ;
e1+4	PUSH D	coloca D no topo da pilha ;
e1+5	PUSH C	coloca C no topo da pilha ;
e1+6	PUSH B	coloca B no topo da pilha ;

# Arquitetura de 0 endereços (continuação)

OP

Endereço	Instrução	Comentário
e1+7	ADD	topo da pilha recebe $B+C$ ( B e C são retirados da pilha)
e1+8	MUL	topo da pilha recebe $(B+C)*D$
e1+9	ADD	topo recebe $(B+C)*D + E$
e1+10	SUB	topo recebe $(B+C)*D + E - F$
e1+11	DIV	topo recebe $((B+C)*D + E - F )/G$ .
e1+12	DIV	topo recebe $((B+C)*D + E - F )/G*H$
e1+13	POP A	topo da pilha armazenado em A
e1+14	HALT	fim do programa