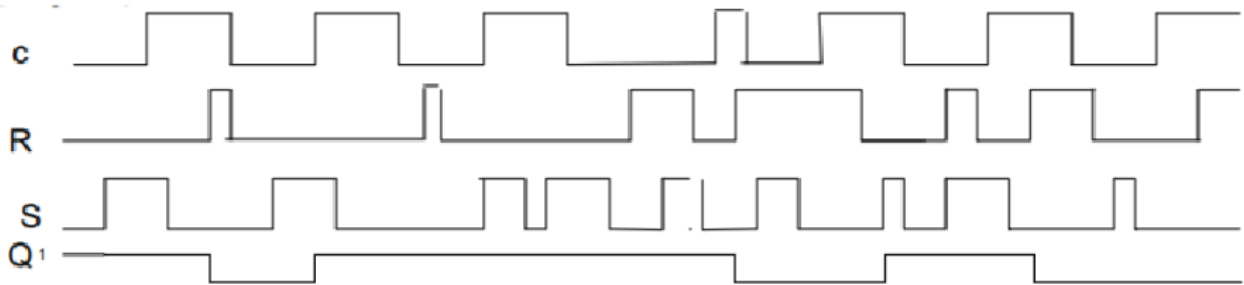


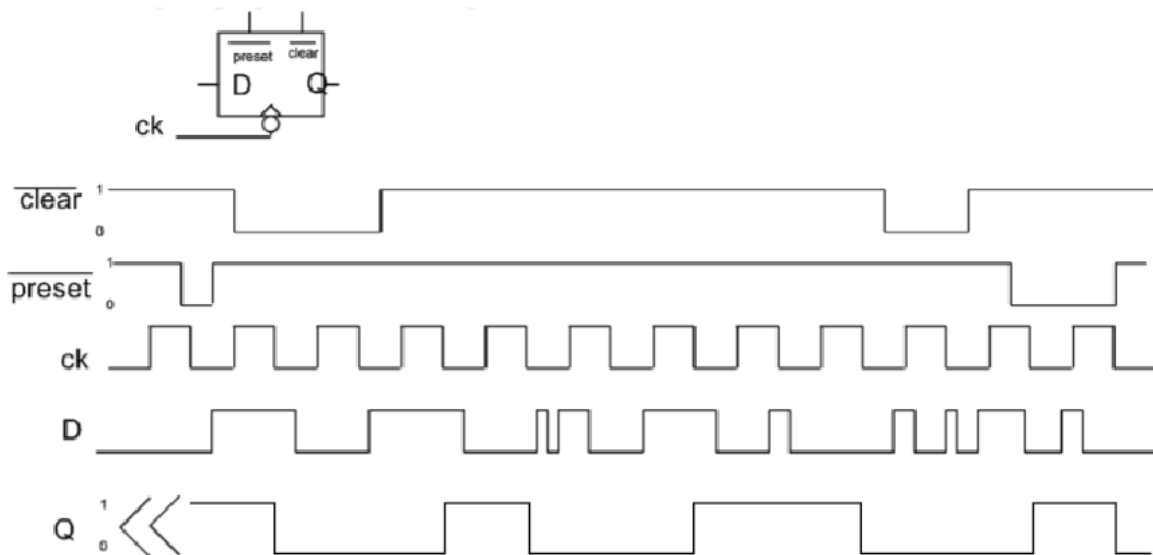
PROVA 2 - INTRODUÇÃO A SISTEMAS DIGITAIS

Aluno: Daniel Sant' Anna Andrade
Matrícula: 20200036904

1a)



1b)

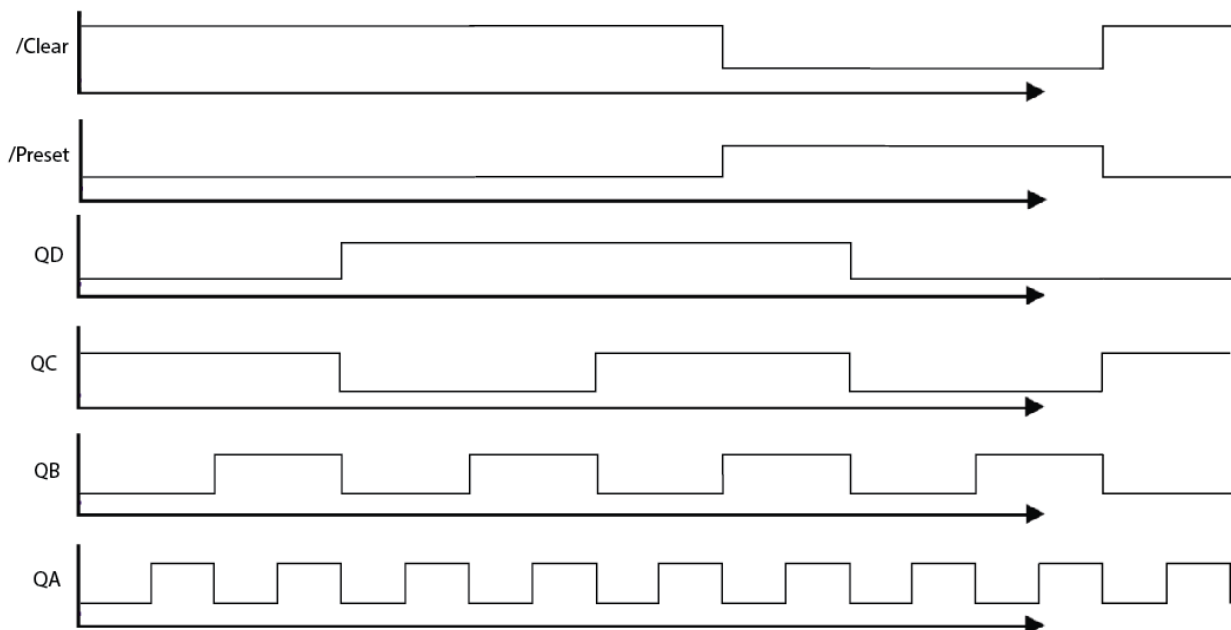


2)

E	Estado Inicial			Estado Final		
	$q2^n$	$q1^n$	$q0^n$	$q2^{(n+1)}$	$q1^{(n+1)}$	$q0^{(n+1)}$
0	0	0	0	0	0	1
0	0	0	1	0	1	0
0	0	1	1	1	0	0
0	0	1	0	0	1	1
0	1	1	0	1	1	1
0	1	1	1	0	0	0
0	1	0	1	1	1	0
0	1	0	0	1	0	1
1	0	0	0	1	1	1
1	0	0	1	0	0	0
1	0	1	1	0	1	0
1	0	1	0	0	0	1
1	1	1	0	1	0	1
1	1	1	1	1	1	0
1	1	0	1	1	0	0
1	1	0	0	0	1	1

Nos momentos que E é 0 o contador é up, quando E for 1 o contador é down.

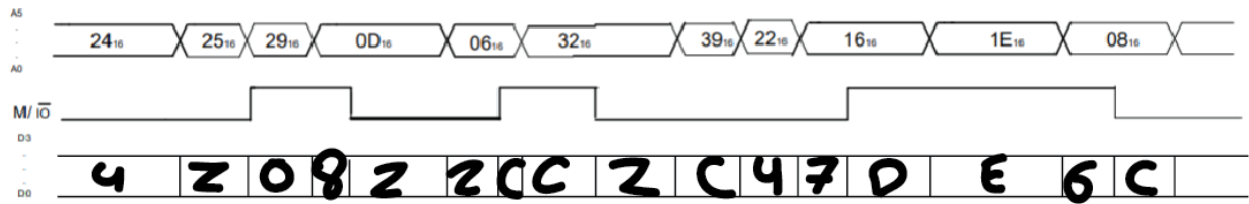
3)



4)

R = 7

6)



	A5	A4	A3	A2	A1	A0	S	V
lo1	1	0	0	x	x	0	20/22/24/26	4
lo2	0	1	0	1	1	0	16	7
lo3	0	0	1	0	0	x	8/9	C
lo3	1	1	1	0	0	x	38/39	C

Quando M/(IO)' estiver com nível lógico 0, será utilizado os valores pré-setados pelas impedâncias. Quando M/(IO)' estiver com nível lógico 1, será utilizado os valores nos endereços, primeiro passando pelo decodificador para dizer em qual das 4 memórias estará a informação desejada e depois procurando nos endereços qual o seu conteúdo.