

Предложение проекта: USB тестер инициализации плат вычислителей.

Команда: Пащенко Даниил; Саушкин Никита.

Цель проекта: Спроектировать и изготовить плату для тестера и изменить прошивку под определенные задачи для пусконаладки плат вычислителей для дальнейшего использования в проектах БПЛА.

Задачи проекта: В KiCAD выполнить разводку платы, подготовить GERBER файлы для изготовления; Переназначить порты микроконтроллера для общения с мультиконтроллером и хабом на платах вычислителей; Закупить все необходимые детали для сборки и выполнить самостоятельный монтаж.

Существующие аналоги:

Идея проекта взята с сайта:

<https://сервискомп-анна.pf/forums/resources/usb-тестер-на-arduino-pro-micro-c-oled-дисплеем-ssd1306.32097/>

Эскиз проекта:

