МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ

РОССИЙСКОЙ ФЕДЕРАЦИИ

**ФГБОУ ВО «ВЯТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ»**

Факультет автоматики и вычислительной техники

Кафедра радиоэлектронных средств

Отчет по дисциплине

«Цифровые устройства»

Лабораторная работа №1

«СИСТЕМА КОМАНД МИКРОПРОЦЕССОРА X86»

Вариант 7

Выполнил: студент группы ИНБс–31\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_/Д. С. Шишкин/

Проверил: к.т.н. доцент кафедры РЭС\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_/М. А. Земцов/

Киров 2022

Цель работы: изучение системы команд и способов адресации микропроцессоров с архитектурой x86

Ход выполнения:

Изображение выглядит как текст

Автоматически созданное описание

Рисунок 1 – Исходные данные



Рисунок 2 – Заданное выражение

Изображение выглядит как текст

Автоматически созданное описание

Рисунок 3 – Код программы



Рисунок 4 – Вывод программы

Программа завершила работу с кодом 65527 – это и есть искомое значение.

Верификация:

((15+79)/4) or (81-79-15)

23 or -13 = -9

Результат в программе обусловлен тем, что отрицательное число интерпретирует как целое положительное.

2^16-9=65527

Программа вывела верный результат

Вывод:

1) В ходе работы были изучены система команд и способы адресации микропроцессоров с архитектурой х86

2) Была разработана программа, вычисляющая заданное математическое выражение