К589ИР12

Микросхема представляет собой многорежимный буферный регистр и предназначена для подключения различных внешних устройств микропроцессорного вычислительного устройства с помощью единой магистрали данных. Осуществляет прием, хранение и выдачу машинного слова данных с разрядностью 8 бит и индикацию сигнала запроса внешнего устройства на захват магистрали данных. ИС состоит из 8 информационных D-триггеров, 8 выходных буферных устройств с тремя устойчивыми состояниями, отдельного D-триггера для формирования запросов на прерывание и гибкой схемы управления режимами работы регистра. Содержит 450 интегральных элементов. Корпус типа 239.24-2, масса не более 4 г.

$\frac{J}{5}$ D' $D2$	MBR	INR C	23
5 7 9 D2 D3		Q1	4
16 04		Q2	6
18 776		Q3	8
20 17		Q4	10
22 D8		Q5	15
CST CS2		Q6	17
13 CS2		Q7	19
2 II EW		Q8	21
12 × GND		U _{CC} >	24

Условное графическое обозначение К589ИР12

Назначение выводов: 1, 13 - входы выбора кристалла; 2 - вход выбора режима; 3, 5, 7, 9, 16, 18, 20, 22 - входы информации; 4, 6, 8, 10, 15, 17, 19, 21 - выходы информации; 11 - вход стробирующего сигнала; 12 - общий; 14 - вход установки нуля; 23 - выход запроса прерывания; 24 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 B ± 5%
Выходное напряжение низкого уровня	≤ 0,5 B
Выходное напряжение высокого уровня	≥ 3,65 B
Ток потребления	≤ 130 мА
Входной ток низкого уровня:	

- по входу 1≤	-1 MA	4
- по входу 2≤	-0,75	мА
- по остальным входам≤	-0,25	мА
Входной ток высокого уровня:		
- по входу 1≤ 0),04 mA	4
- по входу 2≤ 0),03 mA	4
- по остальным входам≤ 0),01 mA	4
Выходной ток высокого уровня в состоянии		
"выключено" для выходов 4, 6, 8, 10, 15, 17, 19, 21 ≤ 0),1 мА	
Выходной ток низкого уровня в состоянии "выключено"≤	-20 N	۱кА
Время цикла≤ 4	10 нс	
Время задержки распространения сигнала		
при включении (выключении):		
- от входа 11 до выходов 23 и от входа 1 до выхода 15,		
от входа 11 до выходов 4, 6, 8, 10, 15, 17, 19, 21≤ 4	10нс	
- от входов 1, 13 до выхода 23≤ 3	30 нс	
- от входа 14 до выходов 4, 6, 8, 10, 15, 17,19, 21≤ 4	15 нс	
- от входов 3, 5, 7, 9, 16, 18, 20, 22		
до выходов 4, 6, 8, 10, 15, 17, 19, 21≤ 3	30 нс	
Время задержки перехода от входов 1, 13		
до выходов 4, 6, 8, 10, 15, 17, 19, 21≤ 4	15 нс	
Длительность импульса25	нс	