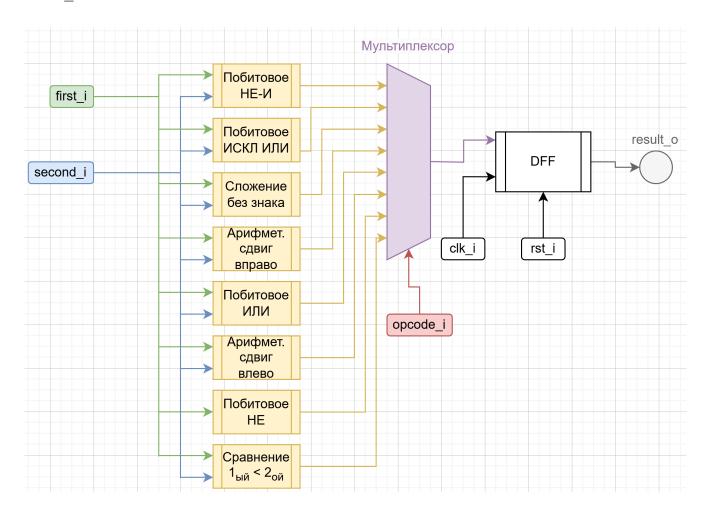
1 Формальный отчет

- 1. Выполнил: Комиссаров Данил Андреевич.
- 2. Студент группы Б01-304.
- 3. Первый вариант задания. Арифметико-логическое устройство (ALU).
- 4. Контакты: komissarov.da@phystech.edu
- 5. Модуль alu_register выполняет арифметические и логические операции над двумя входными операндами (first_i, second_i) в соответствии с кодом операции (opcode_i). Результат операции сохраняется в регистр и выводится на порт result_о на следующий такт. Модуль поддерживает синхронный сброс, обнуляющий регистр при активации сигнала rst_i.



6.

7. Параметр WIDTH Описание Разрядность операндов Допустимые значения Целое число больше или равно 1

Название	Ширина	Направление	Описание						
clk_i	1	Вход	Тактовый сигнал						
rst_i	1	Вход	Синхронный сброс (активный						
			уровень — 1)						
first_i	WIDTH	Вход	Первый операнд						
second_i	WIDTH	Вход	Второй операнд						
opcode_i	3	Вход	Код операции						
result_o	WIDTH	Выход	Результат операции						

8.

9. Тактирование и сброс

Тактирование: По положительному фронту сигнала clk і.

Сброс: Синхронный (активный уровень -1).

При активации rst і регистр обнуляется на следующем такте.

- 10. Тестирование Сценарий тестирования:
 - 1. Сброс: Проверка обнуления регистра при активации rst_i. **Проверка операций:**
 - 2. Побитовое HE-И (opcode i = 000).
 - 3. Исключающее ИЛИ (001).
 - 4. Сложение (010).
 - 5. Арифметический сдвиг вправо (011).
 - 6. Побитовое ИЛИ (100).
 - 7. Логический сдвиг влево (101).
 - 8. Побитовое НЕ (110).
 - 9. Сравнение (111).
 - 10. Граничные случаи:
 - 11. Переполнение при сложении.
 - 12. Сдвиг на значение, превышающее разрядность.
 - 13. Задержка вывода: Убедиться, что результат появляется через такт.
 - 14. Сброс: Снова обнуление регистра.
- 11. В папке будет находиться Makefile, чтобы запустить все файлы в папке, введите в консоль $make\ run$, чтобы отчистить папку от результатов компиляции, введите $make\ clean$.

Signals	Wa	ves-															
Time		10	ns 2	0 ns 30	ns 4) ns 50	ns 60	ns 70) ns 80	ns 90	ns 10	ns 11	ns 12	0 ns 13	0 ns 14) ns 150 ns	160
clk																	
rst																	
first[7:0]	00				EE	åå	80		OF.	01	AA	10	FF	01	12		
second[7:0]	00				AA	55	75	03	FO	03		20	01	09	34		
opcode[2:0]	000					001	010	011	100	101	110	111	010	101	010		
result[7:0]	2020	00		FF	55	FF		FO	FF	08	55	01	00		46	00	

12.