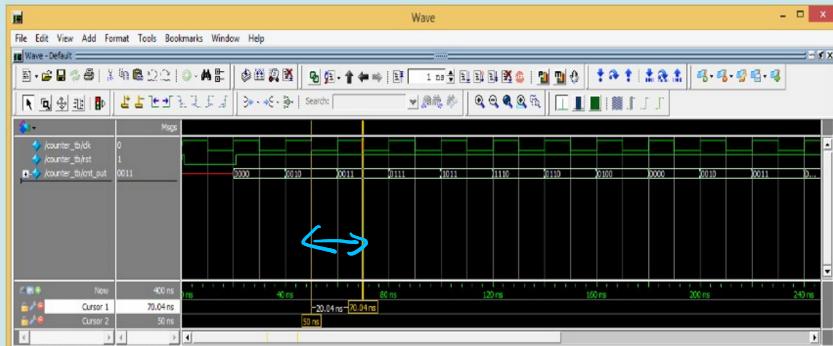


Semnale de tact

Care este frecvența semnalului de tact din figura de mai jos?

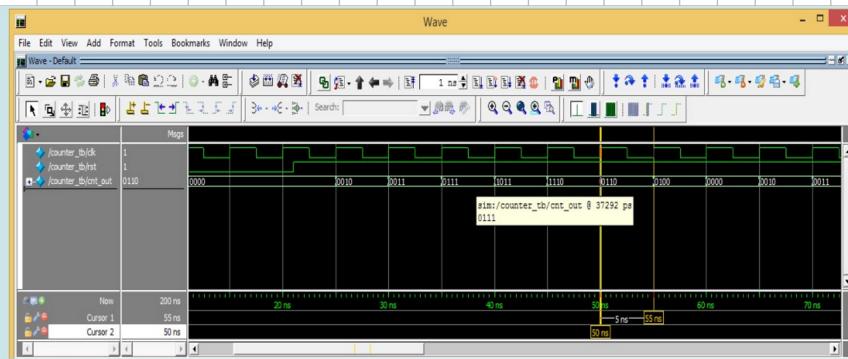


$$T = 20 \text{ ns}$$

$$f = \frac{1}{20 \cdot 10^9} = \frac{10^9}{20} = \frac{10 \cdot 10^7}{2} = 5 \cdot 10^7 = \\ - 5 \cdot 10^6 = \\ - 50 \cdot 10^6 = \\ - 50 \text{ MHz}$$

Selectați răspunsul corect:

- a. 10 MHz
- b. 80 MHz
- c. 50 MHz
- d. 100 MHz
- e. 1 GHz



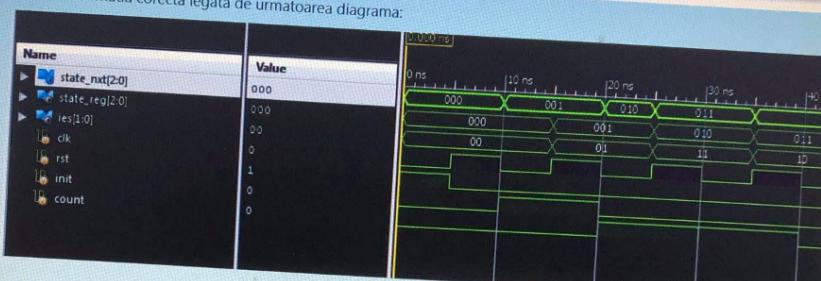
$$T = 5 \text{ ns}$$

$$f = \frac{1}{5 \cdot 10^9} = \frac{10^9}{5} = 200 \text{ MHz}$$

Selectați răspunsul corect:

- a. 80 MHz
- b. 100 MHz
- c. 1 GHz
- d. 200 MHz
- e. 10 MHz

Selectați afirmația corectă legată de următoarea diagramă:



Select one:

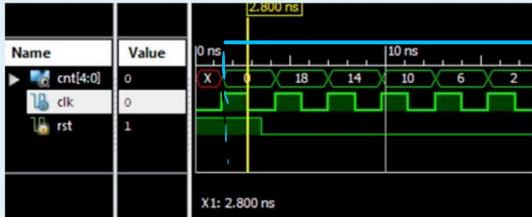
- a. Semnalul de reset (rst) este activ pe 1 logic, și este asincron
- b. Semnalul de reset (rst) este activ pe 1 logic, și este sincron
- c. Semnalul de reset (rst) este activ pe 0 logic, și este asincron
- d. Semnalul de reset (rst) este activ pe 0 logic, și este sincron

asincron că m-am înțeles

Your answer is incorrect.

The correct answer is: Semnalul de reset (rst) este activ pe 1 logic, și este asincron

Selectati afirmatia corecta legata de urmatoarea diagrama:



→ la front. Desc. il bagă în stare initială

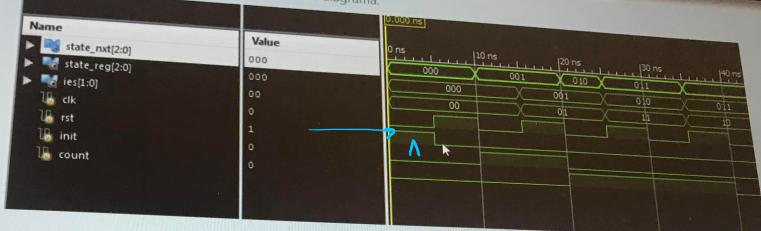
Select one:

- a. Semnalul de reset (rst) este activ pe 0 logic, si este asincron
- b. Semnalul de reset (rst) este activ pe 0 logic, si este sincron
- c. Semnalul de reset (rst) este activ pe 1 logic, si este sincron
- d. Semnalul de reset (rst) este activ pe 1 logic, si este asincron ✗

Your answer is incorrect.

The correct answer is: Semnalul de reset (rst) este activ pe 1 logic, si este sincron

Selectati afirmatia corecta legata de urmatoarea diagrama:



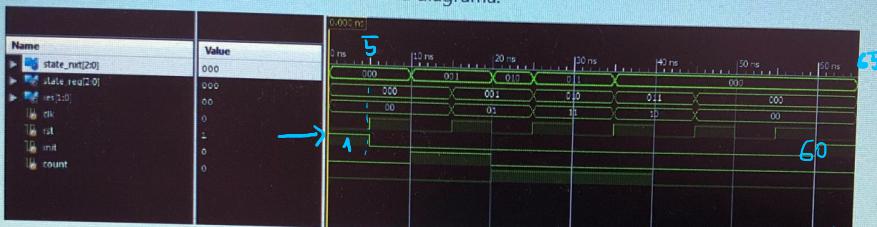
Select one:

- a. Semnalul de reset (rst) este activ pe 1 logic, si este sincron
- b. Semnalul de reset (rst) este activ pe 0 logic, si este asincron ✗
- c. Semnalul de reset (rst) este activ pe 0 logic, si este sincron
- d. Semnalul de reset (rst) este activ pe 1 logic, si este asincron

Your answer is incorrect.

The correct answer is: Semnalul de reset (rst) este activ pe 1 logic, si este asincron

Selectati afirmatia corecta legata de urmatoarea diagrama:



asincron

Select one:

- a. Semnalul de reset (rst) este activ pe 0 logic, si este activat la 60 ns, fiind sincron
- b. Semnalul de reset (rst) este activ pe 1 logic, si este activat la 60 ns si dezactivat la 65 ns
- c. Semnalul de reset (rst) este activ pe 1 logic, si este activat la 60 ns, fiind sincron ✗
- d. Semnalul de reset (rst) este activ pe 1 logic, si este dezactivat la 60 ns

Your answer is incorrect.

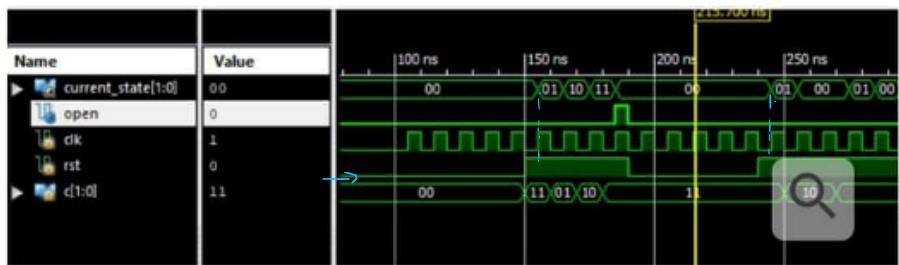
The correct answer is: Semnalul de reset (rst) este activ pe 1 logic, si este activat la 60 ns si dezactivat la 65 ns

Întrebare 4

Correct

Mark 0.50 out of 0.50

Selectati afirmatia corecta legata de urmatoarea diagrama:



Select one:

rst activ pe 0
asincron

- a. Semnalul de reset (rst) este activ pe 0 logic, si este sincron

- b. Semnalul de reset (rst) este activ pe 1 logic, si este asincron

- c. Semnalul de reset (rst) este activ pe 1 logic, si este sincron

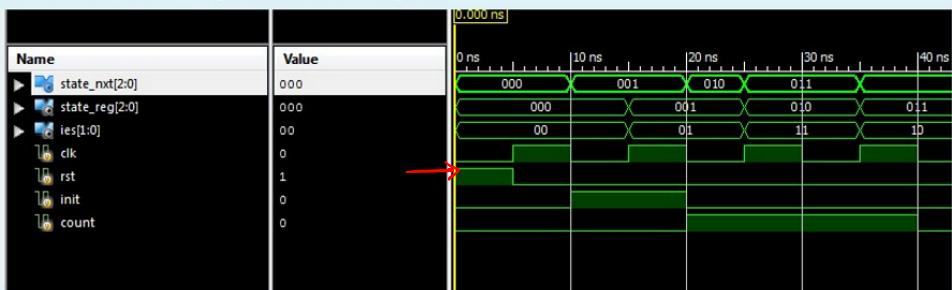
- d. Semnalul de reset (rst) este activ pe 0 logic, si este asincron

- e. Semnalul de reset (rst) este activ pe 0 logic, si nu este generat corect

Your answer is correct.

The correct answer is: Semnalul de reset (rst) este activ pe 0 logic, si este asincron

Selectati afirmatia corecta legata de urmatoarea diagrama:



rst pe 1

Select one:

- a. Semnalul de reset (rst) este activ pe 0 logic, si este asincron
- b. Semnalul de reset (rst) este activ pe 1 logic, si este asincron ✓
- c. Semnalul de reset (rst) este activ pe 1 logic, si este sincron
- d. Semnalul de reset (rst) este activ pe 0 logic, si este sincron

Your answer is correct.

The correct answer is: Semnalul de reset (rst) este activ pe 1 logic, si este asincron

Selectati afirmatia corecta legata de urmatoarea diagrama:



rst pe 0

Select one:

- a. Semnalul de reset (rst) este activ pe 1 logic, si este dezactivat la 5100 ns
- b. Semnalul de reset (rst) este activ pe 0 logic, si este activat la 5100 ns, fiind sincron
- c. Semnalul de reset (rst) este activ pe 1 logic, si este dezactivat la 5100 ns si activat mai apoi la 6100 ns ✗
- d. Semnalul de reset (rst) este activ pe 0 logic, si este activat la 5100 ns si dezactivat la 6100 ns

Your answer is incorrect.

The correct answer is: Semnalul de reset (rst) este activ pe 0 logic, si este activat la 5100 ns si dezactivat la 6100 ns

Selectati afirmatia corecta legata de urmatoarea diagrama:



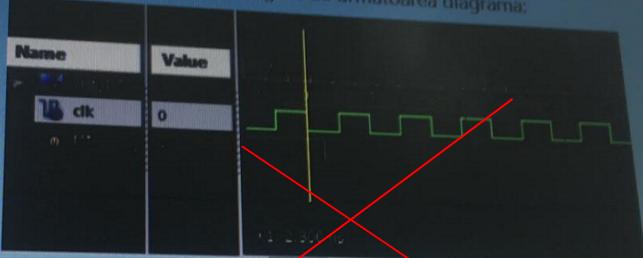
Select one:

- a. Semnalul de reset (rst) este activ pe 1 logic, si este asincron ✗
- b. Semnalul de reset (rst) este activ pe 0 logic, si este asincron
- c. Semnalul de reset (rst) este activ pe 1 logic, si este sincron
- d. Semnalul de reset (rst) este activ pe 0 logic, si este sincron

Your answer is incorrect.

The correct answer is: Semnalul de reset (rst) este activ pe 1 logic, si este sincron

Selectati afirmația corectă legată de următoarea diagrame;



Select one:

- a. Semnalul de reset (rst) este activ pe 1 logic, și este asincron
- b. Semnalul de reset (rst) este activ pe 1 logic, și este sincron
- c. Semnalul de reset (rst) este activ pe 0 logic, și este sincron
- d. Semnalul de reset (rst) este activ pe 0 logic, și este asincron