

Opcionalmente, considerar (teóricamente) qué habría que añadir en el diseño de nuestra cpu y en su conexión con la interfaz master para conseguir que si no recibimos en ACK en la interfaz de master la cpu quede en espera hasta acabar el ciclo de bus

Esto se podría conseguir de varias formas evitando que el contador de programa aumentara, ya sea evitando su escritura o reescribiendo el mismo valor, otra forma sería hacer que el reloj de la cpu dependiera de la interfaz y hasta no recibir el ack mantener el reloj de la cpu parado.