第二次期中考講解

第一題 (4分)

1. 寫出 carry look-ahead adder 的優缺點 (各2分)

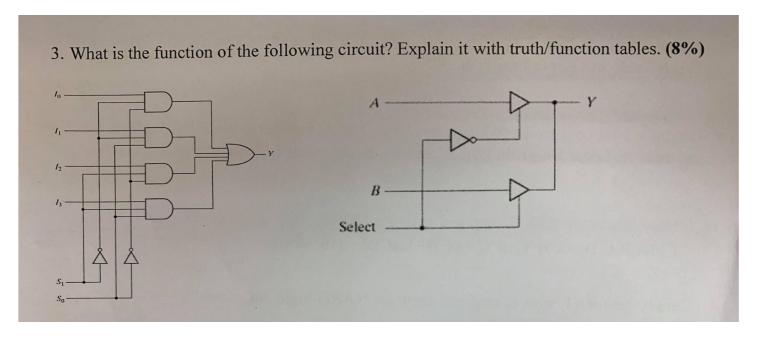
優點:速度快

缺點:成本較高

第二題 (4分)

2. 寫出以 NAND 閘和 NOR 閘取代 AND 閘及 OR 閘的優點 (一個答案兩分) Ans: 成本低、速度快 (gate delay 較短)

第三題



function table (2分)

S_1	S ₀	Υ
0	0	
0	1	I ₁
1	0	I ₂
1	1	I ₃

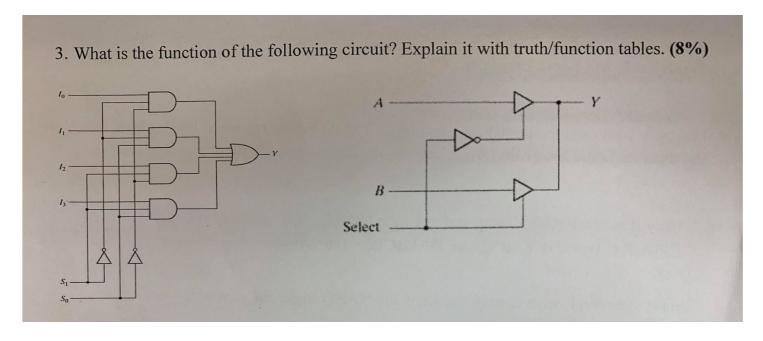
3(a): 4-to-1-line multiplexer (4 分)

功能描述 (2 分): Select binary information from one of many input lines and direct it to a single output line.

評分標準:寫出正確的電路功能描述或者寫出 multiplexer 即得分,

若有其餘描述且不正確者則不給分。

第三題



function table (2分)

Selec	Υ
0	Α
1	В

3(b): 2-to-1-line multiplexer (4分)

功能描述 (2 分): Select binary information from one of many input lines and direct it to a single output line.

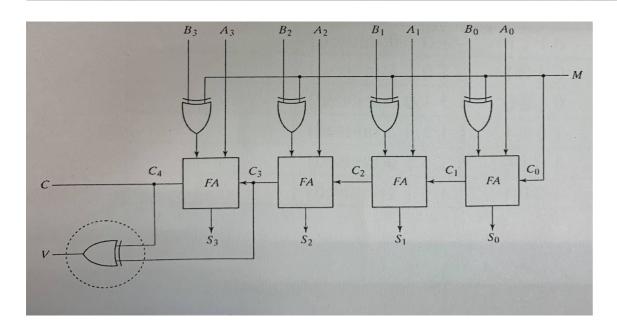
評分標準:寫出正確的電路功能描述或者寫出 multiplexer 即得分,

若有其餘描述且不正確者則不給分。

第四題

4.(a) What is the function of the following circuit?

Use real values as an example to explain its function. (6%)



4.(a) (6分):

功能描述 (2分): 4-bit 二補數加減法器舉例 (4分): 4 bits 之二補數能表示的範

童

在-8~7,超過此範圍或舉例

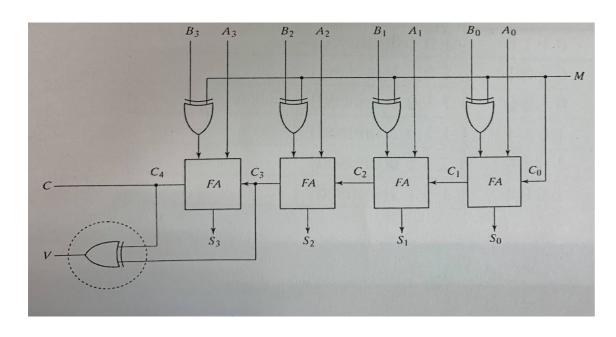
錯

誤會部分扣分

第四題

(b) What is the dot-circled Exclusive-OR gate for?

Use real values as an example to explain its function. (6%) FA: full adder



4.(b) (6分):

功能描述 (2分): 檢查是否 overflow

舉例 (4分): 4 bits 之二補數能表示的範

韋

在-8~7,超過此範圍或舉例

錯

誤會部分扣分,並且要寫出 C3 XOR C4 的結果,以及是 否發生 overflow

第五題

a. odd parity bit (4 分): 如果給定資料中 1 的個數是奇數,補一個 bit 為 0 ;若 1 的個數是奇數,補一個 bit 為 1 ,使得 1 的個數為奇數

評分標準:未提及將1的個數補為奇數扣2分,

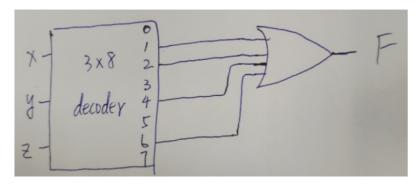
若將1的個數補為偶數則全錯

b. priority encoder (4分): 將二進位輸入編碼為較少 bit 數輸出,如果輸入同時符合多個編碼條件,則優先級較高的編碼會被選擇評分標準:未提及優先度扣2分

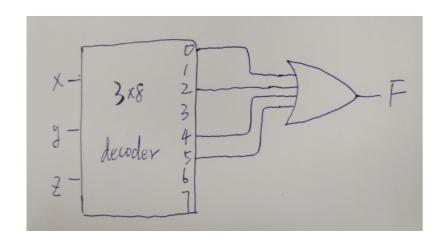
I ₃				O_1	O ₀
0	0	0	Х	0	0
0	0	1	X	0	1
0	1	Χ	Х	1	0
1	X	X	Х	1	1

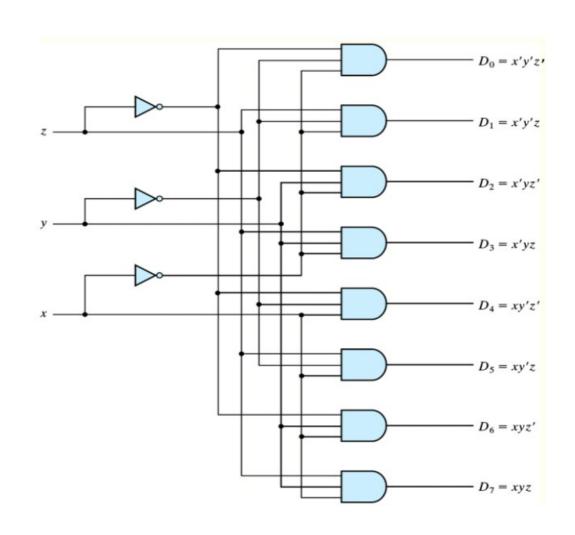
第六題 (6分)

(a) F(A,B,C) = A'BC'+AB'C'+ABC'+A'B'C (1,2,4,6)



(b) F(A,B,C) = AB'C+A'B'C'+A'BC'+AB'C'(0,2,4,5)

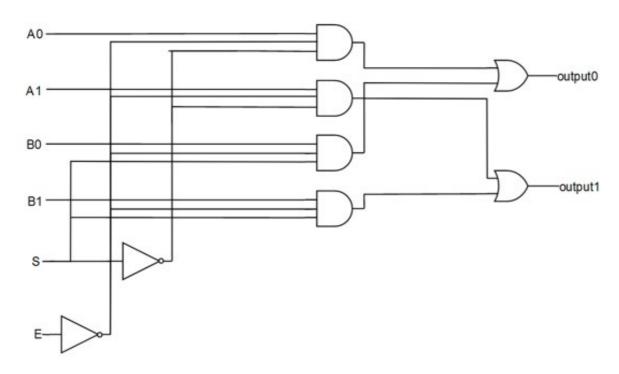




第七題 (8分)

評分標準:錯一個地方扣1分

Logic diagram (6分)



function table (2分)

enable	select	Outpu t
1	X	all 0's
0	0	А
0	1	В

第八題 (8分)

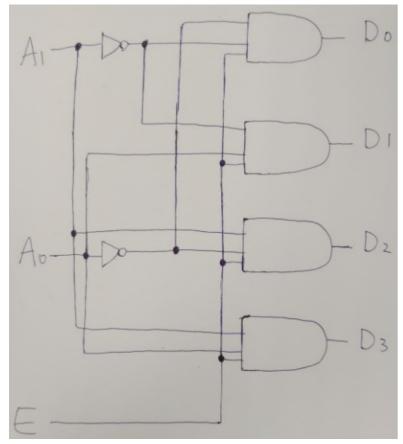
truth table (2分)

Enable	A_1	A_0	D_0	D_1	D_2	D_3
0	X	X	0	0	0	0
1	0	0	1	0	0	0
1	0	1	0	1	0	0
1	1	0	0	0	1	0
1	1	1	0	0	0	1

評分標準:沒寫 enable 扣1分

第八題 (8分)

logic diagram (6分)



評分標準:沒寫 enable 扣 1 分

輸出輸入不符合 2-to-4 decoder 扣 3

分

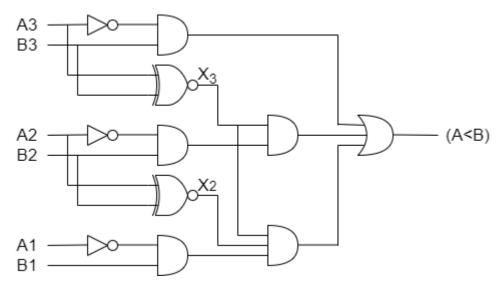
與 truth table 不符,錯一個地方扣 2

分

第九題 (10分)

Boolean function (5 %): $A_3'B_3 + X_3A_2'B_2 + X_3X_2A_1'B_1$ ($X_3 = A_3 \text{ xnor } B_3$; $X_2 = A_2 \text{ xnor } B_2$)

評分標準:X3和X2寫成xor扣2分,其餘錯一項扣2分,錯兩項不得分



其他情形:

以 A_1 、 B_1 為 MSB , 寫成 4-bit 比較器、 寫成 A>B 之 比較器等情况若邏輯正確扣 1 分

logic diagram (5分):

評分標準:畫錯一個元件扣1分

第十題 (10分)

F(A,B,C,D) = A'B' + AB'C + ACD + ABCD'

ABCD	00	01	11	10
00	1	1	1	1
01	0	0	0	0
11	0	0	1	1
10	0	0	1	1

K-map (5 分): 全對才給分

product-of-sum:

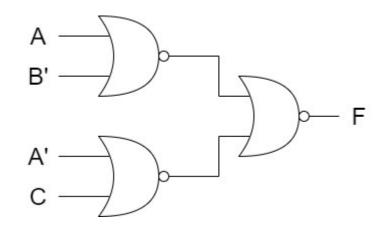
$$F' = A'B + AC'$$

 $F = (A'B + AC')'$
 $= (A + B')(A' + C)$

第十題 (10分)

POS: F(A,B,C,D) = (A + B')(A' + C)

電路圖



評分標準: Boolean function 化簡 +NOR logic diagram (5分)

POS 化簡正確且電路圖正確:5分

POS 化簡錯誤 : 0 分

SOP 化簡正確且電路圖正確:3分

SOP 化簡錯誤 : 0 分

第十一題 (10分)

F(A,B,C,D) = A'B + BCD + AD' + ABCD'

AB	00	01	11	10
00	0	0	0	0
01	1	1	1	1
11	1	0	1	1
10	1	0	0	1

K-map (5 分): 全對才給分

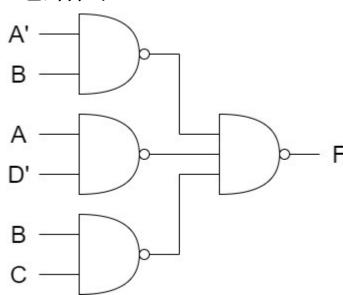
sum-of-product:

F = A'B + BC + AD'

第十一題 (10分)

SOP: F(A,B,C,D) = A'B + BC + AD'

電路圖



評分標準: Boolean function 化簡 +NAND logic diagram (5分)

SOP 化簡正確且電路圖正確:5分

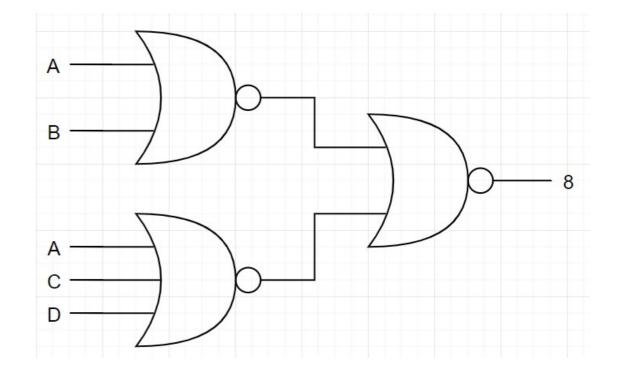
SOP 化簡錯誤 : 0 分

POS 化簡正確且電路圖正確:3分

POS 化簡錯誤 : 0 分

K-map for 8

ABCD	00	01	11	10
00	0	0	0	0
01	0	1	1	1
11	X	X	X	X
10	1	1	X	X

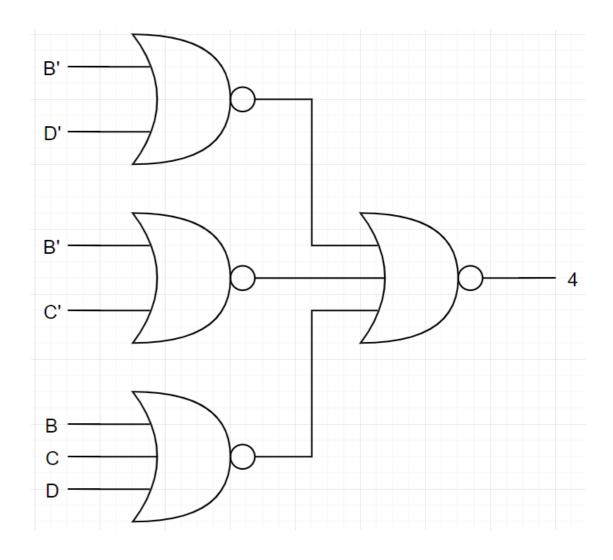


$$8 = (A+B)(A+C+D)$$

K-map for 4

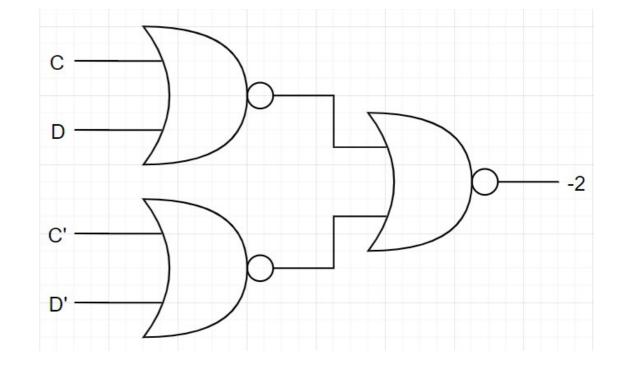
ABCD	00	01	11	10
00	0	1	1	1
01	1	0	0	0
11	X	Χ	Χ	X
10	0	1	X	X

$$4 = (B'+D')(B'+C')(B+C+D)$$



K-map for -2

ABCD	00	01	11	10
00	0	1	0	1
01	0	1	0	1
11	Χ	X	Χ	X
10	0	1	Χ	X

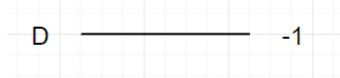


$$-2 = (C+D)(C'+D')$$

K-map for -1

AB	00	01	11	10
00	0	1	1	0
01	0	1	1	0
11	Χ	X	X	X
10	0	1	X	X

$$-1 = D$$



評分標準:

4個 K-map、4個 Boolean function 化簡、4個 NOR gate 電路圖各4分,總計12分。 未使用 Product-of-Sum 只要有化至最簡一樣給對

常見錯誤:

化簡不完全、未使用 NOR gate 繪製電路圖