

# Arm

1.) File → New →  $\phi\omega\lambda\alpha$  → OK

2.) <sup>(6ε αἰττο)</sup> Def: κτῖκ → add files →  $\eta\pi\omicron\delta\epsilon\omega$  .c  $\alpha\pi\chi\epsilon\iota\omicron$

3.) DebugRef Settings καὲν

(-remove (dbg)) -info totals

-libpath C:\Lib -armlib ↙  $\pi\alpha\rho\omega$   
αὐτὸ

4.) Uncheck  $\phi\epsilon\alpha$  options  $\epsilon\alpha$  3  $\eta\pi\iota\epsilon\alpha$   
κοντῖκ

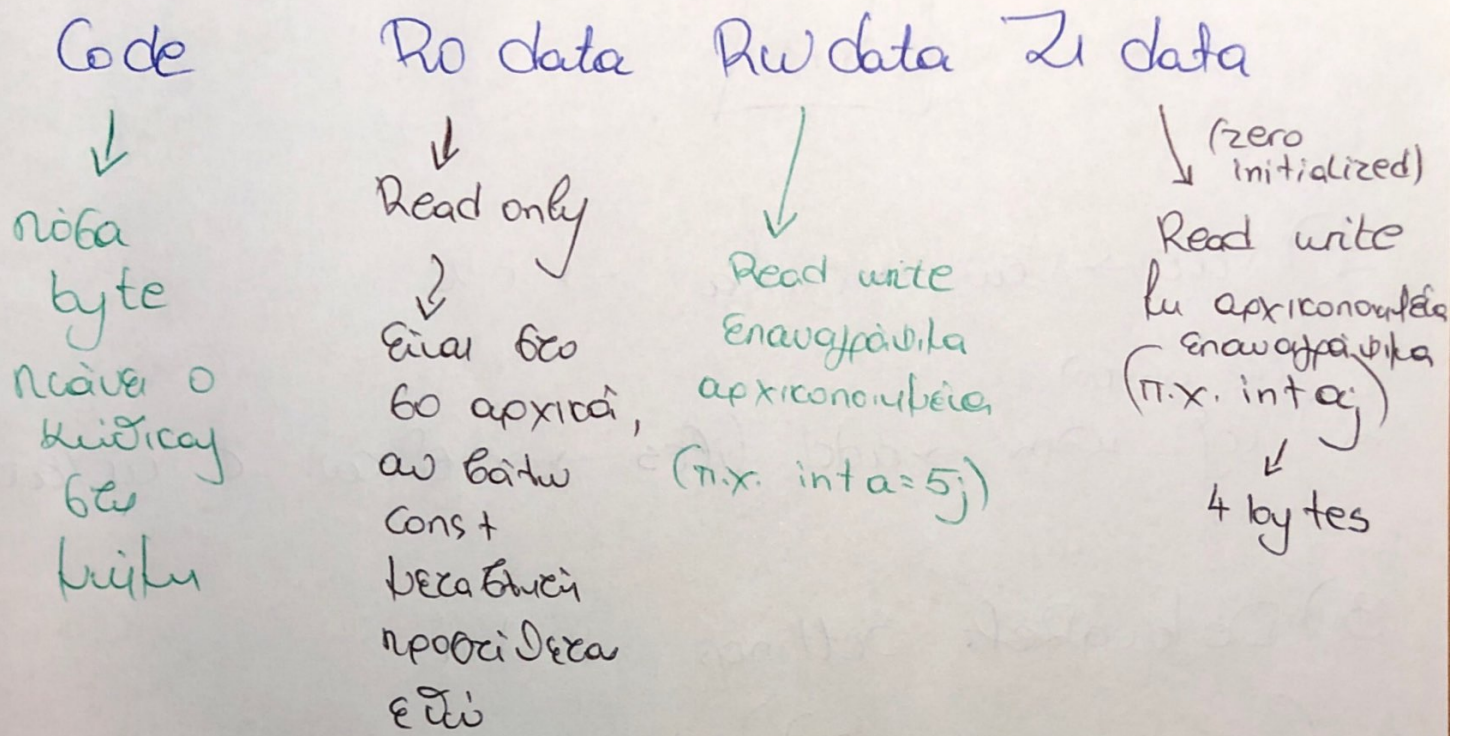
5.) Def: κτῖκ → compile (6ε .c)

6.)  $\pi\alpha\rho\omega$  καὲν make

Object totals →  $\eta\pi\epsilon\iota\tau\omega\epsilon\alpha$  6ε  $\delta\iota\kappa\omicron$   $\eta\alpha\gamma$  κῶδικα

Library totals →  $\eta\pi\epsilon\iota\tau\omega\epsilon\alpha$   $\eta\alpha\gamma$  βιβλιοθήκες  
τῶν  $\gamma\iota\upsilon\omega\epsilon\alpha$  include





Debug → 6w lay atopain, 6w 6wci nou  
apeitoveau 6w debugging

Grand Totals → aipavla object + library  
totals

(Moulu Dou 6w 6wci ka 6wci 6wci  
ji? awci 6wciou ca Rw data eki)



## 7.) Τραβώ AXD Debugger (σε αυθεντικά windows)

- File → Load image
- Επιλέγω pointer προς file (π.χ. Label)
- Μπαίνω σε pointer DebugRef
- Επιλέγω .axf αρχείο
- Open

Εκπαιφεται ο κωδικας σε assembly

- Παράβει κωδικι Go (βρες τα σταθερα)

## 8.) System Views → Debugger Internals

- Statistics



Instructions → ευκολή σε assembly

Core Cycles → βασικοί κύκλοι που επεξεργάζονται

5 Cycles → program counter ↑ και σε  
(sequential) ποια κατεύθυνση, διαδοχική  
κλήση further

N Cycles → κάνει branch, βεβαιώνει  
(non sequential) διεύθυνση, δεν μπορεί  
να γίνει σωστά  
pipeline. ❌ όχι διαδοχική κλήση  
further ❌

I Cycles → κύκλοι που ονομάζονται δεν κάνει  
(internal) ο επεξεργαστής call που  
further (π.χ. 3 κύκλοι για να  
πράξει)

C Cycles → δεν θα απορριφθεί (αν έχουμε hardware  
έξοδα επεξεργαστή)



# Τρόποι βελτιστοποίησης

## 1.) Loop unrolling

```
for (i=0; i<1000; i=i++) {  
    a[i]=5;  
}
```



```
for (i=0; i<1000; i=i+2) {  
    a[i]=5;  
    a[i+1]=5;  
}
```

be run slower . but  
beca  
compile → make  
↓  
run

\*\*\*  
better core  
cycles for  
execution

even the  
branch  
execution  
is faster  
faster

Trade off → αυξάνεται ROM μήκη (αυξάνεται  
code)

→ Σωστός 2-4 φορές



## 2.) Loop Fusion

• Example: Do for 6e fia

## 3.) Loop interchange

```
for (i=0; i=1000; i++)
    a[i] = 5;
```

```
for (i=0; i=1000; i++)
    b[i] = 5;
```

↓

```
for (i=0; i=1000; i++)
    a[i] = 5;
    b[i] = 5;
```

જાણી-જાણી અનેકરવા

આજ સુધીકરવા નિચાય 6e ફિલ્મ 6e

જાણી C (row major)

જાણી

for ( )  
for ( ) } ⇒ sequential

આ 6e ફિલ્મ અનિચાય ⇒ non sequential

ના 6e ફિલ્મકરવા 6e 6e ડિઝાઇન



## 4.7 Loop collapsing

Dimly for (for for)  
ay know have be  
xpuu pointer

Ex.

```
int a [100] [300] j
```

```
for (i=0; i<300; i++)
```

```
for (j=0; j<100; j++)
```

```
    a[j][i] = 0;
```

```
int *p = &a[0][0];
```

```
for (i=0; i=30000; i++) {
```

```
    *p++ = 0
```

```
}
```

5.) Loop inversion

{ bajw 600 tētoj  
eu while  
eov 'ēteyxo }

int i, a[100];

i = 0;

while (i < 100) {

a[i] = 0;

i++;

}

3 notu liku  
be-ta-beonoiu

apora  
pipeline

tu neoinu  
unapxi branch  
600 tētoj  
kau naē jawai  
naiuw

if (i < 100) {

do {

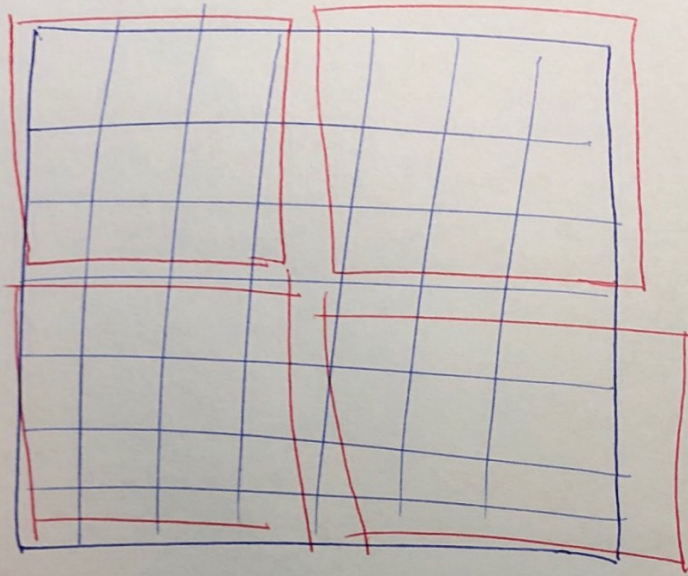
a[i] = 0;

i++;

} while (i < 100)



## 6.7 Loop tiling



for  
  for  
    for  
      for

Συνάει ότι κάθε cache  
και ο υπολογιστής έχουν πιο  
γάστρα

Συνήν πριν ερμεία δέν βαλάν  
(χρρότερο αντέκτα)