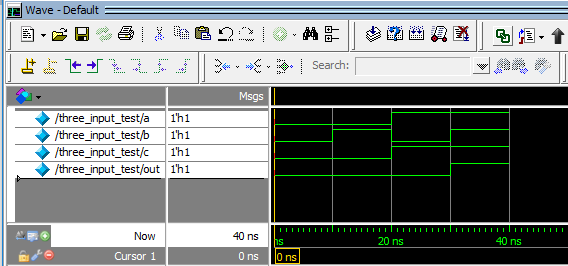
实验2-4 三输入与门实验报告

一、仿真结果



二、分析和说明

1、真值表

|  |  |  |  |
| --- | --- | --- | --- |
| a（输入） | b（输入） | c（输入） | out（输出） |
| 0 | 0 | 0 | 0 |
| 0 | 0 | 1 | 0 |
| 0 | 1 | 0 | 0 |
| 0 | 1 | 1 | 0 |
| 1 | 0 | 0 | 0 |
| 1 | 0 | 1 | 0 |
| 1 | 1 | 0 | 0 |
| 1 | 1 | 1 | 1 |

2、表达式

3、工作原理

当a、b、c三个输入端同时输入高电平时，输出端输出高电平；其他情况均输出低电平。