ច្បាប់ និងទ្រឹស្តី របស់សៀត្តី

បណ្ឌិត ឃុន គឹមលាង

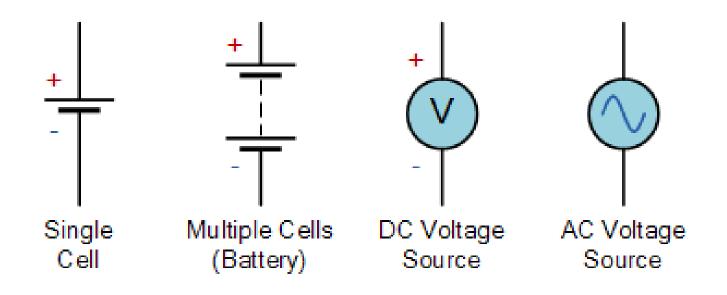
បញ្ចីអត្ថបទ

- 1- Current and Voltage Laws
- 1-1. Current and Voltage Sources
- 1-2. Kirchhoff's Current Law
 - ថ្នាំង (Node)
- 1-3 Kirchhoff's Voltage Law
- 2-Voltage Divider
 - 2-1- Divider Circuit
 - 2-2 Current in Circuit
 - 2-3 Voltage Divider
- 3- Thevenin and Norton Theorems
 - 3-1 Equivalent Circuit
 - 3-2 Thevenin Theorem

- 3-3 Equivalent Thevenin Circuit
- 3-4 Norton Theorem
- 3-5 Equivalent Norton Circuit

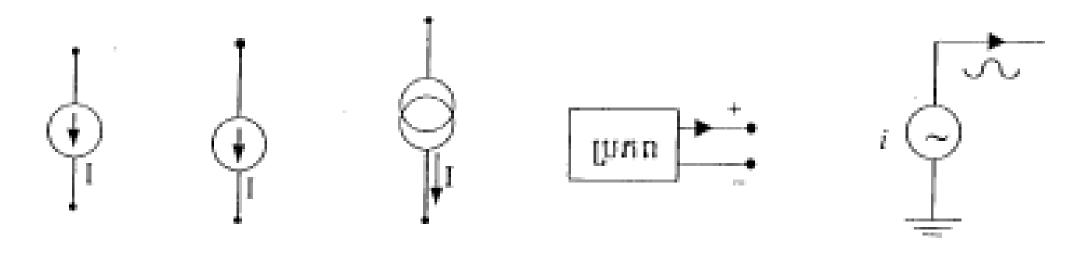
1-1. Current and Voltage Sources

ប្រភពតង់ស្យុងអគ្គិសនី គឺ ជាគ្រឿងដែលមានប៉ូលពីរ និងអាចដាក់ចេញនូវតង់ស្យុង វវាងប៉ូលទាំងពីររបស់វា។ និមិត្តសញ្ញារបស់ប្រភពតង់ស្យុងបង្ហាញក្នុងរូបទី១៖



រូបទី១៖ ប្រភពតង់ស្យុង

ប្រភពចរន្តអគ្គិសនី គឺ ជាគ្រឿងដែលមានប៉ូលពីរ និងអាចបញ្ចេញចរន្តទៅក្នុងសៀគ្វី នៅពេលដែល គេភ្ជាប់សៀគ្វី ជាមួយវា។ ចរន្តនិងតង់ស្យុងមានទំនាក់ទំនង ជាមួយគ្នា យ៉ាងជិតស្និទ្ធ។ និមិត្តសញ្ញារបស់ប្រភពចរន្តបង្ហាញក្នុងរូបទី២៖

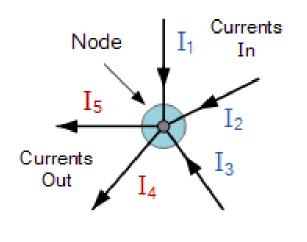


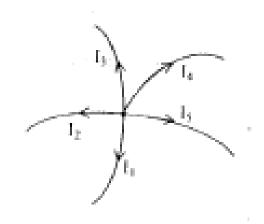
រូបទី១៖ ប្រភពចរន្ត

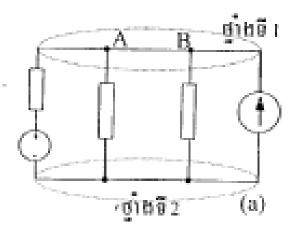
1-2. Kirchhoff's Current Law

- > Kirchhoff's Current Law មានច្បាប់ពីរសំខាន់ គឺ ច្បាប់ចំពោះចរន្ត និងច្បាប់ចំពោះ តង់ស្យុង ។ ច្បាប់ទាំង ពីរនេះអាចធ្វើអោយ យើងយល់ច្បាស់អំពីការិន្និច្ឆ័យចរន្ត និង តង់ស្យុងក្នុងសៀគ្វី។
- > ច្បាប់ទី ១ របស់គៀវឆ្ងវ ចំពោះចរន្តអគ្គិសនីបានចែងថា៖ ផលបូកពិជគណិតនៃចរន្ត អគ្គិសនីចំពោះថ្នាំងណាមួយស្មើនឹងស្ងន្យ។

Currents Entering the Node Equals Currents Leaving the Node





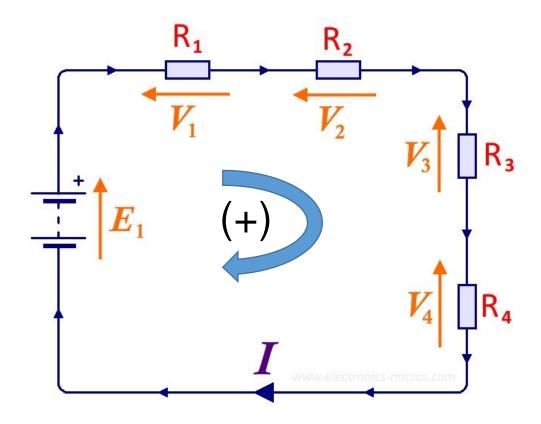


$$I_1 + I_2 + I_3 + (-I_4 + -I_5) = 0$$

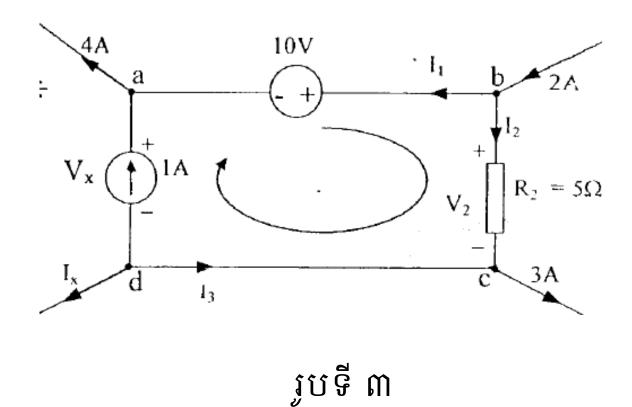
ឧទាហរណ៍ទីទៈ រកអាំងតង់ស៊ីតេចរត្តអត្តិសនី I ក្នុងរូបទី 5 ខាងក្រោម

- 1-3 Kirchhoff's Voltage Law
- > ច្បាប់ទី ២ របស់គៀវឆ្ងវ ចំពោះតង់ស្យុងបានចែងថា៖ ផលបូកពិជគណិតនៃតង់ស្យុង អគ្គិសនីចំពោះសៀគ្វីបិទមួយស្មើនឹងសូន្យ។

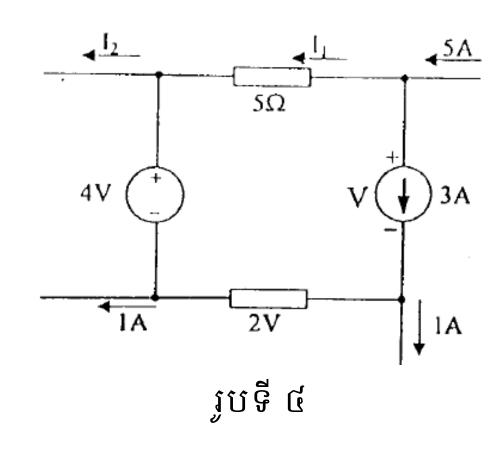
$$E_1 - V_1 - V_2 - V_3 - V_4 = 0$$



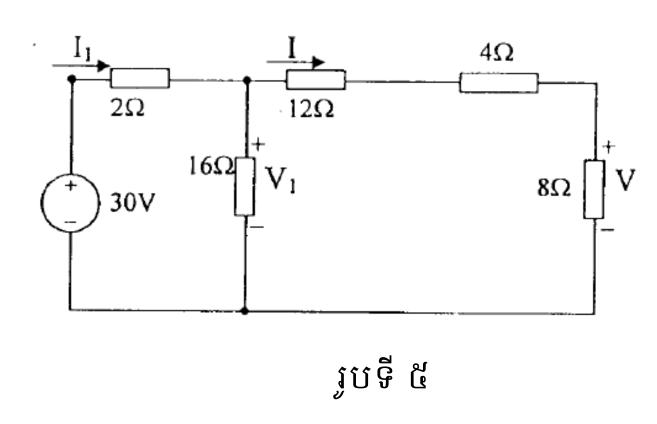
ចូរកំនត់រកតំលៃ I_x និង V_x នៅក្នុងរូបខាងក្រោម



ចូរពណនា I₁ , I₂ និង V នៅក្នុងរូបទី 31 ខាងក្រោម :



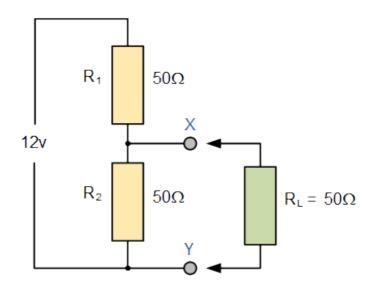
តណនា I និង V នៅក្នុងសៀត្វីខាងក្រោម (រូបទី 32) ។



2-Voltage Divider

2-1 Divider Circuit

🗲 គ្រឿងចែកតង់ស្យង (Voltage Divider) នេះ គេប្រើប្រាស់រេស៊ីស្តង់ជាសេរី។

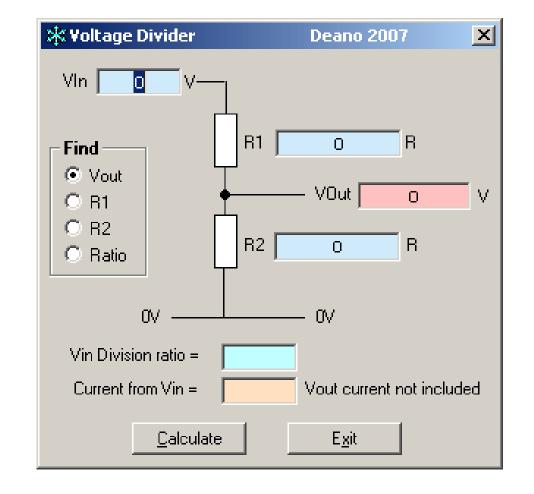


a) Without R_L connected

$$R_{X-Y} = 50\Omega$$
 $R_{X-Y} = 25\Omega$ (Resistors in $V_{out} = V_{in} \times \frac{R_2}{R_1 + R_2}$ $V_{out} = V_{in} \times \frac{R_2}{R_1 + R_2}$ $V_{out} = 12v \times \frac{50}{50 + 50} = 6.0v$ $V_{out} = 12v \times \frac{25}{50 + 25}$

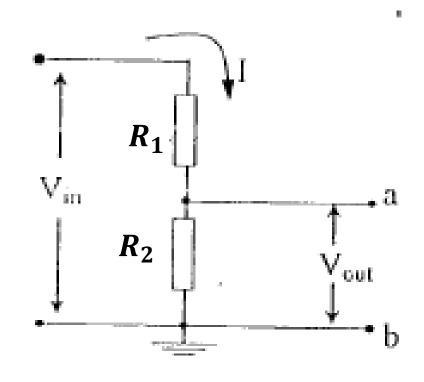
b) With R_I connected

$$R_{X-Y} = 50\Omega$$
 $R_{X-Y} = 25\Omega$ (Resistors in Parallel)
 $V_{out} = V_{in} \times \frac{R_2}{R_1 + R_2}$ $V_{out} = V_{in} \times \frac{R_2}{R_1 + R_2}$
 $V_{out} = 12v \times \frac{50}{50 + 50} = 6.0v$ $V_{out} = 12v \times \frac{25}{50 + 25} = 4.0v$



2-Voltage Divider

 \succ បើគេអោយ $R_1=R_2=20 \mathrm{k}\Omega$ ហើយ $V_{in}=20 \mathrm{V}$ ។ គណនា I , V_{out} និងផលធៀប វវាង V_{out} និង V_{in} ដូចមានបង្ហាញក្នុងរូបទី១០។



3- Thevenin and Norton Theorems

3-1 Equivalent Circuit