

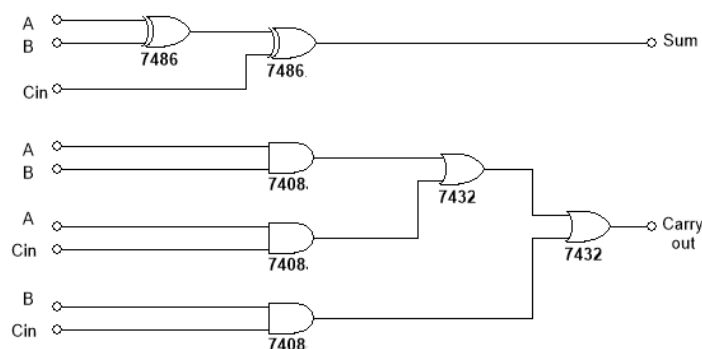
| | | | |
|--|--------------|-------------------------------------|---|
| Universidade de Itaúna | | Curso: Ciência da Computação | Disciplina: LABORATÓRIO DE ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES I |
| Professor (a): Dayse Anselmo | | | Prática 10 |
| 2º Período | Turno: Noite | Semestre: 2º | Ano: 2020 |
| Nome: Davi Ventura Cardoso Perdigão | | | |
| Circuitos Somadores | | | |

OBJETIVO

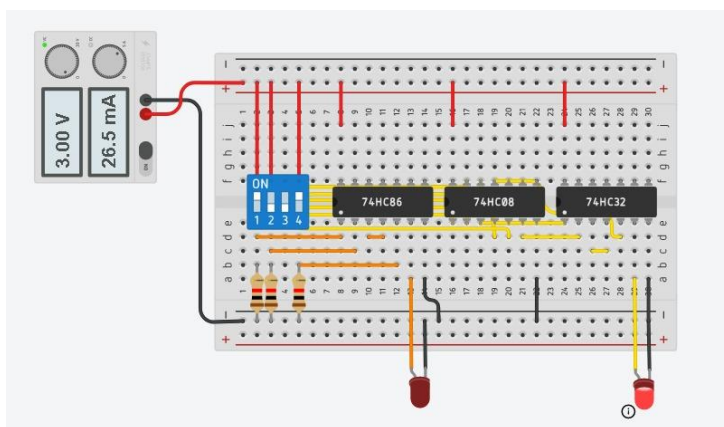
- Ambientar com um laboratório de circuitos digitais
- Observar o funcionamento de circuitos somadores
- Aplicação de tabela verdade e simplificações
- Manuseio do data sheet

PARTE PRÁTICA:

- 1) Faça a montagem do somador completo que realize as somas a seguir, usando o simulador Tinkercad.



- 2) Printe o circuito gerado por você e coloque a seguir:



- 3) Faça a simulação e comprove a tabela a seguir:

| A | B | Carry in | Sum | Carry out |
|---|---|----------|-----|-----------|
| 0 | 0 | 0 | 0 | 0 |
| 0 | 0 | 1 | 1 | 0 |
| 0 | 1 | 0 | 1 | 0 |
| 0 | 1 | 1 | 0 | 1 |
| 1 | 0 | 0 | 1 | 0 |
| 1 | 0 | 1 | 0 | 1 |
| 1 | 1 | 0 | 0 | 1 |
| 1 | 1 | 1 | 1 | 1 |