

Sessão PBL - SISTEMAS DIGITAIS - 26/02

Coordenador: Victor Lopes

Secretário de Quadro: Pedro Henrique

Secretário de Mesa: Marcelo Barrêto Tavares

FATOS:

- Arquitetura em DE1-SoC
- Operações em matrizes quadradas ($N \times N$, $N \leq 5$)
- Deve ser compatível com o processador ARM

IDEIAS:

- Pesquisar o manual DE1-SoC
- Pesquisar sobre a arquitetura ARM

QUESTÕES:

- O que é coprocessador?
- O que é arquitetura baseada em pipeline?
- Como implementar o paralelismo em hardware?
- O que é o kit de desenvolvimento DE1-SoC?
- Como representar quaisquer números reais em 8 bits?

METAS:

- Definir os grupos
- Trazer modelo de referência da soma, subtração e multiplicação de matrizes, sem uso de laços de repetição. (Em alguma linguagem como C)