

SESSÃO 12/03/2025

FATOS

- Multiplicação por escalar com char (8 bits)
- Operações básicas podem ser feitas para um tamanho fixo de 5x5
- La placa para determinante de matrizes 5x5

IDEIAS

- 1º bit sendo para representar sinal
- JTAG para testes ou UART
- Instruções:
 - Adição
 - Subtração
 - Multiplicação
 - Multiplicação com Escalar
 - Determinante (Uma para cada tamanho)
 - Transposta
 - Oposta
 - Leitura e escrita
- Exemplo de instrução feita em sala

QUESTÕES

- Como criar memórias e acessar na FPGA
- Quantas instruções?
- Qual o tamanho das instruções?
- Quais limitantes das instruções?
- O que é ISA?
- O que é datapath?

METAS

- Trazer 1 operação em verilog
- Trazer código em C, aplicando a operação feita
- Pensar na formatação da instrução(ISA)