



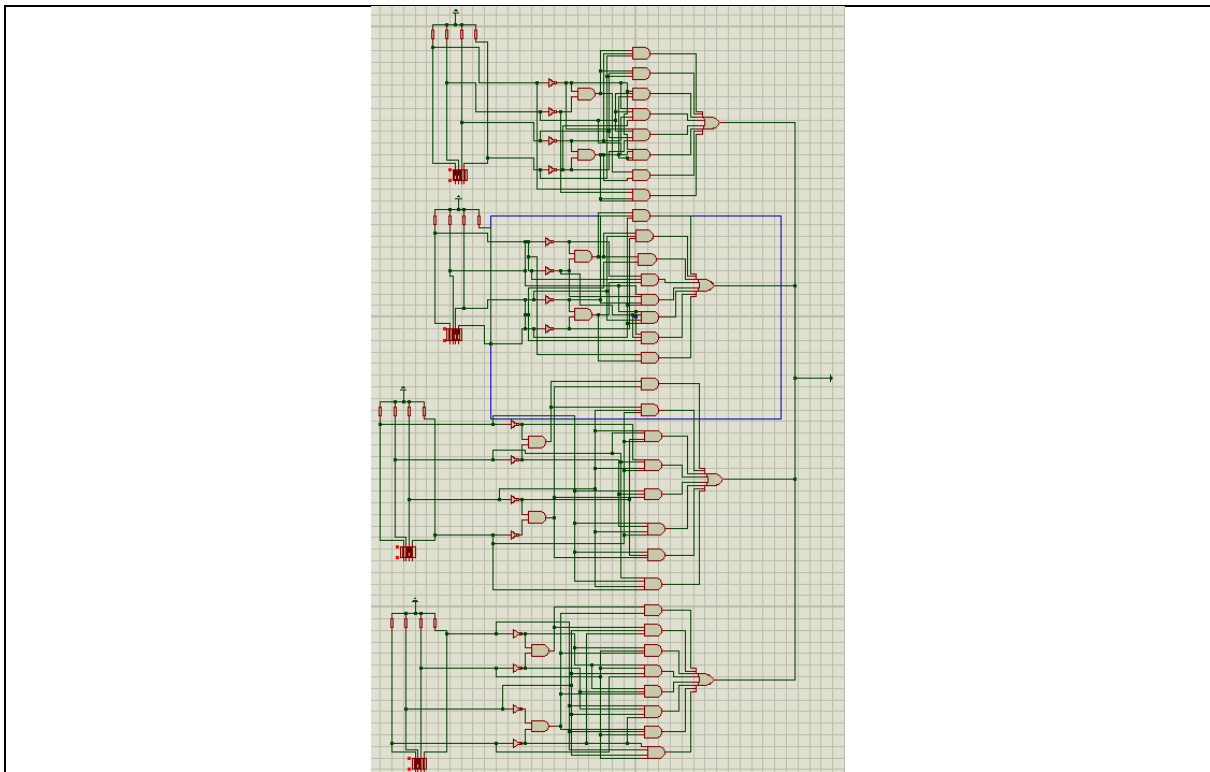
Seminario de Solución de Problemas de Arquitectura de Computadoras

Practica #2: Complemento a Dos (Numero 4 bits)

Nombre: Ricardo David Lopez Arellano

Objetivo: Implementar un circuito lógico combinacional a partir de expresiones booleanas en su forma canónica, que realice el complemento a dos de un numero de 4 bits.

Diagrama



Procedimiento: Tuve que hacer primero la tabla de verdad y luego hacer la suma de productos y así poder hacer el circuito

Problemas: Tuve problemas al hacer el circuito, ya que fue muuuy largo y en ocasiones el programa se cerraba solo y se perdían algunos cambios, de ahí en más nada.

Soluciones: Pues el problema de que se me cierra solo no lo pude solucionar, lo unico que hago es cada cierto tiempo estar guardando los cambios que haga, asi si se me cierra no perderia mucho o tal vez nada.

Conclusiones: Gracias a trabajos asi se me esta facilitando aun mas el poder utilizar este programa, ya no tardo tanto tiempo haciendo circuitos como tardaba al principio.