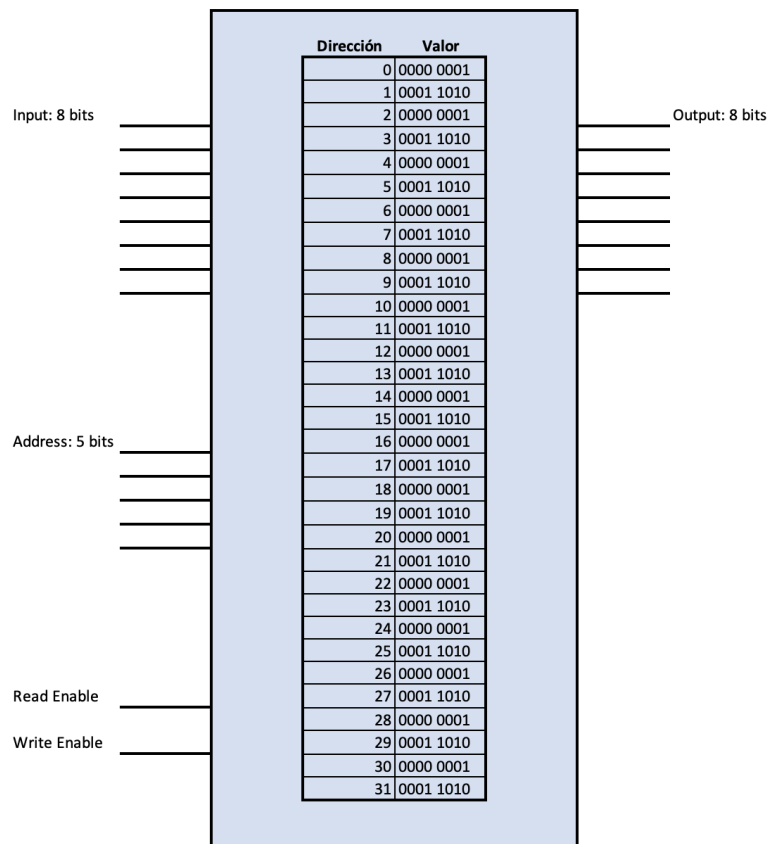


Memoria

Ejercicios

A partir del Gated Latch que diseñamos en clase, debe construir una memoria RAM con las siguientes características:

- Palabras de memoria de 8 bits
- La memoria tiene un tamaño de (32 bytes)
- El chip de memoria sería el siguiente:



Ejemplos de uso:

- Address: 00000, Read Enable: 1, Write Enable: 0
entonces los outputs bits serían: 0000 0001
- Address: 11111, Read Enable: 0, Write Enable: 1, con Input bits: 0101 0101
entonces la casilla 31 debe almacenar los valores: 0101 0101. Para validar el proceso, puede cambiar el Read Enable a 1 y el Write Enable a 0. Y los outputs debería tomar los valores de 0101 0101.