

Pontifícia Universidade Católica de Minas Gerais  
Instituto de Ciências Exatas e Informática  
Curso de Ciência da Computação

ARQUITETURA DE COMPUTADORES I

PROPOSTA INICIAL PARA O CRONOGRAMA

Mês	Dia	T	Dia	P	Descrição	OBS.
02						
			01	G00	Preparação para o início de atividades	
	01	A01			Apresentação da disciplina - Introdução	
	03	A02			Modelo de computador - Representação de dados	
			05	G01	Guia 01	
	08	A03			Sistemas de numeração	
	10	A04			Representação inteira	
			12	G02	Guia 02	
	15	A05			Representação fracionária	
	17	A06			Complementos	
			19	G03	Guia 03	
	22	--			Feriado	
	24	A07			Álgebra de proposições	
			26	G04	Guia 04	
03						
	01	A08			Circuitos lógicos combinacionais	
	03	A09			Simplificações de circuitos	
			05	G05	Guia 05	
	08	A10			Simplificações de circuitos	
	11	A11			Simplificações de circuitos	
			12	G06	Guia 06	
	15	A12			Arquitetura de microprocessadores - LU	
	17	A13			Arquitetura de microprocessadores - AU	
			19	G07	Guia 07	
	22	A14			Arquitetura de microprocessadores - ALU	
	24	A15			Circuitos lógicos sequenciais	
			26	G08	Guia 08	
	29	A16			Máquinas de estados finitos - FSM	
	31	A17			Máquinas de estados finitos - Mealy e Moore	
04						
			02	G09	Guia 09	
	05	A18			Máquinas de estados finitos - Autômato de pilha	
	07	--			Feriado	
			09	G10	Guia 10	
	12	A19			Verificação 01 - Circuitos combinacionais	20
	14	A20			Máquinas de estados finitos - Máquina de Turing	
			16	G11	Guia 11	
			18	R01	Recuperação/Refação 01a	(*)
	19	A21			Latches e flip-flops	
	21	--			Feriado	
			23	G12	Guia 12	
			25	T01	Artigo	(*)
	26	A22			Contadores síncronos	
	28	A23			Contadores assíncronos	
			30	G13	Guia 13	

# ARQUITETURA DE COMPUTADORES I

## PROPOSTA INICIAL PARA O CRONOGRAMA

Mês	Dia	T	Dia	P	Descrição	OBS.
05						
				ADA	A programar	(*)
	03	A24			Registradores (RTL)	
	05	A25			Registradores (Deslocamento)	
			07	G14	Guia 14	
	10	A26			Arquitetura de microprocessadores - Modelo	
	12	A27			Arquitetura de microprocessadores - Memória	
			14	G15	Guia 15	
	17	A28			Arquitetura de microprocessadores - Controle	
	19	A29			Arquitetura de microprocessadores - Desvios	
			21	G16	Guia 16	
	24	A30			Arquitetura de microprocessadores - Endereçamento	
	26	A31			Arquitetura de microprocessadores - Funções	
			28	P01	Guia 17	
	31	A32			Arquitetura de microprocessadores - Pilha	
06						
	02	A33			Arquitetura de microprocessadores - Integração	
			04	P01	Projeto 01	
	07	A34			Verificação 02 - Circuitos sequenciais	20
	09	A35			Arquitetura de microprocessadores - Evolução	
			11	R02	Recuperação/Refação 02a	(*)
	14	A36			Software básico	
	16	A37			Software básico	
					Divulgação de notas de atividades práticas + ADA	40
			18		A programar	
	21	A38			Verificação 03 - Todos os assuntos	20
	23	A39			Revisão	
			25	- -	A programar	
	28	A40			Verificação 04 - Reavaliação - Todos os assuntos	20
	30	A41			A programar	
					Divulgação de notas finais	
		02			Práticas investigativas (extra-classes)	
T		80		40	Totais	100

OBS.:

(\*) - Entrega especial.

(ADA\*) - A Avaliação de Desempenho Acadêmico será agendada para todas as disciplinas.

# ARQUITETURA DE COMPUTADORES I

## PROPOSTA INICIAL PARA O CRONOGRAMA

AULA	DATA	DISTRIBUIÇÃO DE AULAS DE TEORIA
01	01/02	Apresentação da disciplina - Introdução
02	03/02	Modelo de computador - Representações de dados
03	08/02	Sistemas de numeração
04	10/02	Representação inteira
05	15/02	Representação fracionária
06	17/02	Complementos
	<b>22/02</b>	<b>Feriado</b>
07	24/02	Álgebra de proposições
08	01/03	Circuitos lógicos combinacionais
09	03/03	Simplificações de circuitos (VK-Maps)
10	08/03	Simplificações de circuitos (QM)
11	10/03	Simplificações de circuitos
12	15/03	Arquitetura de microprocessadores - LU
13	17/03	Arquitetura de microprocessadores - AU
14	22/03	Arquitetura de microprocessadores - ALU
15	24/03	Circuitos lógicos sequenciais
16	29/03	Máquinas de Estados Finitos (FSM)
17	31/03	Diagramas de Mealy e Moore
18	05/04	Autômato de pilha
	<b>07/04</b>	<b>Feriado</b>
19	12/04	Verificação de aprendizagem 01
20	14/04	Máquina de Turing
21	19/04	<i>Latches e Flip-flops</i>
	<b>21/04</b>	<b>Feriado</b>
22	26/04	Contadores síncronos
23	28/04	Contadores assíncronos
24	03/05	Registradores (RTL)
25	05/05	Registradores (Deslocamento)
26	10/05	Arquitetura de microprocessadores - Modelo
27	12/05	Arquitetura de microprocessadores - Memória
28	17/05	Arquitetura de microprocessadores - Controle
29	19/05	Arquitetura de microprocessadores - Desvios
30	24/05	Arquitetura de microprocessadores - Endereçamento
31	26/05	Arquitetura de microprocessadores - Funções
32	31/05	Arquitetura de microprocessadores - Pilha
33	02/06	Arquitetura de microprocessadores - Integração
34	07/06	Verificação de aprendizagem 02
35	09/06	Arquitetura de microprocessadores - Evolução
36	14/06	Software básico
37	16/06	Software básico
38	21/06	Verificação de aprendizagem 03
39	23/06	Revisão
40	28/06	Reavaliação - Verificação de aprendizagem 04
41	30/06	A programar
	<b>02h</b>	<b>Práticas investigativas (extra-classes)</b>
40	80 h-a	Aulas teóricas previstas e prática investigativa

## Observações:

A proposta a seguir é passível de modificações, dependentes do aceite e sugestões do Colegiado do Curso e eventualidades. Lançamentos no SGA poderão ser alterados.

As avaliações e atividades práticas acompanharão o desenvolvimento da teoria.

As datas previstas para as avaliações **são provisórias. Não haverá qualquer avaliação, sem prévio anúncio em sala de aula e posterior confirmação.**

Exercícios entregues fora do prazo serão penalizados por um fator de depreciação mínimo de 0.50 semana em atraso, **até o limite de 03 semanas**, após o que **NÃO mais serão aceitos para fins de avaliação** somativa. No último mês letivo, o fator de depreciação será de 0.90, **para qualquer entrega fora do prazo**, independente do atraso.

Ao final de cada mês será providenciada a publicação de valores provisórios acumulados até então, para acompanhamento das atividades já avaliadas.

Proposta <b>provisória</b> para verificações de aprendizagem				
Teoria				pontos
	01	P1	avaliação somativa individual acumulativa	20
		P2	avaliação somativa individual acumulativa	20
		P3	avaliação somativa individual acumulativa	20
Subtotal			$P1(20) + P2(20) + P3(20)$	60
Prática				
	15	P4	atividades práticas semanais (15 no mínimo) e	20
		P5	outras atividades semanais, projetos e artigo	15
			Avaliação de Desempenho Acadêmico (ADA=05)	05
Subtotal			$(P1+P2+P3)+(P4+P5)$	100
		P6	reavaliação (repositiva/substitutiva, se necessária)	20
Subtotal		P7	$P7 = \text{substituir}(P6, \text{menor}(P1, P2, P3, P4, P5))$	100
Total			$(P6   P7)$	100 pontos

As avaliações somativas e individuais serão aplicadas de forma incremental: parte menor do conteúdo já avaliado será revista, e a maior parte será do conteúdo mais recente.

A Avaliação de Desempenho Acadêmica (ADA) será aplicada em data e na forma indicada a ser definida, oportunamente, pela Coordenação de Curso. Os valores obtidos nessas avaliações serão incorporados em até 05 pontos.

A reavaliação poderá incluir o reaproveitamento parcial de valores obtidos anteriormente. Todos os pontos reunidos nessa etapa terão caráter substitutivo, independentemente do valor final ser superior ou inferior ao já obtido. O reaproveitamento de avaliações sobre atividades práticas, terão prioridade sobre outras formas de avaliação.

Em caso de perda de alguma avaliação (**e apenas nas condições previstas no Manual do Aluno**), comunicar imediatamente ao professor, e apresentar petição justificada; se aprovada, agendar a reposição (no prazo de uma semana, se possível). **Em qualquer outra situação, a avaliação correspondente terá valor igual a zero** e a reposição de pontos somente poderá ser obtida mediante o processo de reavaliação descrito acima.