

Sistemas Computacionais - Teórica.

Instruções MIPS válidas:

- $ld\ R1, (R3)$
- $ld\ R1, A(R0)$
- $ld\ R1, 100(R4)$
- $ld\ R1, A-16(R3)$

// A constante no valor daddi tem o valor máximo de $2^{15} - 1$ //

↳ "pode ser negativa"

- O processador 8086 é CISC

- Um acesso ao end. 20 é alinhado com: 2 bytes, 4 bytes e 1 byte.

- 1 - type = daddi, andi, xori, beq, ld, ...

- "jr \$ra" → retorno de uma rotina. e muda a exec. para o end. de mem. em \$ra.

- Depois de um 'jump' e antes da fim ou 'jr' é sempre precisa a pop.