

Konstrukcija kompilatora

1. Nastanak i namena programskih prevodioca. Veza kompilatora i programskih jezika. Izazovi u razvoju kompilatora.

Programski prevodilac je program za prevođenje programa iz jezika visokog nivoa u jezik hardvera. Postoji veliki broj različitih programskih jezika i za svaki je potrebno da postoji odgovarajući prevodilac. Postoji veliki broj različitih mašina i za svaku je potrebno da postoji odgovarajući prevodilac. Glavni pristupi implementaciji programskih jezika:

- **kompajleri (kompilatori)**
- **interpretatori**

Kompajleri daju mogućnost korišćenja istog koda napisanog na višem programskom jeziku na različitim procesorima. Prvi kompajler nastaje za prvi viši programski jezik - Fortran (1957). Budući kompajleri pratiće osnovne principe Fortrana. Kompajler iz jednog programa pravi drugi program, **ciljni kod**. Ciljni kod može biti assembler, objektni kod, mašinski kod, bajtkod... Izvršni program se nezavisno pokreće nad podacima, kako bi se dobio izlaz. Izvršni program se može pokretati željeni broj puta.

Kompajler treba da:

- omogućiti da je pisanje programa jednostavno
- omogućiti da se izbegnu greške i koriste apstrakcije
- prati način na koji programeri razmišljaju
- ostvari prostor za što bolji izvorni kod
- napravi što bolji izvršni kod (da kreira brz, kompaktan, energetske efikasan kod niskog nivoa)
- prepozna i korektno prevodi samo jezički ispravne programe, tj. da pronađe greške u neispravnim programima
- uvek ispravno završi svoj rad, bez obzira na vrstu i broj grešaka u izvornom programu
- bude efikasan (posebno da bude brz)
- generiše kratak i efikasan objektni program
- generiše odgovarajući program (semantički ekvivalentan izvornom kodu)

Dodatno treba omogućiti da kompajleri, osim što izvršavaju komande na standardnim mikroporcesorima, mogu kontrolisati fizičku opremu, te automatski generisati hardver. Takođe, treba omogućiti da specifikacija izvornog programa bude još bliža ljudima, njihovim govornim jezicima i iskustvu.

2. Vrste prevodioca. Osnovne karakteristike, prednosti i mane interpretatora i kompilatora. Moguće kombinacije interpretatora i kompilatora.

Glavni pristupi implementaciji programskih jezika:

- **kompajleri (kompilatori):** Kompajleri daju mogućnost korišćenja istog koda napisanog na višem programskom jeziku na različitim procesorima. Kompajler iz jednog programa pravi drugi program, **ciljni kod**. Ciljni kod može biti assembler, objektni kod, mašinski kod, bajtkod... Izvršni program se nezavisno pokreće nad podacima, kako bi se dobio izlaz. Izvršni program se može pokretati željeni broj puta. Ovde je u pitanju **AOT (Ahead-of-Time) kompilacija**.
- **interpretatori:** Interpretatori prevode naredbu po naredbu programa. Optimizacija vrše samo na nivou svake pojedinačne naredbe. U fazi izvršavanja uvek je neophodno da imamo kod. Prevođenje se svaki put vrši iz početka. Ne procesiraju program pre izvršavanja, pa ih karakteriše sporije izvršavanje. Koriste se često za jezike skript paradigme. Ovde je u pitanju **JIT (Just-in-Time) kompilacija**.

Prednosti i mane kompilatora:

- Detekcija grešaka unapred.
- Kvalitetniji kod (efikasniji kod sa manjim zauzećem memorije).
- Vreme prevođenja.
- Svaka izmena u kodu zahteva celokupno novo prevođenje.
- Svaka izmena arhitekture računara zahteva novo prevođenje.

Prednosti i mane interpretatora:

- Detekcija grešaka kada se dese, ako se dese.
- Sporije izvršavanje.
- Fleksibilnost.
- Izmene u kodu su odmah dostupne.
- Prenosivost.

Moguće je kombinovati AOT i JIT kompilaciju. Primer je JVM koji prvo koristi AOT kompilaciju da prevede Java kod u bajtkod, a zatim tokom izvršavanja primenjuje JIT kompilaciju da najčešće korišćene delove bajtkoda dodatno prevede i optimizuje u mašinski kod.

3. Struktura kompilatora.

Prednji deo kompilatora (front end) - zavisi od jezika. Vrš **leksičku, sintaksnu i semantičku analizu**. Transformiše ulazni program u **međureprezentaciju (intermediate representation - IR)** koja se koristi u srednjem delu kompajlera. Ova međureprezentacija je obično reprezentacija nižeg nivoa programa u odnosu na izvorni kod.

Srednji deo kompilatora (middle end) - nezavisan od jezika i ciljne arhitekture. Vršiti optimizacije na međureprezentaciji koda sa ciljem da unapredi performanse i kvalitet mašinskog koda koji će kompilator proizvesti. Izvršava optimizacije koje su nezavisne od CPU arhitekture za koju je krajnji kod namenjen. Srednji deo kompilatora, da bi izvršio kvalitetnu optimizaciju, najpre vrši analizu koda. Koristeći rezultate analize, vrši se odgovarajuća optimizacija. Izbor optimizacija koje će biti izvršene zavisi od želja korisnika i argumenata koji se zadaju prilikom pokretanja kompilatora. Podrazumevan nivo optimizacija obuhvata optimizacije nivoa **O2**.

Zadnji deo kompilatora (back end) - zavisi od ciljne arhitekture. Osnovne faze zadnjeg dela kompilatora obuhvataju arhitekturalno specifičnu optimizaciju i genereisanje koda.

4. Pretprocesiranje i linkovanje.

Osnovne faze prevođenja, osim kompilacije, obuhvataju i **pretprocesiranje** i **linkovanje**. Faza pretprocesiranja je pripremna faza kompilacije. Kompilator ne obrađuje tekst programa koji je napisao programer, već tekst programa koji je nastao pretprocesiranjem. Jedan od najvažnijih zadataka pretprocesora je da omogućiti da se izvorni kod pogodno organizuje u više ulaznih datoteka. Pretprocesor izvorni kod iz različitih datoteka objedinjava u tzv. jedinice prevođenja i prosleđuje ih kompilatoru. Suštinski, pretprocesor vrši samo jednostavne operacije nad tekstualnim sadržajem programa i ne koristi nikakvo znanje o samom programskom jeziku. Pretprocesor analizira samo pretprocesorske direktive. Faza linkovanja je neophodna faza kako bi se na osnovu proizvoda kompilacije napravio izvršivi program. Povezivanje je proces kreiranja jedinstvene izvršne datoteke od jednog ili više objektnih modula koji su nastali ili kompilacijom izvornog koda programa ili su objektni moduli koji sadrže mašinski kod i podatke standardne ili neke nestandardne biblioteke. Pored **statičkog povezivanja**, koje se vrši nakon kompilacije, postoji i **dinamičko povezivanje**, koje se vrši tokom izvršavanja programa, tj. na njegovom početku.

5. Leksička analiza.

Leksika je podblast sintakse koja se bavi opisivanjem osnovnih gradivnih elemenata jezika. U okviru leksike, definišu se reči i njihove kategorije. U programskom jeziku, reči se nazivaju **leksema**, a kategorije **tokeni**. Dakle, pojedinačni karakteri se grupišu u nedeljive celine leksema koje predstavljaju osnovne leksičke elemente, koji bi bili analogni rečima govornog jezika i pridružuju im se tokeni koji opisuju leksičke kategorije kojima te leksema pripadaju. U programskom jeziku, tokeni mogu da budu identifikatori, ključne reči, operatori... **Leksička analiza** je proces izdvajanja leksema i tokena, osnovnih jezičkih elemenata, iz niza ulaznih karaktera. Leksičku analizu vrše moduli kompilatora koji se nazivaju **leksički analizatori (lekseri, skeneri)**. Oni obično prosleđuju spisak izdvojenih leksema (i tokena kojima pripadaju) drugom modulu (**sintaksičkom analizatoru**) koji nastavlja analizu teksta programa. Leksički analizator najčešće radi na zahtev sintaksičkog analizatora tako što se sintaksički analizator obraća leksičkom analizatoru kada god mu zatreba naredni token. Tokenima mogu biti pridruženi i neki dodatni atributi. Token, kao skup svih mogućih leksema, opisuje se formalno pogodnim obrascima koji mogu da uključuju cifre, slova, specijalne

simbole... Ti obrasci za opisivanje tokena su obično **regularni izrazi**, a mehanizam za izdvajanje leksema iz ulaznog teksta zasniva se na konačnim automatima. **Lex** je program koji generiše lekseme na programskom jeziku C, na osnovu zadatog opisa tokena u obliku regularnih izraza. Razlikujemo **ključne reči** i **identifikatore**: identifikator ne može biti neka od ključnih reci. Postoje ključne reči koje zavise od konteksta, koje su ključne reci na određenim specifičnim mestima programa, ali mogu biti identifikatori na drugim mestima.

6. Sintaksička analiza.

Sintaksa definiše formalne relacije između elemenata jezika, time pružajući strukturne opise ispravnih niski jezika. Sintaksa se bavi samo formom i strukturom jezika bez bilo kakvih razmatranja u vezi sa njihovim značenjem. Sintaksom programa obično se bavi deo programskog prevodioca koji se naziva **sintaksički analizator** ili **parser**. Rezultat njegovog rada se isporučuje daljim fazama u obliku **sintaksičkog stabla**. Sintaksa jezika se obično opisuje gramatikama. Za opis sintaksičkih konstrukcija programskih jezika koriste se uglavnom **kontekstno-slobodne gramatike**. Kontekstno-slobodne gramatike su izražajni formalizam od regularnih izraza. Kontekstno-slobodne gramatike su određene skupom **pravila**. Svako pravilo ima levu i desnu stranu. Sa leve strane pravila nalaze se tzv. **pomoćni simboli (neterminali)**, dok se sa desne strane nalaze niske u kojima mogu da se javljaju bilo pomoćni simboli bilo tzv. **završni simboli (terminali)**. Svakom pomoćnom simbolu pridružena je neka sintaksička kategorija. Jedan od pomoćnih simbola se smatra istaknutim, naziva se **početnim simbolom (aksiomom)**. Na osnovu gramatike jezika formira se potisni automat na osnovu kojeg se jednostavno implementira program koji vrši sintaksičku analizu. Formiranje automata od gramatike se obično vrši automatski, uz koriscenje tzv. **generatora parsera**, poput sistema Yacc, Bison ili Antlr. Za opis sintakse koriste se i određene varijacije kontekstno-slobodnih gramatika. Najpoznatije od njih su **BNF** (Bakus-Naurova forma), **EBNF** (proširena Bakus-Naurova forma) i **sintaksički dijagrami**. BNF je pogodna notacija za zapis kontekstno-slobodnih gramatika, EBNF proširuje BNF operacijama regularnih izraza čime se dobija pogodniji zapis, dok sintaksički dijagrami predstavljaju slikovni meta jezik za predstavljanje sintakse.

7. Semantička analiza. Formalna i neformalna semantika.

Semantičke greške. Semantička upozorenja. Primeri.

Semantika pridružuje značenje ispravnim konstrukcijama na nekom programskom jeziku. Semantika programskog jezika određuje značenje jezika. Može da se opiše formalno i neformalno. Uloga **neformalne semantike** je da programer može da razume kako se program izvršava pre njegovog pokretanja. **Formalne semantike** koriste se za izgradnju alata koji se koriste za naprednu semantičku analizu softvera. Ovi alati se mogu koristiti kao dopuna semantičkoj analizi koju sprovode kompajleri. **Semantičke greške** se otkriju nakon leksičke i sintaksne analize. Primeri su upotreba nedefinisanog simbola, simboli definisani više puta u istom doseg, greške u tipovima, greške u pozivima funkcija i prosleđivanju parametara.

Semantička analiza treba da odbaci što više nekorektnih programa, prihvati što više korektnih programa i uradi to brzo. Rezultati semantičkih provera često se prijavljuju programeru kao upozorenja. **Semantička upozorenja** su često nepotpuna. Na izbor semantičkih provera koje kompajler implementira utiče pre svega efikasnost analize - kompajler mora da radi efikasno i kompleksna semantička analiza nije poželjna jer usporava proces kompilacije. Na izbor semantičkih provera koje kompajler sprovodi na nekom projektu utiče pre svega domen projekta. Najčešće se izbor semantičkih provera može kontrolisati opcijama kompajlera. Primeri upozorenja su neiskorišćena promenljiva, predlog upotrebe zagrada oko izraza i deljenje nulom.

Jednostavna semantička analiza zasniva se na ispitivanju karakteristika apstraktnog sintaksnog stabla. Za dodavanje jednostavnih semantičkih provera, u okviru clang-a postoji čak tri interfejsa, dva koja su sastavni deo kompajlera, i treći koji je nezavisan alat u sklopu clang projekta. Kompleksnija semantička analiza uključuje i analizu koda i grafa kontrole toka. Jedan od osnovnih zadataka semantičke analize je **provera tipova (typchecking)**. Tokom provere tipova proverava se da li je svaka operacija primenjena na operande odgovarajućeg tipa. U zavisnosti od jezika se u nekim slučajevima, gde je potrebno, u sintaksičko drvo umeću implicitne konverzije ili se prijavljuje greška.

8. Uloga međukoda i generisanje međukoda. Primer gcc.

Većina kompilatora prevodi sintaksičko stablo, provereno i dopunjeno tokom semantičke analize, u određeni **međukod (intermediate code/representation)**, koji se onda dalje analizira i optimizuje i na osnovu koga se u kasnijim fazama gradi rezultujući asemblerski i mašinski kod. Uloga međureprezentacije je u pojednostavljivanju optimizacija, mogućnost imanja više prednjih delova za isti zadnji deo, kao i više zadnjih delova iz istog prednjeg dela. Veoma je teško dizajnirati dobar IR jezik. Potrebno je balansirati potrebe visokog jezika i potrebe jezika niskog nivoa mašine za koju je izvršavanje namenjeno. Ako je nivo previsok nije moguće optimizovati neke implementacione detalje, a ako je prenizak nije moguće koristiti znanje visokog nivoa da se izvrše neke agresivne optimizacije.

Kompajleri često imaju više nego jednu međureprezentaciju. Postoje različiti oblici za međureprezentaciju - graphical representations, three-address representation, virtual machine representations, linear representations. Najčešći oblik međureprezentacije je **troadresni kod** u kome se javljaju dodele promenljivama u kojima se sa desne strane dodele javlja najviše jedan operator. U svakoj instrukciji se navode adrese najviše dva operanda i rezultata operacije. Naredbe kontrole toka se uklanjaju i svode na uslovne i bezuslovne skokove (naredba goto). Da bi se postigla troadresnost, u međukodu se vrednost svakog podizraza smešta u novouvedenu privremenu promenljivu. Njihov broj je potencijalno neograničen, a tokom faze generisanja koda (tj. registarske alokacije) svim promenljivama se dodeljuju fizičke lokacije gde se one skladište.

GCC koristi tri najvažnije međureprezentacije da predstavi program prilikom kompilacije:

- **GENERIC** - nezavisna od jezika. Svaki gcc podržan jezik se može prevesti na ovu međureprezentaciju.
- **GIMPLE** - troadresna međureprezentacija nastala od GENERIC tako što se svaki izraz svodi na troadresni ekvivalent. Koristi SSA (static single assignment).
- **RTL (Register Transfer Language)**

9. Optimizacije međukoda. Uloga i primeri.

Optimizacija podrazumeva poboljšanje performansi koda, zadržavajući pri tom ekvivalentnost sa polaznim. Optimizovani kod za iste ulaze mora da vrati iste izlaze kao i originalni kod i mora da proizvede iste sporedne efekte. Fazi optimizacije prethodi faza analize na osnovu koje se donose zaključci i sprovode optimizacije. Cilj je unaprediti IR generisan prethodnim koracima da bi se bolje iskoristili resursi. Generisanje IR-a uključuje redundantnost u naš kod, a i sami programeri su lenji, pa je optimizacija neophodna. Optimizacija se najčešće odvija na dva nivoa:

- **optimizacija međukoda** - vrši se na početku faze sinteze i podrazumeva mašinski nezavisne optimizacije tj. optimizacije koje ne uzimaju u obzir specifičnosti ciljne arhitekture.
- **optimizacija ciljnog koda** - izvršava se na samom kraju sinteze i zasniva se na detaljnom poznavanju ciljne arhitekture i asemblerskog i mašinskog jezika na kome se izražava ciljni program.

Primeri:

- **constant folding** - konstantni izrazi se mogu izračunati.
- **constant propagation** - izbegava se upotreba promenljivih čija je vrednost konstantna.
- **strength reduction** - operacije se zamenjuju onim za koje se očekuje da će se izvršiti brže.
- **common subexpression elimination** - izbegava se vršenje istog izračunavanja više puta.
- **copy propagation** - izbegava se uvođenje promenljivih koje samo čuvaju vrednosti nekih postojećih promenljivih.
- **dead code elimination** - izračunavanja vrednosti promenljivih koje se dalje ne koriste se eliminišu.
- **optimizacija petlji** - npr. izdvajanje izračunavanja vrednosti promenljivih koje su invarijantne za tu petlju ispred same petlje.

10. Generisanje koda. Izazovi. CISC i RISC arhitekture.

Tokom generisanja koda optimizovani međukod se prevodi u završni asemblerski tj. mašinski kod. Tri osnovne faze:

1. **faza odabira instrukcija** - određuje se kojim mašinskim instrukcijama se modeluju instrukcije troadresnog koda.

2. **faza alokacije registara** - određuje se lokacija na kojoj se svaka od promenljivih skladišti.
3. **faze raspoređivanja instrukcija** - određuje se redosled instrukcija koji doprinosi kvalitetnijem iskorišćavanju protočne obrade i paralelizacije na nivou instrukcija.

Osnovni problem generisanja koda je što je generisanje optimalnog programa za dati izvorni kod neodlučiv problem. Koriste se razne heurističke tehnike koje generišu dobar, ali ne garantuju da će izgenerisati optimalan kod. Najbitniji kriterijum za **generator koda** je da on mora da proizvede ispravan kod. Ispravnost ima specijalni značaj posebno zbog velikog broja specijalnih slučajeva sa kojima se generator koda susreće i koje mora adekvatno da obradi. Ulaz u generator koda je IR izvornog programa koji je proizveo prednji deo kompajlera, zajedno sa tablicama simbola koje se koriste za utvrđivanje run-time adresa objekata koji se koriste po imenu u okviru IR-a. Generatori koda razdvajaju IR instrukcije u **basic blocks**, koji se sastoje od sekvenci instrukcija koje se uvek izvršavaju zajedno. U okviru faza optimizacije i generisanja koda najčešće postoje višestruki prolazi kroz IR koji se izvršavaju pre finalnog generisanja ciljnog programa.

Arhitektura procesora definiše, pre svega, skup instrukcija i registara. Skup instrukcija ciljne mašine ima značajan uticaj na teškoće u konstruisanju dobrog generatora koda koji je u stanju da proizvede mašinski kod visokog kvaliteta. Broj i uloge registara takođe imaju značajan uticaj. Najčešće arhitekture procesora su:

- **CISC** - karakteriše ih bogat skup instrukcija, koji ima za cilj da se smanje troškovi memorije za skladištenje programa. Broj instrukcija po programu se smanjuje žrtvovanjem broja ciklusa po instrukciji, tj. ugradnjom više operacija u jednu instrukciju, praveći tako različite kompleksnije instrukcije. Instrukcije mogu biti različitih dužina. Uglavnom se koriste na ličnim računarima, radnim stanicama i serverima, a primer ovakvih procesora je arhitektura Intel x86. Imaju više različitih načina adresiranja, od kojih su neki veoma kompleksni. Obično nemaju veliki broj registara opšte namene.
- **RISC** - zasnivaju se na pojednostavljenom i smanjenom skupu instrukcija koji je visoko optimizovan. Zbog jednostavnosti instrukcija, potreban je manji broj tranzistora za proizvodnju procesora, pri čemu procesor instrukcije može brže izvršavati. Međutim, redukovanje skupa instrukcija umanjuje efikasnost pisanja softvera za ove procesore, što ne predstavlja problem u slučaju automatskog generisanja koda kompajlerom. Ne postoje složene instrukcije koje pristupaju memoriji, već se rad sa memorijom svodi na load i store instrukcije. Najveća prednost je **protočna obrada (pipeline)**, koja se lako može implementirati. Protočna obrada je jedna od jedinstvenih odlika arhitekture RISC, koja je postignuta preklapanjem izvršavanja nekoliko instrukcija. Zbog protočne obrade RISC arhitektura ima veliku prednost u performansama u odnosu na CISC arhitekture. RISC procesori se uglavnom koriste za aplikacije u realnom vremenu.

11. Izbor instrukcija. Izbor registara. Raspoređivanje instrukcija.

Kod generator mora da mapira IR program u sekvencu koda koji može da bude izvršen na ciljnoj arhitekturi. Kompleksnost mapiranja zavisi od:

- Nivoa apstrakcije/preciznosti IR - ukoliko je IR visokog nivoa, kod generator može prevoditi svaku IR instrukciju u sekvencu instrukcija. Takav kod kasnije verovatno mora da se optimizuje. Ukoliko je IR niskog nivoa, onda se očekuje da takav kod bude efikasan.
- Prirode instrukcija arhitekture - uniformnost i kompletnost skupa instrukcija su bitni faktori. Na nekim mašinama recimo floating point se rešava sa odvojenim registrima.
- Željenog kvaliteta generisanog koda - ako nas nije briga za efikasnost ciljnog programa, odabir instrukcija je trivijalan. Neophodno je da znamo cene instrukcija kako bi mogli da dizajniramo dobre sekvence koda.

Tokom **faze registrarske alokacije** određuju se lokacije na kojima će biti skladištene vrednosti svih promenljivih koje se javljaju u međukodu. Cilj je da što više promenljivih bude skladišteno u registre procesora, međutim, to je često nemoguće, jer je broj registara ograničen i često prilično mali. Izbor registara je NP kompletan problem. Problem korišćenja registara je obično podeljen u dva podproblema:

1. **Alokacija registara** - biraju se skupovi promenljivih koji treba da borave u registrima u svakoj tački programa.
2. **Dodela registara** - biraju se određeni konkretni registri u kojima će promenljiva boraviti.

Faza raspoređivanja instrukcija pokušava da doprinese brzini izvršavanja programa menjanjem redosleda instrukcija. Naime, nekim instrukcijama je moguće promeniti redosled izvršavanja bez promene semantike programa. Neki raspoređivanja instrukcija zahtevaju manji broj registara za čuvanje privremenih rezultata. Jedan od ciljeva raspoređivanja je da se upotrebe pojedinačnih promenljivih lokalizuju u kodu, čime se povećava šansa da se registri oslobode dugog čuvanja vrednosti nekih promenljivih i da se upotrebe za čuvanje većeg broja promenljivih. Izbor najboljeg redosleda je u opštem slučaju NP-kompletan problem. Najjednostavnije rešenje je ne menjati redosled instrukcija u odnosu na ono što je dao generator međukoda. Promena redosleda instrukcija može uticati na to da se protočna obrada bolje iskoristi tj. da se izbegnu čekanja i zastoji u protočnoj obradi nastala zbog zavisnosti između susednih instrukcija.

12. Projekat LLVM. Osnovne karakteristike. Najznačajniji podprojekti. Delovi kompajlera.

13. Semantička analiza. Ime, doseg i tabela simbola. Operacije nad tabelom simbola.

14. Doseg i tabela simbola u OOP. Određivanje dosega kod nasleđivanja. Razrešavanje višeznačnosti.

15. Pravila za određivanje tipova u izrazima.

16. Tipovi i nasleđivanje. Tip null.

- 17. Pravila za određivanje tipova u naredbama.**
- 18. Tipovi i propagiranje greške.**
- 19. Preopterećivanje funkcija.**
- 20. Izvršno okruženje i podaci. Enkodiranje osnovnih tipova, nizova i višedimenzionalnih nizova.**
- 21. Izvršno okruženje i funkcije. Aktivaciono stablo. Zatvorenja i korutine. Stek izvršavanja.**
- 22. Izvršno okruženje i objekti. Strukture, objekti i nasleđivanje.**
- 23. Izvršno okruženje i funkcije članice klase. Pokazivač this i dinamičko određivanje poziva. Tabela virtuelnih funkcija.**
- 24. Implementiranje dinamičkih provera tipova.**
- 25. Troadresni kod. Aritmetičke i bulovske operacije. Kontrola toka.**
- 26. Troadresni kod. Funkcije i stek okviri.**
- 27. Algoritam generisanja troadresnog koda.**
- 28. Optimizacije međukoda. Graf kontrole toka.**
- 29. Lokalne optimizacije međukoda. Eliminacija zajedničkih podizraza. Prenos kopiranja. Eliminacija mrtvog koda.**
- 30. Implementacija lokalnih optimizacija. Analiza dostupnih izraza. Analiza živosti.**
- 31. Lokalna analiza formalno.**
- 32. Globalne optimizacije. Glavni izazovi.**
- 33. Globalna analiza živosti.**
- 34. Primeri meduproceduralnih optimizacija koda.**
- 35. Optimizacije vođene profilima. Profili i postupak dobijanja profila. Svrha profila.**

36. Generisanje koda. Izazovi alokacije registara. Naivni algoritam.

37. Alokacija registara. Linarno skeniranje. Razlivanje registara.

38. Alokacija registara. Bojenje grafova. Čajtinov algoritam.

39. Raspoređivanje instrukcija. Graf zavisnosti podataka.

40. Optimizacije koda zasnovane na upotrebi keša.