## PRÁCTICA 1

PRIMAVERA 2021 - 2022

## 5.1. Ejercicio 3 - Ciclo de trabajo con keil μvision 5 (C/C++)

En este apartado se pretende emplear una aplicacion en C/C++, previamente desarrollada, para conocer las particularidades de la metodologí´a de trabajo con el entorno de desarrollo de *Keil* para el caso de que se trabaje con lenguajes de alto nivel y depurando sobre una placa real, en vez de trabajar con el simulador, como hasta ahora. Para ello se debe abrir el proyecto de ejemplo que se encuentra en *Moodle* (MICR\P1\S1\E3) haciendo doble *click* sobre el *fichero de proyecto*, cuya extension es .uvprojx. Se abrira un entorno de desarrollo como el mostrado en la figura 12. Este proyecto ya se encuentra configurado para poder trabajar con la tarjeta del laboratorio. En caso de querer empezar el desarrollo de un proyecto desde cero, serí´a necesario realizar varias configuraciones del entorno de desarrollo, así´ como incluir la librerí´a *mbed* en el proyecto.

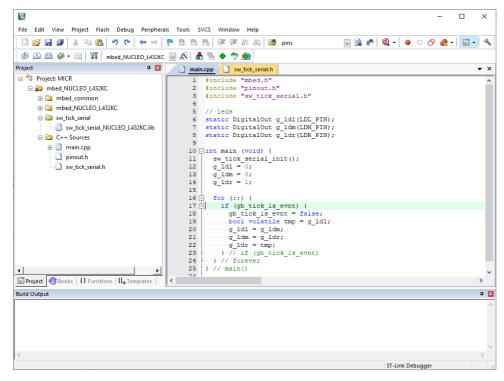


FIGURA 12: entorno de desarrollo Keil µVision 5.

Como recordara de lo dicho anteriormente y de las clases de teoría, en el caso de sistemas empotrados es muy habitual que el desarrollo de la aplicacion se haga en un ordenador (*host*) distinto al que va a, finalmente, ejecutar la aplicacion (*target*). En el caso que nos ocupa, el *host* 

es el PC corriendo la aplicación *Keil \muVision 5* y el *target* es la placa *STM Nucleo-1432kc*.

De nuevo en la figura 12, en la parte izquierda (dentro de la ventana Project) se encuentran los ficheros que componen el proyecto, que ademas se encuentran agrupados en una especie de carpetas llamadas *groups* (a diferencia de las carpetas en el disco, un *group* no puede contener otros *groups*). En este proyecto aparecen los siguientes *groups*:

- mbed\_common. Parte de la librerí'a *mbed* comun a todas las tarjetas soportadas por esta librerí'a.
- mbed\_NUCLEO\_L432KC. Parte de la libería *mbed* requerida unicamente por las placas *STM Nucleo-l432kc*.
- sw\_tick\_serial. Librerí'a *sw\_tick\_serial*, de uso exclusivo durante esta practica.
- C++ Sources. Fuentes en C++ de la aplicacion.

La aplicacion final esta formada por los ficheros main.cpp y pinout.h. Una vez abierto el proyecto puede editarse el codigo que aparece en la parte derecha. Abra el fichero main.cpp, que es una sencilla aplicacion que enciende uno de los tres LED que se encuentran en la placa del laboratorio y va «desplazando» el LED encendido, hacia la izquierda, a una frecuencia de 1 Hz. Analice el programa, hasta la lí nea 8, y trate de entender su significado y como se relaciona este codigo con lo dicho en el apartado 5.4.2 en las paginas 14 y siguientes respecto a los pines de la placa STM a los que deben conectarse los LED (tendra que consultar tambien el fichero pinout.h).

Una vez analizado (o editado) el programa es necesario compilarlo para detectar posibles errores y para generar el fichero ejecutable. Para ello debe emplear estos tres botones que se encuentran en la parte superior izquierda y que ya fueron explicados anteriormente. Como resultado del proceso, y si no hay errores en el programa, se genera un fichero ejecutable que puede correr en el microcontrolador. Este fichero se encuentra en el PC, dentro de la carpeta "build en el directorio del proyecto (tiene extension .bin). En los ejercicios anteriores el ejecutable fue simulado por parte del simulador que integra el entorno de *Keil*, en este caso se va a realizar la ejecucion sobre el procesador real que hay en la placa, para lo que es necesario transferir el programa a la tarjeta. Una vez que el proyecto ha sido compilado puede ver la lista de todos los ficheros implicados pulsando el «+» que hay a la izquierda del nombre del fichero main.cpp.

Este proyecto esta configurado para trabajar con el depurador (*debugger*), es decir, directamente sobre el *target* pero siendo este controlado desde el *host*, de modo que pueden consultarse y modificarse el valor de registros, variables, posiciones de memoria y emplear *breakpoints* (a diferencia de en los ejercicios anteriores, donde todo este proceso era *simulado* en el *host*, pero no existí a un *target* fí sico).

La configuracion de las opciones de depuracion se realiza desde el menu Options for Target dentro de la pestana Debug, como se ve en la figura 13. Observe en esta figura como la opcion Use Simulator aparece desmarcada y, en su lugar, aparece marcada la opcio'n Use: st-Link Debugger, que es el tipo de *debugger* incluido en las placas STM Nucleo.

Asegurese de que todas las opciones en la parte derecha de esta pestana se corresponden con las vistas en la figura 13.

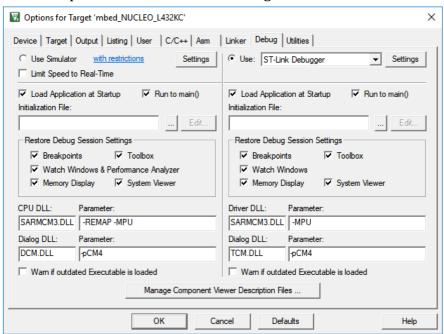


FIGURA 13: configuracion de depuracion para la placa mbed\_NUCLEO\_L432KC.

Tambien deben ajustarse algunos parametros del *debugger* accesibles desde Settings  $\rightarrow$  Debug de la pestana Debug. Dichos parametros se encuentran descritos en la figura 14, destacados en rojo. Estos ajustes basicamente determinan que interfaz concreta de depuracion emplear (la interfaz SWD en vez de la JTAG), su frecuencia maxima de funcionamiento (en funcion del *hardware* disponible en la placa) y ciertas op-

ciones de conexion e inicializacion de la interfaz del *debugger*. Verifique que dichos ajustes son como los mostrados en la figura 14.

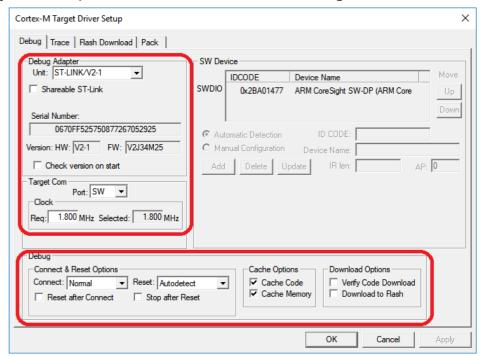


FIGURA 14: ajustes del *debugger* para la placa mbed NUCLEO L432KC.

En la misma ventana, pero en la pestana Trace, debe ajustarse el valor de Core Clock a 80 MHz, como se ve en la figura 15, marcando ademas la casilla Use Core Clock. Esto permitira al depurador medir correctamente el tiempo de ejecucion de la aplicacion, tiempo que, durante la depuracion, se reporta en la línea de estado de la herramienta (la línea inferior de la ventana de *Keil \mu Vision 5*, campo t1) y en la ventana de Registers, dentro del epí′grafe Internal, campo Sec.

Por otro lado, tambien es necesario configurar el metodo empleado para volcar el ejecutable en la memoria *Flash* del microcontrolador. Para ello, en la pestana Utilities de Options for Target , asegurese de que esta seleccionado Use Target Driver for Flash Programming y activas las opciones Use Debug Driver y Update Target before Debugging, como ve en la figura 16. Ademas, dentro del boton Settings de esa misma pestana, y en la pestana Flash Download debe seleccionarse el algoritmo concreto de programacion de la memoria *Flash* que emplea el procesador que se este usando, algoritmo que es STM32L4xx 256 KB *Flash*.

## PRACTICA 1: ENTORNO, ENSAMBLE, I/O BASICO Y EVENTOS

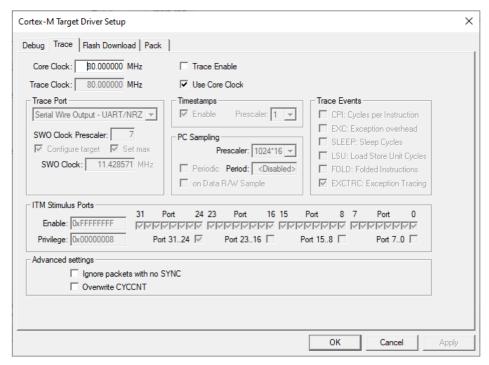


FIGURA 15: configuracion, para el depurador, de la frecuencia de reloj del procesador.

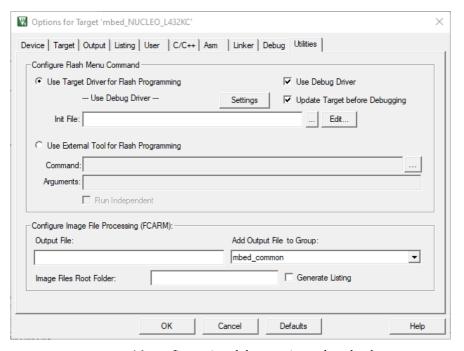


FIGURA 16: configuracion del mecanismo de volcado a la memoria Flash en Keil  $\mu Vision~5$ .

Asegurese de que el algoritmo empleado (dentro del marco Programming Algorithm) es el recien descrito y de que existe una y solo una instancia del algoritmo. Si la configuración no fuera la deseada, emplee los botones Add y Remove para eliminar los algoritmos incorrectos y anadir los adecuados. En la figura 17 se muestran estos ajustes. Revise estos ajustes si la herramienta *Keil \mu Vision 5* le informara de errores al volcar el programa en la placa.

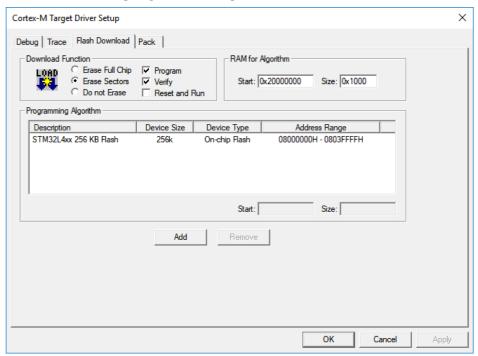


FIGURA 17: ajustes del algoritmo de programacion de la *Flash* para la placa mbed\_NUCLEO\_L432KC.

Seguidamente ya es posible transferir el programa a la tarjeta. Para ello se debe pasar al modo de depuracion pulsando el boton . Esto hara que el codigo se transfiera a la placa y comience a ejecutarse (el mismo boton sirve para salir del modo de depuracion para, por ejemplo, modificar y recompilar el programa). El proyecto esta configurado para que automaticamente se ejecute el codigo hasta llegar a main(). A partir de este momento se puede (como se hizo en ejercicios anteriores):

- poner breakpoints mediante el boton
   (haciendo click a la izquierda del numero de línea);
- ejecutar el programa directamente empleando el boton !!;

#### PRACTICA 1: ENTORNO, ENSAMBLE, I/O BASICO Y EVENTOS

- ejecutar paso a paso utilizando los botones
   O —el primero de estos tres hace que, si lo que se trata de ejecutar es una funcion, se pase a ejecutar paso a paso las líneas dentro de la funcion; el segundo hace que, si se trata de ejecutar una funcion, esta se ejecute como si fuera una unica instruccion; finalmente el tercero de los botones hace que se ejecuten todas las instrucciones hasta salir de la funcion en la que se encuentra el programa—;
- detener la ejecucion en curso mediante el boton <sup>⋄</sup>;
- resetear el procesador mediante el boton es.

Segun se ejecuta paso a paso, la flecha que aparece a la izquierda del codigo (o en la ventana del desensamblador) se ira desplazando línea a línea. Tenga en cuenta que se puede ejecutar paso a paso en la ventana del codigo en C/C++ o del codigo en ensamblador segun la que tenga en foco en cada momento. Para esta practica ejecute el programa con el foco en la ventana de C/C++.

El boton permite descargar la aplicacion sobre el microcontrolador sin pasar el entorno *Keil µVision 5* a modo de depuracion. Para que el programa, una vez descargado con comience a ejecutarse debera pulsar el boton de *reset* de la placa del microcontrolador, o bien desconecte y vuelva a conectar la alimentacion de la placa.

Cuando el programa esta parado es posible consultar sus variables (y modificar sus valores) y el contenido de la memoria (que tambien puede modificarse durante la depuracion). Para ello es necesario acceder a las opciones Watch Windows y Watch Memory del menu View. Ambas ventanas se muestran en la parte inferior derecha de la pantalla. Consulte la ayuda de *Keil \muVision 5* para mas detalles. Tenga en cuenta que, para anadir una variable a una ventana de Watch debe hacerse *click* sobre el campo <Enter expression> de la ventana de Watch y escribir en el el *nombre completo* de la variable que se desea inspeccionar o modificar, que es una expresion de la forma:

\nombre\_de\_fichero\nombre\_de\_función\variable
y que identifica completamente a la variable. Si la variable fuese un
objeto global su nombre completo serí'a:

\nombre de fichero\variable

En la figura 18 se muestra como anadir un Watch para la variable tmp.

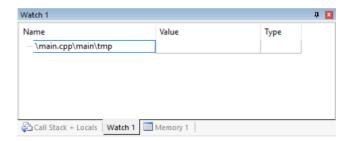


FIGURA 18: anadiendo una variable, mediante su nombre completo, a una ventana de Watch en *Keil*  $\mu Vision 5$ .

## Para este primer ejemplo:

- 1. compile el programa;
- 2. pase a modo de depuracion;
- 3. lance la ejecucion continua ( ), observe los LED;
- 4. ponga un punto de ruptura en la línea 20 (g ldl = g ldm;);
- 5. una vez se detenga en el punto de ruptura, observe el estado de los LED en la placa y —mediante un *watch* el valor de la variable tmp;
- 6. ejecute paso a paso con —observando la evolucion de los LED y el valor de tmp— hasta la línea 23 () // if (gb\_tick\_1s\_evnt)). En este momento lance la ejecucion continuada de nuevo (boton ) hasta que vuelva a alcanzarse el breakpoint. Repita este proceso cuanto sea necesario hasta tener clara la evolucion de los LED y el valor de tmp. No se preocupe, de momento, por el objeto gb\_tick\_1s\_evnt, le es suficiente por ahora con saber que tal objeto es un booleano que se pone automaticamente a true una vez por segundo. Tampoco se preocupe, de momento, por la llamada a la funcion sw tick serial init().
- 7. Para terminar, modificando adecuadamente —mediante un watch— el valor de la variable tmp (sin modificar el programa) consiga que durante la ejecucion continua del programa (boton se vean dos LED encendidos que se desplazan a la izquierda.

Tenga en cuenta que el mecanismo de *watch* solo puede acceder, y modificar, el contenido de una variable cuando esta se encuentra almacenada en memoria. Sin embargo podrí'a ocurrir que el compilador determinase, buscando un ejecutable mas eficiente o rapido, almacenar

dicha variable no en memoria, sino directamente en un registro del procesador. En tal caso no serí'a posible acceder al contenido de dicha variable —tanto en escritura como en lectura— mediante un *watch*. Por ello se ha anadido el calificativo **volatile** a la definicion de la variable tmp:

#### bool volatile tmp = g ldl;

Dicho calificativo fuerza al compilador a no *optimizar* el uso de dicha variable en forma alguna, con lo que la variable se almacenara siempre en memoria (y cada vez que se lea su valor, se leera de memoria, y cada vez que se modifique su valor, se escribira el nuevo valor en memoria) y podra ser accedida, durante la depuracion, mediante un *watch*. Recuerde esto si alguna vez el mecanismo de *watch* le informa de que no es posible acceder a alguna variable para mostrar su valor o modificarla. Eso sí, recuerde tambien que no tiene sentido, y por tanto no es posible, que mediante un *watch* u otro mecanismo similar se acceda a una variable que se encuentra fuera de alcance (*scope*). El calificativo **volatile** tiene otros usos que explorara mas adelante.

A partir de este instante es necesario que siempre que se ejecute un programa se realice aplicando el metodo de depuración que se ha explicado para el programa de ejemplo. Sepa que en los examenes de laboratorio se evaluara el manejo que hace usted de los recursos de depuración, *breakpoints* y *watches* incluidos, por lo que su uso a lo largo de las practicas no es solo recomendable, sino imprescindible.

Para terminar este primer apartado, debera modificar el programa de modo que los tres objetos DigitalOut de la librerí'a *mbed* sean sustituidos por un unico objeto de la clase BusOut, segun:

```
#include "mbed.h"
#include "pinout.h"
#include "sw_tick_serial.h"
// Leds, when in a int8_t, they are LMR
static BusOut
                  g_leds(LDR_PIN, LDM_PIN, LDL_PIN);
int main (void) {
  sw_tick_serial_init();
  g leds = 1;
  for (;;) {
    if (gb tick 1s evnt) {
      gb_tick_1s_evnt = false;
      g_leds = ((4 == g_leds) ? 1 : (g_leds << 1));</pre>
    } // if (gb_tick_1s_evnt)
  } // forever
} // main()
```

Compile este programa y verifique su funcionamiento sobre la placa. Si desconoce los operadores de desplazamiento (<< y >>) o el operador ternario (? :) del lenguaje C/C++, puede consultar la web, le seran de utilidad mas adelante.

### 5.2. Ejercicio 4 - Eventos

Para comprender completamente el funcionamiento del programa debera conocer el funcionamiento de la librería *sw\_tick\_serial* que se emplea. Abra el fichero *sw\_tick\_serial.h* y lea los comentarios acerca del objeto gb tick 1s evnt.

En los sistemas basados en microprocesador que interactuan con el exterior existe el concepto de *evento* (en ingles *event*). Un evento es cualquier suceso susceptible de generar una reaccion por parte del sistema. En este caso, en el que el sistema debe apagar un LED y encender otro una vez por segundo, el evento que provoca esa reaccion es el paso de un segundo.

En estos sistemas existe, para cada evento, un *flag* (o *indicador* o *bandera*) que indica su ocurrencia (se activa a **true** cada vez que el evento sucede). En este ejemplo el *flag de evento* es el objeto *booleano* 

gb\_tick\_1s\_evnt, que se pone a **true** una vez por segundo. El programa, cada vez que este *flag* se activa, realiza la actualización de los LED y desactiva el *flag* a **false**, que volvera a activarse automaticamente al cabo de un segundo. El mecanismo por el cual este *flag* de evento se activa periodicamente sera el objeto de la practica 2 de este laboratorio, por el momento solo necesita saber que para arrancar el mecanismo que genera todos los *flags* de evento que soporta la librerí'a *sw\_tick\_serial* es necesario llamar, una sola vez y desde main(), a la funcion *sw\_tick\_serial init*() de la misma.

Muchas veces los *flags* de evento se denominan, simplemente, eventos, lo que puede resultar algo confuso, pero debe tener cuidado para saber distinguir lo que es un evento de lo que es un *flag* de evento.

La librerí a *sw\_tick\_serial* que le proporcionamos soporta varios eventos diferentes, los que son de interes para esta sesion de la practica son los senalizados mediante los *flags* de evento:

```
extern bool volatile gb_tick_1ms_evnt;
extern bool volatile gb_tick_10ms_evnt;
extern bool volatile gb_tick_100ms_evnt;
extern bool volatile gb_tick_1s_evnt;
extern bool volatile gb_tick_1s_evnt;
```

Todos ellos son *booleanos* que se ponen periodicamente a **true** con el periodo indicado en su nombre.

Copie el proyecto completo de *Keil µVision 5* del apartado anterior (los contenidos de la carpeta MICR\P1\S1\E3) sobre la carpeta MICR\P1\S1\E4 y trabaje sobre este nuevo proyecto. Modifique el programa del apartado anterior (el que emplea un BusOut) para que los LED se actualicen a una frecuencia de 10 Hz. Verifique el funcionamiento sobre la placa.

#### 5.3. Ejercicio 5 - Control del *display* de 7 segmentos

En este apartado se pide que escriba un programa que muestre, en el *display* de 7 segmentos, la cuenta decimal ascendente modulo 10. La cuenta debe actualizarse una vez por segundo. En la carpeta MICR\P1\S1\E5 encontrara un fichero ejecutable .bin con la aplicacion ya compilada, de modo que pueda comprobar cual es el funcionamiento

esperado cargandola directamente en la placa, segun se describio en el apartado 5.4.3 en la pagina 17.

En la misma carpeta MICR\P1\S1\E5 encontrara tambien un proyecto de Keil con una aplicacion vací a sobre la que trabajar para resolver este apartado. El proyecto incluido en esta carpeta ya contiene la librerí a mbed lista para ser usada y el entorno Keil  $\mu Vision$  5 preparado para trabajar sobre la placa STM.

# 5101. ADICION DE GROUPS, FICHEROS Y LIBRERIAS A UN PROYECTO

Para realizar este apartado podra usar la librerí a *sw\_tick\_serial* que se ha descrito anteriormente y que encontrara en la carpeta MICR\sw\_tick\_serial. Dicha librerí a esta formada por dos ficheros: un .h (cabecera) y un .lib (objeto). Para incluir estos ficheros en el proyecto de *Keil µVision 5* se procedera de la siguiente forma:

- Copie el fichero sw\_tick\_serial.h de su ubicacion original (MICR\sw\_tick\_serial) a la carpeta en la que esta el proyecto de Keil μVision 5 (MICR\P1\S1\E5). Esto permite incluirla simplemente con #include "sw\_tick\_serial.h" sin tener que especificar su ruta.
- 2. Pulsando sobre el icono Manage Project Items... se abrira un dialogo en el que se escogera la pestana Project Items, como se ve en la figura 19.
- 3. Para incluir este fichero dentro del *group* C++ Sources seleccione este *group* en el cuadro del medio y pulse el boton Add Files..., se abrira el dialogo de inclusion de ficheros al *group*, como se ve en la figura 20. En el campo Files of Type: seleccione Text File (\*.txt; \*.h; \*.inc) —dado que el fichero que quiere an adirse al proyecto tiene extension .h—. Seleccione el fichero sw\_tick\_serial.h y pulse Add y luego Close. Vera como el fichero sw\_tick\_serial.h queda anadido al *group* C++ Sources.
- 4. El fichero sw\_tick\_serial.h contiene la declaracion de los objetos que forman la librerí'a sw\_tick\_serial, pero no contiene ninguna funcionalidad, esta se encuentra dentro del fichero .lib (objeto), que tambien deben ser incluidos en el proyecto. En este caso se va a crear un *group* especí'fico para el que se llamara sw\_tick\_serial. En la misma pestan a Project Items pulse sobre el boton de crear nuevo *group* (en la parte central), de nombre sw\_tick\_serial al

#### PRACTICA 1: ENTORNO, ENSAMBLE, I/O BASICO Y EVENTOS

*group* y empleando los iconos → ubique dicho *group* por encima del *group* C++ Sources.

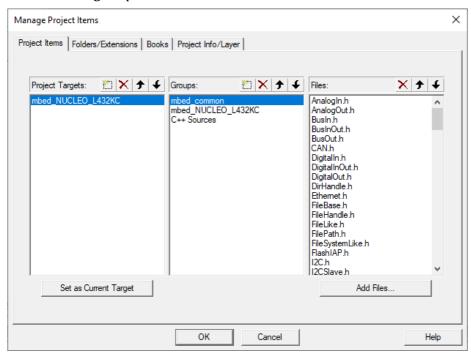


FIGURA 19: pestana Project Items.

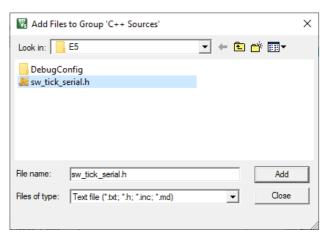


FIGURA 20: dialogo Add Files to Group.

5. Tal como hizo en el punto 3 anterior, anada ahora el fichero .lib en MICR\sw\_tick\_serial al *group* sw\_tick\_serial recien creado. Ahora debe elegir archivos del tipo Library File (\*.lib). Todo esto anade el fichero objeto de la librerí a sw\_tick\_serial al proyecto dentro de un *group* llamado sw\_tick\_serial, como se aprecia en la figura 21.

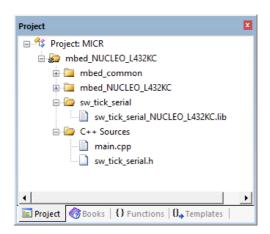


FIGURA 21: *group* y archivos de sw\_tick\_serial anadidos al proyecto.

Observe que, anadiendo la librerí'a sw\_tick\_serial de esta forma, esta librerí'a no es copiada desde su ubicacion original a la ubicacion del nuevo proyecto (solo se ha copiado el fichero .h), lo que minimiza el espacio ocupado en el disco para el caso de que una librerí'a vaya a ser reutilizada muchas veces (y sea grande, como ocurre con la librerí'a mbed). Sin embargo es imperativo mantener la ubicacion relativa de la librerí'a y del proyecto que la usa en el disco, de otra manera *Keil µVision 5* no podrí'a localizar la librerí'a en el disco. Por eso en la seccion 4 de la pagina 7 se insistio en que todos los proyectos de *Keil µVision 5* de esta asignatura deben ubicarse 3 niveles de carpetas por debajo de la carpeta MICR, para asegurar que siempre se pueden encontrar todas las librerí'as requeridas.

Empleando estos mismos mecanismos puede incluir tambien en el proyecto (dentro del *group* C++ Sources) el fichero pinout.h que vio en apartados anteriores y que puede serle de utilidad.

#### 5.102. REQUISITOS PARA ESTA APLICACION

Las 7 senales SGA a SGG que controlan los segmentos del *display* se agruparan en un BusOut (siendo SGA el LSB). El programa debera disponer de una variable que mantenga el estado de la cuenta (un numero del 0 al 9 que se incrementara una vez por segundo) y de una funcion capaz de traducir ese valor de cuenta en el codigo necesario a asignar al

BusOut para que en el *display* se muestre el sí'mbolo asociado (ver figura 6 en la pagina 16). El prototipo de dicha funcion serí'a:

```
int8_t to_7seg(uint8_t code);
```

donde code es el valor de la cuenta y el valor devuelto por la funcion es el que hay que asignar al BusOut. Para implementar esta funcion se recomienda emplear una *tabla de búsqueda* (*lookup table*). Se trata de un *array* de datos en los que cada posicion representa un codigo diferente, de modo que si se indexa el *array* con el valor 3, el codigo que se encuentra en esa posicion debe ser el que hay que asignar al BusOut para que se represente el valor 3 en el *display*. Este *array* puede declararse como:

```
static int8_t const sseg[] = {
    <segs_del_0>, <segs_del_1>,
    <segs_del_2>, <segs_del_3>,
    ...,
    <segs_del_8>, <segs_del_9>
};
```

donde las constantes <segs\_del\_0> a <segs\_del\_9> debe calcularlas para que, para cada valor de code, sseg[code] indique el valor (apagado o encendido) que deben tomar los segmentos del display para representar el valor code. Asegurese de que su funcion to\_7seg() se comporta adecuadamente ante valores invalidos del parametro de entrada. En particular, si el parametro de entrada esta fuera del rango permitido (de 0 a 9), la funcion retornara el valor necesario para que se apaguen todos los segmentos del *display*. Tenga en cuenta que esta funcion no debe acceder directamente al objeto de la clase BusOut para darle valor, solo retorna el valor que el programa principal debe asignar a ese objeto para mostrar la cifra deseada.

Verifique sobre la placa que su programa reproduce exactamente el funcionamiento previsto.

#### 5.4. Ejercicio 6 - Gestión de varios eventos

En este apartado se pide que escriba un programa que combine la funcionalidad de los dos programas anteriores, es decir, que muestre en

el *display* de 7 segmentos la cuenta decimal ascendente de modulo 10 a una frecuencia de 1 Hz y que, simultaneamente, vaya «desplazando» a izquierdas un LED a una frecuencia de 10 Hz.

Se recomienda que copie proyecto del apartado anterior en MICR\P1\S1\E5 (cuidado, no incluya el .bin que se suministro') dentro de la carpeta MICR\P1\S1\E6 y que realice este apartado en esta carpeta. En la misma carpeta MICR\P1\S1\E6 encontrara un fichero ejecutable .bin que puede emplear para observar el funcionamiento esperado para este apartado.

Terminan aquí las tareas a realizar previas a la primera sesion presencial de esta practica.

## 6. TRABAJOS PREVIOS A LA SEGUNDA SESIÓN PRESENCIAL

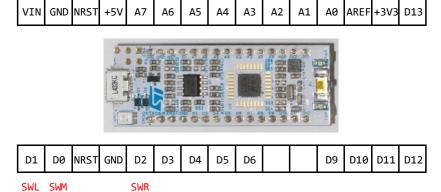
Se describen a continuación los trabajos a realizar antes de la segunda y ultima sesión presencial de la practica.

## 6.1. Ejercicio 7 - Montaje del circuito

Se continua el montaje del circuito anadiendo ahora los recursos necesarios para la parte restante de esta practica.

El circuito necesario para la segunda sesion de esta practica anade al circuito de la sesion anterior: 3 pulsadores; otro *display* de 7 segmentos y la correspondiente circuiterí a de multiplexado de los *displays*.

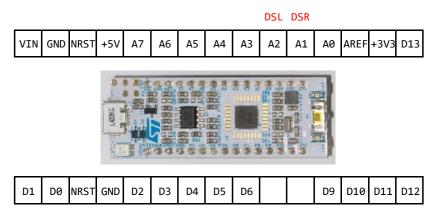
Cada uno de los pulsadores gobernara una de las senales SWL, SWM y SWR (de *SWitch Left, SWitch Middle* y *SWitch Right*). Los pulsadores entregaran un nivel logico *bajo* al pulsarse. A su vez, las senales SWL, SWM y SWR se conectaran a los siguientes pines del microcontrolador:



Como ya conoce (por las asignaturas Electronica I y Electronica II) debe incluirse una resistencia de *pull-up* para cada pulsador, sin embargo en este laboratorio se emplearan las resistencias internas de *pull-up* de los microcontroladores, por lo que no sera necesario montarlas.

Por lo que respecta al segundo de los *displays* de 7 segmentos, este se montara de forma que comparta las resistencias de limitacion con el *display* ya existente (en total habra 14 segmentos, pero solo 7 resistencias de limitacion de corriente) y tambien compartiran las senales SGA a

SGG. Sin embargo, los catodos comunes de ambos displays se controlaran mediante transistores, de modo que, en cada instante del tiempo, solo uno de los catodos comunes tenga un camino de baja impedancia a masa, de manera que solo pueda estar encendido uno de los displays al mismo tiempo. Este tipo de montaje se denomina multiplexación de displays y permite controlar displays de varias cifras con un numero pequeno de senales (tantas como segmentos tenga un display mas el numero de displays). Puede encontrar los detalles de esta conexion en el apartado 3.6.3 del libro de Toulson y Wilmshurst, en las clases de teorí'a o tambien en la web. Sin embargo debe tener en cuenta que en este laboratorio los transistores para la multiplexación del display seran bipolares NPN (en el libro citado son MOSFET de acumulación canal N) y, concretamente, seran de los tipos BC547 o 2N3904, a su eleccion. Cada transistor sera controlado por una de las senales DSL y DSR (de DiSplay Left y DiSplay Right), de modo que cuando una de estas senales se active a nivel alto, el display correspondiente se encienda, permaneciendo apagado en caso contrario. Las senales DSL y DSR se conectaran a los siguientes pines del microcontrolador:



Como ya conoce (por la asignatura Electronica I), sera necesario polarizar cada transistor adecuadamente para conseguir que se saturen o corten en funcion del nivel logico presente en la senal DSL/DSR que lo controle. Para ello debera calcular el valor de las resistencias de base que deben emplearse en dicho montaje. Los parametros necesarios para este calculo se encontraran en la *datasheet* de los microcontroladores (disponibles en *Moodle*) y del transistor concreto que haya empleado (cuya *datasheet* debe localizar usted).

## 612 . VERIFICACION DEL MONTAJE Y CARGA DE SOFTWARE

En este apartado se cargara una aplicacion de ejemplo, ya compilada, que pretende simplemente verificar que el conexionado de los recursos anteriores es correcto. Para ello, una vez montados los pulsadores y el segundo display de 7 segmentos (con su circuitería de multiplexacion) junto con el microcontrolador en las placas de prototipado, se volcara sobre la placa el ejecutable que se adjunta (carpeta MICR\P1\S2\E7). Este programa presenta un numero del 00 al 99 en el display. Si se pulsa el boton derecho, el numero se incrementa en una unidad; si se pulsa el boton izquierdo, se decrementa en una unidad; finalmente, si se pulsa el boton central, el numero mostrado (n) pasa a ser 99 -n. A la vez, los LED mostraran, a una cadencia de un segundo, la cuenta binaria ascendente de 3 bits.

## 6.2. Ejercicio 8 - Gestión de los interruptores

Debera elaborar un programa que muestre, en el *display* de 7 segmentos de la derecha, la cuenta decimal ascendente de modulo 10, incrementandose la cuenta exclusivamente con cada pulsacion del pulsador izquierdo. A la vez, encendera uno de los tres LED que se encuentran en la placa e ira «desplazando» el LED encendido, hacia la izquierda, una posicion por cada pulsacion del pulsador derecho.

Segun lo dicho en la seccion 6.1, para conseguir encender el *display* derecho y apagar el izquierdo la senal DSR debera permanecer a nivel alto y la senal DSL a nivel bajo.

Para saber cuando se activan los pulsadores debe tener en cuenta que la librerí'a *sw\_tick\_serial* que empleo en la anterior sesion provee los *flags* de evento (consulte sw\_tick\_serial.h):

```
extern bool volatile gb_swl_evnt;
extern bool volatile gb_swm_evnt;
extern bool volatile gb_swr_evnt;
```

que se ponen a **true** cada vez que se detecta un flanco de bajada en los puertos conectados a las senales SWL, SWM y SMR, respectivamente. Es decir, estos *flags* se activan con cada pulsacion del pulsador correspondiente.

Se recomienda que para la realización de este apartado se parta del programa que se elaboro al final de la sesión anterior, modificandolo

convenientemente. Copie aquel proyecto de *Keil \muVision 5* dentro de la carpeta MICR\P1\S2\E8 y trabaje sobre esta copia.

## 6.3. Ejercicio 9 - Multiplexación «lenta» de displays

Modifique ahora el programa anterior para que el *display* usado para presentar la cuenta se elija empleando el interruptor restante. Inicialmente el *display* empleado sera el derecho, pero cada vez que se pulse el interruptor central, el *display* empleado conmutara *inmediatamente* al otro. Copie el proyecto completo del programa anterior dentro de la carpeta MICR\P1\S2\E9 y trabaje sobre esta copia. Dentro de esta misma carpeta encontrara un ejecutable de esta aplicacion que puede emplear para contrastar su funcionamiento con el de su programa.

## 6.4. Ejercicio 10 - Trabajo con varios ficheros fuente

Una vez que este operativo el programa anterior, lo dividira en dos ficheros de codigo independientes (dos ficheros con extension .cpp) que ayuden a organizar el codigo desarrollado en base a su funcionalidad. Copie el proyecto de  $Keil~\mu Vision~5$  del apartado anterior (sin incluir los ejecutables .bin que se suministraron) dentro de la carpeta MICR\P1\S2\E10~y trabaje sobre esta nueva copia. En uno de los ficheros .cpp se incluira exclusivamente la funcion empleada para la conversion a siete segmentos —to\_7seg()— (fichero to\_7seg.cpp), mientras que el otro contendra el codigo restante —incluyendo main(), fichero main.cpp—.

La funcion to\_7seg() se modificara tambien para que, ademas de los dí'gitos del 0 al 9, muestre los 16 sí'mbolos que se presentaron en la figura 6 de la pagina 16 (para valores del parametro de entrada desde 0 hasta 15). Como antes, para valores invalidos del parametro de entrada la funcion retornara el codigo necesario para apagar todos los segmentos.

Para realizar la separacion en varios ficheros fuente debe tener en cuenta lo explicado en la asignatura Programacion I respecto al funcionamiento de los ficheros de cabecera (.h) y las diferencias entre *declarar* y *definir* un objeto en C/C++. Las funciones se declaran mediante su *prototipo*, mientras que las variables (globales) requieren el uso del

modificador **extern** para ser declaradas. El estudio del fichero sw\_tick\_serial.h puede serle de utilidad en este sentido. Debera tambien recordar como anadir ficheros al proyecto de *Keil \mu Vision 5* (ver la seccion 5.10.1), de modo que tanto to\_7seg.h como to\_7seg.cpp esten dentro de un nuevo *group* llamado to\_7seg.

Por otro lado, debe considerar que los tipos de datos int8 t y uint8 t usados por to\_7seg() se definen dentro de la librerí'a mbed, por ello, mbed.h debera incluirse tanto en to 7seg.cpp (obviamente) como en to\_7seg.h —puesto que el prototipo de la funcion to\_7seg() tambien requiere esos tipos—. Sin embargo cuando, a su vez, se incluya to\_7seg.h en main.cpp puede ocurrir que *mbed* se incluya en main.cpp dos veces (explí'citamente con **#include** "mbed.h" y de forma menos evidente con **#include** "to 7seg.h"). Esta es una situacion que debe evitarse, los ficheros de cabeceras deben incluirse solo si no han sido incluidos por anterioridad. Para solventar estas situaciones suele hacerse uso de las directivas del preprocesador: #define, #ifdef, #ifndef todas ellas seguidas, excepto **#endif**, por NOMBRE DE MACRO. Su utilidad es:

- con #define NOMBRE\_DE\_MACRO se define (crea) un macro (vací'o) de nombre NOMBRE\_DEL\_MACRO;
- el codigo de un fichero fuente comprendido entre #ifdef NOMBRE\_DE\_MACRO y #endif no sera compilado si el macro (o símbolo) NOMBRE\_DE\_MACRO no ha sido definido anteriormente en ese fichero fuente;
- el codigo de un fichero fuente comprendido entre #ifndef NOMBRE\_DE\_MACRO y #endif no sera compilado si el símbolo NOMBRE\_DE\_MACRO ha sido definido anteriormente en ese fichero fuente.

Ahora cada fichero de cabeceras .h (por ejemplo, sw\_tick\_serial.h) tiene la estructura:

```
#ifndef SW_TICK_SERIAL_H
# define SW_TICK_SERIAL_H
# include "mbed.h"
... // resto de contenidos
#endif // SW_TICK_SERIAL_H
```

Si un fichero fuente intentase incluir varias veces a este fichero (directa o indirectamente), en la primera de las inclusiones el sí'mbolo SW\_TICK\_SERIAL\_H no estarí'a definido, con lo que **#ifndef** incluirí'a el resto del fichero (lo que, ademas, definirí'a el macro SW TICK SERIAL H

a traves del **#define**). Sin embargo, la segunda —y sucesivas— inclusiones del mismo no tendrían efecto, ya que en ellas el macro SW\_TICK\_SERIAL\_H ya se encontraría definido (desde la primera inclusion) y el **#ifndef** inicial evitaría que volviese a incluirse el cuerpo del fichero.h.

Debera dotar a sus ficheros de los mecanismos necesarios para evitar la multiplicidad de inclusiones que acaba de comentarse. Puede usar el codigo de sw\_tick\_serial.h como ejemplo. El nombre de macro que debe usar es TO\_7SEG\_H (suele emplearse el nombre de fichero .h en mayusculas y cambiando el punto —que es un caracter invalido para este uso— por un guion bajo.

A partir de este momento se espera que esta agrupacion de funcionalidades en distintos ficheros fuente, mediante el uso de ficheros de cabecera, con el objeto de organizar el codigo se realice sin necesidad de advertirlo en los enunciados de las actividades.

## 6.5. Ejercicio 11 - Multiplexación de displays

En este apartado se pide que, empleando la librerí'a *sw\_tick\_serial* (como se ha venido haciendo hasta ahora) escriba un programa que:

- muestre en el *display* de la derecha un numero del 0 al 9 (inicialmente 0);
- incremente ese numero con cada pulsacion del boton central, si el numero es 9 no se realizara el incremento;
- decremente ese numero con cada pulsacion del boton izquierdo, si el numero es 0 no se realizara el decremento;
- ponga el numero a 0 con cada pulsación del boton derecho;
- muestre el caracter «n» en el display izquierdo;
- encienda un LED y vaya «desplazando» ese LED a la izquierda a una frecuencia de 10 Hz.

Copie alguno de los proyectos de  $Keil\ \mu Vision\ 5$  de las sesiones anteriores (el que considere mas util para este ejercicio) dentro de la carpeta MICR\P1\S2\E11 y trabaje sobre esta copia para realizar este programa. En esa misma carpeta encontrara un ejecutable —MUX.bin— que le permitira observar sobre la tarjeta el funcionamiento esperado. Encontrara tambien otro fichero ejecutable —Sombras.bin— que muestra un funcionamiento defectuoso del programa. En este caso el sí mbolo mostrado en un display se aprecia atenuado (como una sombra o imagen

fantasma) sobre el otro (las combinaciones «n1» y «n7» seguramente sean las mas notables)\*. Su programa debe evitar este tipo de comportamientos.

Para conseguir que en el *display* se muestren simultaneamente dos sí mbolos distintos debe recordar que, en el apartado 6.3, pudo mostrar un sí mbolo en un *display* o en el otro, cambiando de *display* con cada pulsacion de un boton. Si ese cambio de *display*, en vez de hacerse al ritmo marcado por las pulsaciones, se hiciese periodicamente a una frecuencia suficientemente elevada, el ojo no apreciarí a el parpadeo y verí a el mismo sí mbolo a la vez en los dos *displays*. Si en estas condiciones el programa fuese tal que, cuando se encienda el *display* derecho muestre un sí mbolo (el numero) y cuando se enciende el izquierdo otro sí mbolo (la «n») el ojo percibirí a la combinacion de las dos imagenes, formando el mensaje buscado.

La frecuencia a la que se cambia de *display* (*frecuencia de multiplexación*) debe ser tal que el ojo no aprecie el parpadeo. Una regla comoda es fijar un valor *mínimo* para esa frecuencia igual 50 Hz multiplicado por el numero de *displays* (o *campos*), en este caso, al haber dos *displays*, la frecuencia mínima de multiplexacion sería de 100 Hz. A frecuencias proximas o inferiores a esta el ojo puede llegar a percibir el parpadeo del *display* (especialmente si el *display* se encuentra en movimiento dentro del campo de vision del observador).

La frecuencia de multiplexación maxima viene fijada por la capacidad de los transistores de conmutar correctamente a esa frecuencia y porque el procesador sea suficientemente rapido para realizar la gestion del *display* a esa velocidad.

Se propone que se emplee para este ejercicio una frecuencia de multiplexacion de 1 kHz. Aunque puede parecer algo elevada, esta frecuencia es: sin duda superior a la frecuencia mí'nima; comoda de obtener empleando la librerí'a *sw\_tick\_serial*; no tan elevada como para que los transistores no puedan conmutar o el procesador no sea capaz de

<sup>\*</sup> Estas sombras pueden ser mas llamativas o no en funcion de los valores concretos que haya elegido para las resistencias de limitacion de corriente de los segmentos y de base de los transistores, así como del transistor concreto que se haya empleado. Tambien, a menor luz ambiente, mas aparentes son. Igualmente, desmontando el *display* de la derecha podra ver (con Sombras.bin) como se aprecia facilmente el numero que debiera presentarse en el *display* derecho, sobre la «n» del izquierdo.

realizar la gestion; pero suficientemente alta como para que puedan producirse sombras si existe una mala gestion del *display* por parte del programa\*. En las siguientes practicas, en las que ya no se hara uso de la librerí a *sw\_tick\_serial*, podra emplear, si lo desea, frecuencias de multiplexacion mas bajas.

Debera emplear para este apartado su funcion to\_7seg(), manteniendola en ficheros (.h y .cpp) separados, como en el apartado anterior.

## 6.6. Liercicio 12 - AAPCS

En este apartado se pide que reemplace el fichero to\_7seg.cpp que ha venido empleando en los dos anteriores apartados por otro to\_7seg.s que provea una funcion equivalente a to\_7seg(), pero escrita en lenguaje de ensamble, obviamente siguiendo el AAPCS.

Para an adir un nuevo fichero, dentro del *group* to\_7seg, al proyecto de *Keil µVision 5*, pique con el boton derecho sobre el nombre del *group*, en la ventana izquierda Project y seleccione «Add New item to Group 'to\_7seg'...», lo que abrira el dialogo de adicion de nuevos ficheros que puede ver en la figura 22. Seleccione el tipo del nuevo fichero como «Asm File (.s)», ingrese el nombre to\_7seg y pulse Add, de esta manera se incorporara un nuevo archivo vací o to\_7seg.s al proyecto en el *group* to\_7seg, como se ve en la figura 23. Edite el fichero to\_7seg.s anadiendo una funcion to\_7seg(), pero ahora escrita en lenguaje de ensamble.

Sin embargo, ahora mismo el proyecto dispone de dos funciones to\_7seg(), la descrita en to\_7seg.cpp y la nueva en to\_7seg.s, pero solo

Debe asegurarse de que su codigo, en ninguna circunstancia, da lugar a estos comportamientos. Revise para ello la secuencia temporal de las senales DSL, DSR y SGx. Si su codigo produjese sombras, el estudio con el osciloscopio de las senales DSL y DSR para los ejecutables MUX.bin y Sombras.bin y para su aplicacion, le podría ser de utilidad para comprender la naturaleza del problema.

<sup>\*</sup> Existen diversos mecanismos que pueden dar lugar a la aparicion de las sombras, siendo los mas habituales:

hay instantes del tiempo en los que ambos displays estan encendidos simultaneamente;

<sup>•</sup> hay instantes del tiempo en los que el *display* que esta encendido esta mostrando información que no le corresponde a el.

#### PRACTICA 1: ENTORNO, ENSAMBLE, I/O BASICO Y EVENTOS

debe compilarse y *linkarse* una de ellas, en este caso la de to\_7seg.s. Para evitar la compilacion del fichero to\_7seg.cpp, de modo que la funcion finalmente incorporada al ejecutable de la aplicacion sea la descrita en to\_7seg.s, pique con el boton derecho sobre el fichero que desea eliminarse del proceso de compilacion to\_7seg.cpp y seleccione la opcion «Options for File 'to\_7seg.cpp'...», como se ve en la figura 24.

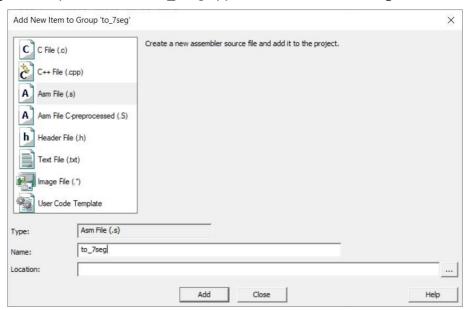


FIGURA 22: dialogo de adicion de nuevos ficheros a un *group* en *Keil \muVision 5*.

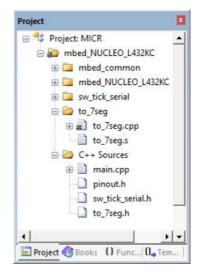


FIGURA 23: fichero to\_7seg.s anadido al *group* to\_7seg del proyecto.

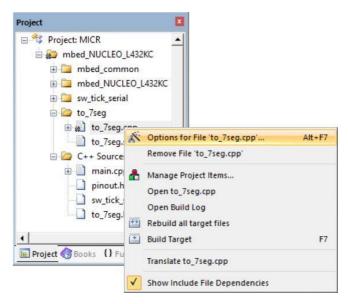


FIGURA 24: accediendo a las opciones del archivo to 7seg.cpp.

En el dialogo que aparece con las opciones del archivo to\_7seg.cpp desmarque la opcion «Include in Target Build», tal como se ve en la figura 25. De este modo el fichero to\_7seg.cpp sigue formando parte del proyecto (lo que es de interes si, por ejemplo, desea volver a la version en C++ de la funcion to\_7seg() en vez de a la version en lenguaje de ensamble) y es accesible desde el IDE (Integrated Development Environment) de Keil  $\mu$ Vision 5, pero no es compilado ni interfiere con la funcion del mismo nombre descrita en el archivo to\_7seg.s. El hecho de que un fichero se encuentre excluido de la compilacion se muestra en la herramienta Keil  $\mu$ Vision 5 mediante un pequeno sí'mbolo de prohibido junto al nombre del fichero, como se ve en la figura 26. En futuras actividades del laboratorio necesitara de nuevo excluir ficheros de la compilacion, de modo que tenga en mente los pasos que acaba de seguir.

Recuerde ademas que el fichero de cabeceras to\_7seg.h tambien necesita ser modificado cuando la funcion cuyo prototipo describe esta escrita en lenguaje de ensamble pero va a ser llamada desde C++, como es este el caso.

Verifique el funcionamiento del programa corriendolo sobre la placa y compruebe, haciendo uso del depurador y de la ejecucion paso a paso, como la nueva funcion to\_7seg() escrita en lenguaje de ensamble es ejecutada. Del mismo modo, cerciorese de que ha hecho un uso correcto

## PRACTICA 1: ENTORNO, ENSAMBLE, I/O BASICO Y EVENTOS

de las directivas **PROC** y **ENDP**, de modo que la nueva funcion **to\_7seg()** aparezca en el *call stack* del depurador mientras esta siendo ejecutada.

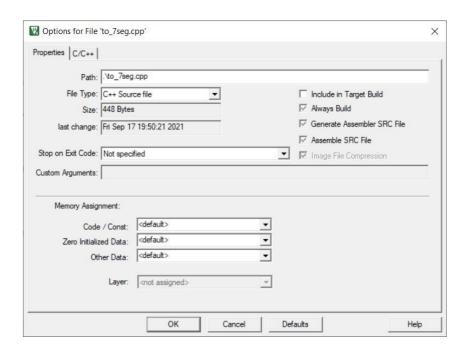


FIGURA 25: exclusion de un fichero de la compilación en *Keil \mu Vision 5*.

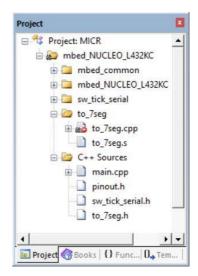


FIGURA 26: indicador de archivo excluido de la compilación en *Keil \muVision 5*.

## 6.7. Ejercicio 13 - Uso de printf() para depuración

Posiblemente haya empleado en asignaturas anteriores la funcion **printf()** como un recurso para la depuracion. Con ella pueden enviarse mensajes de diagnostico a la consola, lo que suele ser un medio comodo y rapido de ayuda a la depuracion.

Sin embargo en muchos sistemas basados en microprocesador no se dispone de la infraestructura necesaria para poder emplear dicha funcion, por ejemplo, el sistema puede carecer de pantalla, con lo que no existe medio a traves del cual <a href="mailto:printf">printf</a>() pueda mostrar mensajes.

Sin embargo, si el *target* se encuentra conectado a un *host* que sí dispone de pantalla, puede hacerse que **printf()** envíe los mensajes al *host* para que sean mostrados en ella (operacion generica que recibe el nombre de *retargeting* y que tambien se puede aplicar al teclado). En este laboratorio puede hacerse que un **printf()** que se ejecute en la placa STM envíe, a traves del cable USB, los mensajes al PC, donde pueden ser visualizados mediante un programa adecuado. De este modo puede emplearse **printf()** para mostrar mensajes de depuracion, mensajes que seran mostrados en el PC.

Para poder usar printf() para este cometido debe llamarse a la funcion sw\_tick\_serial\_init() de la librería sw\_tick\_serial, como se ha venido haciendo hasta ahora. A partir de esa llamada, la funcion printf() redirigira los mensajes a traves del puerto USB hasta el PC. Mas adelante aprendera a usar este mecanismo de comunicacion sin necesidad de la librería sw\_tick\_serial.

Para poder visualizar en el PC los mensajes recibidos a traves del puerto serie se emplean programas denominados *terminales*. Existen una multitud de ellos, siendo el elegido en este laboratorio el programa, gratuito, *Tera Term*. Se describe ahora brevemente la configuracion y funcionamiento basicos de esta aplicacion.

Una vez arrancado dicho programa este muestra el dialogo de nueva conexion. En el debe seleccionarse la conexion serie\* (Serial) y elegir el puerto del PC a traves del cual se realiza la conexion con la tarjeta (que

<sup>\*</sup> El concepto de conexion serie sera explicado en las clases de teoría mas adelante. Limítese ahora a configurar el programa terminal tal y como se describe. Mas adelante entendera el significado los parametros que definen esta conexion.

para las placas STM aparecera como STMicroelectronics STLink Virtual COM Port), tal como se ve en la figura 27, validando con OK.

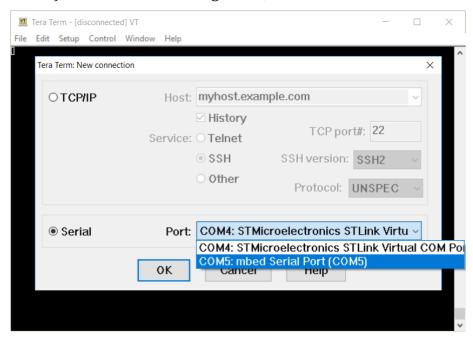


FIGURA 27: dialogo de nueva conexion de *Tera Term*.

Una vez hecho esto es necesario configurar unos parametros de la conexion empleada. Para ello, dentro del menu Setup  $\rightarrow$  Serial Port... se estableceran dichos parametros (son: Baud rate, Data, Parity, Stop y Flow control), tal como se ve en la figura 28, validando con 0K.

Es necesario tambien configurar la forma en que el programa terminal procesara los indicadores de fin de línea enviados por la aplicacion. Mientras que usualmente se termina cada línea de un mensaje de printf() con un caracter de cambio de línea —line feed, "\n"—, la interfaz de Windows espera que cada línea se termine con una combinacion de dos caracteres de control: retorno de carro (carriage return) mas cambio de línea —"\r\n" en C/C++—. Los sistemas operativos basados en Unix (esto incluye las versiones de Mac os posteriores a la 9) emplean el primer criterio (solo "\n"), mientras que Windows emplea el segundo ("\r\n"). Con el fin de que Tera Term muestre adecuadamente (en una plataforma Windows) los mensajes terminados con "\n", es necesario que convierta automaticamente los "\n" recibidos en los "\r\n" esperados por Windows. Para ello, en el menu Setup → Terminal..., se establecera como AUTO el procesamiento de los caracteres de

cambio de lí'nea recibidos (en New-line  $\rightarrow$  Receive), tal como se ve en la figura 29. Se validara con 0K.

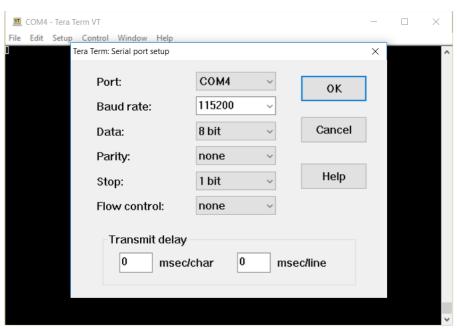


FIGURA 28: configuracion de los parametros de la conexion serie en *Tera Term*.



FIGURA 29: configuracion para la conversion automatica de "\n" a "\r\n" de los caracteres de fin de línea recibidos por *Tera Term*.

Una vez hecho esto, queda *Tera Term* preparado para la recepcion y muestra de los mensajes enviados por printf() desde la placa STM.

Copie el proyecto de *Keil µVision 5* del apartado 6.6 (ejercicio 12) dentro de la carpeta MICR\P1\S2\E13 y trabaje sobre esta copia. Modifique el programa de modo que se envíe un mensaje de depuracion mediante printf() para que, cada vez que se actue sobre alguno de los pulsadores, se muestre un mensaje que indique el pulsador concreto que se ha activado y el contenido del *display* de 7 segmentos, tal y como se ve en la figura 30.

```
File Edit Setup Control Window Help

DBG: middle button n1

DBG: middle button n2

DBG: middle button n3

DBG: middle button n4

DBG: left button n3

DBG: left button n2

DBG: middle button n3

DBG: right button n3
```

FIGURA 30: mensajes de depuración mostrados por *Tera Term*.

Aunque los mensajes de depuracion presentados por printf() son utiles durante el desarrollo de la aplicacion, no es habitual que tales mensajes sean enviados por la aplicacion final una vez terminado el desarrollo. Para evitar la generacion de dichos mensajes en la aplicacion final serí'a necesario eliminar todos los printf() involucrados antes de la ultima compilacion, lo cual puede ser engorroso. En su lugar se prefiere hacer uso de nuevo de las directivas #define, #ifdef y #endif que se presentaron en la seccion 6.4. En particular, cada printf() relacionado con la depuracion se implementara como:

Si se **#define** antes el símbolo VERBOSE, este codigo se compilara y, durante la ejecucion, se mostraran los mensajes de depuracion de **printf()**. En la version final del programa, en la que no se requieren dichos mensajes, solo es necesario eliminar la línea mediante, por ejemplo:

```
#if 0
# define VERBOSE
#endif
```

y los **printf()** de depuración no seran compilados y, por tanto, no se generaran los mensajes de depuración. Cambiando **#if 0** por **#if 1** se volveran a incluir los mensajes de depuración.

Modifique el programa anterior para que todas las llamadas a printf() puedan ser eliminadas por este mecanismo.

Tenga en cuenta que este mecanismo de depuracion no sustituye, en absoluto, al mas potente y flexible mecanismo de *breakpoints*, ejecucion paso a paso y uso de *watches* y *call stack*. Estos ultimos mecanismos son claves, mientras que el uso de **printf()** para depurar es accesorio. Aun mas, **printf()** no retorna hasta que ha terminado la transmision serie del mensaje de depuracion, lo que puede requerir un tiempo elevado (digamos del orden de algunos ms, lo que comparado con otros tiempos típicos de la aplicacion puede ser un tiempo grande), lo que podría interferir con la ejecucion normal de la aplicacion. En la siguiente practica no se hara uso de la librería sw\_tick\_serial, lo que da lugar a que el regimen binario del puerto serie sea el fijado por defecto por la librería mbed, solo 9600 bps, lo que incide aun mas en la lentitud de **printf()**. En la ultima practica ya dispondra de los recursos necesarios para configurar segun sus necesidades la velocidad binaria del puerto serie.

Terminan aquí las tareas a realizar para esta practica.