

# Vivado board files installation


- 개요
- Option 1. 사용자 저장소에 Board part file 설치
- Option 2. Vivado 설치 폴더에 Board part file 설치
- 사용 방법

## 개요

Vivado Design Suite는 특정 보드를 기반으로 프로젝트를 만들 수 있습니다. 사용하려는 Board file 을 준비하여 아래 작업을 통해 프로젝트 구성을 합니다.

## Option 1. 사용자 저장소에 Board part file 설치

사용자가 지정한 장소에 Board part file을 설치하여 Vivado Design Suite를 실행 시 해당 저장소를 불러오는 절차입니다.

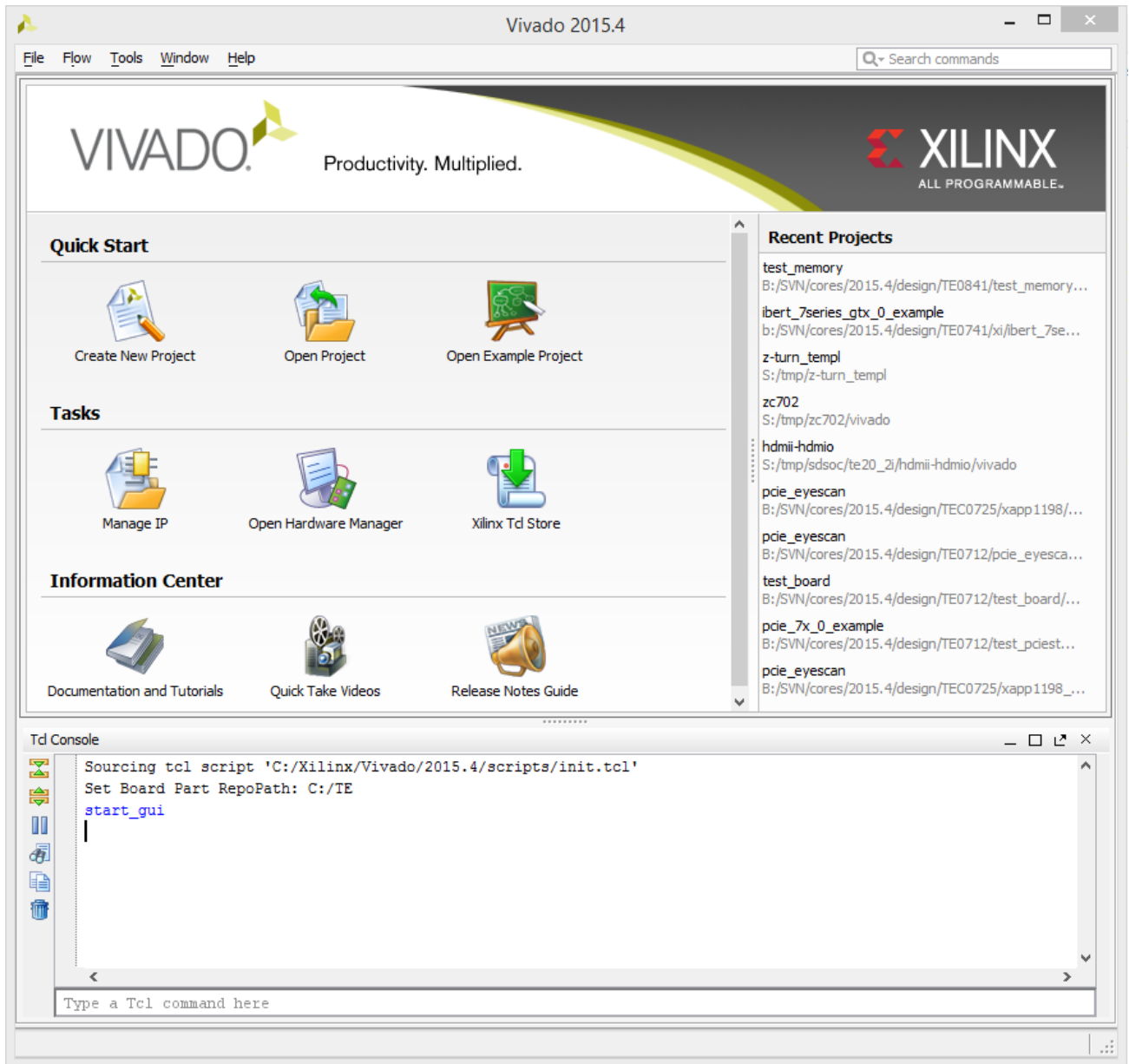
 이 방법은 Vivado 2015.4 이상의 버전에서만 유효합니다.

Vivado 2017.1 이상의 버전에선 “init.tcl” 의 파일 이름을 “vivado\_init.tcl” 파일로 변경하여야 합니다.

1. init.tcl 파일 생성후 아래 내용을 입력 한 뒤 저장합니다.  
아래 “C:/TE” 부분을 Board part file 을 저장할 경로로 수정해 줍니다.  
ex) “D:/Develop/board\_part”

```
if { [catch {  
    # #####  
    # insert settings here:  
    set tepath "C:/TE"  
    if {[file exists ${tepath}/]} {  
        set_param board.repoPaths $tepath  
        puts "Set Board Part RepoPath: [get_param board.repoPaths]"  
    }  
    # #####  
}] } {  
    puts "Info: (TE) init.tcl failed"  
}
```

2. init.tcl 파일을 아래 경로로 붙여 넣습니다.
  - <vivado-root>/vivado/<version>/scripts
3. Board Part File을 1번에서 지정한 경로에 설치합니다.
4. Vivado 를 실행하여 TCL-console에서 아래와 같은 메시지를 확인합니다.



⚠ init.tcl 내에 ASCII 코드가 아닌 문자가 존재하면 Vivado 실행 시 Vivado가 정지됩니다.

## Option 2. Vivado 설치 폴더에 Board part file 설치

Vivado Design Suite가 설치되어 있는 폴더에 Board part file을 설치하는 절차입니다.

1. Board part file을 아래 경로에 설치합니다.
  - <vivado-root>/vivado/<version>/data/boards/board\_files/

## 사용 방법

Vivado Design Suite 실행 후 아래 절차를 따라 설치한 Board file을 불러옵니다.

1. Vivado를 실행합니다
2. **Create New Project** 를 선택합니다

3. **Next>** 버튼을 클릭합니다
4. 프로젝트 이름과 경로를 지정하고 **Next>** 버튼을 클릭합니다
5. 프로젝트 타입을 지정하고 **Next>** 버튼을 클릭합니다
6. **Default part** 창에서 사용자가 설치 한 Board 를 선택하여 프로젝트를 생성합니다

New Project
✕

### Default Part

Choose a default Xilinx part or board for your project. This can be changed later.

Select:

Parts

Boards

Filter/ Preview

Vendor:

All

Display Name:

All

Board Rev:

Latest

Reset All Filters

Search:

Display Name	Vendor	Board Rev	Part	I/O Pin Cou
Artix-7 TE0714_35_2I, SPRT PCB: REV01, REV02	trenz.biz	0,2	xc7a35tcs325-2	325
Artix-7 TE0714_35_2IC6, SPRT PCB: REV01, REV02	trenz.biz	0,2	xc7a35tcs325-2	325
Artix-7 TE0714_50_2I, SPRT PCB: REV01, REV02	trenz.biz	0,2	xc7a50tcs325-2	325
Artix-7 TE0714_50_2IC6, SPRT PCB: REV01, REV02	trenz.biz	0,2	xc7a50tcs325-2	325
Zynq-7000 TE0782_100_2I, SPRT PCB: REV02	trenz.biz	0,2	xc7z100ffg900-2	900
Zynq-7000 TE0782_35_2I, SPRT PCB: REV02	trenz.biz	0,2	xc7z035ffg900-2	900
Zynq-7000 TE0782_45_2I, SPRT PCB: REV02	trenz.biz	0,2	xc7z045ffg900-2	900
Artix-7 AC701 Evaluation Platform	xilinx.com	1,1	xc7a200tbg676-2	676
Kintex-7 KC705 Evaluation Platform	xilinx.com	1,1	xc7k325tfg900-2	900

?

< 뒤로(B)

Next >

Finish

Cancel

Date	Revision	Author	Description
2020. 12. 18.	v1.0	@ 이윤성	Initial Release