PARCIAL I HPC

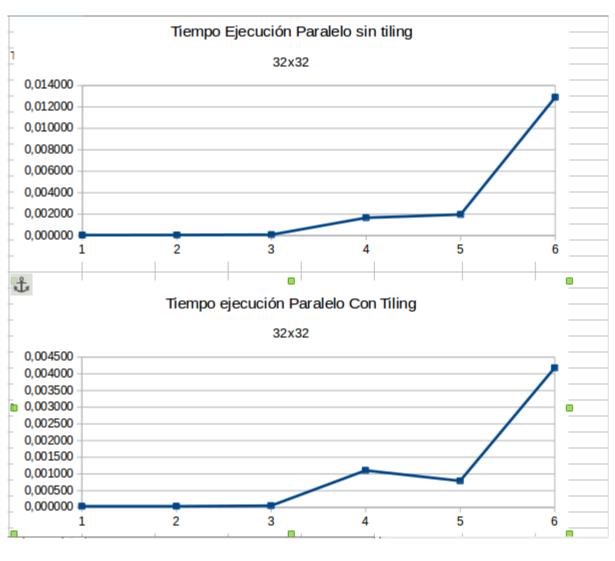
DANIEL FELIPE MARIN SANCHEZ 1089746672

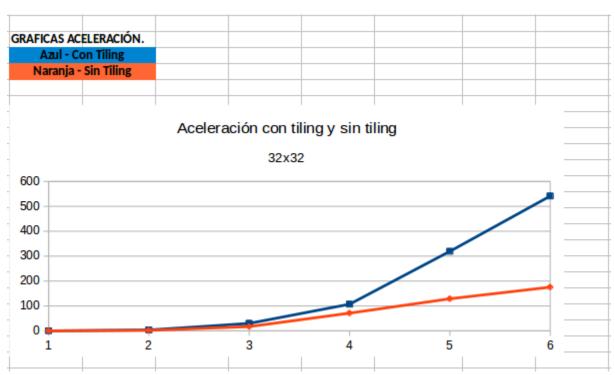
UNIVERSIDAD TECNOLÓGICA DE PERIRA INGENIERIA DE SISTEMAS Y COMPUTACIÓN PEREIRA 2015

GRÁFICAS Y DATOS OBTENIDOS

Entero 32x32

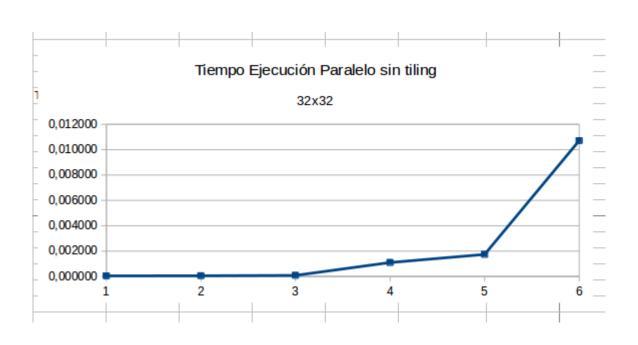
	Matriz A Matriz B Matriz C	MxN NxO MxO						
	M	N	0	Secuencial	Sin Tiling	Aceleración	Con Tiling	Aceleración
1	4	2	8	0,000001	0,000046	0,021739	0,000030	0,03333333
2		32	32	0,000105	0,000056	1,875000	0,000031	3,38709677
3		64	64	-,				29,9791667
4		128	512	0,118091	0,001661	71,096328		106,869683
5				0,253226			,	319,326608
6	512	1024	1024	2,262975	0,012896	175,478831	0,00418	541,381579
_	GRAFICAS TIE	MPO EJECUCIO	ÓN.					
	1		Tiem	po Ejecucio	ón Secuend	cial		
	1		Tiem	po Ejecucio 32x3		cial		
	2,500000		Tiem	-		cial		_ =
	2,500000 -		Tiem	-		cial		
	_		Tiem	-		cial		
	2,000000		Tiem	-		cial		
	2,000000 - - 1,500000 -		Tiem	-		cial		



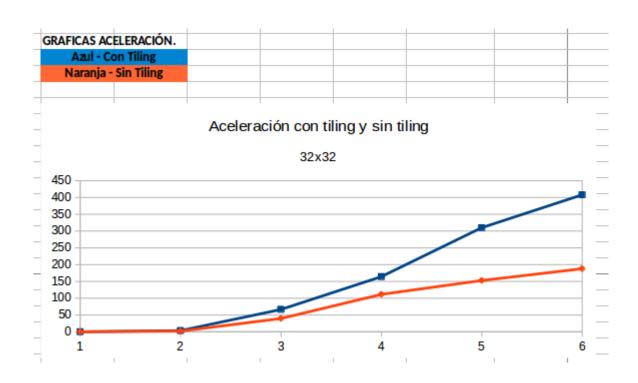


Flotante 32x32

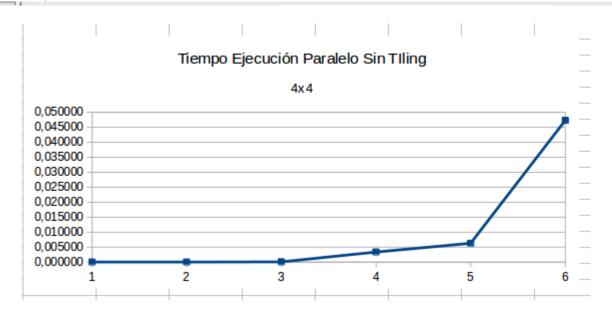
Matriz A Matriz B Matriz C	MxN NxO MxO							
		N	0	Secuencial	Sin Tiling	Aceleración	Con Tiling	Aceleración
	4	2	8	0,000002	0,000045	0,044444	0,000030	0,06666667
	16	32	32	0,000106	0,000054	1,962963	0,000031	3,41935484
	128	64	64	,	-		*	
	512			,	-		-	164,215054
	128 512	1024 1024		-	-		-	309,977804 408,062665
GRAF	ICAS TIE	MPO EJECUCI	ÓN.					
Ī			Tiem	po Ejecucio	ón Secuend	cial		
	500000 -							
2,5								<i>-</i>
-	000000 -							/
2,0	500000 -							
2,0 - 1,5								

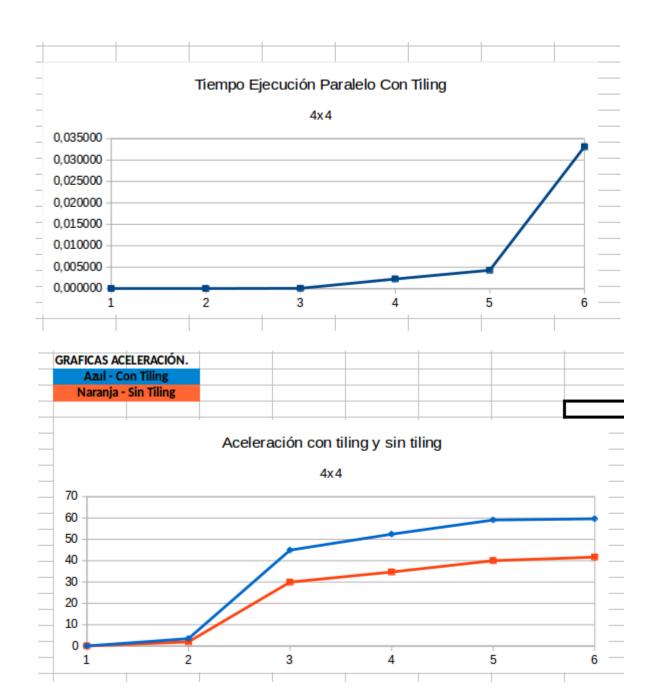






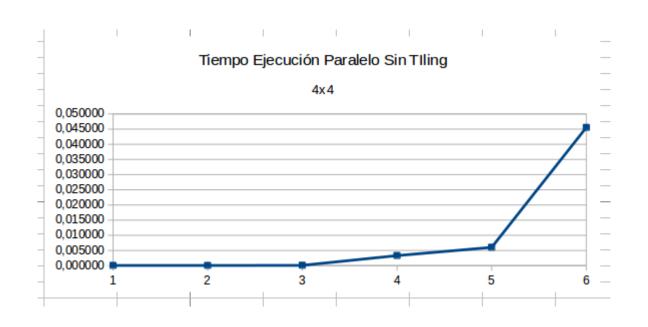
	Bloque 4	X4						
	.,			Ci-I	cia Tilia -	A l 1 f	C Tili	A l
	M	N	0	Secuencial	Sin Tiling		Con Tiling	Aceleración
1		_		-,	-			0,07407407
2	16			,				
3	128			-,				44,9342105
4	512			,				52,4195991
5	128			,				59,0653747
6	512	1024	1024	1,971997	0,047315	41,678051	0,03308	59,6129686
			Tiemp	o Ejecucio	n Secuenci	ial		
				4x4				
	2,500000 -							\neg
	2,000000 -							-
	1,500000 -							<u> </u>
	1,000000 -						_/	
	0,500000 -							

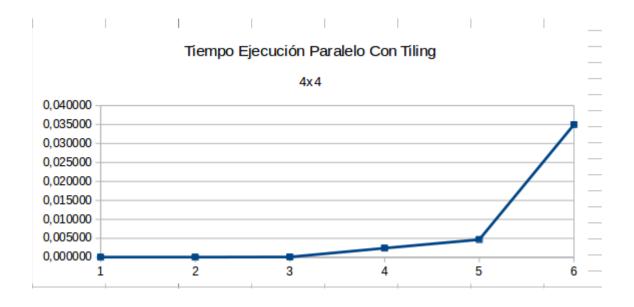


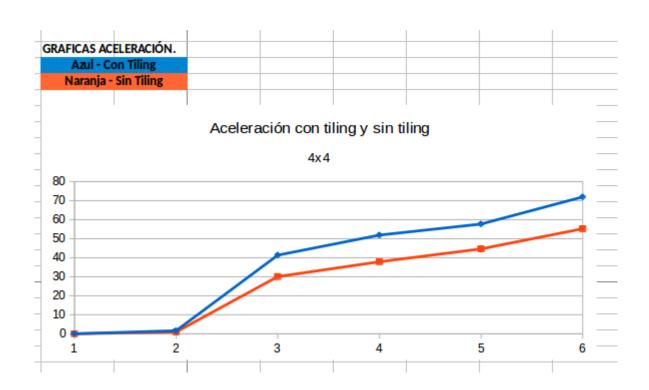


Flotante 4x4

	e Bloque 4							
	M	N	0	Secuencial	Sin Tiling	Aceleración	Con Tiling	Aceleración
1	4	2	8	0,000001	_	0,020833	_	0,03703704
2	16	32	32	0,000054	0,000055	0,981818	0,000033	1,63636364
3	128	64	64	0,003308	0,000110	30,072727	0,000080	41,35
4	512	128	512	,	-		-	51,8832298
5	128	1024	512		-			
6	512	1024	1024	2,515245	0,045548	55,221854	0,03497	71,9257935
		1	Tiemp	o Ejecucio	n Secuenc	ial		
				4x4				
	3,000000 -							
	2,500000							<u> </u>
	2,000000 -							/ =
	1,500000							
	1,000000 -							
	0,500000							







CONCLUSIONES

- La multiplicación en paralelo con tiling siempre es mas rápida que la multiplicación en paralelo sin tiling.
- Desde el segundo conjunto de datos de entrada(M=16,N=32,O=32), la multiplicación en paralelo con tiling es mas rápida con respecto a la secuencialy sin tiling con enteros y punto flotante. Por ejemplo con M=16 N=32 O=32 y tamaño de bloque 32x32 con enteros estos son los tiempos de ejecución:

Secuencial: 0,000105 sSin tiling: 0,000056 sCon tiling: 0,000031 s

Este patrón se presenta a lo largo de todas las pruebas.

- Los aceleraciones de multiplicaciones en paralelo son mejores mientras las matrices de entrada son mas grandes.
- Se obtiene mejor aceleración en tamaño del bloque 16x16 si los valores son menores a M=512 N=1024 O=1024, si se toma este conjunto de valores de entrada el tamaño de bloque de 32x32 es mejor. Sin embargo, la diferencia entre los dos tamaños de bloques no es muy significativa.
- Las aceleraciones con tamaño del bloque 4x4 son menores a las obtenidas con tamaños de bloque de 16x16 y 32x32.
- Las aceleraciones con tamaños de bloque de 32x32 y 16x16 son mayores con enteros que con punto flotante. Sin embargo, con tamaño de bloque de 4x4 es mayor la aceleración obtenida en punto flotantee comparada con enteros.