# Bases de Datos II

Tema III.- Gestión de Transacciones

### Índice

- Transacción Atómica
  - Unidad lógica de procesamiento de BD
  - Propiedades deseables (Atomicidad, Consistencia, Aislamiento, Durabilidad)
  - Planes (historias) de transacciones, Recuperabilidad
- Control Concurrencia
  - Varias transacciones concurrentes se interfieren
  - Seriabilidad: secuencias de ejecución correctas
- Recuperación ante fallos por:
  - error de transacción (overflow, división por 0, interrupción del usuario, ...)
  - excepciones de transacción (NO ∃ datos, saldo insuficiente, ...)
  - control concurrencia (viola la seriabilidad, bloqueo mortal, ...)
  - caída del sistema
  - fallo del disco
  - catástrofes físicas

### Procesamiento de Transacciones

Transacción Atómica

escribir\_elemento(Y)

- Unidad lógica de procesamiento de BD
- Ejecución de un programa que LEE o ESCRIBE en la BD

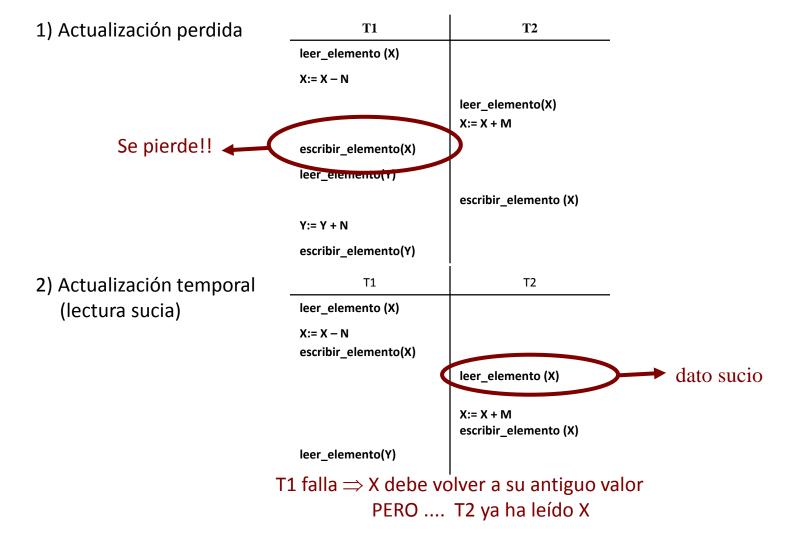
```
Operaciones de Acceso:
                                                           X (disco) \rightarrow memoria \rightarrow X (variable)
                    leer_elemento(X)
                    escribir_elemento (X) ⇒
                                                           X (disco)
                                                                            memoria \rightarrow X (disco)
                                                           X (variable)
Ejemplo:
                    T1
         leer_elemento(X)
         X := X - N
                                        Conjunto lectura = {X, Y}
         escribir_elemento(X)
         leer_elemento(Y)
                                        Conjunto escritura = {X, Y}
         Y := Y + N
```

# ¿Por qué se necesita Control de Concurrencia?

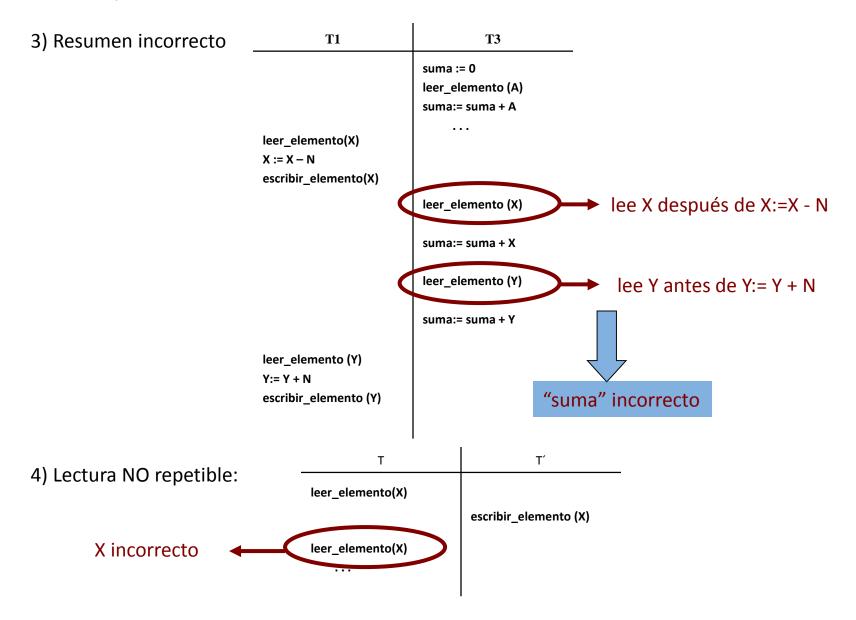
EJ: RESERVAS DE VUELOS:

T1: transfiere N reservas del vuelo X al vuelo Y

T2: añade M reservas al vuelo X

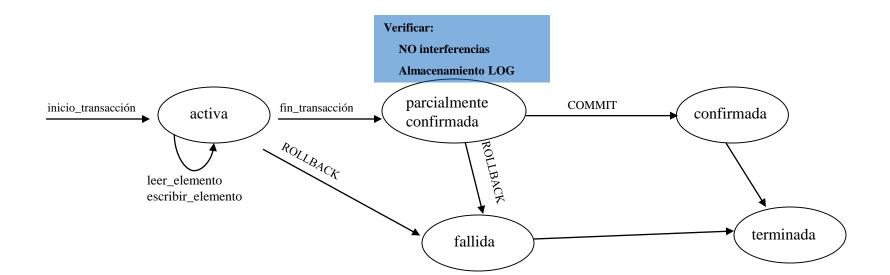


# ¿Por qué se necesita Control de Concurrencia?



#### Estado de una transacción

- Transacción Atómica
  - Ejecución de un programa que LEE o ESCRIBE en la BD
  - Operaciones
    - Inicio de Transacción:
      - inicio\_transacción
    - Operaciones de Acceso:
      - leer elemento(X)
      - escribir\_elemento(X)
    - Terminación de Transacción:
      - fin\_transacción
      - confirmar (COMMIT) terminó con éxito ⇒ confirmar cambios
      - deshacer (ROLLBACK) terminó sin éxito ⇒ cancelar cambios



### Archivo de Log

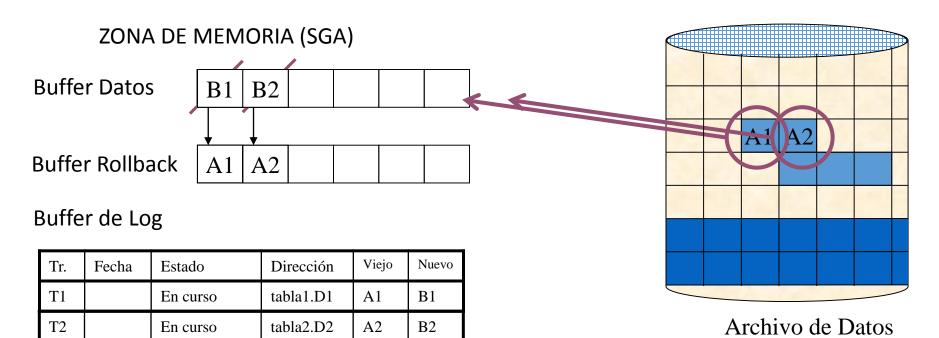
• = {registros Log} que se mantienen temporalmente en memoria

```
Tipos de Registros Log:
    [inicio_transacción, T] inicio ejecución de T

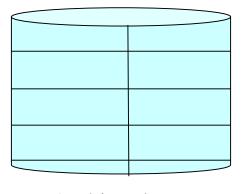
[escribir_elemento, T, X, valor_ant, valor_nuevo] cambio de X(disco)

[leer_elemento, T, X] lectura del elemento X (disco)

[confirmar, T] ∀ escrituras se han ejecutado con éxito ∀ reg. Log de T→ A. Log (forzar la escritura) se abortó la transacción T ∀ reg. Log de T→ A. Log (forzar la escritura)
```



- 1) T1 cambia el dato D1=A1 al valor B1
- 2) T2 cambia el dato D2=A2 al valor B2



Archivo de Log

**ZONA DE MEMORIA (SGA)** 

**Buffer Datos** 

B1 B2

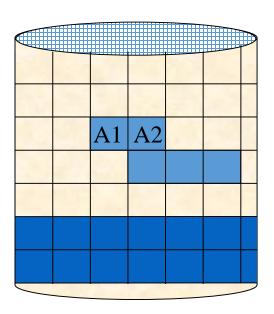
**Buffer Rollback** 

A1 A2

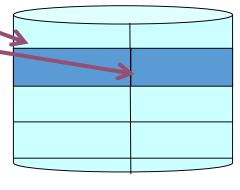
#### Buffer de Log

Tr.	Fecha	Estado	Dirección	Viejo	Nuevo
T1		En curso	tabla1.D1	A1	B1 🔪
T2		En curso	tabla2.D2	A2	B2
T1		Validado			1

- 1) T1 cambia el dato D1=A1 al valor B1
- 2) T2 cambia el dato D2=A2 al valor B2
- 3) T1 confirmado
  - => escribir Reg. Log
  - => mover Reg. Log de T1 a Archivo Log
  - => liberar Buffer Rollback



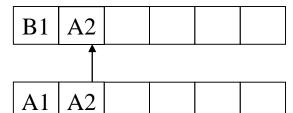
Archivo de Datos



Archivo de Log

#### **ZONA DE MEMORIA (SGA)**

**Buffer Datos** 

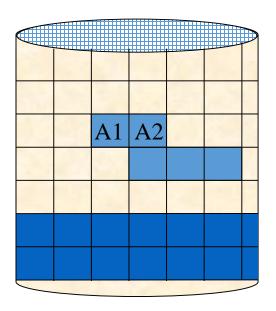


Buffer Rollback

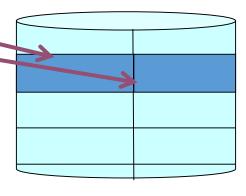
#### Buffer de Log

Tr.	Fecha	Estado	Dirección	Viejo	Nuevo
T1		En curso	tabla1.D1	A1	B1
T2		En curso	tabla2.D2	A2	B2
T2		Anulado			/

- 1) T1 cambia el dato D1=A1 al valor B1
- 2) T2 cambia el dato D2=A2 al valor B2
- 3) T2 anulado
  - => escribir Reg. Log
  - => mover Reg. Log de T2 a Archivo Log
  - => mover Buffer Rollback a Buffer Datos



Archivo de Datos

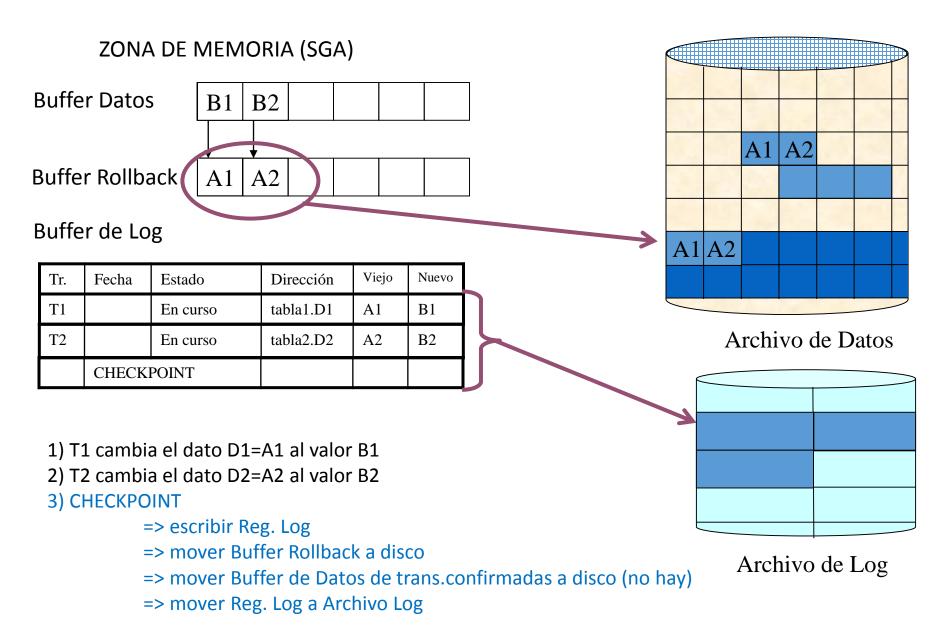


Archivo de Log

### Archivo de Log

• = { registros Log} que se mantienen temporalmente en memoria

```
Tipos de Registros Log:
      [inicio transacción, T]
                                                                    inicio ejecución de T
      [escribir_elemento, T, X, valor_ant, valor_nuevo]
                                                                    cambio de X(disco)
      [leer_elemento, T, X ]
                                                                    lectura del elemento X (disco)
      [confirmar, T]
                                                                    ∀ escrituras se han ejecutado con éxito
                                                                    \forall reg. Log de T\rightarrow A. Log (forzar la escritura)
                                                                    se abortó la transacción T
      [abortar, T]
                                                                    \forall reg. Log de T\rightarrow A. Log (forzar la escritura)
      [checkpoint] (punto de control)
                                                                    \forall datos (memoria) de T confirmadas \rightarrow disco
                                                                    \forall reg. Log \rightarrow A. Log (forzar la escritura)
         se realiza periódicamente (m minutos, N transacciones confirmadas)
         almacena una lista con T activas en el instante checkpoint
         SI FALLO \Rightarrow
                           T terminadas antes del último checkpoint NO se repiten
                           T <u>terminadas</u> después se repiten (REDO)
                                                                                 rastrear A. Log hacia adelante
                                                                                  cambiando X al valor nuevo
                           T NO terminadas se anulan (UNDO)
                                                                                  rastrear A. Log hacia atrás
                                                                                  restableciendo X al valor ant
```



### Propiedades deseables de las transacciones

- Atomicidad
- ∀ operaciones o ninguna
- es responsabilidad del MECANISMO DE RECUPERACIÓN
- Consistencia
  - pasar de un estado consistente (cumple ∀ restricciones) a otro
  - es responsabilidad del programador que las transacciones sean independientes
- Aislamiento
  - la ejecución de una transacción no debe interferir en otras transacciones concurrentes
  - lo impone el MECANISMO DE CONTROL DE CONCURRENCIA
  - niveles:
    - 0 ⇒ NO sobrescribe lecturas sucias
    - 1 ⇒ NO actualizaciones perdidas
    - 2 ⇒ 1 + NO lecturas sucias
    - 3 ⇒ 2 + lecturas repetibles

#### Permanencia

- las transacciones confirmadas NO se pierden
- es responsabilidad del MECANISMO DE RECUPERACIÓN

### Planes de transacciones

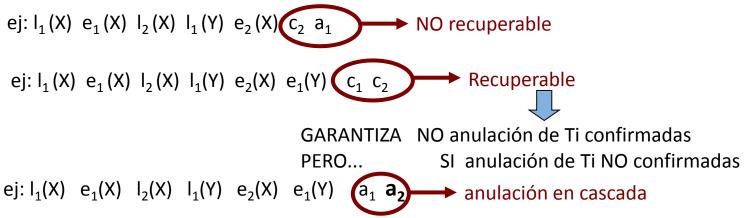
- Orden de ejecución de las operaciones ⊂ {T1, T2, ..., Tn}
  - ⊂ ∀ operaciones (incluso [confirmar, T] [abortar, T])
  - = orden de las operaciones que en Ti
  - si  $\exists$  operaciones en **conflicto**  $\Rightarrow$  secuencial

$$\begin{cases} \in \neq \text{Ti} \\ \text{acceso al} = X \\ \text{una operación es escritura} \end{cases}$$

# Planes según su recuperabilidad

1) RECUPERABLE ⇒ T confirmada nunca se tiene que deshacer (rollback)

Ti no finaliza mientras no hayan finalizado las Tj que escriben antes elementos leídos por Ti



#### 2) EVITA ANULACIÓN EN CASCADA

Ti **no lee** X mientras no hayan finalizado las Tj que escriben X antes ej:  $l_2(X)$  (y todas las operaciones posteriores en T2) se pospone hasta  $a_1$  ó  $c_1$ 

#### 3) PLAN ESTRICTO

Ti no lee ni escribe X mientras no hayan finalizado las Tj que escriben X antes

ej: 
$$e_1(X)$$
  $e_2(X)$   $a_1$  No Plan Estricto Sol.-  $e_2(X)$  se pospone hasta  $a_1$  ó  $c_1$ 

restauración de la imagen anterior (valor de X antes de Ti abortada)

Indicar si los planes siguientes son **recuperables** (RE), **evitan anulación en cascada** (AC) y/o **estrictos** (ES). Si no se puede decir si un plan pertenece a cierta clase según las acciones indicadas, explicarlo brevemente

Las acciones aparecen en orden consecutivo dentro de cada plan. Si no aparecen las confirmaciones de las transacciones, asumir que los *commit / abort* se encuentran después de todas las acciones indicadas.

	PLAN	RE	AC	ES
1	I1(X) I2(X) e1(X) e2(X)			
2	e1(X) I2(Y) I1(Y) I2(X)			
3	I1(X) I2(Y) e3(X) I2(X) I1(Y)			
4	I1(X) I1(Y) e1(X) I2(Y) e3(Y) e1(X) I2(Y)			
5	I1(X) e2(X) e1(X) a2 c1			
6	I1(X) e2(X) e1(X) c2 c1			
7	I2(X) e3(X) c3 e1(Y) c1 I2(Y) e2(Z) c2			
8	I1(X) e2(X) c2 e1(X) c1 I3(X) c3			

RECUPERABLE: Ti **no finaliza** mientras no hayan finalizado las Tj que escriben antes elementos leídos por Ti EVITA ANULACIÓN EN CASCADA: Ti **no lee** un elemento mientras no hayan finalizado las Tj que escriben X antes

PLAN ESTRICTO: Ti no lee ni escribe un elemento mientras no hayan finalizado las Tj que escriben X antes

	PLAN	RE	AC	ES
1	I1(X) I2(X) e1(X) e2(X)	S	S	
2	e1(X) I2(Y) I1(Y) I2(X)	(a)		
3	I1(X) I2(Y) e3(X) I2(X) I1(Y)	(b)		
4	I1(X) I1(Y) e1(X) I2(Y) e3(Y) e1(X) I2(Y)	(c)		
5	I1(X) e2(X) e1(X) a2 c1	S	S	
6	I1(X) e2(X) e1(X) c2 c1	S	S	
7	I2(X) e3(X) c3 e1(Y) c1 I2(Y) e2(Z) c2	S	S	S
8	I1(X) e2(X) c2 e1(X) c1 I3(X) c3	S	S	S

<sup>(</sup>a) se cumple si T1 finaliza antes de T2

<sup>(</sup>b) se cumple si T3 finaliza antes de T2

<sup>(</sup>c) se cumple si T3 finaliza antes de T2

# Serialización de los planes

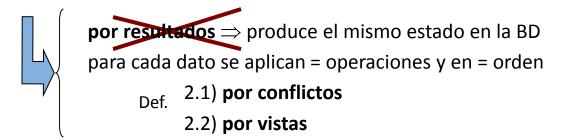
Determina qué planes son "correctos"

#### 1) PLAN EN SERIE:

- ∀ operaciones de T se ejecutan consecutivamente (sin intercalación)
- Si Ti's independientes (consistencia)  $\Rightarrow \forall$  plan serie es CORRECTO
- Problema: limita la concurrencia

#### 2) PLAN NO EN SERIE:

- Intercala operaciones entre Ti's
- SERIALIZABLE ⇒ EQUIVALENTE a un PLAN EN SERIE ⇒ correcto



#### Ejemplo:

```
P1 P2

leer_elemento (X)

X:= X + 10

escribir_elemento(X)

P2

leer_elemento (X)

X:= X * 1.1

escribir_elemento(X)

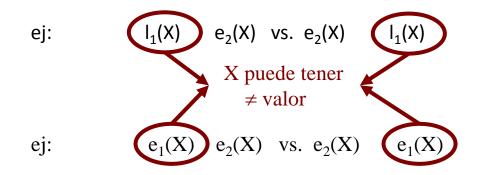
P2

equivalentes por resultado si X=100
```

### Serialización de los planes

#### 2.1) Equivalencia POR CONFLICTOS:

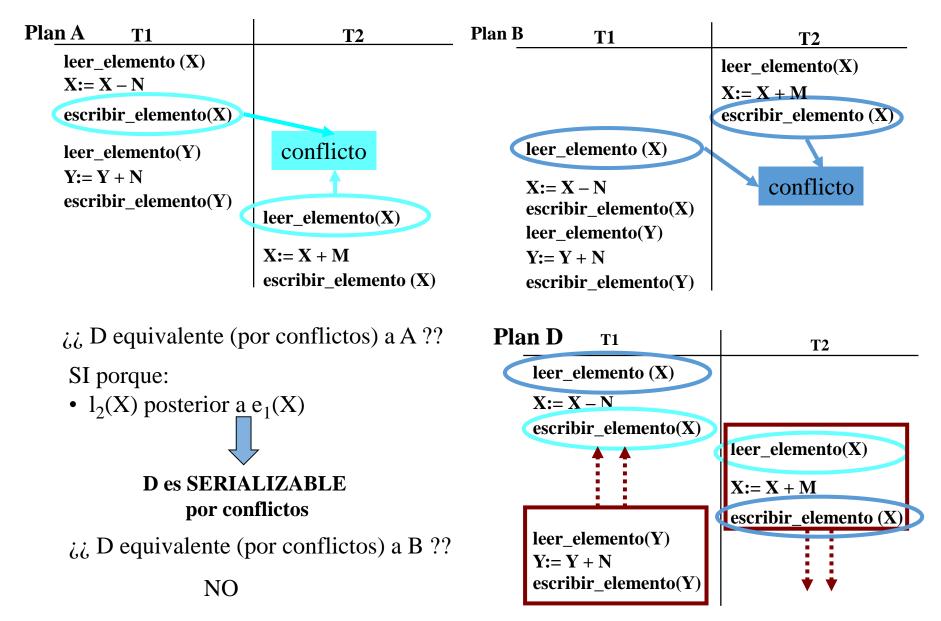
El orden de las operaciones en conflicto es = en ambos planes

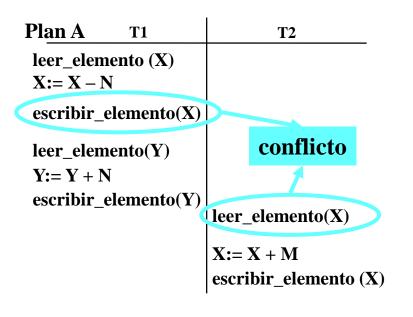


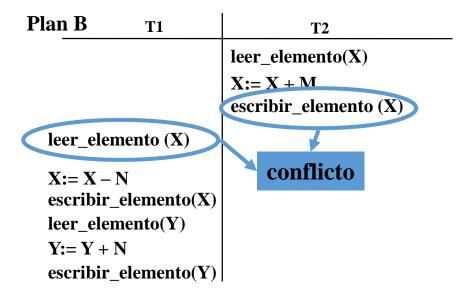
P NO en serie es SERIALIZABLE POR CONFLICTOS ⇒

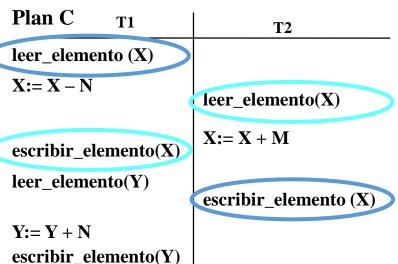
es EQUIVALENTE POR CONFLICTOS a P'en serie

que se obtiene reordenando las operaciones NO en conflicto









C NO equivalente (por conflictos) a A pq:

•  $l_2(X)$  anterior a  $e_1(X)$ 

C NO equivalente (por conflictos) a B pq:

•  $l_1(X)$  anterior a  $e_2(X)$ 



C NO es SERIALIZABLE (por conflictos)

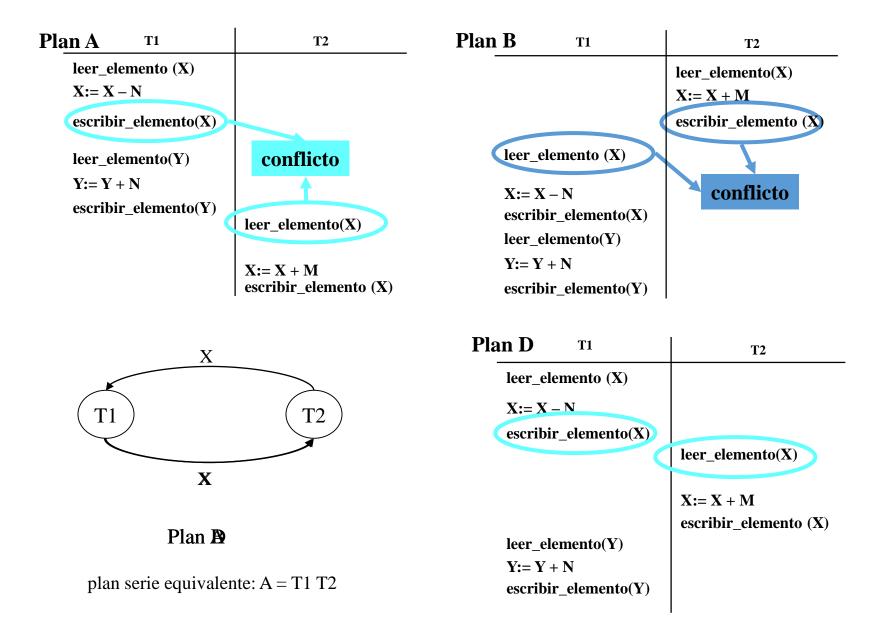
### Prueba de Serialización por Conflictos

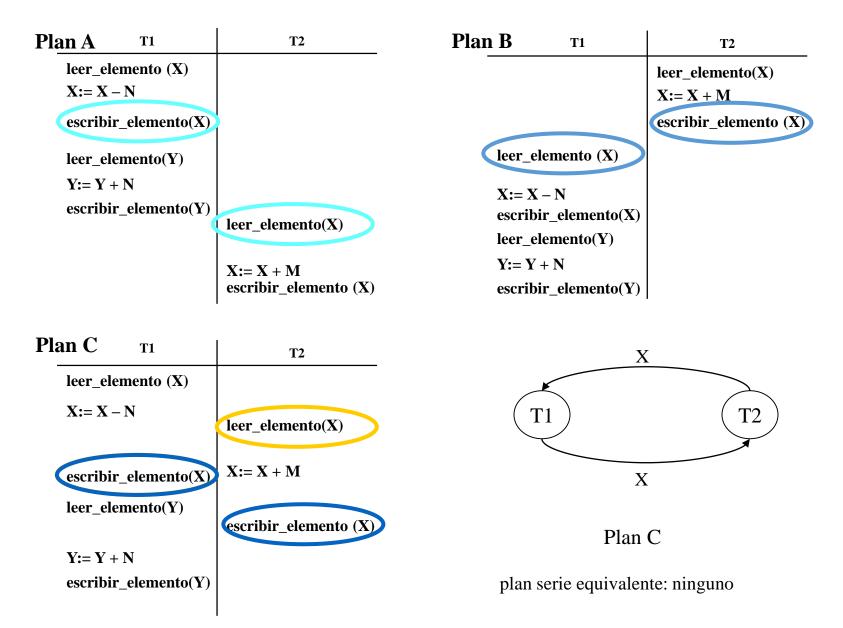
- Construir un GRAFO DE PRECEDENCIA G= (N, A) siendo:
  - N = {T1, T2, ..., Tn}
  - A =  $\{a1, a2, ..., am\}$  donde ap =  $(Ti \rightarrow Tj)$ 
    - ⇒ 1 oper. de Ti aparece antes que una operación en conflicto de Tj
    - ⇒ en un plan en serie Ti debe aparecer antes de Tj

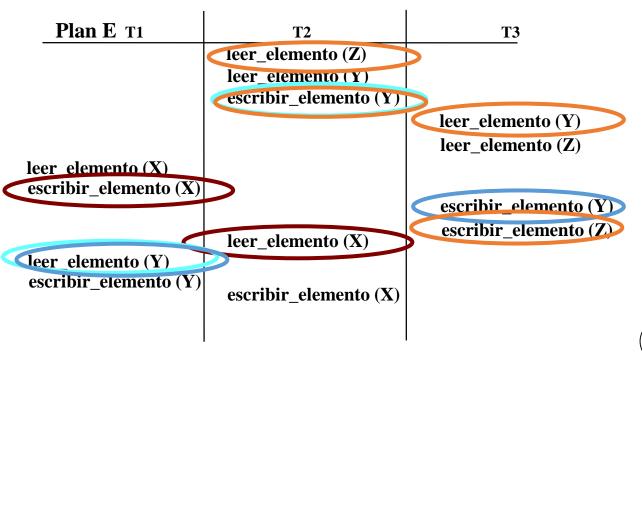
#### **ALGORITMO:**

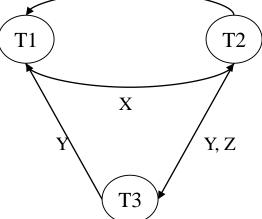
- 1. crear un nodo  $\forall$  Ti de P
- 2. ...  $e_i(X) \dots l_i(X) \dots \Rightarrow Ti \rightarrow Tj$
- 3. ...  $l_i(X)$  ...  $e_j(X)$  ...  $\Rightarrow Ti \rightarrow Tj$
- 4. ...  $e_i(X) \dots e_j(X) \dots \Rightarrow Ti \rightarrow Tj$
- 5. P es SERIALIZABLE (por conflictos) ⇔ el grafo NO tiene ciclos
- 6. el plan en serie equivalente (por conflictos) se obtiene siguiendo las aristas (ordenación topológica)

# Prueba de Serialización por Conflictos



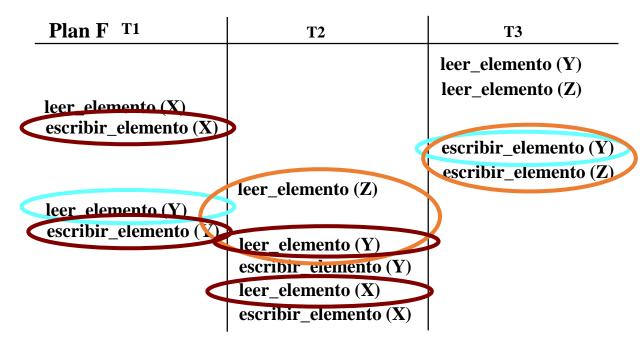


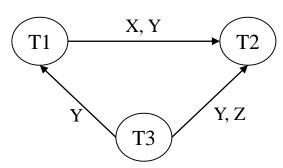




Y

plan serie equivalente: ninguno





plan serie equivalente:  $T3 \rightarrow T1 \rightarrow T2$ 

# Serialización de los planes

2.2) Py P'son equivalentes POR VISTAS  $\Rightarrow$ 

1. 
$$\forall \text{ Ti } \in P \Longrightarrow \text{Ti } \in P'$$

2. 
$$\left\{ \begin{array}{c} l_i(X) \\ e_j(X) \ l_i(X) \end{array} \right\} \text{ en } P \Longrightarrow \quad \left\{ \begin{array}{c} l_i(X) \\ e_j(X) \ l_i(X) \end{array} \right\} \text{ en } P'$$

(∀ lectura lee el resultado de la misma escritura en ambos planes, es decir, P y P'perciben la MISMA VISTA)

3.  $e_k(Y)$  última escritura de Y en  $P \Rightarrow e_k(Y)$  última escritura de Y en P' (MISMO ESTADO FINAL de la BD)

P NO en serie es SERIALIZABLE POR VISTAS ⇒
es EQUIVALENTE POR VISTAS a P'en serie

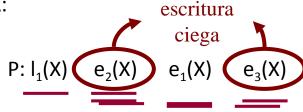
### Planes Serializables por Vistas

• Permiten ESCRITURA CIEGA:

T1:  $I_1(X) e_1(X)$ 

T2:  $e_2(X)$ 

T3:  $e_3(X)$ 



P es SERIALIZABLE POR VISTAS (equivalente por vistas a  $P' = \{T1, T2, T3\}$ )

T1

pero NO SERIALIZABLE POR CONFLICTOS

 $\forall$  P serializable por CONFLICTOS es serializable por VISTAS X

 $\forall$  P serializable por VISTAS es serializable por CONFLICTOS  $\Leftrightarrow$   $\forall$  e<sub>i</sub>(X)  $\Rightarrow$   $\exists$  l<sub>i</sub>(X), y depende SOLO de l<sub>i</sub>(X) (ESCRITURA RESTRINGIDA)

### Ejemplo

Indicar si los planes siguientes son **serializables por conflictos** (SC) y/o **serializables por vistas** (SV) marcando con una X el recuadro correspondiente en caso afirmativo.

Si no se puede decir si un plan pertenece a cierta clase según las acciones indicadas, explicarlo brevemente (para ello, en el recuadro correspondiente poner un número y explicar debajo de la tabla).

Las acciones aparecen en el orden consecutivo dentro de cada plan. En caso de que no aparezcan las confirmaciones de las transacciones, asumir que los *commit / abort* deberán encontrarse después de todas las acciones indicadas.

	PLAN	SC	sv
1	I1(X) I2(X) e1(X) e2(X)		
2	e1(X) I2(Y) I1(Y) I2(X)		
3	I1(X) I2(Y) e3(X) I2(X) I1(Y)		
4	I1(X) I1(Y) e1(X) I2(Y) e3(Y) e1(X) I2(Y)		
5	I1(X) e2(X) e1(X) a2 c1		
6	I1(X) e2(X) e1(X) c2 c1		
7	I2(X) e3(X) c3 e1(Y) c1 I2(Y) e2(Z) c2		
8	I1(X) e2(X) c2 e1(X) c1 I3(X) c3		

#### Solución

Indicar si los planes siguientes son **serializables por conflictos** (SC) y/o **serializables por vistas** (SV) marcando con una X el recuadro correspondiente en caso afirmativo.

	PLAN	SC	SV
1	I1(X) I2(X) e1(X) e2(X)		
2	e1(X) I2(Y) I1(Y) I2(X)	(1)	S
3	I1(X) I2(Y) e3(X) I2(X) I1(Y)	(2)	S
4	I1(X) I1(Y) e1(X) I2(Y) e3(Y) e1(X) I2(Y)		
5	I1(X) e2(X) e1(X) a2 c1		(3)
6	I1(X) e2(X) e1(X) c2 c1		
7	I2(X) e3(X) c3 e1(Y) c1 I2(Y) e2(Z) c2	S	S
8	I1(X) e2(X) c2 e1(X) c1 I3(X) c3		

- (1) el plan en serie equivalente es T1 T2
- (2) el plan en serie equivalente es T1 T3 T2
- (3) si se tiene en cuenta que T2 se anula, puede ser SV porque es equivalente a T1 T2

# Bibliografía

 Fundamentos de Sistemas de Bases de Datos. Ramez A. Elmasri, Shamkant B. Navathe.

Fundamentos de Bases de Datos. A. Silberschatz. McGraw-Hill