Remerciements

- Mme. Andersson Alexandra: Pour la proposition du sujet de ce travail de de diplôme est ses conseils avisés en matière d'antenne.
- **M. Arcudi Carmine**: Pour sa patience et l'aide qu'il m'a fourni lors de la réalisation du circuit intégré.
- **M. Sartoretti Pascal :** Pour sa disponibilité, son aide et son expérience pour la programmation des SensorBalls et du circuit d'interface.
- M. Gallay Steve : Pour son temps lors de la vérification du circuit intégré.

Glossaire

ADC	Analog to Digital Converter
AM	Amplitude Modulation
ASK	Amplitude-shift keying
Balun	Balanced Unbalanced
DAC	Digital to Analog Converter
GUI	Graphical Unit interface
LPDA	Log Periodic Dipole Array
MVP	Model View Presenter
PCB	Printed Circuit Board



Table des matières

RE	MERCIEMENTS	1
GL	OSSAIRE	1
1	INTRODUCTION	6
	1.1 But du projet	6
	1.2 TÂCHES À RÉALISER	
2	CONCEPTION	
2		
	2.1 SCHÉMA DE PRINCIPE	
	2.2 ANTENNE LOG-PÉRIODIQUE	
	2.2.1 Définition 2.2.2 Analyse	
	2.2.3 Design	
	2,2,4 Simulation	
	2.2.4.1 Impédance	
	2.2.4.2 Réflexion	
	2.2.4.3 Radiation	
	2.2.5.1 PCB Test	
	2.2.5.1 PCB Test	
	2.2.5.2.1 Impédance	
	2.2.5.2.2 Réflexion	_
	2.2.5.3 Comparaison mesure et simulation	
	2.2.5.4 Résultats	
	2.3.1 Définition	
	2.3.2 Analyse	
	2.3.3 Design	
	2.3.4 Simulation	
	2.3.4.1 Impédance	
	2.3.4.2 Réflexion	
	2.3.4.3 Tunning 2.3.4.4 Impédance corrigée	
	2.3.4.5 Réflexion corrigée	
	2.3.5 Tests et résultats	
	2.3.5.1 PCB Test	27
	2.3.5.2 Mesures	
	2.3.5.2.1 Impédance	
	2.3.5.3 Comparaison mesures simulation	
	2.3.5.4 Résultats	
	2.4 CIRCUIT D'INTERFACE	. 31
	2.4.1 Balun	-
	2.4.1.1 Définition	
	2.4.2 Détecteur RF	
	2.4.2.1 Analyse	
	2.4.2.2 Balun	34
	2.4.2.3 Sortie	_
	2.4.2.4 Schéma	
	2.4.3 Signal digital	
	2.4.5 Connection à la board STM	
	2.4.6 Alimentation	
	2.5 TEST EST RÉSULTATS BALUNS	
	2.5.1 Test Balun de l'antenne LPDA	
	2.5.2 Diagramme de Smith	
	2.5.2.1 Diagramme de Réflexion	41









	2.5.3 Tes	t Balun de l'antenne LOOP	42
	2.5.3.1	Diagramme de Smith	42
	2.5.3.2	Diagramme de réflexion	43
	2.5.3.3	Adaptation de l'antenne LOOP	44
	2.6 TEST ES	ST RÉSULTATS CIRCUIT D'INTERFACE	46
	2.6.1.1	5V-3V	46
	2.6.1.2	Détecteur RF	47
	2.6.1.3	Signal digital	48
	2.6.1.4	Boutons	49
	2.6.1.5	Tableau récapitulatif	50
3	PROGRAMI	MATION	51
	3.1 TRANSI	MISSION	51
	3.1.1 Con	nfiguration	51
	3.1.2 SPI		51
	3.1.2.1	Trame	
	3.1.2.2	Débit en bauds	52
	3.1.3 Ma	ichine d'état	
	3.2 RÉCEPTION		
		nfiguration	
	3.2.1.1	Convertisseur Analogique Digital	
	3.2.1.2	Convertisseur Digital Analogique	
	3.2.1.3	UART	
	3.2.1.4	TouchGFX	54
	3.2.2 Free	eRTOS	55
		ead contrôleur	
		read TouchGFX	
		ichage	
4	TESTS ET RE	ÉSULTATS FINAUX	61
	4.1 ÉQUATI	ION DE TRANSMISSION DE FRIIS	61
		TATS	
_			
5		TIONS FUTURES	
		DE CONSOMMATION	
	5.2 CHIP DE	E RÉCEPTION	62
	5.3 SUPPOR	RT	62
	5.4 BOITIEF	R	62
6	CONCLUSIO	ON	63
7	RÉFÉRENCE	:S	64
0	ANNEVES		CE





FIGURE 1 : SCHEMA DE PRINCIPE	
FIGURE 2: ANTENNE LOG-PÉRIODIQUE	
FIGURE 3 : RADIATION DE L'ANTENNE LPDA	
FIGURE 4: DIRECTIVITÉ CONSTANTE VS Σ ET T	
FIGURE 5: REPRÉSENTATION D'UN LPDA	
FIGURE 6: DESIGN FINAL DE L'ANTENNE LPDA	13
FIGURE 7 : IMPÉDANCE DE L'ANTENNE LPDA	
FIGURE 8 : RÉFLEXION DE L'ANTENNE LPDA	15
FIGURE 9 : RADIATION DE L'ANTENNE LPDA	
FIGURE 10 : RADIATION DE L'ANTENNE LPDA AVEC L'ANTENNE	
FIGURE 11 : SCHÉMA PCB TEST LPDA	
FIGURE 12 : IMPÉDANCE DE L'ANTENNE LPDA	18
FIGURE 13 : RÉFLEXION DE L'ANTENNE LPDA	19
FIGURE 14 : SMITH CHART SIMULÉ DE LA LPDA	20
FIGURE 15 : SMITH CHART MESURÉ DE LA LPDA	20
FIGURE 16 : ANTENNE LPDA FINALE	21
FIGURE 17: ANTENNE EN BOUCLE	22
FIGURE 18 : RADIATION DE L'ANTENNE LPDA	22
FIGURE 19: DESIGN FINAL DE L'ANTENNE LOOP	23
FIGURE 20 : IMPÉDANCE DE L'ANTENNE LOOP	24
FIGURE 21 : RÉFLEXION DE L'ANTENNE LOOP	25
FIGURE 22 : IMPÉDANCE DE L'ANTENNE LOOP APRÈS TUNING	26
FIGURE 23: RÉFLEXION DE L'ANTENNE LOOP APRÈS TUNING	26
FIGURE 24 : SCHÉMA PCB TEST LOOP	27
FIGURE 25 : IMPÉDANCE DE L'ANTENNE LOOP	28
FIGURE 26 : RÉFLEXION DE L'ANTENNE LOOP	29
FIGURE 27 : SMITH CHART SIMULÉ DE LA LOOP	30
FIGURE 28 : SMITH CHART MESURÉ DE LA LPDA	30
FIGURE 29 : ANTENNE LOOP FINALE	31
FIGURE 30 : SCHÉMA BALUN DE L'ANTENNE LPDA	32
FIGURE 31 : SCHÉMA BALUN DE L'ANTENNE LOOP	33
FIGURE 32 : AMPLITUDE-SHIFT KEYING	33
FIGURE 33 : BOITIER LT5537	34
FIGURE 34 : LT5537 BALUN EN ENTRÉE	34
FIGURE 35 : ISLOPE EN % LT5537	35
FIGURE 36: LT5537 À 400MHZ	35
FIGURE 37 :SCHÉMA DU LT5537	36
FIGURE 38 : RÉCEPTION DU SIGNAL SOUS FORME DIGITALE	37
FIGURE 39 : SCHÉMA COMPARATEUR DATASHEET LMV331	38
FIGURE 40 : BOUTONS HARDWARE	39
FIGURE 41 : ALIMENTATION 5V DU CIRCUIT	39
FIGURE 42 : DIAGRAMME DE SMITH DE L'ANTENNE LPDA AVEC BALUN	40
FIGURE 43 : DIAGRAMME DE RÉFLEXION DE L'ANTENNE LPDA AVEC BALUN	41
FIGURE 44 : DIAGRAMME DE SMITH DE L'ANTENNE LPDA AVEC BALUN	42
FIGURE 45: DIAGRAMME DE RÉFLEXION DE L'ANTENNE LOOP AVEC BALUN	43
FIGURE 46: DIAGRAMME DE SMITH DE L'ANTENNE LPDA ADAPTÉE	44
FIGURE 47: DIAGRAMME DE RÉFLEXION DE L'ANTENNE LPDA ADAPTÉE	45
FIGURE 48: 5V ET 3V	46
FIGURE 49 : RÉCEPTION DU SIGNAL DE LA SENSORBALL	47
FIGURE 50: RÉCEPTION DU SIGNAL DE LA SENSORBALL AVEC FILTRE	47







Sensorbali for availatione analysis	טו
FIGURE 51 : TENSION DE RÉFÉRENCE	48
FIGURE 52: COMPARAISON DU SIGNAL REÇU DU LT5537	48
FIGURE 53: SCHÉMA DU COMPARATEUR REMIS À JOUR	49
FIGURE 54: TEST DU BOUTON 1	49
FIGURE 55: TEST DU BOUTON 2	50
FIGURE 56 : TRAME UART	51
FIGURE 57: TABLEAU POUR LA TRANSMISSION	51
FIGURE 58: MACHINE D'ÉTAT POUR LA TRANSMISSION	52
FIGURE 59 : TRANSMISSION DE LA VALEUR 5	53
FIGURE 60 : PATTERN MVP	
FIGURE 61: THREADS ET FREERTOS	
FIGURE 62: DIAGRAMME CLASSE THREAD CONTRÔLEUR	
FIGURE 63 : MACHINE D'ÉTAT DU CONTRÔLEUR	
FIGURE 64 : DIAGRAMME DE SÉQUENCE DU CONTRÔLEUR	
FIGURE 65 : PATTERN MVP	
FIGURE 66: DIAGRAMME DE CLASSE DU THREAD GRAPHIQUE	
FIGURE 67: DIAGRAMME DE SÉQUENCE DU THREAD GRAPHIQUE	
FIGURE 68: MENU	
FIGURE 69: PROGRAMME	
FIGURE 70 : TRANSMISSION DE DONNÉES	61
TABLE DES TABLEAUX	
TABLEAU 1 : LONGUEUR DES ÉLÉMENTS DE L'ANTENNE	11
TABLEAU 2: DISTANCE DE CHAQUE ÉLÉMENT DE L'ANTENNE (PAR RAPPORT AU POINT 0)	11
TARLEALL 2. DÉCADITULATIE DES TESTS	50







Introduction

La Suisse compte énormément de stations de skis dans ses montagnes. Et, lorsqu'il est question de ski, on pense forcements aux avalanches qui causent de nombreux accidents souvent mortels.

C'est pourquoi il est très important de comprendre les caractéristiques d'écoulement de ces avalanches. Puis à terme, de planifier des mesures de protection pour garantir au mieux la sécurité de toute personne en train de s'adonner à leur passion.

De ce fait, un projet appelé SensorBall a été créé en partenariat avec le SLF(Institut pour l'étude de la neige et des avalanches) et le Laboratoire d'aérodynamique et mécanique des fluides industrielle de l'HEPIA.

Les SensorBalls sont des balles qui vont mesurer les propriétés des avalanches en cours d'écoulement et pourrons récupérer des données sur un phénomène encore mal connu et difficile à étudier du nom de "nuage", c'est-à-dire le mélange d'air et de neige qui se produit au-devant d'une avalanche.

Pour pouvoir faire ces mesures, il va donc falloir placer des capteurs (les sensorBalls) directement dans la neige et lors du déclanchement de l'avalanche, ils vont se faire ensevelir et prendre nombres de mesures.

1.1 But du projet

Ce projet a pour objectif de retrouver l'emplacement des SensorBalls lorsque l'avalanche a fini de s'écouler.

Pour ce faire il faudra dans un premier temps créer un protocole de transmission qui permettra aux balles d'émettre chacune un signal (les balles ont déjà été réalisées dans un projet précédant ce travail de diplôme.)

Dans un second temps, il faudra réussir à détecter le signal des différentes balles et de réussir à lire leurs identifiants qui seront transmis grâce à ce signal.

Pour finir, il faudra mettre à disposition d'un utilisateur un affichage qui permettra de détecter la position des balles par rapport à la puissance de la radiation lorsqu'une balle émet un signal. C'est-à-dire que plus la personne se rapprochera d'une des SensorBalls, plus la puissance reçue par l'appareil de réception sera élevée.

1.2 Tâches à réaliser

Pour mener à bien ce projet, plusieurs taches devront être réalisées :

- La conception des antennes réceptrices. C'est elles qui recevront les données émises par les SensorBalls.
- La conception d'un circuit analogique entre les antennes et un microprocesseur.
- Traiter le signal que reçoit le microprocesseur. Il Faut analyser les données reçues pour pouvoir déterminer avec précision la position des SensorsBalls.
- Créer un interface graphique facile d'utilisation qui permette de guider facilement la personne vers les balles.
- Créer un protocole de transmission pour que chaque balle puisse envoyer leur identifiant.









2 Conception

Afin de pouvoir réaliser cette détection avec précision, 2 antennes seront utilisées. La première, une antenne logarithmique, sera utilisée pour la détection globale de la position des balles, va aussi permettre de récupérer les données transmises par celles-ci.

La deuxième, une antenne sous forme de boucle, sera utilisée pour détecter avec plus de précision la position des balles.

2.1 Schéma de principe

Le projet fonctionnera comme suit :

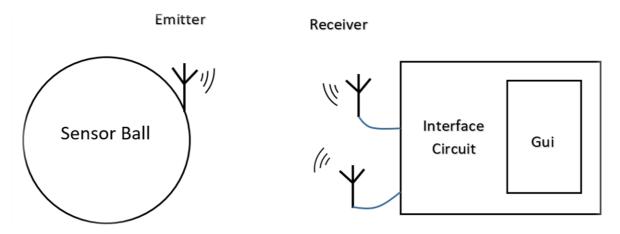


Figure 1 : schéma de principe

Coté émetteur, Les SensorsBalls vont chacune émettre leur ID grâce à une antenne qui a été designée au préalable ce qui permettra à l'utilisateur de savoir vers quelle balle il se dirige.

Coté réception, une antenne va capter le signal et décoder les données puis aussi regarder la puissance du dit signal grâce au circuit d'interface. La 2^{ème} antenne elle est utile car elle pourra donner la direction de manière plus précise. Elle va en fait compléter la 1^{ère} antenne.

Donc, si la balle en train d'émettre est la balle que l'utilisateur a choisi de capter au moyen de l'interface graphique (GUI), la puissance du signal qui a été capté sera retransmise sur cette même interface graphique. Cela permettra à utilisateur de savoir dans quelle direction aller.

Plus il avancera en direction de l'antenne, plus le signal sera fort et donc l'indication de puissance sur la GUI augmentera de valeur.

La GUI sera en fait une board du constructeur STM et sera une STM32f429i-discovery. Elle possède en outre un écran LCD tactile.

2.2 Antenne log-périodique

2.2.1 Définition



Une antenne log-périodique est une antenne dont l'impédance et le diagramme de rayonnement sont répétitifs selon une loi logarithmique en fonction de la fréquence. Pour obtenir cette propriété, les dimensions doivent être homothétiques le long de la direction de rayonnement principal. (wikipedia, s.d.)

Le réseau de dipôles log-périodique (log periodic dipole array ou LPDA) est le plus courant, et est celui qui sera utilisé pour la réception du signal.

Figure 2: antenne log-périodique Source : Log Periodic Antenna image

2.2.2 Analyse

Cette antenne a été choisie du fait de son pattern de radiation qui correspond aux attentes de ce projet.

Le pattern de radiation permet en fait de voir dans quelle direction l'antenne et la plus efficace.

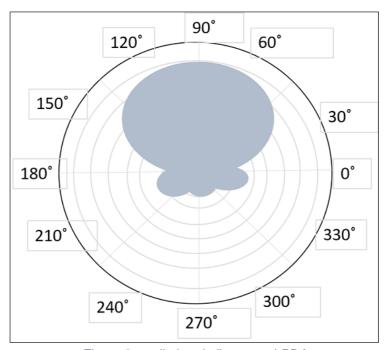


Figure 3 : radiation de l'antenne LPDA Source: Antenna Theory - Log-periodic Antenna

Ce pattern de radiation est très intéressant car il est directionnel. Cela veut dire que plus cette antenne est en face de l'objet qui émet le signal, plus la radiation sera forte ce qui est fort utile pour pouvoir connaître l'emplacement de l'objet source.











2.2.3 Design

La directivité en espace libre d'un réseau dipolaire log-périodique (LPDA) est la fonction de deux constantes. Son facteur de mise à l'échelle τ et son espacement relatif σ .

En raison des ressources limitées, les antennes log-périodiques radioamateurs sont souvent limitées à des valeurs de τ entre 0,8 et 0,95, avec des valeurs de σ entre 0,03 et 0,06.

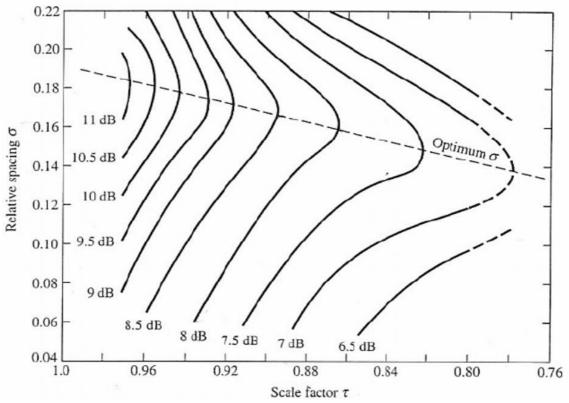


Figure 4: Directivité constante vs σ et τ Source: journal of microwave engineering & technologies ISSN: 2349-9001 © STM Journals 2017

Pour l'antenne à concevoir, la valeur de τ a été définie à 0.8 et celle de σ à 0.095.

Ces valeurs pourront être modifiées si les résultats des simulations ne correspondent pas aux résultats attendus.

Il faut aussi définir une fréquence assez basse pour que les ondes puissent traverser une couche de neige poudreuse et aussi assez haute pour que l'antenne puisse fonctionner avec le moins de pertes possibles.

La fréquence choisie est 434MHz, qui est aussi la fréquence à laquelle les sensorsBalls émettent. Il reste toutefois a vérifier la réele efficacité de cette frequence directement sur le terrain.

La Bande passante B à été definie à ~30MHz.







Maintenant que σ , τ , B et F sont définis, il est possible de créer l'antenne grâce à la procédure de design donné par L. B. Cebik.

$$\cot \alpha = \frac{4\sigma}{1-\tau} \tag{1}$$

$$Bar = 1.1 + 7.7(1 - \tau)^2 \cot \alpha \tag{2}$$

$$BS = B \cdot Bar \tag{3}$$

$$N = \frac{\ln(Bs)}{\ln(\frac{1}{T})} \tag{4}$$

$$F_l = F - \frac{B}{2} \tag{5}$$

$$l_0 = \frac{\lambda_l}{2} = \frac{c}{2f_l} \tag{6}$$

$$l_i = \tau \cdot l_{i-1} \tag{7}$$

$$di, i + 1 = 2 \cdot l_i \cdot \sigma \tag{8}$$

Source: the 21st edition of The ARRL Antenna Handbook

Voici le schéma 2D permettant la construction d'une LPDA avec les différents paramètres calculés plus haut :

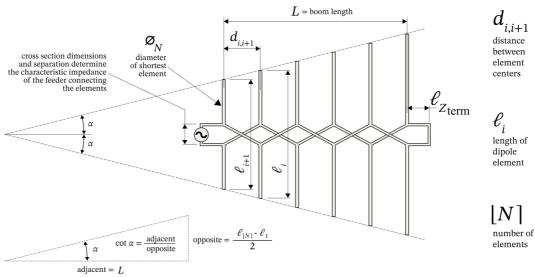


Figure 5: représentation d'un LPDA Source: Log-Periodic Dipole Array Calculator

Michael McCue © 2017







Le 1^{er} paramètre à calculer est le nombre d'éléments à placer sur l'antenne.

- L'équation $\cot \alpha = \frac{4\sigma}{1-\sigma}$ (1) permet de determiner l'angle α que dois prendre l'antenne.
- L'équation $Bar = 1.1 + 7.7(1 \tau)^2 \cot \alpha$ (2) donne la valeur de Bar (relative bandwidth of the active region) la bande passante relative de la region active.
- Le Bar permet de calculer le Bs (relative bandwidth of the structure), la bande passante relative de la structure donné par l'équation $BS = B \cdot Bar$ (3).
- Il est alors possible de calculer le nombre minimum d'éléments N à fixer sur l'antenne au moyen de l'équation $N = \frac{ln(Bs)}{ln(\frac{1}{r})}$ (4). Ce qui donne dans le cas de l'antenne qui doit être réalisée dans le cadre de ce projet, 4 éléments.

Le 2^{ème} paramètre à calculer est la longueur Li de chaque élément de l'antenne grâce aux équations vues plus haut.

- L'équation $F_l = F \frac{B}{2}$ (5) permet de connaître la fréquence la plus basse à laquelle la réception du signal doit encore être possible.
- L'équation $l_0 = \frac{\lambda_l}{2} = \frac{c}{2f_l}$ (6) permet de trouver la longueur du plus grand des éléments.
- Avec la longueur du plus grand élément, il devient possible de calculer les autres éléments grâce au rapport : $\tau = \ell i/(\ell i - 1)$ comme le montre l'équation $l_i = \tau \cdot l_{i-1}$ (7).

Les resultats de ces calculs ont été consignés dans le tableau suivant et serviront de base pour la construction de l'antenne.

	L ₀	L ₁	L ₂	L ₃
Length of dipole element [mm]	356.89	285.51	228.41	182.73

Tableau 1 : longueur des éléments de l'antenne

Le 3^{ème} paramètre à calculer est la distance entre chaque élément de l'antenne soit la distance relative di.i+1.

L'équation di, $i+1=2 \cdot l_i \cdot \sigma$ (8) permet de trouver la distance relative entre chaque élément.

Les resultats de ces calculs ont été consignés dans le tableau suivant et serviront de base pour la construction de l'antenne.











	D_0	D ₁	D_2	D_3
Distance of dipole element [mm]	67.83	122.09	165.51	254.51

Tableau 2: distance de chaque élément de l'antenne (par rapport au point 0)

Le dernier paramètre à calculer est la longueur de la terminaison LzTerm est peut-être trouvé avec l'équation suivante :

$$\ell_{Z_{term}} = \frac{\lambda l}{8} = \frac{c}{8f_{l}} \tag{9}$$

Le résultat de l'équation $\ell_{Z_{term}} = \frac{\lambda l}{8} = \frac{c}{8f_l}$ (9) donne comme valeur 89mm.

Grâce à cette valeur, il est maintenant possible de calculer la longueur totale des 2 tiges verticales qui composent l'antenne.

Le calcul pour trouver la longueur maximum de l'antenne sera donc :

$$L = \sum_{i=1}^{n-1} di, i+1 \tag{10}$$

Dans le cas de cette antenne, le résultat est de 256mm de long.

Un paramètre qui reste encore à être défini est la distance entre les 2 tiges de l'antenne. Comme les calculs pour déterminer cette distance sont très compliqués, la distance sera dans un premier temps fixée à 4mm mais pourra être changée après les simulations si elle n'est pas bonne.

Cette distance permet de régler l'impédance finale de l'antenne ce qui permet d'éviter de devoir faire une adaptation si l'impédance ne correspond pas à l'impédance d'un câble coaxial (50Ω) .

Maintenant que les calculs sont faits, l'antenne va pouvoir être dessinée et simulée grâce au logiciel AnSys.









Voici une représentation 3D de l'antenne finale :

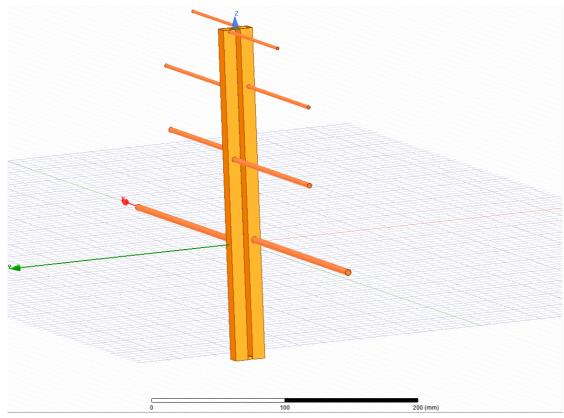


Figure 6: design final de l'antenne LPDA

Les éléments perpendiculaires qui sont à la même hauteur sont croisés. C'est-à-dire qu'ils ne sont pas sur la même tige verticale.

Il ne faut pas oublier que les 2 tiges doivent être connectées électriquement au fond de l'antenne pour fonctionner correctement.

2.2.4 Simulation

La simulation de l'antenne va permettre de vérifier si certaines valeurs doivent être modifiées afin qu'elles répondent mieux aux attentes.

Trois paramètres sont à vérifier :

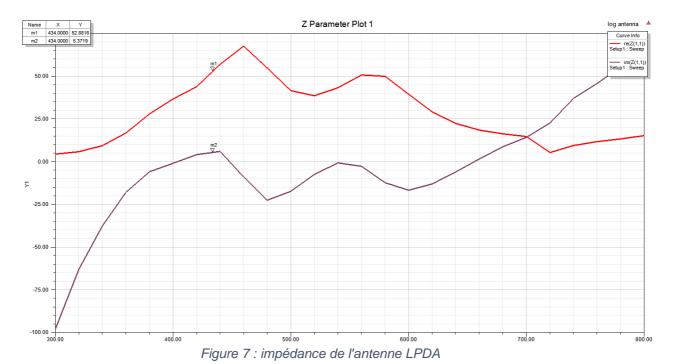
- Le coefficient de réflexion S : lorsqu'un signal est transmis sous forme d'onde, une certaine partie de cette onde sera réfléchie. Ce paramètre permet de déterminer le rapport d'onde transmis sur l'onde reçue. Plus ce paramètre est faible, plus le signal sera de bonne qualité car il est moins réfléchi.
- L'impédance de l'antenne : elle doit être le plus proche possible de l'impédance de la ligne de transmission (câble coaxial 50Ω) ce qui permet d'éviter la réflexion. Si l'impédance n'est pas bonne, il faudra adapter l'antenne pour correspondre avec la ligne de transmission.
- La radiation : elle montre comment et avec quelle puissance sera transmise l'onde (en 3D). Si l'antenne n'a pas été designée correctement, l'onde aura une faible puissance dans la direction escomptée et la distance de transmission sera moins grande.

Ces informations seront données par le logiciel AnSys soit sous forme de graphe XY ou sous forme de Smith chart ce qui permettra de vérifier le bon fonctionnent des antennes.

**Bien que les antennes soient faites pour la réception dans ce projet, chaque valeur donnée par la simulation fera référence à une émission. A noter qu'en RF, les résultats pour une émission sont semblables à ceux d'une réception

2.2.4.1 Impédance

Sur le graphique ci-dessous, l'impédance de l'antenne est très proche de 50Ω en réel et la valeur imaginaire est proche de 0 à la fréquence souhaitée. Cela indique que l'antenne n'aura pas besoin d'être adaptée car elle très proche des valeurs souhaitées.



2.2.4.2 Réflexion

Sur le graphique ci-dessous, la réflexion est dessinée en fonction de la fréquence. Il est à observer que le point le plus bas est à 460MHz.

À la fréquence de travail soit 434MHz, la réflexion est de -10dB ce qui est satisfaisant pour l'utilisation qui doit être faite de l'antenne.

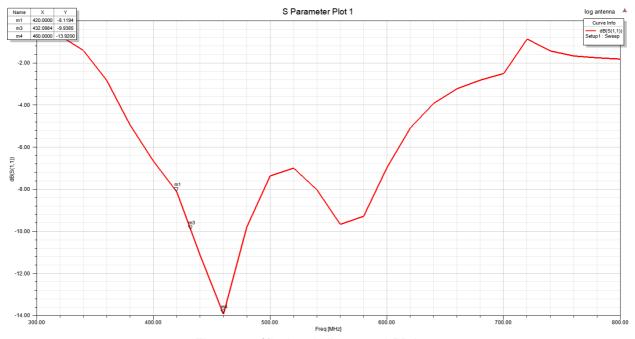


Figure 8 : réflexion de l'antenne LPDA











2.2.4.3 Radiation

Sur le graphique ci-dessous, les ondes émises par l'antenne irradient fortement dans une direction (partie rouge). Inversement dans l'axe perpendiculaire à la radiation, la puissance est beaucoup moins forte (vert et bleu) ce qui correspond aux résultats attendus.

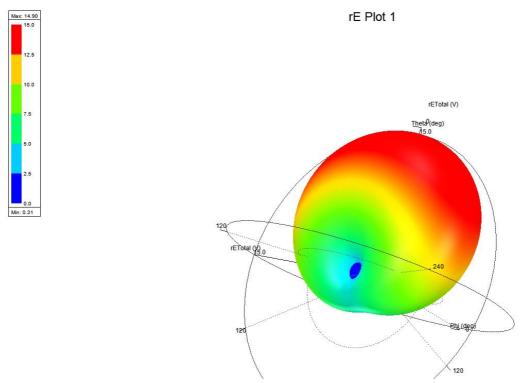


Figure 9 : radiation de l'antenne LPDA

Si le graphe est superposé avec l'antenne, cela indique comment l'antenne devra être tenue pour pouvoir détecter au mieux les sensorBalls.

L'image ci-dessous montre la position de l'antenne avec son graphe de radiation :

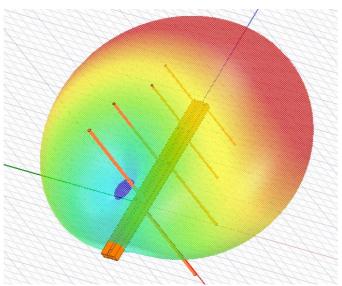


Figure 10 : radiation de l'antenne LPDA avec l'antenne









2.2.5 Tests et résultats

Dans cette partie, l'antenne LPDA sera mesurée et son résultat sera comparé avec les simulations précédentes pour vérifier le bon fonctionnement de celle-ci.

**Bien que les antennes soient faites pour la réception dans ce projet, les mesures seront toujours faites pour de la transmission mais les résultats seront les mêmes dans les 2 cas.

2.2.5.1 PCB Test

Pour ce faire, un Analyseur de réseau (Network Analyser), un Agilent E5071C sera utilisé pour les mesures. Pour pouvoir connecter cet appareil avec l'antenne, un petit circuit va devoir être créé.

Celui-ci permettra de connecter la sortie de l'antenne sur les 2 ports de l'Agilent.

L'antenne viendra se visser à l'entrée est sortira sur deux connecteur SMA qu'il faudra connecter sur l'Agilent au moyen d'un câble coaxial.

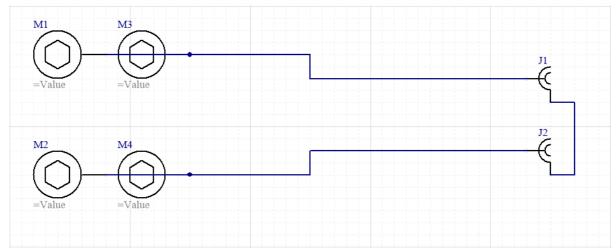


Figure 11: schéma PCB test LPDA

Il y a deux vis par connexion sur l'antenne ce qui permettra de créer un trou allongé. Il est nécessaire d'exécuter cette étape pour pouvoir régler les distances des 2 tiges verticales comme discuté plus haut.

La partie routage du PCB sera donné en Annexe.

2.2.5.2 Mesures

Les mesures prisent avec l'Agilent donnent une bonne appréciation des résultats mais ne sont pas des plus précises. Beaucoup de perturbations électromagnétiques à côté de l'antenne dues aux autres appareils électriques et à tout ce qui est métallique trop proche de ladite antenne peuvent faire baisser ses performances.

Les mesures sont faites sur une plage de fréquence de 283 à 583MHz.

2.2.5.2.1 Impédance

L'impédance est, cette fois donnée sous forme d'un diagramme de Smith. Le marqueur 1 indique la fréquence 434Mhz. Pour éviter une adaptation d'impédance, le curseur doit être le plus près possible du centre du graphe qui indique 50Ω et aucune valeur imaginaire.

Ici, le point est à $34,4 + 8.4i\Omega$. La valeur imaginaire est plutôt correcte tandis que la valeur réelle est un peu basse mais reste encore valide compte tenu de la précision de l'appareil de mesure et qu'une antenne log-périodique est large en bande.

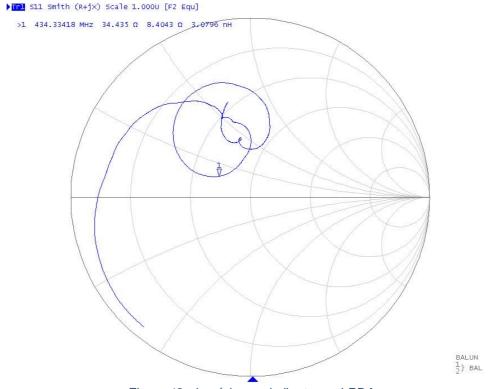


Figure 12 : impédance de l'antenne LPDA

2.2.5.2.2 Réflexion

Sur ce graphe, la réflexion est la plus basse à 434MHz. Ce qui indique que le transfert de puissance est le plus grand à cette fréquence et indique que l'antenne a été correctement designée.

La valeur de la réflexion est de -13dB à 434MHz (*). Cela est suffisant pour l'utilisation qui en est faite.

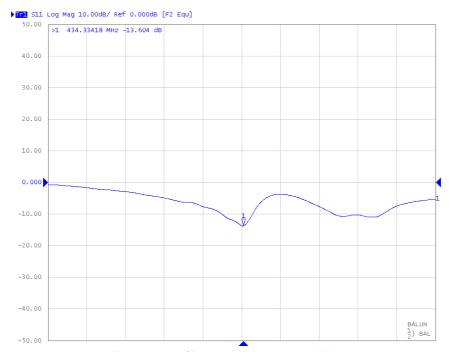


Figure 13 : réflexion de l'antenne LPDA

Une réflexion de -13db correspond à une réflexion d'environ 20% ce qui veut dire que la puissance transmise est de 80%. Il est possible de voir cela avec l'équation suivante :

$$y[dB] = 20 * log(\frac{x[\%]}{100})$$
 (11)



2.2.5.3 Comparaison mesure et simulation

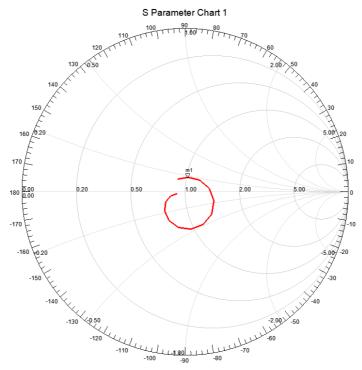


Figure 14 : Smith chart simulé de la LPDA

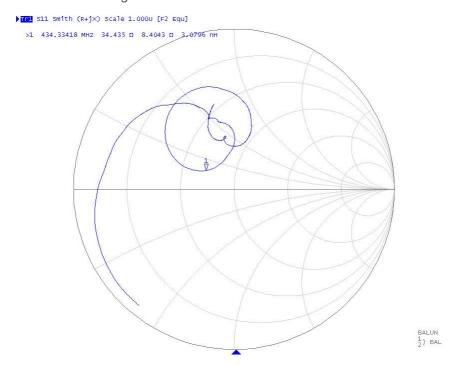


Figure 15 : Smith chart mesuré de la LPDA

Une manière simple de comparer les résultats entre la simulation et les mesures d'une antenne est le Smith chart. Il permet de visualiser l'efficacité de de l'antenne sur une plage de fréquence.

Les valeurs intéressantes se situent vers la fréquence de fonctionnement, soit 434MHz.

Sur la Figure 14 (simulation) la fréquence 434MHz et la plage de fréquence qui forme un cercle (rouge) sont très près du centre du graphe ce qui est très bon.

Mais sur la Figure 15 le cercle (bleu) lui est un peu décalé du centre. Il faut alors observer que l'antenne est en réalité un peu plus inductive que sur simulation.

Vu que la différence entre les simulations et la réalité est faible, cette antenne sera conservée telle quelle.

2.2.5.4 Résultats

D'après les mesures prisent plus haut, l'antenne est dans l'ensemble correcte. Il faudra ensuite tester le projet dans sa globalité pour pouvoir vérifier si l'antenne fonctionne correctement avec les autres composants.



Figure 16: Antenne LPDA finale









2.3 Antenne en boucle (Loop Antenna)

2.3.1 Définition



L'antenne en boucle est une antenne radioélectrique construite avec une simple boucle ou une bobine de fil, de tube ou autre conducteur électrique. Il existe plusieurs types d'antennes en boucle. Celle qui sera utilisée est la grande antenne en boucle auto-résonante qui a une circonférence proche de la longueur d'onde de la fréquence de fonctionnement et est donc résonante à cette fréquence. (Wikipedia,

Figure 17: antenne en boucle

2.3.2 Analyse

Cette antenne a été choisie car son pattern de radiation complète très bien celui de la première antenne, ce qui permettra d'être plus précis pour la détection des balles

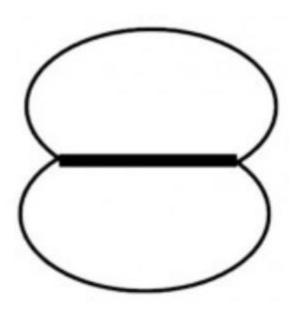


Figure 18: radiation de l'antenne LPDA

Ce qui est intéressant avec ce pattern ce n'est pas l'endroit où l'antenne irradie le plus mais où elle irradie le moins. Le but sera de mettre cette antenne de façon à ce que lorsqu'on est en face de l'émetteur, elle ne capte plus rien.

Comme la pente sera très raide, l'antenne sera d'une bonne précision.









2.3.3 Design

Pour le design de cette antenne, la fréquence est la même que précédemment, soit 434MHz. La construction est plutôt simple, il s'agit simplement d'un fil de cuivre qui sera placé autour d'un cadre circulaire créé avec une graveuse laser.

Comme expliqué au point 2.3.1, le périmètre doit être égal à la longueur d'onde λ . Il est donc possible d'écrire :

$$\lambda = \frac{c}{F} \tag{12}$$

$$Rayon = \frac{\lambda}{2*\pi} = \frac{C}{F*2*\pi} \tag{13}$$

Avec l'équation $Rayon = \mathbb{A} 2 * \pi 2 = \frac{c}{F*2*\pi}$ (13), il est donc possible de calculer le rayon de la boucle.

Avec C la vitesse de la lumière et F 434MH, le résultat de l'équation est de 0.110m.

Voici une représentation 3D de l'antenne finale :

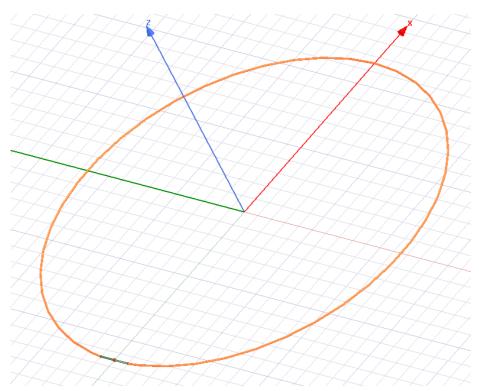


Figure 19: design final de l'antenne LOOP

Sur AnSys, le socle ou passe le fil n'est pas dessiné car il n'est pas important pour simuler l'antenne.







2.3.4 Simulation

Comme pour l'antenne précédente, la simulation de l'antenne permettra de vérifier si certaines valeurs doivent être modifiées afin qu'elles répondent mieux aux attentes. Les 3 mêmes paramètres que précédemment seront testés

2.3.4.1 Impédance

Sur le graphe ci-dessous, l'impédance à la fréquence de travail est de 122 Ω . Cela indique que l'antenne aura besoin d'une adaptation d'impédance pour pouvoir travailler à 50Ω . La valeur imaginaire vaut, elle, -84 Ω . Cela montre que l'antenne peut être tunnée pour obtenir un meilleur résultat.

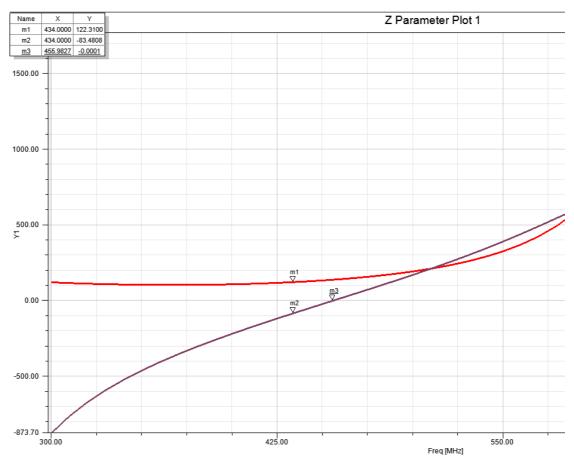


Figure 20 : impédance de l'antenne LOOP

2.3.4.2 Réflexion

Sur le graphique ci-dessous, le point m1 soit 434Mhz est très haut par rapport au creux donc il va falloir tunner l'antenne pour avoir un meilleur résultat.

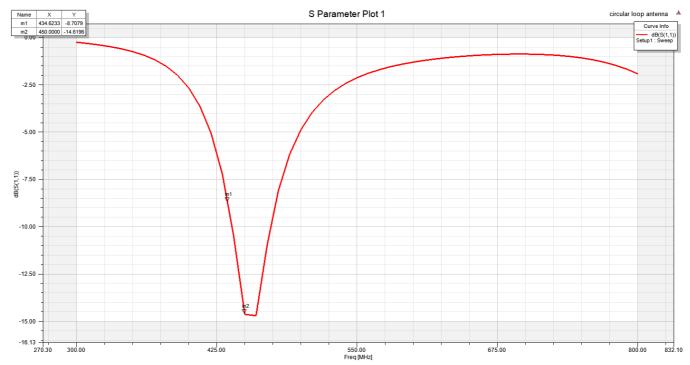


Figure 21 : réflexion de l'antenne LOOP

2.3.4.3 Tunning

La première façon de tunner l'antenne est de changer l'ouverture des deux câbles. La Figure 19 montre cette ouverture. (Petite partie verte vers le bas de la boucle).

La 2^{ème} façon et celle qui sera utilisée de changer le rayon de l'antenne. Pour pouvoir trouver ce rayon, il va falloir faire un rapport entre la fréquence de travail actuelle et celle ou la valeur imaginaire de l'impédance vaut 0. Ces informations peuvent être trouvées sur la Figure 20.

Le rapport sera donc de 457/434. Ce qui donne comme résultat 1.053.

2.3.4.4 Impédance corrigée

Avec le tuning, l'impédance est maintenant correcte. Pour la partie imaginaire elle atteint presque 0. Par Contre la partie réelle est encore grande et il faudra quand même penser à adapter cette antenne pour avoir une valeur correcte.

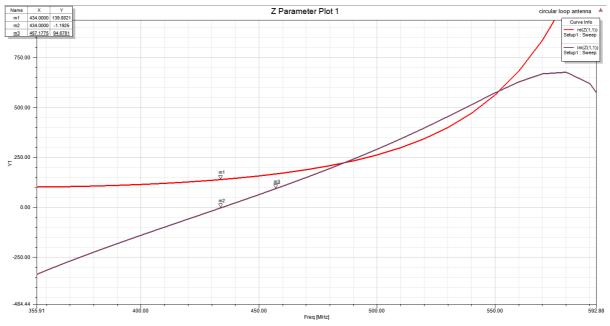


Figure 22 : impédance de l'antenne LOOP après tuning

2.3.4.5 Réflexion corrigée

Pour la réflexion, les résultats sont plus que corrects. A la fréquence de travail, la réflexion est pratiquement la plus faible.

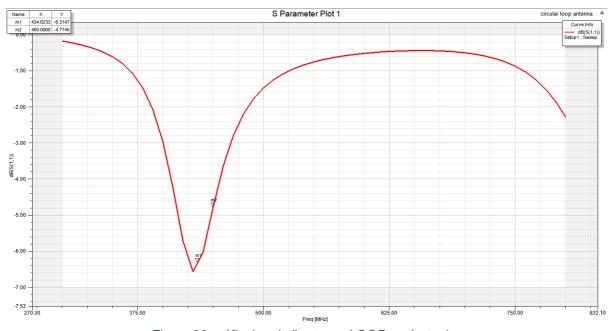


Figure 23 : réflexion de l'antenne LOOP après tuning



2.3.5 Tests et résultats

Comme défini plus haut, cette partie sera consacrée aux mesures de l'antenne LOOP pour vérifier le bon fonctionnement de celles-ci.

2.3.5.1 PCB Test

Comme précédemment, celui-ci permettra de connecter la sortie de l'antenne sur les 2 ports de l'Agilent.

L'antenne viendra se souder dans les trous M5, M6 à l'entrée est sortira sur deux connecteurs SMA qu'il faudra connecter sur l'Agilent au moyen d'un câble coaxial.

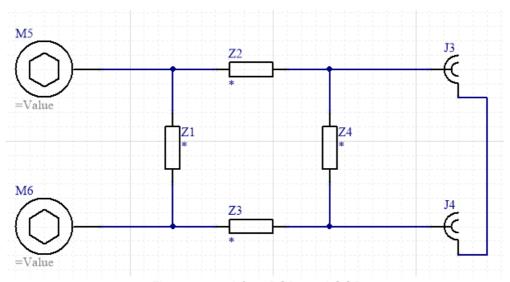


Figure 24 : schéma PCB test LOOP

Cette fois-ci il a aussi fallu ajouter 4 impédances quelconques pour pouvoir faire une adaptation si besoin.

Il y en a 4 pour pouvoir mettre les impédances en parallèle/série ou en série/parallèle.

2.3.5.2 Mesures

Les mesures sont faites sur une plage de fréquence de 283 à 583MHz

2.3.5.2.1 Impédance

L'impédance sous forme d'un diagramme de Smith est très correcte pour cette antenne. Le marqueur 1 à 434MHz indique que l'impédance est de 50Ω

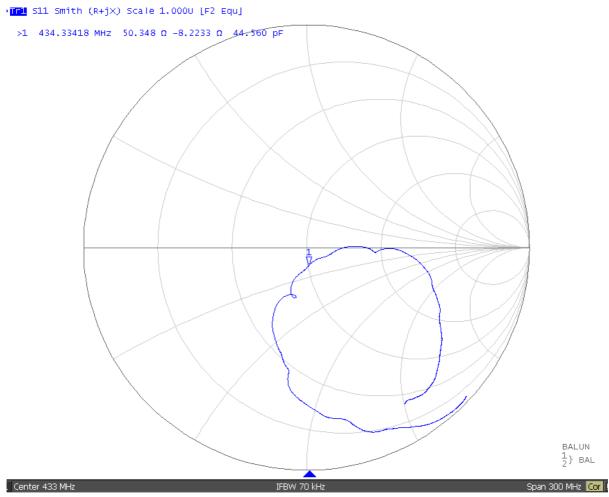


Figure 25 : impédance de l'antenne LOOP

Il faudra par la suite tester l'antenne avec le PCB final pour vérifier que l'impédance soit toujours valide

2.3.5.2.2 Réflexion

La réflexion est comme l'image ci-dessous le montre, très faible. Cela montre que l'antenne fonctionne parfaitement à la fréquence de travail.



Figure 26 : Réflexion de l'antenne LOOP

Si l'équation $y[dB] = 20 * log(\frac{x[\%]}{100})$ (11) est reprise, avec -24dB, la puissance réfléchie est en dessous des 10%.

2.3.5.3 Comparaison mesures simulation

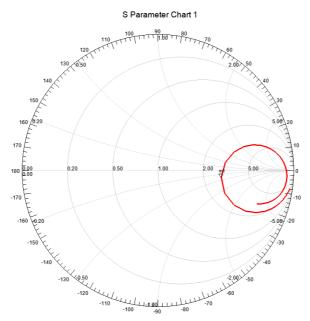


Figure 27 : Smith chart simulé de la LOOP

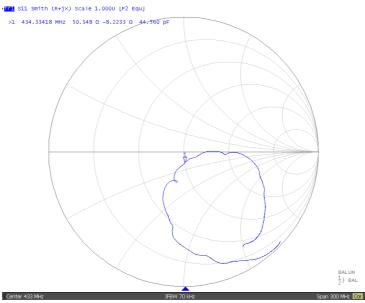


Figure 28 : Smith chart mesuré de la LPDA

Les valeurs intéressantes se situent vers la fréquence de fonctionnement, soit 434MHz. Sur la Figure 27 (simulation), la fréquence 434MHz est vers une impédance de 100Ω , ce qu'il faudrait diviser l'impédance par 2 pour arriver à 50Ω .

Mais sur la Figure 28 le cercle (bleu), la fréquence de 434MHz est très près du 50Ω ce qui montre une inutilité d'une adaptation dans ce cas. Il faudra donc vérifier si une adaptation de l'antenne est nécessaire l'antenne avec le PCB final.

2.3.5.4 Résultats

Comme pour l'antenne LPDA, les mesures prisent plus haut montrent que l'antenne est dans l'ensemble correcte. Il faudra ensuite tester le projet dans sa globalité pour pouvoir vérifier si elle va fonctionner correctement avec les autres composants.



Figure 29: Antenne LOOP finale

Circuit d'interface 2.4

Pour pouvoir traiter les données des antennes, un circuit d'interface doit être conçu. Ce circuit devra obligatoirement remplir plusieurs tâches si la partie graphique veut pouvoir afficher correctement les données.

Ces taches seront:

- De trouver la puissance du signal pour pouvoir le transmettre sur un port analogique d'un microcontrôleur.
- Démoduler le signal pour pouvoir recevoir l'id de la balle de manière sérielle puis d'envoyer ce signal aussi sur un port digital d'un microcontrôleur.

La schématique ainsi que les schémas du PCB seront donnés au complet en annexe. La partie ci-dessous donnera seulement le schéma des parties les plus intéressantes.









2.4.1 Balun

Pour pouvoir passer d'une antenne à un câble coaxial ou d'un câble coaxial au PCB d'interface, il sera recommandé d'utiliser un Balun.

2.4.1.1 Définition

Un balun est un circuit électrique utilisé pour effectuer la liaison entre : une ligne de transmission symétrique (ligne bifilaire ou lignes imprimées parallèles) et une ligne de transmission asymétrique (câble coaxial ou ligne imprimée au-dessus d'un plan de masse). (wikipedia, s.d.)

2.4.1.2 Schéma

Le balun de l'antenne LPDA sera simplement branché entre l'antenne (M3, M4) et le connecteur J1 sur lequel sera branché un câble coaxial.

Ce balun est de type 1:1. Cela indique que l'impédance que voit le câble coaxial sera de la même valeur que celle de l'antenne.

Le câble coaxial reliera l'antenne au circuit d'interface et viendra se connecter sur le détecteur RF qui sera traité au prochain point.

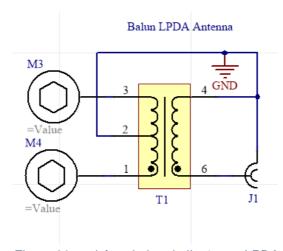


Figure 30 : schéma balun de l'antenne LPDA

Le balun de l'antenne LOOP remplis le même rôle que celui cité précédemment. La seule différence est que ce circuit possède une « matching section » (les 4 impédances) pour permettre une adaptation de l'impédance de l'antenne si besoin.

Ce balun de type 1:2 indique que l'impédance que voit le câble coaxial sera de la deux fois plus grande que celle de l'antenne.

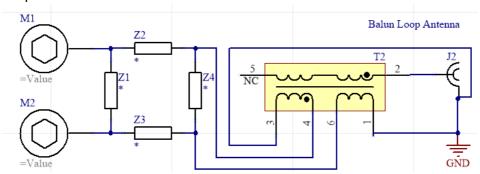


Figure 31 : schéma Balun de l'antenne LOOP

2.4.2 Détecteur RF

2.4.2.1 Analyse

La sensorBall qui a déjà été designée, possède comme émetteur un MICRF113. Cet émetteur est en fait un simple transmetteur ASK (Amplitude-shift keying).

L'ASK est un type de modulation AM. Lorsqu'un 0 doit être transmis, le signal émis sera de valeur nulle.

Lorsqu'un 1 doit être transmis, les signal émis sera alors la porteuse soit 434MHz.

Ce schéma montre comment fonctionne une modulation ASK:

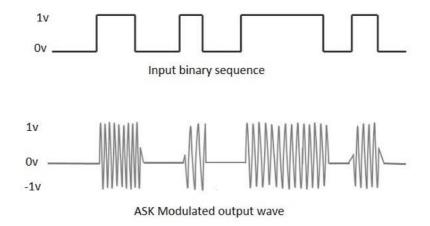


Figure 32 : Amplitude-shift keying Source : Datasheet LT5537

La modulation et la fréquence porteuse sont connues, il reste donc à trouver un récepteur qui puisse remplir ces fonctions.

Le chip qui a été choisi est un lt5537. Il peut fonctionner de moins de 10MHz à 1Ghz avec une sensibilité de -76dBm à 200MHz et est un récepteur ASK.

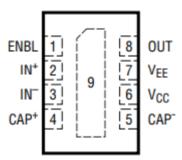


Figure 33 : boitier LT5537 Source : Datasheet LT5537

2.4.2.2 Balun

Il est conseillé de mettre un balun sur son entrée lorsque celle-ci vient d'un câble coaxial par exemple.

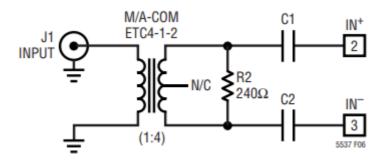


Figure 34 : LT5537 balun en entrée Source: Datasheet LT5537

Sur ce schéma, c'est un balun 1:4 ce qui permet de faire passer une impédance de 50Ω à 200Ω . Cela permet de faire correspondre les impédances avec la résistance de 240Ω .

Les condensateurs C1 et C2 sont utilisés pour bloquer les tension DC.

2.4.2.3 Sortie

La sortie Out du chip aura une tension propositionnelle à la puissance reçue en dB. Pour trouver la pente en mV/dB, le datasheet fourni cette formule :

$$Vslope = Islope * Rload$$
 (14)

Le courant à 200MHz est donné et est de 3.4µA.



Grâce au tableau ci-dessous, il est alors possible de trouver les courant à 434MHz :

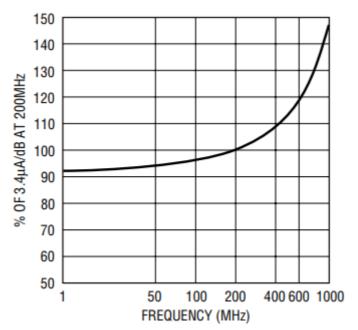


Figure 35 : Islope en % LT5537 Source: Datasheet LT5537

Ce qui donne une valeur d'environ 110% soit 3.74µA.

Avec une résistance on-chip de $7.2K\Omega$, la valeur de la pente calculée avec l'équation Vslope = Islope * Rload (14) sera de 26.9mV/dB. Ce qui veut dire que pour une augmentation de 1dB, la tension de sortie augmentera de 26.9mV.

f = 400MHz			
Linear Dynamic Range	±3dB Error	88.2	dB
	±1dB Error	70.8	dB
Slope	R1 = 33k (Note 8)	23.1	mV/dB
Intercept	V _{OUT} = 0V, Extrapolated	-91	dBm
Sensitivity	(Notes 3, 7)	-75.3	dBm
Temperature Coefficient	$P_{IN} = -20 dBm$	0.019	dB/°C

Figure 36 : LT5537 à 400MHz Source : Datasheet LT5537

La figure ci-dessus montre le LT5537 fonctionnant à 400MHz. La sensibilité S du détecteur est donc de -75.3 dBm et l'interception I, donc lorsque la sortie est à 0V se situe à -91 dBm.

Avec ces deux informations, il est possible d'en déduire la tension DC que ce chip aura en sortie même lorsqu'il ne capte aucun signal grâce à l'équation suivante :

$$VoMin = (I - S) * Vslope$$
 (15)

Avec à la pente calculée précédemment, soit 26.9mV, il est possible de trouver cette tension de sortie minimum.

Le résultat sera de 432mV. Ce qui veut dire qu'à la sortie du détecteur, un 1 logique sera perçu à partir d'environ 0.5V voir 0.6V pour garder une marge.



2.4.2.4 Schéma

Le lt5537 du côté LPDA est donné ci-dessous :

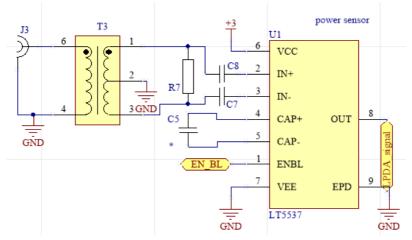


Figure 37 :schéma du LT5537

Le balun étant de type 1:1, la valeur de la R7 sera de 50Ω . Les condensateurs C8, C9 auront la même valeur que proposé dans le datasheet, soit 100pF.

Le condensateur C5 est utilisé pour baisser la fréquence minimum d'entrée. Il sera laissé vide pour le moment.

Le ENBL permet d'activer ou non le chip et sera connecté sur une sortie d'un microcontrôleur.

Pour la LOOP, balun 1:2 est utilisé. La résistance R7 sera donc des 100Ω et les deux condensateurs C8, C9 auront la même valeur que précédemment.

2.4.3 Signal digital

Le circuit ci-dessous va permettre de pouvoir convertir la sortie du LT5537 qui peut varier de 500mV à quelques volts suivant la puissance du signal reçu en un signal 0-3.3V qui pourra être lu par un microcontrôleur.

C'est avec ce signal que l'id de chaque SensorBall pourra être décodée.

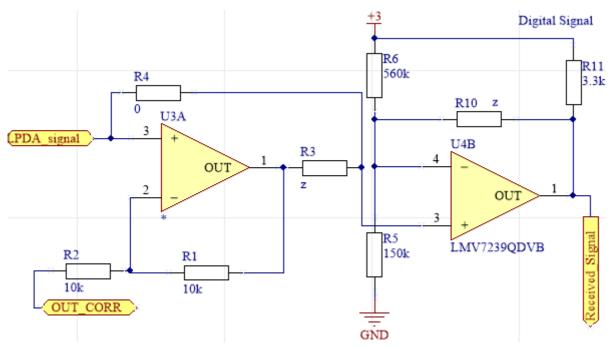


Figure 38 : réception du signal sous forme digitale

Le 1^{er} amplificateur est monté en non inverseur avec une référence qui pourra être variée grâce à un DAC qui se trouve sur un microcontrôleur. Le but sera de supprimer la composante continue qu'il y a toujours à la sortie du récepteur RF.

Il est prévu d'appliquer un gain de 2 pour avoir tension un peu plus grande et être plus précis dans la suite du circuit.

L'équation suivante permet de trouver les valeurs des résistances pour un gain de 2 :

$$\frac{Vout}{Vin} = \left(1 + \frac{R^2}{R^1}\right) \tag{16}$$

Si le R1 est à $10k\Omega$, la résistance R2 devra elle aussi être de $10k\Omega$ pour un gain de 2.

Le 2^{ème} amplificateur fonctionne en comparateur. (Il est aussi prévu pour fonctionner en trigger de Schmidt).

Il est utilisé pour pouvoir supprimer le bruit lors d'un 0 logique car l'antenne pourra être perturbée par d'autres signaux ou si le premier amplificateur n'est pas utilisé, de pouvoir supprimer la tension DC dont il est question plus haut.

Il permet aussi de fixer le niveau logique 1 à la tension d'alimentation pour qu'elle soit reconnaissable par un microcontrôleur.

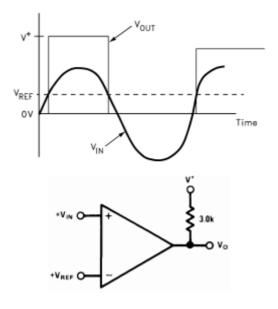


Figure 39 : schéma comparateur datasheet LMV331 Source : Datasheet LMV331

Avec une tension Vref qui veut être de 0.6V, pour garder une certaine marge sur les 0.432V calculés au point 2.4.2.3 et une valeur de résistance R5 choisie de $150 \mathrm{K}\Omega$, il est possible de trouver la résistance R6 avec un pont diviseur :

$$Vref = Vin * \frac{R5}{R5 + R6} \tag{17}$$

Le résultat pour la R6 est ≈560K.

Le signal de sortie sera ensuite directement envoyé sur un pin du microcontrôleur.

2.4.4 Boutons

Pour pouvoir faciliter l'utilisation de l'appareil qui sera surement avec des gants en montagne, des boutons Hard ont été placés sur le PCB. Ces boutons auront la même utilité que les boutons software sur l'écran LCD qui et sont expliqués plus en détail dans le point 51.

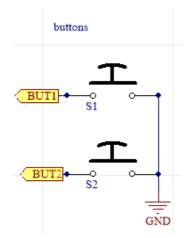


Figure 40: Boutons Hardware

Les résistances de pull-up seront placées de manière software, ainsi que l'anti-rebonds.

2.4.5 Connection à la board STM

La plaque STM32f possède de connecteur 2x32 pins sur le dos sur lequel, le circuit d'interface viendra se connecter.

2.4.6 Alimentation

L'alimentation se fait via 4 piles AA car l'écran LCD consomme beaucoup de courant. Cela afin que le circuit rester allumé plus longtemps si la recherche des balles dure plus que prévu.

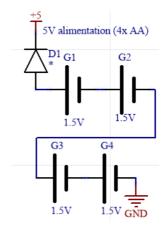


Figure 41: Alimentation 5V du circuit

La diode D1 est utilisée pour éviter les inversions de courant lorsque l'utilisateur insert les piles à l'envers ce qui pourrait résulter par une destruction du matériel.



Pour la partie 3V, il n'y a pas de schéma car la plaque STM32f fourni déjà un régulateur fonctionnant en 3V.

2.5 Test est résultats Baluns

Cette partie test le bon fonctionnement des antennes avec leurs baluns et permet de vérifier si une adaptation doit être faite.

2.5.1 Test Balun de l'antenne LPDA

Sur le digramme de Smith ci-dessous, L'impédance à la fréquence de travail est relativement près du centre du cercle. Cela montre qu'avec le balun, l'antenne n'aura pas besoin d'être adaptée.

2.5.2 Diagramme de Smith

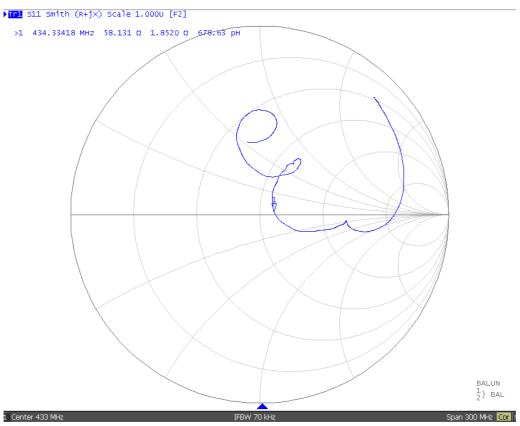


Figure 42 : Diagramme de Smith de l'antenne LPDA avec balun

2.5.2.1 Diagramme de Réflexion

Sur le digramme de réflexion ci-dessous, la valeur la plus basse est 434Mhz ce qui correspond Parfaitement aux attentes.

Avec une valeur de -20dB, la puissance transmise est de 90% de la puissance totale, ce qui fait que l'antenne fonctionnera très bien.

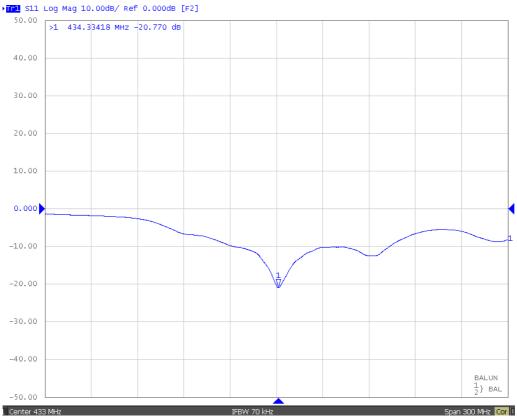


Figure 43 : Diagramme de réflexion de l'antenne LPDA avec balun



2.5.3 Test Balun de l'antenne LOOP

2.5.3.1 Diagramme de Smith

Sur le digramme de Smith ci-dessous, L'impédance est plutôt faible (31 Ω) avec une composante imaginaire de 8Ω .

Cela indique qu'il va falloir adapter l'antenne.

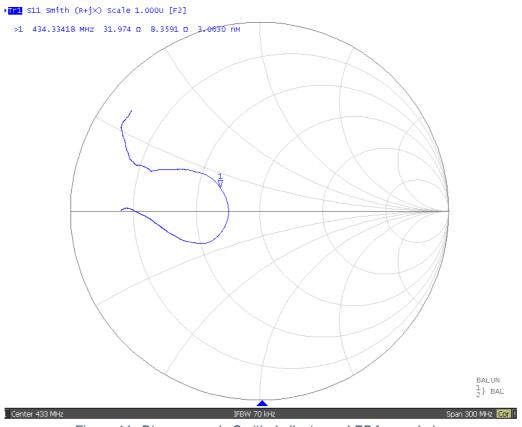


Figure 44 : Diagramme de Smith de l'antenne LPDA avec balun



2.5.3.2 Diagramme de réflexion

La réflexion de l'antenne, malgré qu'elle ne soit pas adaptée reste plutôt correcte. Avec une valeur de -13dB, la puissance transmise se situe dans les 80% de la puissance totale ce qui est plutôt correct.



Figure 45: Diagramme de réflexion de l'antenne LOOP avec balun

2.5.3.3 Adaptation de l'antenne LOOP

Comme il y a un balun devant la sortie de l'antenne, l'adaptation ne peut plus se faire simplement par calculs.

Pour ce faire, il va falloir calculer un condensateur ou une bobine d'unité normalisée 1 puis mettre à différents emplacements sur la « Matching Section »

Cela permettra de savoir dans quel sens se déplace la courbe suivant le composant est sa position sur la « Matching Section ».

Après plusieurs essais, les composants qui correspondent le mieux sont :

- Une bobine de 36nH en parallèle (Z1).
- Un pont sur les 2 impédances en série (Z2, Z3).
- Un Condensateur de 3.6pF en parallèle (Z4).

Les composants cités plus haut donne comme résultats 42.8Ω avec une composante imaginaire de -3Ω ce qui est très proche du 50Ω qui montre que l'antenne est plutôt bien adaptée comme le montre le digramme de Smith ci-dessous.

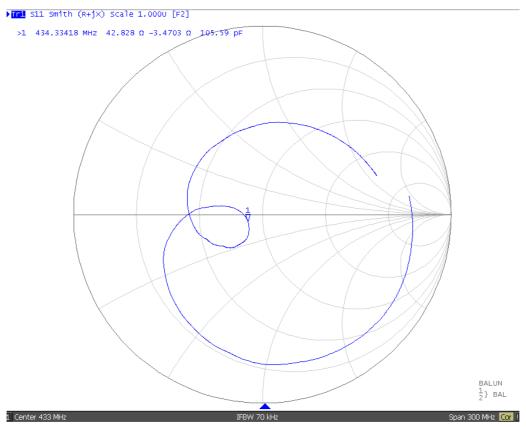


Figure 46: Diagramme de Smith de l'antenne LPDA adaptée



Sur le digramme de réflexion ci-dessous, la valeur la plus basse est 434Mhz ce qui correspond parfaitement aux attentes.

Avec une valeur de -20.5dB, la puissance transmise est de plus de 90% de la puissance totale, ce qui fait que cette antenne fonctionnera aussi très bien.

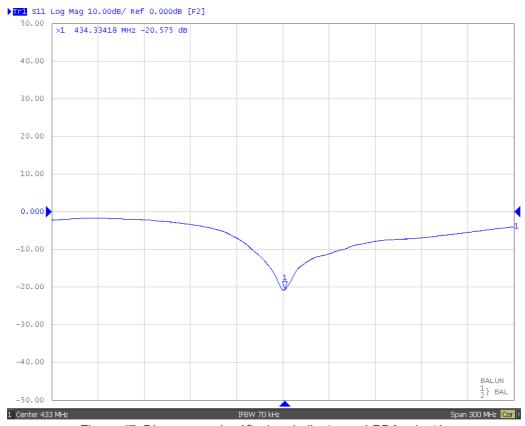


Figure 47: Diagramme de réflexion de l'antenne LPDA adaptée

2.6 Test est résultats circuit d'interface

Cette partie est consacrée aux tests du circuit d'interface pour vérifier le bon fonctionnement de celui-ci. C'est aussi ici que seront conscrits les résultats de cette carte afin de vérifier si les valeurs mesurées sont celles souhaitées.

Un tableau récapitulatif des tests est disponible à la fin de cette section.

2.6.1.1 5V-3V

Ce test vérifie si tous les composants fonctionnant en 5V-3V sont alimentés et s'il n'y a pas de court-circuit sur la plaque.

Résultats:

- L'alimentation n'est pas en court-circuit et le 5V est bien présent sur le circuit.
- Le 3V est présent sur le circuit ce qui indique un bon fonctionnement du circuit

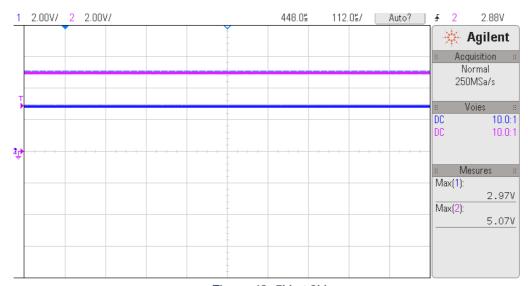


Figure 48: 5V et 3V

Le courant maximum (lorsque tout est allumé) est d'environ 186mA. Cela implique qu'avec 4 piles d'environ 1200mAh, il est possible de tenir environ 24h sans avoir besoin de les changer.

2.6.1.2 Détecteur RF

Ce test vérifie le bon fonctionnement des 2 LT5537 du circuit.

Résultat :

- La pin ENBL qui permet d'allumer le chip fonctionne correctement. La tension en sortie correspond aux 0.5V prévus
- La démodulation ASK fonctionne. Lorsqu'un signal modulé arrive en entrée du chip, la porteuse est supprimée et il ne reste que les données.

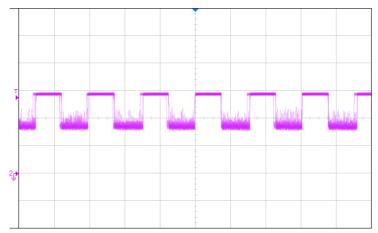


Figure 49 : réception du signal de la SensorBall

Come le 0 logique est très bruité, il va falloir mettre un filtre en sortie du LT5537. Ce filtre sera dans ce cas un filtre passif de type RC car plus facile à rajouter sur un PCB déjà tiré.

Avec une fréquence de coupure de 50KHz et un condensateur de 1nF il est possible de connaitre la résistance de ce filtre avec l'équation ci-dessous :

$$Fc = \frac{1}{2\pi RC} \tag{18}$$

Ce qui donne comme résultat : $R = 3.1K\Omega$

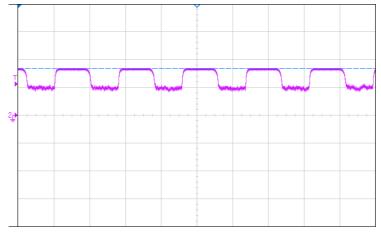


Figure 50: réception du signal de la sensorBall avec filtre





Le signal avec le filtre est beaucoup moins bruité. Les bords du signal se sont quand même arrondis mais cela ne pose pas de problème car le signal va être traité par le comparateur.

2.6.1.3 Signal digital

Ce test vérifie le bon fonctionnement de la partie qui transforme les données en digital.

Résultat :

La tension de référence est d'approximativement 0.65mV, ce qui est correct.

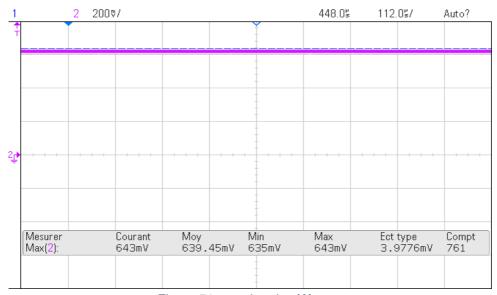


Figure 51 : tension de référence

La comparaison s'effectue correctement et la sortie du comparateur varie entre 0 et 3V comme prévu. (Signal bleu)

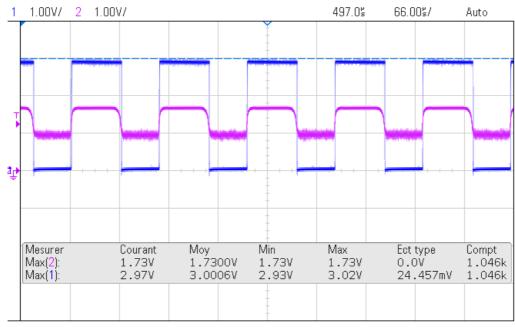


Figure 52: Comparaison du signal reçu du LT5537









Comme le comparateur fonctionne sans étage amplificateur, il a été décidé de changer le schéma pour supprimer un IC superflu.

Le signal de sortie du LT5537 viendra toujours directement sur le comparateur mais la correction de la tension de référence ne se fera plus de manière hardware avec un pont diviseur, mais se fera de manière software. La tension de référence sera donc directement reliée avec un DAC.

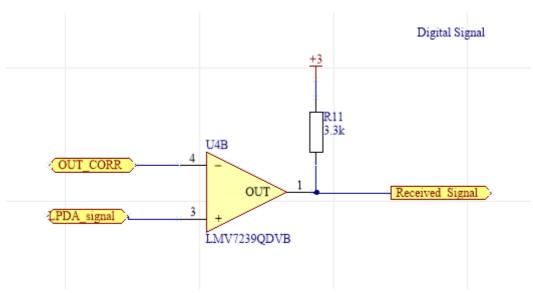


Figure 53: schéma du comparateur remis à jour

2.6.1.4 Boutons

Ce test vérifie si les boutons passent à 0 losqu'ils sont pressés.

Résultat :

• Le bouton 1 fonctionne.

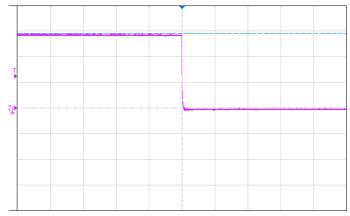
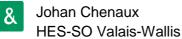


Figure 54: test du bouton 1





• Le bouton 2 fonctionne

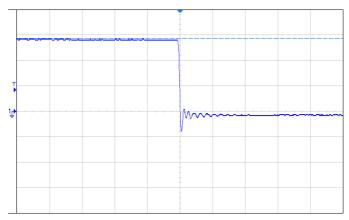


Figure 55: test du bouton 2

Il reste la partie anti-rebond qui sera traitée de manière software.

2.6.1.5 Tableau récapitulatif

Voici un tableau récapitulatif des différents tests effectués plus haut :

Protocole de test				
numéro	nom du test	résultat	test passé	commentaire
N°1	5V	5.03V	ok	Il y a du 5V sur tout le circuit
N°2	3V	2.97V	ok	le régulateur fonctionne, il y a du 3v sur tout le circuit
N°3	Courrant max	0.186A	ok	Consomation maximum (tout est allumé)
N°5	tension de reference du comparateur	0.6V	ok	tension du pont diviseur
N°5	sortie du comparateur	0-3V	ok	le comparateur compare correctement
N°6	enable lt5537	chip activé	ok	le chip s'active lorsque une tension
N°7	démodulation	signal Carré	ok	un signal carré modulé donne en sortie du LT5537 ce même signal carré
N°8	bouton 1	3V -> 0V	ok	le signal passe de 3V à 0v
N°9	bouton 2	3V -> 0V	ok	le signal passe de 3V à 0v

Tableau 3: récapitulatif des tests

3 Programmation

Il y aura essentiellement 2 points dans la partie programmation, la transmission et la réception.

3.1 Transmission

La transmission des données se fait depuis les SensorBalls. Le code pour le stockage des données des capteurs lui a déjà été implémenté auparavant. Il ne reste donc plus qu'à envoyer l'id des balles sur leurs antennes.

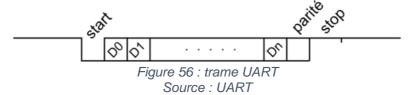
3.1.1 Configuration

Le code qui a déjà été implémenté est en C sur le logiciel Keil. Il est alors normal de continuer la partie transmission sur ce même logiciel.

L'envoi des données se fera grâce à un protocole SPI. Cela permettra de ne pas avoir besoin de gérer des timers puisque le protocole gère l'envoi de données depuis un clock interne.

3.1.2 SPI

La transmission SPI se fait au moyen d'un tableau. La trame aura la forme d'une trame UART (figure ci-dessous). Le but étant du coté réception de pouvoir recevoir l'id de la balle sur une entrée UART du microcontrôleur ce qui permet traiter les données facilement.



3.1.2.1 Trame

Le tableau, pour correspondre à la trame UART aura la forme suivante :

```
// ID is 0x5
|const uint32 t ballId[] = {
Oxffffffff, //for interrupt
Oxffffffff, //AND ADC READ POWER
//UART FRAME
0x0, //start bit
0xffffffff, //databit
Oxffffffff,
0x0,
0x0,
0x0,
0x0,
0x0,
Oxffffffff, //stop bit
//END OF UART FRAME
0x0000, // always 0
```

Figure 57: tableau pour la transmission



Pour éviter que toutes les antennes émettent tout le temps, la ligne est forcée à 0. Ce qui empêchera l'id 0x0 d'être utilisé car il est toujours valide.

La première chose à faire est d'activer la réception en mettant la ligne à 1. Cela produira une interruption côté réception et permettra à l'ADC de lire la valeur de puissance.

Ensuite, la trame UART est envoyée conformément à la Figure 56.

Puis la ligne est repassée a 0.

3.1.2.2 Débit en bauds

La vitesse de transmission du SPI calculé avec CubeMX est de 312.5Kbits/s. Comme la transmission ne peut pas se faire en dessus de 20kbits/s, le même caractère est envoyé 32 fois de suite.

Ce qui donne finalement une vitesse de 9.75kbits/s.

3.1.3 Machine d'état

Pour l'envoi des données, une simple machine d'état transition est utilisée. Elle se présente comme suit :

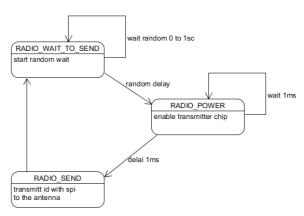


Figure 58: machine d'état pour la transmission

États:

- L'état RADIO_WAIT_TO_SEND permet en fait d'attendre un temps aléatoire entre 0 et 1 seconde. Cela dans le but d'éviter au maximum que les balles émettent en même temps.
- L'état RADIO_POWER démarre le chip de transmission et attend 1ms qu'il soit allumé correctement.
- L'état RADIO_SEND transmet le tableau contenant l'id de la balle grâce au protocole SPI.



3.2 Réception

La transmission des données se fait grâce aux antennes designées dans ce projet. Le code sera implémenté sur une plaque additionnelle qui viendra s'attacher sur le circuit d'interface.

3.2.1 Configuration

La plaque choisie pour ce travail est une board de démonstration de chez STM. Ce sera la platine STM32F429-i Discovery.

Elle possède en outre, des ADC, un périphérique UART et un écran LDC de type résistif qui sera utile pour créer une interface utilisateur.

3.2.1.1 Convertisseur Analogique Digital

Il y aura deux entrées ADC, une pour chaque antenne. L'entrée ADC qui est reliée à l'antenne LPDA, est aussi connectée à une interruption. A chaque interruption, les 2 convertisseurs sont lancés.

La valeur d'un bit du convertisseur en mV est calculée comme suit :

$$bit[mV] = \frac{VDD[mV]}{ValMax} \tag{19}$$

Si VDD, la tension d'alimentation d'un ADC est de 3V et que sa valeur maximum 12bit = 4095, la valeur pour un bit sera de 0.733uV.

3.2.1.2 Convertisseur Digital Analogique

Johan Chenaux

HES-SO Valais-Wallis

Comme le chip de réception donne une tension DC en sortie même lorsqu'aucune antenne n'émet, un DAC sera utilisé pour lire la tension à vide, ce qui permettra de régler automatiquement la tension de référence du comparateur dont il est question au point 2.4.3.

3.2.1.3 UART

Comme expliqué au point 3.1.2, la réception des IDs des balles se fera par UART.

Il va falloir tout d'abord fixer la vitesse de transmission. Sur l'image ci-dessous, 12 bits sont envoyés en 1.4ms. ce qui veut dire qu'il y a 8.5kbits qui sont envoyé en 1sc. Cela est un peu moins que ce qui avait été annoncé au point 3.1.2.2.

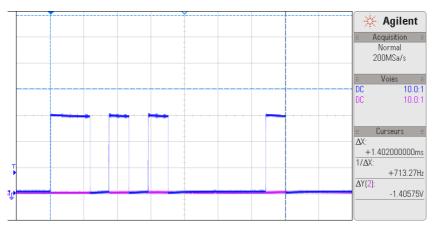


Figure 59: Transmission de la valeur 5



3.2.1.4 TouchGFX

La librairie graphique qui est utilisée dans ce projet est TouchGFX. Elle est pratique car elle fonctionne bien avec STM32CubeMx, le logiciel qui permet de configurer les périphériques du microcontrôleur.

Cette librairie fonctionne avec freeRTOS ce qui signifie que la programmation se fera avec un OS.

TouchGFX propose un pattern de type MVP (modèle, vue, présentateur).

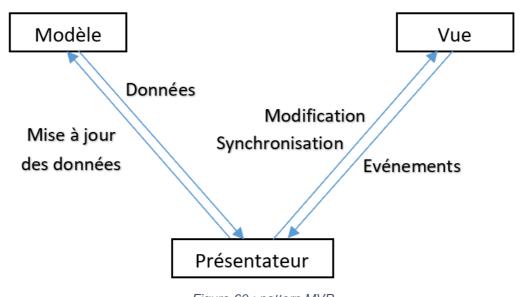


Figure 60 : pattern MVP

Le modèle va stocker les données qui viennent soit de la partie hardware comme les ADC ou le DAC, soit de la partie GUI comme le numéro des balles.

Le présentateur s'occupe de la logique. Il récupère les données à traiter dans le modèle et envoie les données modifiées à la vue.

La vue reçoit les données modifiées par le présentateur et va aussi avertir le présentateur si un événement est arrivé, par exemple l'appui d'un bouton.

3.2.2 FreeRTOS

FreeRTOS est un os qui fonctionne conjointement avec la librairie graphique TouchGFX. C'est pour cela que c'est cet OS qui a été choisi pour ce projet.

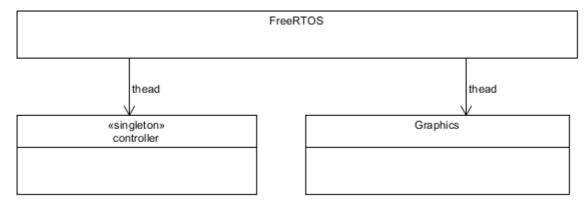


Figure 61: threads et FreeRTOS

Deux threads seront créés :

- Le thread contrôleur va devoir gérer la partie hardware. Il contrôlera les convertisseurs, les interruptions des boutons et l'UART.
- Le thread graphique va quant à lui s'occuper de la partie affichage. C'est lui qui fera tourner l'application MVC et dessinera sur l'écran LCD

La communication entre les deux threads se fait au moyen de queues.

3.2.3 Thread contrôleur

Le contrôleur effectue plusieurs tâches, il va tout d'abord lire les valeurs des ADC lorsqu'un signal arrive depuis une antenne. Si ce signal correspond à un ID de la balle choisie, il va envoyer l'information de puissance des 2 antennes au thread graphique

Il va aussi lire les valeurs des boutons. Lorsqu'un bouton est appuyé, il enverra l'information au thread graphique.

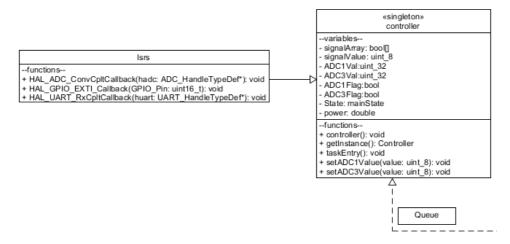


Figure 62: Diagramme classe thread contrôleur

Comme l'interface graphique est prévue avec un menu, il a fallu créer une machine d'états dans le contrôleur afin de savoir dans quel état est l'affichage. Les différents changements d'états seront envoyés depuis le thread graphique.

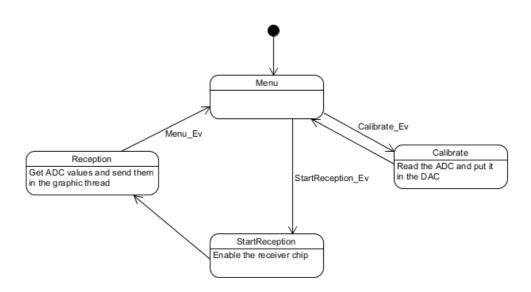


Figure 63 : machine d'état du contrôleur

Dans l'état Calibrate, la valeur de l'ADC de l'antenne LPDA sera lue lorsqu'il n'y a aucun signal émis. Ensuite cette valeur sera envoyée sur le DAC. Ce qui permettra au comparateur de fixer sa tension de référence au niveau de la tension DC (point 2.4.2.3) qui vient du détecteur.

L'état StartReception permet de démarrer le détecteur ce qui économise la batterie lorsqu'il n'y a pas besoin de réceptionner des données

Dans l'état Reception, lorsque le numéro de balle reçu correspond à celui choisi, l'information de puissance des deux antennes sera envoyée au thread graphique.

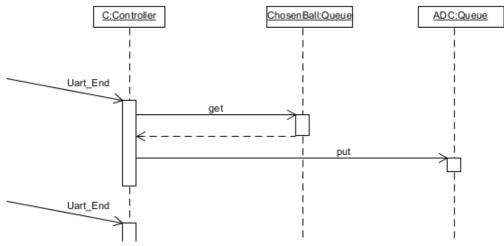


Figure 64 : diagramme de séquence du contrôleur

Chaque fois qu'une trame UART a été lue, le thread contrôleur démarre. Il récupère le numéro de balle actuellement affiché sur l'écran et si la valeur est la même que celle reçue par l'UART, les valeurs des deux ADC sont placées dans des queues pour être envoyées au model.

3.2.4 Thread TouchGFX

TouchGFX propose un pattern MVP correspondant à la figure ci-dessous

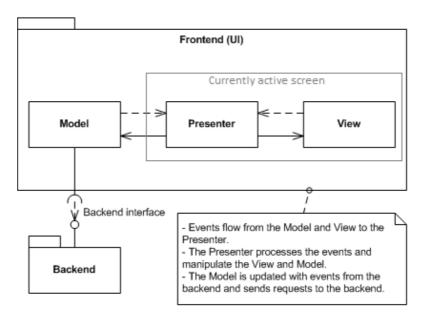


Figure 65 : Pattern MVP Source : The Screen Concept

Le model est commun à tous les écrans. Chaque fois qu'un changement d'écran se fait, le nouveau présentateur et le model sont reliés.

Seul le model est relié au reste du code. Dans ce projet, les informations sont transmises aux moyens des queues entre les différents threads.

Le présentateur est la classe qui va contenir la logique pour chaque écran tandis que les vues elle ne font qu'afficher des données qui sont modifiées ou alors notifient le présentateur qu'un évènement (tactile) est arrivé.







Voici le diagramme de classe du thread graphique :

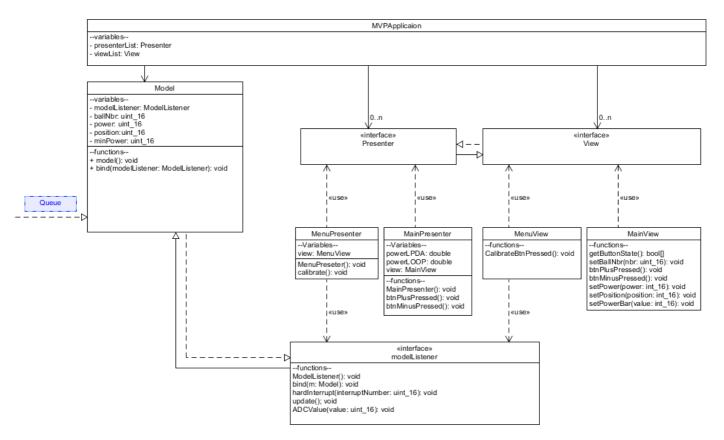


Figure 66: diagramme de classe du thread graphique

A chaque rafraichissement, Le model va vérifier si une information est dans la queue. Si l'état actuel est Calibrate, la valeur reçue par l'ADC sera la valeur du 0 logique (tension fixe en sortie du détecteur)

Si l'état est Reception, Il y aura deux valeurs à traiter. La puissance de l'antenne LOOP et LPDA. Les valeurs seront ensuite transmises à la vue pour pouvoir afficher le résultat des puissances.

Le diagramme de séquence ci-dessous montre plus précisément comment fonctionne l'état réception dans le cas où un bouton est appuyé et dans le cas où une nouvelle trame arrive.

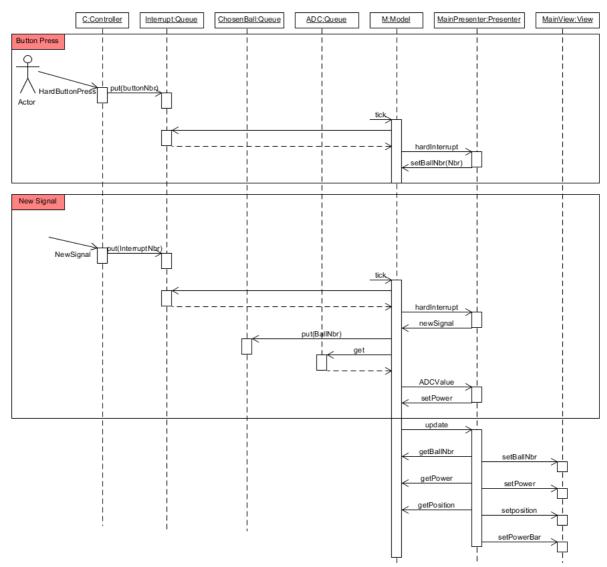


Figure 67: diagramme de séquence du thread graphique

Le rafraichissement se fait de manière régulière au moyen de la fonction tick qui est gérée par l'application MVP

3.2.5 Affichage

Voici l'affichage final du menu et du programme :



Figure 68: Menu

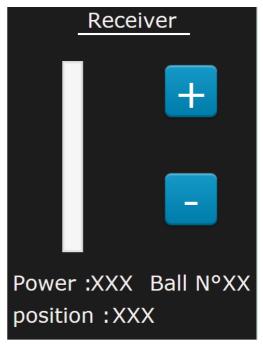


Figure 69: Programme

Tests et résultats finaux

Ces test montrent le bon fonctionnement du projet dans sa globalité

4.1 Équation de transmission de Friis

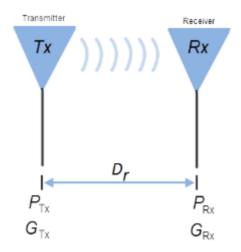


Figure 70 : Transmission de données Source: Friis Transmission Calculator

Avec l'équation ci-dessous, il est possible de calculer la distance maximum à laquelle les deux antennes peuvent transmettre des données.

Dans le cas de ces antennes, le Gtx (Gain de l'antenne émettrice) et le Grx (Gain de l'antenne réceptrice) valent 1.

Avec une valeur de Prx (puissance de l'antenne réceptrice minimum) à -50dBm et Ptx de 10dBm, il est possible de calculer la distance D entre les 2 antenne à la fréquence F 434MHz

$$Prx = Ptx * Gtx * Grx(\frac{c}{4\pi DrF})^{2}$$
 (20)

Ce qui donne comme résultat une distance de 100m.

En pratique, l'antenne est perturbée, donc il faut baisser cette valeur à 50M. En montagne comme il y a moins de perturbation, la réception est supposée être à possible à -70dBm. Il serait donc possible de recevoir jusqu'à près de 1000m.

4.2 Résultats

Le projet fonctionne malgré la distance de réception trop faible. Il est à remarquer que cette faible distance est causée par un bruit non négligeable sur l'antenne LPDA qui peut être causée comme dit plus haut par des signaux perturbateurs de type wifi par exemple. Il faudrait dès lors, faire des mesures dans un endroit non perturbé par ces signaux.







5 Améliorations futures

5.1 Baisse de Consommation

Pour pouvoir utiliser l'appareil plus longtemps il serait judicieux de baisser la consommation de courant par exemple en éteignant l'écran LCD après plusieurs secondes d'inactivité ou en optimisant le code.

5.2 Chip de réception

Trouver un chip dont la limite de réception est plus basse permettrait travailler sur de plus longues distances ce qui pourrait être utile si une avalanche est plus grande que prévu.

5.3 Support

Créer un support en imprimante 3D qui permettrait de fixer d'une meilleure manière les 2 antenne qui le simple support en bois qui a été construit.

5.4 Boitier

Créer un boitier qui soit imperméable pour pouvoir ranger les PCBs à l'abri des éléments.

6 Conclusion

Les antennes fonctionnent globalement correctement. Néanmoins, la réception des signaux est partiellement perturbée surtout dans des bâtiments type laboratoire ou beaucoup de signaux transitent.

Cette situation a pour cause de faire baisser drastiquement la distance maximale de transmission à moins de 50M.

Lorsque le lieu de test est un endroit moins perturbé, sans wifi par exemple, la transmission est bien plus propre. Il faudrait, par la suite, aller tester les antennes en montagne.

Les SensorBalls émettent correctement leur Id. Maintenant, il reste à tester leur fonctionnement lorsqu'elles émettent toutes ensemble. Car dans ce cas, il se peut qu'elles brouillent leur signal entre elles.

Le circuit d'interface fonctionne lui aussi comme voulu. La réception des données s'effectue correctement et le comparateur qui permet d'envoyer l'id reçu dans un format acceptable pour qu'un microcontrôleur fonctionne.

La plaque STM est parfaitement branchée au circuit d'interface et l'alimentation peut se faire autant par le connecteur de debug qu'avec des piles AAA.

La programmation du la plaque STM fonctionne aussi. Les données de puissances sont semble-t-il correctes et leur affichage sur l'écran LDC est fait.

Les boutons autant Hardware que Software effectuent correctement les fonctions qui leur sont définies.

Le choix des balles fonctionne aussi. Si l'utilisateur choisi de détecter la balle numéro 1, les autres id ne vont pas être détectés ce qui veut dire que la puissance affichée sur l'écran sera la bonne puissance.

Il est alors possible d'en conclure que le projet fonctionne correctement puisque les parties citées ci-dessus sont validées.

Date et Signature

Sion, le 15 août 2018

Johan Chenaux



7 Références

ahsystems, s.d. *Log Periodic Antenna image.* [En ligne] Available at: https://www.ahsystems.com/catalog/SAS-512-4.php

Anon., s.d. Antenna Theory - Log-periodic Antenna. [En ligne]

Available at:

https://www.tutorialspoint.com/antenna_theory/log_periodic_antenna_theory.htm

Cebik, L. B., s.d. 21st edition of The ARRL Antenna Handbook. s.l.:s.n.

Datasheet, s.d. Discovery kit with STM32F429ZI MCU, s.l.: s.n.

Datasheet, s.d. LMV331 Single General-purpose Low-voltage Comparator, s.l.: s.n.

DataSheet, s.d. LT5537, Wide Dynamic Range, s.l.: Linear_Technlogy.

Datasheet, s.d. MICRF113 ASK Transmitter, s.l.: s.n.

Datasheet, s.d. STM32F429xx 32b Arm® Cortex®-M4 MCU+FPU, s.l.: s.n.

Islam, M. A., s.d. *Design and Performance Analysis of a Log Periodic Dipole*, s.l.: journal of microwave engineering & technologies ISSN: 2349-9001.

Pasternack, s.d. *Friis Transmission Calculator*. [En ligne] Available at: https://www.pasternack.com/t-calculator-friis.aspx

Stroobandt, S. & McCue, M., s.d. Log-Periodic Dipole Array Calculator. [En ligne]

Available at: https://hamwaves.com/lpda/en/index.html

TouchGFX, s.d. The Screen Concept. [En ligne]

Available at: https://touchgfx.zendesk.com/hc/en-us/articles/205717801-The-Screen-

Concept-and-Model-View-Presenter

wikipedia, s.d. Antenne log-périodique. [En ligne]

Available at: https://fr.wikipedia.org/wiki/Antenne_log-p%C3%A9riodique

wikipedia, s.d. Balun. [En ligne]

Available at: https://fr.wikipedia.org/wiki/Balun

Wikipedia, s.d. Loop antenna. [En ligne]

Available at: https://en.wikipedia.org/wiki/Loop antenna

wikipedia, s.d. *UART.* [En ligne]

Available at: https://fr.wikipedia.org/wiki/UART

8 Annexes

