Address	Label	Mnemonics H	lexcode	Bytes	M-Cycles	<b>T-States</b>	
0000		MVI A,FF	3E	2	2	7	
0001			FF				
0002		<b>STA 2500</b>	<b>32</b>	3	4	13	
0003			00				
0004			25				
0005		<b>MVI A,01</b>	3E	2	2	7	
0006			01				
0007		<b>STA 2501</b>	32	3	4	13	
8000			01				
0009			25				
000A		MVI A,02	3E	2	2	7	
000B			02				
000C		<b>STA 2502</b>	<b>32</b>	3	4	13	
000D			02				
000E			25				
000F		<b>MVI A,03</b>	3E	2	2	7	
0010			03				
0011		<b>STA 2503</b>	<b>32</b>	3	4	13	
0012			03				
0013			25				
0014		<b>MVI A,04</b>	3E	2	2	7	
0015			04				
0016		<b>STA 2200</b>	<b>32</b>	3	4	13	
0017			00				
0018			22				
0019		<b>LDA 2200</b>	<b>3A</b>	3	4	13	
001A			00				
001B			22				
001C		MOV D,A	<b>57</b>	1	1	4	
001D		<b>MVI C,00</b>	<b>OE</b>	2	2	7	
001E			00				
001F		LXI H,2500		21	3	3	10
0020			00				
0021			25				
0022		MVI A,00	3E	2	2	7	
0023			00				
0024		<b>MVI B,00</b>	06	2	2	7	
0025			00				
0026	LOOP	MOV A,M	<b>7E</b>	1	2	7	
0027		ADD B	80	1	1	4	
0028		JNC SKIP	D2	3	3	10	
0029			<b>2C</b>				
002A			00				
002B		INR C	OC	1	1	4	
002C	SKIP	MOV B,A	<b>47</b>	1	1	4	
002D		DCR D	15	1	1	4	
002E		INX H	23	1	1	6	
002F		JNZ LOOP	C2	3	3	10	
0030			26				
0031			00				
0032		MOV A,B	<b>78</b>	1	1	4	
0033		<b>STA 2300</b>	32	3	4	13	
0034			00				
i			By Jub	ins 8085 sim	ulator		
			,				

0035		23			
0036	MOV A,C	<b>79</b>	1	1	4
0037	STA 2301	32	3	4	13
0038		01			
0039		23			